

第6章存储器练习1

总分: 12

*此封面页请勿删除，删除后将无法上传至试卷库，添加菜单栏任意题型即可制作试卷。本提示将在上传时自动隐藏。



6.1 存取周期是指

- A 存储器的写入时间
- B 存储器进行连续写操作允许的最短间隔时间
- C 存储器进行连续读或写操作所允许的最短间隔时间



6.2 一个 $16K \times 32$ 位的 SRAM 存储器，其地址线和数据线的总和是：

A

48

B

46

C

36



6.3 某计算机字长是16位，它的存储器容量是64KB，按字编址，它的寻址范围是：

A

64K

B

32KB

C

32K

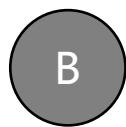


6.4 某SRAM存储器容量为
32K x 16位，则：



A

地址线为16根，数据线为
32根



B

地址线为32根，数据线为
16根



C

地址线为15根，数据线为
16根



6.5 下述说法中_____是正确的

- A 半导体RAM信息可读可写，且断电后仍能保持记忆
- B 半导体RAM是易失性RAM，而静态RAM中的存储信息是不易失的
- C 半导体RAM是易失性RAM，而静态RAM只有电源不掉电时，所存信息是不易失的



6.6 在程序的执行过程中，缓存和主存的地址映射是由_____

A

操作系统来管理的

B

程序员调度的

C

由硬件自动完成的



6.7 采用虚拟存储器的目的是：

A

提高主存的速度

B

扩大辅存的存取空间

C

扩大存储器的寻址地址



6.8 设机器字长为64位，存储容量为128MB，若按字编制，它的寻址范围是：

A

16MB

B

16M

C

32M



6.9 下列存储器中，不采用随机存取方式的是：

A CD-ROM

B DRAM

C SRAM



6.10 下列几种存储器中，
CPU不能直接访问的是

A

寄存器

B

内存

C

Cache

D

硬盘



6.11 存储器分层结构中，速度从快到慢排序正确的是

A

寄存器、主存、cache、辅存

B

主存、cache、辅存、寄存器

C

寄存器、cache、主存、辅存

D

cache、寄存器、主存、辅存



6.12 Cache-主存结构的作用 是为了解决

A

主存容量问题

B

主存与辅存速度不匹配问题

C

辅存与CPU速度不匹配问题

D

主存与CPU速度不匹配问题