

# 存储器练习2

总分: 40

\*此封面页请勿删除，删除后将无法上传至试卷库，添加菜单栏任意题型即可制作试卷。本提示将在上传时自动隐藏。

1 下述说法中\_\_\_\_\_是正确的

- ☐ A 半导体RAM信息可读可写，且断电后仍能保持记忆。
- ☐ B 静态RAM中的存储信息是非易失的。
- ☒ C 静态RAM断电后，所存信息会丢失。
- ☐ D 动态RAM中存储的信息是非易失的。

2 在下列因素中，与缓存的命中率无关的是

- ☐ A 缓存块的大小
- ☐ B 缓存的容量
- ☒ C 主存的存取时间
- ☐ D 主存容量

### 3 下列说法正确的是

A

缓存与主存统一编址，缓存的地址空间是主存地址空间的一部分

B

主存储器是由易失性的随机读/写存储器构成

C

单体多字存储器主要解决访存速度的问题

4 缓存的地址映射中，若主存中的任一块均可映射到缓存内的任一块的位置上，称作

- ☐ A 直接映射
- ☒ B 全相联映射
- ☐ C 组相联映射

5 缓存的地址映射中，\_\_\_\_\_比较多地采用按内容寻址的相联存储器来实现

- ☐ A 直接映射
- ☒ B 全相联映射
- ☐ C 组相联映射

此题未设置答案，请点击右侧设置按钮

6 动态半导体存储器的刷新一般有集中刷新，分散刷新和异步刷新三种方式，之所以刷新是因为存储电荷的电容放电。

此题未设置答案，请点击右侧设置按钮

7 为了保证cache和主存内容的一致，通常采取的方法是 写直达法 和 写回法。



此题未设置答案，请点击右侧设置按钮

8 欲组成一个 $64\text{K} \times 16$ 位的存储器，若选用 $32\text{K} \times 8$ 位的存储芯片，共需 4 片；若选用 $16\text{K} \times 1$ 位的存储芯片，则需 64 片；若选用 $1\text{K} \times 4$ 位的存储芯片共需 256 片。

此题未设置答案，请点击右侧设置按钮

9 由容量为16KB的缓存和容量为16MB的主存构成的存储系统的总容量为 16MB。

此题未设置答案，请点击右侧设置按钮

10 缓存，主存和 辅存 组成三级存储系统，分级的目的是提高访存速度，扩大存储容量。



此题未设置答案，请点击右侧设置按钮

11 动态RAM依据[**电容存储电荷**]的原理存储信息，因此一般在 [**2ms**]时间内必须刷新一次，刷新与 [**行**]地址有关，该地址由[**刷新地址计数器**]给出。

此题未设置答案，请点击右侧设置按钮

12 欲组成一个 $32\text{K} \times 8$ 位的存储器，当分别选用 $1\text{K} \times 4$ 位， $16\text{K} \times 1$ 位， $2\text{K} \times 8$ 位的三种不同规格的存储芯片时，各64，16和16片。

此题未设置答案，请点击右侧设置按钮

13 缓存是设在 CPU和 主存之间的一种存储器，其速度与CPU速度匹配，其容量与缓存中数据命中率有关。

此题未设置答案，请点击右侧设置按钮

14 存储器的带宽是指[每秒从存储器中读出或写入的二进制代码位数]，如果存储周期为  $T_M$  秒，存储字长为  $n$  位，则存储器带宽为  $n/T_M$ ，常用的单位是 bps 或 字/秒。为了增加存储器的带宽可采用 单体多字结构 和 低位交叉多体并行。

此题未设置答案，请点击右侧设置按钮

15 计算机的存储系统通常采用层次结构。在选择各层次所用的器件时，应综合考虑速度，容量，成本，密度，功耗。



此题未设置答案，请点击右侧设置按钮

16 在缓存-主存的地址映射中，全相联映射灵活性强，全相联映射成本最高。