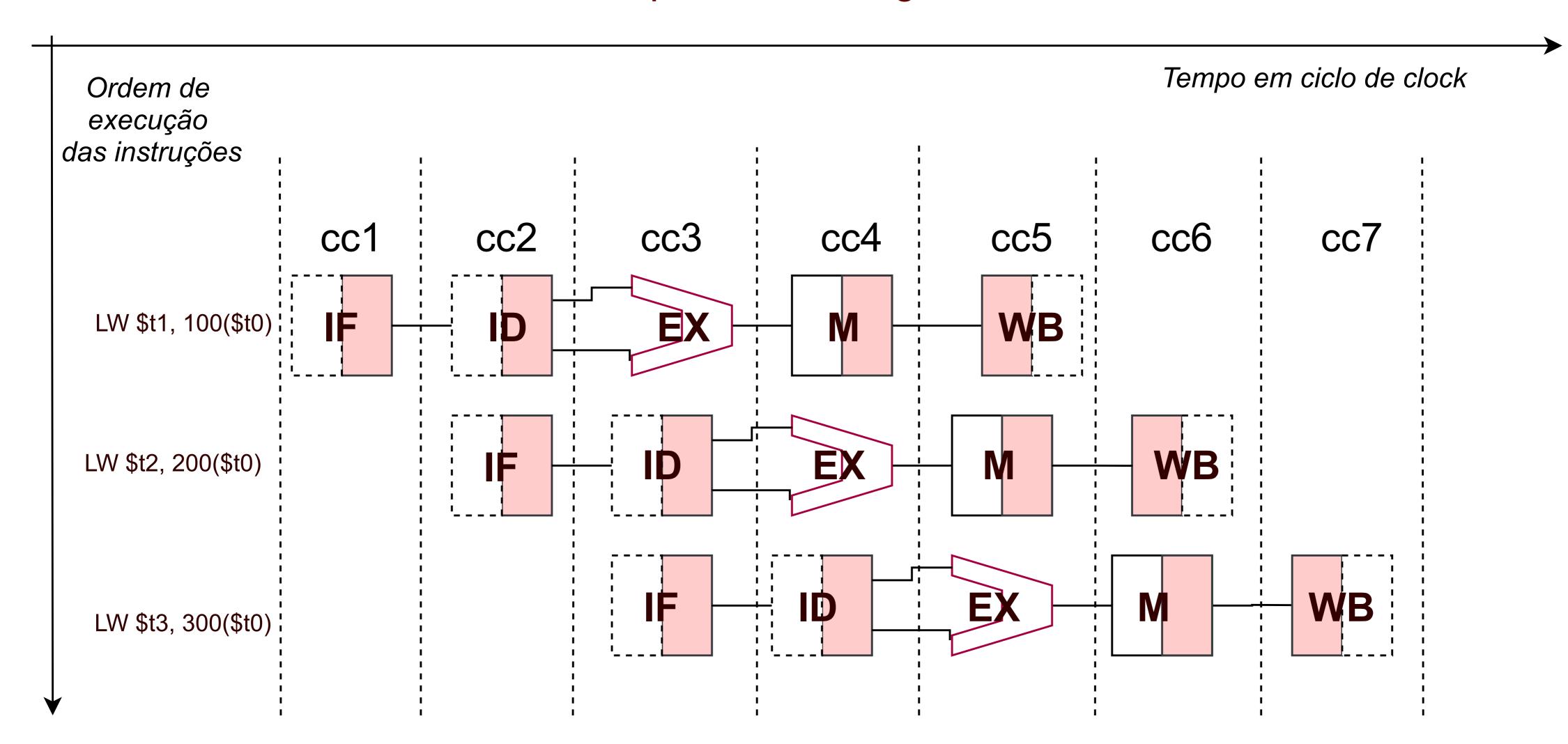
Exemplo 1 com Diagrama 1



Exemplo 1 com Diagrama 3 Tempo em ciclo de clock Ordem de execução cc4 ; cc7 cc2 cc3 cc5 cc6 cc1 das instruções Busca da Acesso aos Reg LW \$t1, 100(\$t0) Reg ALU Dados Instrução Busca da Acesso aos Reg Reg ALU Instrução Dados LW \$t2, 200(\$t0) Busca da Acesso aos Reg ALU Reg Dados Instrução LW \$t3, 300(\$t0)