Slt模块

# 作用：

对32位无符号数或者有符号数a和b进行比较，如果a小于b，则结果为1，反之，结果为0。

标志位：会引起zero，negative和carry标志位变化，不对overflow标志位产生影响

# 参数说明

module slt(

input [31:0] a, //源操作数rs

input [31:0] b, //源操作数rt

input aluc, //1: slt运算 ， 0： sltu运算

output [31:0] c, //当a<b, c = 1,反之，c= 0

output carry, //借位标志位（无符号数）

output negative //负数标志位（有符号数）

);

# 设计流程

借助原先设计的addsub32模块，对无符号数和有符号数进行减法运算，所以addsub32的运算控制符为｛aluc, 1'b1｝，通过运算得到的carry和negative标志来决定最终输出的结果c的值，具体流程图如图所示

