

#### Teknoloji Fakültesi Elektrik Elektronik Mühendisliği Bölümü

# EE-302 Mikroişlemciler

# Analog/Dijital Çevrim Modülü ADC Uygulamaları

9. Hafta

Prof. Dr. Mehmet DEMİRTAŞ

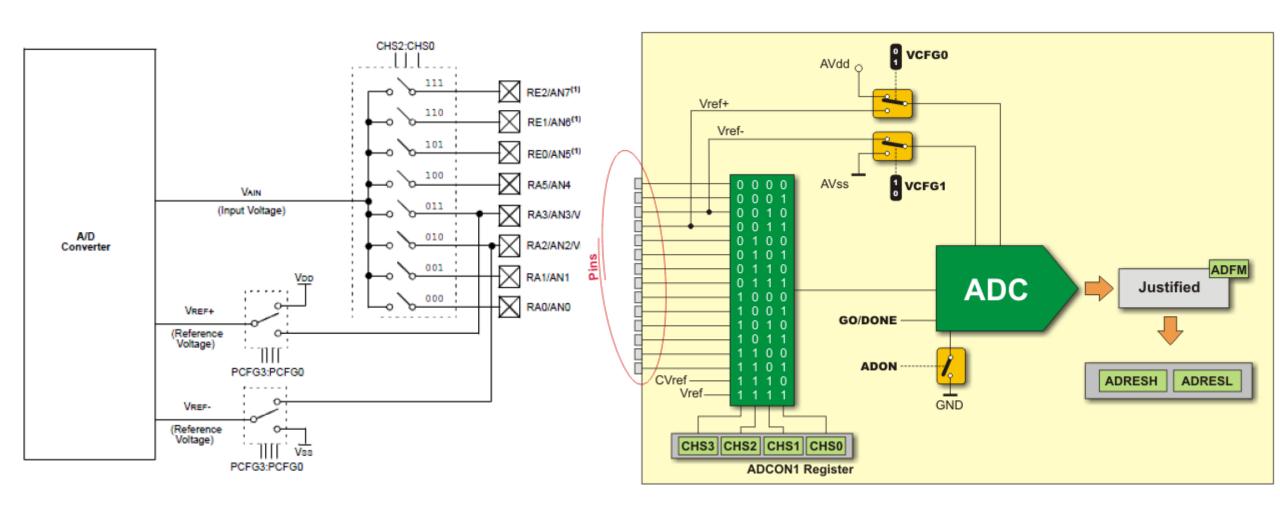


# Analog/Dijital (ADC modülü)

• Doğada doğal olarak bulunan tüm sistemler analog düzendedir. Kullandığımız mikrodenetleyiciler ise dijital sistemlerdir. Bu nedenle dış dünya ile iletişim kurmak ve dış dünyadan veri almak - algılama yapmak - için bu iki sistemin bir şekilde birbirini anlaması gereklidir. Bu iş içinde doğada bulunan analog sinyallerin (ısı, ışık, ses, nem vb.) dijital sistemlerin anlayacağı dijital sinyallere çevrilmesi gereklidir. Bu için ADC devreleri ve entegreleri kullanılmaktadır. PIC16F877 mikrodenetleyicisinde ADC modülü bulunmaktadır. Böylece harici bir devre veya entegre kullanmadan analog sinyaller dahili ADC modülü sayesinde dijital sinyallere çevrilebilir. Şekil 1'de PIC16F877'de bulunan ADC modülünün blok diyagramı görülmektedir.



# Analog/Dijital (ADC modülü)





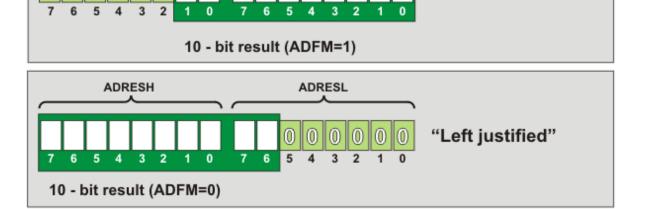
## Analog/Dijital (ADC modülü)

**ADRESH** 

- PIC16F877 8 ADC giriş ucu (RA0/AN0, RA1/AN1, RA2/AN2, RA3/AN3, RA5/AN4, RE0/AN5, RE1/AN6, RE2/AN7) vardır. ADC modülünün çözünürlüğü 10 bit'tir. ADC birimi için gerekli referans voltajı VDD, Vss, RA2 ve RA3 uçları ve/veya bunların kombinasyonlarından seçilerek elde edilir.
- ADC birimi 4 adet kaydediciye sahiptir. ADC çevrim sonucunun yazıldığı ADRESH (ADRES High Register), ADRESL (ADRES Low Register). ADC birimi kontrol kaydedicileri ise ADCONO (A/D Control Register0) ve ADCON1'dir (A/D Control

"Right justified"

Register1).







	R/W (0)	(0)	R/W (0)	Features					
ADCON0 A	ADCS1	ADCS0	CHS2	CHS1	CHS0	GO/DONE	-	ADON	Bit name
	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	

#### Legend

R/W Readable/Writable bit (0) After reset, bit is cleared

```
Bit 7-6 ADCS1:ADCS0 = A/D Çevrim Clock Seçme Bit'i.
                                   00 = F_{0sc}/2
                                   01 = F_{OSC}/8
                                   10 = F_{OSC}/32
                                   11 = F_{RC} (Dahili RC Osilatör)
                          = Analog Sinyal Giriş Kanalı Seçme Bit'i. Seçilen uçtaki sinyalin
Bit 5-3 CHS2:CHS1
                             analog değeri dijital bilgiye çevrilir.
                                   000: Kanal 0, (RA0, AN0)
                                   001: Kanal 1, (RA1, AN1)
                                   010: Kanal 2, (RA2, AN2)
                                   011: Kanal 3, (RA3, AN3)
                                   100: Kanal 4, (RA4, AN4)
                                   101: Kanal 5, (RA5, AN5)
                                   110: Kanal 6, (RA6, AN6)
                                   111: Kanal 7, (RA7, AN7)
```

Prof. Dr. Mehmet DEMİRTAŞ





	R/W (0)	R/W (0)	R/W (0)	R/W (0)	R/W (0)	R/W (0)	(0)	R/W (0)	Features
ADCON0	ADCS1	ADCS0	CHS2	CHS1	CHS0	GO/DONE	-	ADON	Bit name
	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0	

#### Legend

R/W Readable/Writable bit (0) After reset, bit is cleared

Bit 2 **GO/DONE** = A/D Çevrim Durum Bit'i

Eğer ADON bit'i 1 ise;

1: A/D modülü işlem yapıyor. (ADC çevrimine başlamak için ayarlanır.)

0: A/D modülü işlem yapmıyor.(Bu bit ADC çevrimi bitince otomatik olarak 0 olur.)

Bit 1 Kullanılmayan bit. Okunduğunda "0" değeri alınır.

Bit 0 **ADON** = A/D On Bit'i

1: ADC modülü açık 0: ADC modülü kapalı





	R/W (0)				R/W (0)	R/W (0)	R/W (0)	R/W (0)	Features
ADCON1	ADFM	-	-	-	PCFG3	PCFG2	PCFG1	PCFG0	Bit name
					Bit 3				

#### Legend

- Bit is unimlemented
R/W Readable/Writable bit
(0) After reset, bit is cleared

#### Bit 7 ADFM

- = A/D çevirimi sonuç Formatı Yazılma Seçenekleri
  - ADRESH ve ADRESL kaydedicileri 8'er bit'tir. Toplam 16 bit'lik sayıyı muhafaza edebilirler. ADC çevrim sonucu 10 bit'lik sayı olarak bu kaydedicilere yazılır. Bu bit lojik-1 olunca sonuç sağa dayalı olarak yazılır. Yani ADRESH kaydedicisi içindeki 6 yüksek değerlikli bit'in değeri 0'dır. Çünkü sonuç sağa dayalı yazılmıştır.
  - ADC çevrim sonucu sola dayalı olarak yazılır. Yani ADRESL kaydedicisi içindeki 6 az değerlikli bit'in değeri 0'dır.

Bit 6-4

= Kullanılmayan bit'ler. Okunduğunda "0" değeri alınır.



## ADCON1 Register

W (0)				R/W (0)	R/W (0)	R/W (0)	R/W (0)	Features
FM	-	-	-	PCFG3	PCFG2	PCFG1	PCFG0	Bit name
)	FM	FM -	FM	FM	FM PCFG3	FM PCFG3 PCFG2	FM PCFG3 PCFG2 PCFG1	FM PCFG3 PCFG2 PCFG1 PCFG0

Bit 3-0 PCFG3:PCFG0

= ADC Analog Uç Ayar Bit'leri. Aşağıdaki tabloda bu bit'lere verilen değerlere göre analog uçların hangilerinin voltaj referans gerilim ucu, hangilerinin analog sinyal giriş ucu olacağı belirlenir.

PCFG <3:0>	AN7	AN6	AN5	AN4	AN3	AN2	AN1	AN0	VREF+	VREF-	C/R
0000	Α	Α	Α	Α	Α	Α	Α	Α	VDD	Vss	8/0
0001	Α	Α	Α	Α	VREF+	Α	Α	Α	AN3	Vss	7/1
0010	D	D	D	Α	Α	Α	Α	Α	VDD	Vss	5/0
0011	D	D	D	Α	VREF+	Α	Α	Α	AN3	Vss	4/1
0100	D	D	D	D	Α	D	Α	Α	VDD	Vss	3/0
0101	D	D	D	D	VREF+	D	Α	Α	AN3	Vss	2/1
011x	D	D	D	D	D	D	D	D	_	_	0/0
1000	Α	Α	Α	Α	VREF+	VREF-	Α	Α	AN3	AN2	6/2
1001	D	D	Α	Α	Α	Α	Α	Α	VDD	Vss	6/0
1010	D	D	Α	Α	VREF+	Α	Α	Α	AN3	Vss	5/1
1011	D	D	Α	Α	VREF+	VREF-	Α	Α	AN3	AN2	4/2
1100	D	D	D	Α	VREF+	VREF-	Α	Α	AN3	AN2	3/2
1101	D	D	D	D	VREF+	VREF-	Α	Α	AN3	AN2	2/2
1110	D	D	D	D	D	D	D	Α	VDD	Vss	1/0
1111	D	D	D	D	VREF+	VREF-	D	Α	AN3	AN2	1/2

A = Analog input D = Digital I/O

Prof. Dr. Mehmet DEMİRTAŞ



## ADCON1 Register

PCFG <3:0>	AN7	AN6	AN5	AN4	AN3	AN2	AN1	AN0	VREF+	VREF-	C/R
0000	Α	Α	Α	Α	Α	Α	Α	Α	VDD	Vss	8/0
0001	Α	Α	Α	Α	VREF+	Α	Α	Α	AN3	Vss	7/1
0010	D	D	D	Α	Α	Α	Α	Α	VDD	Vss	5/0
0011	D	D	D	Α	VREF+	Α	Α	Α	AN3	Vss	4/1
0100	D	D	D	D	Α	D	Α	Α	VDD	Vss	3/0
0101	D	D	D	D	VREF+	D	Α	Α	AN3	Vss	2/1
011x	D	D	D	D	D	D	D	D	_	_	0/0
1000	Α	Α	Α	Α	VREF+	VREF-	Α	Α	AN3	AN2	6/2
1001	D	D	Α	Α	Α	Α	Α	Α	VDD	Vss	6/0
1010	D	D	Α	Α	VREF+	Α	Α	Α	AN3	Vss	5/1
1011	D	D	Α	Α	VREF+	VREF-	Α	Α	AN3	AN2	4/2
1100	D	D	D	Α	VREF+	VREF-	Α	Α	AN3	AN2	3/2
1101	D	D	D	D	VREF+	VREF-	Α	Α	AN3	AN2	2/2
1110	D	D	D	D	D	D	D	Α	VDD	Vss	1/0
1111	D	D	D	D	VREF+	VREF-	D	Α	AN3	AN2	1/2

A = Analog input D = Digital I/O

C/R = # of analog input channels/# of A/D voltage references

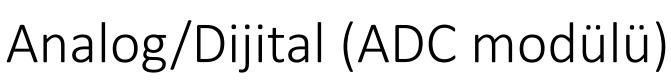




• 10 bit'lik bir ADC en fazla  $2^{10}$  = 1024 adet değer ile bir analog işareti örnekleyebilir. ADC biriminin elde ettiği dijital bilginin bit sayısı ADC modülünün çözünürlüğünü ifade eder. Çözünürlük ne kadar yüksekse o kadar iyi bir dönüşüm yapılır. Örneğin; ADC'nin dijital bilgiye çevireceği sinyalin maksimum gerilim değeri yani belirlenen  $V_{REF}$  değeri 5V ise ADC **adım büyüklüğü** şu şekilde hesaplanır.

Adım Büyüklüğü 
$$\frac{\text{Sinyalin Maksimum Gerilim Değeri}}{2^{\text{ADC Bit Sayısı}}}$$
  $\frac{5V}{2^{10}}$   $\frac{5}{1024}$  0,0048828125V

• Dijital çıkış değerlerini (10 bit'lik ADC için) Tablo'da daha iyi görebilirsiniz. 10 bit'lik ADC için, dijital değer 0000000000 (desimal 0)'dan başlar 1111111111 (desimal 1023)'e kadar gider. 0'dan başlandığı için son değer 1024 değil 1023 olur.





Analog Giriş (V)	Sayısal Bilgi Karşılığı
0,00	000000000
0,0048828125	000000001
0,009765625	000000010
0,146484375	000000011
0,01953125	000000100
0,0244140625	000000101
	•••
***	
•••	
4,9951171875	1111111111

- ADC biriminin analog uçlarına gelen sinyalin gerilim değerini hesaplamak içinse aşağıdaki formül kullanılır.
- ADC Girişine Gelen Sinyal Gerilimi=Sayısal Çıkış
   Değerinin Desimal Değeri x Adim Büyüklüğü
- Örnek olarak 10 bit'lik ADC ucuna gelen analog sinyalin dijital karşılığı çevrim sonucunda 100000000 olarak bulunduysa. Bu dijital bilginin gerilim değeri verilen formüle göre aşağıda gösterildiği gibi hesaplanır.
- ADC Girişine Gelen Sinyalin Gerilimi=512 (binary olarak 100000000)x0,0048828125= 2,5V



## A/D Kesmesi

 ADC birimi için aynı zamanda birde kesme mevcuttur. ADC işlemi bitince istenirse kesme meydana getirtilebilir. #INT\_AD kesmesi, ADC birimi analog sinyali dijital bilgiye çevirme işlemini bitirince meydana gelir.

#### SETUP\_ADC ( ) FONKSIYONU

• Bu fonksiyon ile A/D biriminin mod ayarı yapılır. ADC'nin kapalı olup olmayacağı, ADC frekansı olarak mikrodenetleyicinin kendi frekansını mı? yoksa dışarıdan bir giriş frekansını mı? kullanacağını, ADC işlemi için denetleyicinin kendi frekansını kullanacaksa bu frekansı kaça bölerek kullanacağı gibi işlemleri belirlemek için kullanılır. Kullanılacak "mod " seçenekleri mikrodenetleyici modeline göre değişebilir. Kullanılan mikrodenetleyicinin tanıtım dosyasında (16f877.h gibi) bu mod seçeneklerine bakılarak kullanılabilecek komutlar öğrenilir.



- setup\_adc (mod);
- setup\_adc(ADC\_OFF); // ADC biriminin kullanılmayacağını belirtir.
- setup\_adc(ADC\_CLOCK\_INTERNAL); // ADC çalışma frekansı mikrodenetleyicinin içindeki RC osilatörden olacağını belirtir.
- setup\_adc(ADC\_CLOCK\_DIV\_2); //ADC çalışma frekansı f<sub>ADC</sub>= fosc / 2
- setup\_adc(ADC\_CLOCK\_DIV\_8); //ADC çalışma frekansı f<sub>ADC</sub>= fosc / 8
- setup\_adc(ADC\_CLOCK\_DIV\_32); //ADC çalışma frekansı f<sub>ADC</sub>= fosc / 32

Prof. Dr. Mehmet DEMİRTAŞ



## SETUP\_ADC\_PORTS ()

• ADC birimine sahip PIC mikrodenetleyicilerinde sadece A/D çevrimi için kullanılan özel giriş port'ları yoktur. Genel giriş/çıkış port'ları hem normal kullanım hem de A/D çevrimi için kullanılır. Fakat A/D çevrimi için denetleyicide hangi pin'lerin kullanılacağı bellidir. Programcının yapması gereken bu pin'lerden hangisinin A/D çevriminde analog giriş için kullanılacağı hangisinin de normal dijital giriş/çıkış işlemi için kullanılacağını derleyiciye bildirmesidir. Bu fonksiyon ile kullanılacak analog giriş pin'leri derleyiciye bildirilir. Ayni zamanda bu komut ile A/D çevriminde kullanılacak V<sub>REF</sub> voltaj girişi belirlenir.

setup\_adc\_ports (sabit tanım);



- SETUP\_ADC\_PORTS ()
- **ALL\_ANALOG** = Denetleyicide A/D çevrimi için ayrılan tüm pin'lerin analog giriş için kullanılacağını ve  $V_{DD}$  beslemesinin  $+V_{REF}$  olarak,  $V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- **NO\_ANALOGS** = Denetleyicide A/D çevrimi için ayrılan hiçbir pin'in analog giriş için kullanılmayacağını belirtir.
- ANO\_AN1\_AN2\_AN4\_AN5\_AN6\_AN7 \_VSS\_VREF = RA0, RA1, RA2, RA5, RE0, RE1, RE2 girişlerinin analog giriş olacağını,  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalin,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_AN2\_AN3\_AN4 = RAO, RA1, RA2, RA3, RA5 girişlerinin analog giriş olacağını ve  $V_{DD}$  beslemesinin  $+V_{REF}$  olarak,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.



- SETUP\_ADC\_PORTS ()
- ANO\_AN1\_AN2\_AN4\_VSS\_VREF = RAO, RA1, RA2, RA5 girişlerinin analog giriş olacağını ve RA3 pin'inden alınan sinyalin  $+V_{REF}$  olarak kullanılacağını,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_AN3 = RA0, RA1, RA3 girişlerinin analog giriş olacağını ve  $V_{DD}$  beslemesinin  $+V_{RFF}$  olarak,  $-V_{RFF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_VSS\_VREF = RAO, RA1 girişlerinin analog giriş olacağını,  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalin,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_AN4\_AN5\_AN6\_AN7\_VREF\_VREF = RA0, RA1, RA5, RE0, RE1, RE2 girişlerinin analog giriş olacağını,  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalin,  $-V_{REF}$  olarak da RA2 pin'inden alınan sinyalin kullanılacağını belirtir .



- SETUP\_ADC\_PORTS ()
- ANO\_AN1\_AN2\_AN3\_AN4\_AN5 = RAO, RA1, RA2, RA3, RA5, REO girişlerinin analog giriş olacağını ve  $V_{DD}$  beslemesinin  $+V_{REF}$  olarak,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_AN2\_AN4\_AN5\_VSS\_VREF = RAO, RA1, RA2, RA5, REO girişlerinin analog giriş olacağını ve RA3 pin'inden alınan sinyalin  $+V_{REF}$  olarak kullanılacağını  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_AN1\_AN4\_AN5\_VREF\_VREF = RAO, RA1, RA5, REO girişlerinin analog giriş olacağını  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalini  $-V_{REF}$  olarak da RA2 pin'inden alınan sinyalin kullanılacağını belirtir.
- ANO\_AN1\_AN4\_VREF\_VREF = RAO, RA1, RA5 girişlerinin analog giriş olacağını  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalin  $V_{REF}$  olarak da RA2 pin'inden alınan sinyalin kullanılacağını belirtir.



- SETUP\_ADC\_PORTS ()
- ANO\_AN1\_VREF\_VREF = RAO, RA1 girişlerinin analog giriş olacağını +V<sub>REF</sub> olarak RA3 pin'inden alınan sinyalin, V<sub>REF</sub> olarak da RA2 pin'inden alınan sinyalin kullanılacağını belirtir.
- ANO = RAO girişinin analog giriş olacağını ve  $V_{DD}$  beslemesinin  $+V_{REF}$  olarak,  $-V_{REF}$  olarak da Vss beslemesinin kullanılacağını belirtir.
- ANO\_VREF\_VREF = RAO girişinin analog giriş olacağını  $+V_{REF}$  olarak RA3 pin'inden alınan sinyalin  $-V_{REF}$  olarak da RA2 pin'inden alınan sinyalin kullanılacağını belirtir.
- setup\_adc\_ports(NO\_ANALOGS); // Hiçbir giriş analog değil.
- setup\_adc\_ports(AN0\_AN1\_VSS\_VREF); //RA1, RA2 analog RA3 +V<sub>REF</sub>

Prof. Dr. Mehmet DEMİRTAŞ



## SET\_ADC\_CHANNEL () FONKSIYONU

- Analog Dijital çevrim yapılacak kanal seçimini yapan fonksiyondur. Analog sinyali dijital sinyale çevir komutu geldiğinde mikrodenetleyicinin hangi girişteki (kanaldaki) analog sinyali dijital bilgiye çevireceğini bilmesi gerekir.
- set\_adc\_channel ( kanal );
- Bu fonksiyonda kanal kısmına 0,1,2, diye kanal numaraları yazılır. Her numara kullanılan mikrodenetleyicinin bilgi kitabında (data sheet) pin diyagramı kısmında (ANO, AN1, AN2, ... diye) görülebilir. Her rakam o kanalın sadece numarasını ifade eder. Yani AN2 kanalını ifade etmek için fonksiyonda kanal kısmına 2 yazılır. Örneğin PIC16F877'nin pin diyagramına baktığımızda;
- 0= RAO/ANO pin'ini, 1= RA1/AN1 pin'ini, 2= RA2/AN2 pin'ini, 3= RA3/AN3 pin'ini, 4= RA5/AN4 pin'ini, 5= RE0/AN5 pin'ini, 6= RE1/AN6 pin'ini, 7= RE2/AN7 pin'ini ifade eder.
- set\_adc\_channel(2); // AN2 ucundaki analog girişinin dijitale çevrileceğini bildirir.



## SET\_ADC\_CHANNEL ( ) FONKSIYONU

 Belirtilen ayni kanalda (pin'de) her okuma yapmada yeniden bu fonksiyonu kullanmaya gerek yoktur. Her okuma komutunda denetleyici en son bildirilen kanaldaki analog sinyali dijitale çevireceğini bilir. Başka bir kanaldaki (pin'deki) analog sinyali dijitale çevirmek istediğimizde tekrardan bu fonksiyonu kullanarak yeni okunacak kanalı denetleyiciye bildirmemiz gerekmektedir. Bir ADC okuma işlemi bitmeden kanal değiştirme işlemi yapmamalıyız. Bunun için okuma komutundan sonra, ADC çevriminin yapılabilmesi için yaklaşık 10-20 μsn'lik bir gecikme vermek veya ADC çevrim işleminin bitip bitmediğini kontrol etmek gereklidir.



#### READ\_ADC ( ) FONKSIYONU

- Bu fonksiyon belirtilen kanaldan alınan sinyalin dijital bilgi karşılığını okur ve o değerle geri döner. Önceden anlatılan "setup\_adc( ), setup\_adc\_ports( ), set\_adc\_channel( )" fonksiyonlarının önceden tanımlanması gerekmektedir.
- değişken ismi = read\_adc();
- setup\_adc( ADC\_CLOCK\_INTERNAL );
- setup\_adc\_ports( ALL\_ANALOG );
- set\_adc\_channel( 1);
- bilgi=read\_adc();
- Yukarıdaki örnekte AN1 girişindeki analog sinyal dijitale çevriliyor ve "bilgi" adındaki değişkene aktarılıyor.
- READ\_ADC() fonksiyonunda, parantez içine belli "mod" sabitleri de yazılarak kullanılabilir.



#### READ\_ADC ( ) FONKSIYONU

- read\_adc (ADC\_START\_AND\_READ); //Normal kullanımdır. Hiçbir yazılmasa bu mod yazılmış gibidir. ADC işlemine başlar ve çevrimi yapar.
- read\_adc ( ADC\_START\_ONLY ); // Sadece AD çevrimi işlemini yapar.
- read\_adc ( ADC\_READ\_ONLY ); // Son çevrim işlemi sonucunu okur ve o değerle geri gelir.

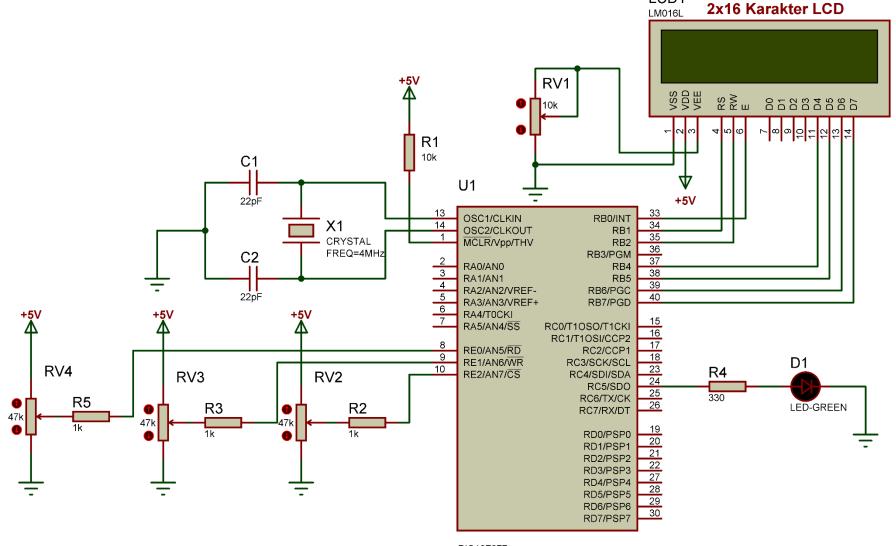
• Örn: bilgi=read\_adc (ADC\_READ\_ONLY); // Son ADC çevrimi sonucunu okur.



#### #DEVICE ADC=X KOMUTU

- Kullanılan mikrodenetleyicinin özelliğine göre ADC modülünün kaç bit olduğu (8 bit, 10 bit, 11 bit, 16 bit) değişir. Örneğin PIC16F877 denetleyicisinde 10 bit'lik A/D modülü vardır. Fakat biz programımızda A/D biriminin 8 bit'lik olarak işlem görmesinin isteyebiliriz. Bu komut bu amaç için kullanılır. Eğer biz derleyiciye kullanılacak A/D modülünün bit sayısını vermesek, derleyici otomatik olarak bir değer atar. Derleyiciye kullanılacak ADC'nin kaç birlik olacağını bildirmek için programın başına aşağıdaki komutlardan biri yazılmalıdır. Bu komutları programa denetleyici dosyasının tanıtım komutundan (#include <16f877.h> ) sonra yazılmalıdır.
- #DEVICE ADC=8, #DEVICE ADC=10, #DEVICE ADC=11, #DEVICE ADC= 16





PIC16F877



```
#include <16f877.h>
    #device ADC=10
    #fuses XT,NOWDT
    #use delay (clock=4000000)
    #use fast io(c)
    #use fast_io(e)
    #define use portb lcd TRUE
    #include <lcd.c>
10
    #INT AD
                 // ADC çevrimi bitti kesmesi
   □ void ADC_Kesmesi ( )
12
13
       output_high(pin_c5); // RC5 ç1k1ş1 1
14
       delay_ms(200);
15
       output_low(pin_c5); // RC5 ç1k1ş1 0
16
17
    unsigned long int bilgi;
18
    float voltaj;
19
20
    void main ( )
21
```



```
20
    void main ( )
21
22
       setup_psp(PSP_DISABLED);  // PSP birimi devre dişi
23
       setup_timer_1(T1_DISABLED); // T1 zamanlayıcısı devre dışı
24
       setup_timer_2(T2_DISABLED,0,1); // T2 zamanlayıcısı devre dışı
25
       setup_CCP1(CCP_OFF); // CCP1 birimi devre dişi
26
       setup CCP2(CCP_OFF); // CCP2 birimi devre dişi
27
28
       set_tris_c(0x00); // C portu komple çıkış
29
       set tris e(0x0F); // E portu komple giriş
30
31
       output_c(0x00); // C portu çıkışını sıfırla
32
33
       setup adc(adc clock div 32); // ADC clock frekans1 fosc/32
34
       setup_adc_ports(ALL_ANALOG); // Tüm AN girişleri analog
35
       enable_interrupts(INT_AD); // AD çevrimi bitti kesmesi tanıtılıyor
36
       enable_interrupts(GLOBAL); // Tüm kesmeler aktif
37
38
       lcd init();
                                             // LCD hazır hale getiriliyor
39
```

```
JOZE JOZE 1926
```

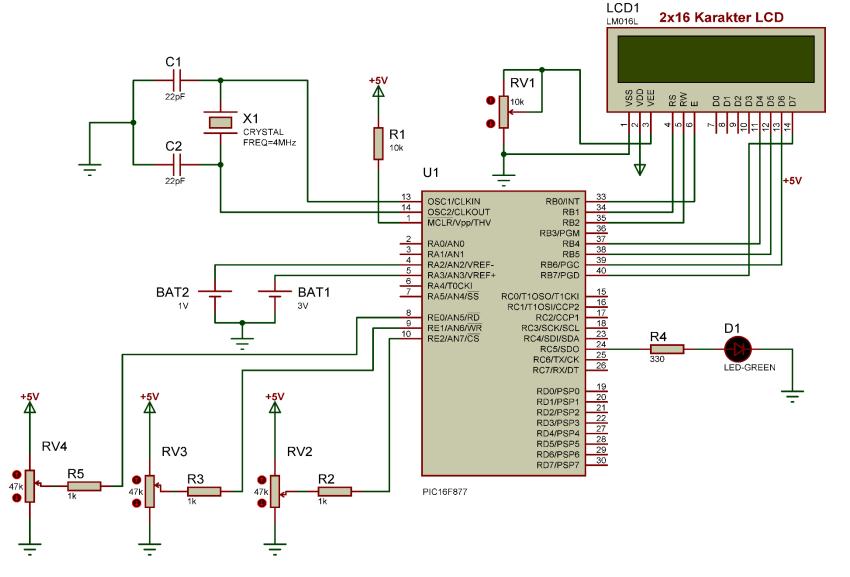
```
40
       printf(lcd putc,"\f ADC UYGULAMASI "); // LCD'ye yazı yazdırılıyor
41
       delay ms(1500);
42
43
       while(1) // sonsuz döngü
44
45
          set adc channel(5); // RE0/AN5 ucundaki sinyal A/D işlemine ta
46
          delay_us(20);  // Kanal seçiminde sonra bu bekleme süresi
          bilgi=read_adc();  // ADC sonucu okunuyor ve bilgi değişkenir
47
48
49
          voltaj=0.0048828125*bilgi; // Dijitale çevirme işlemine uğraya
50
51
          printf(lcd putc,"\fAN5 Kanali");
52
          delay ms(1500);
53
          printf(lcd putc,"\fDijital=%lu",bilgi); // AN5 ucundaki sinyalir
54
          printf(lcd putc,"\nVoltaj=%fV",voltaj); // AN5 ucundaki sinyalir
55
          delay ms(2500);
56
57
          set adc channel(6); // RE1/AN6 ucundaki sinyal A/D işlemine ta
          delay us(20); // Kanal seçiminde sonra bu bekleme süresi
58
59
          bilgi=read adc();  // ADC sonucu okunuyor ve bilgi değişkenir
60
```

60

```
61
          voltaj=0.0048828125*bilgi; // Dijitale çevirme
62
63
          printf(lcd putc,"\fAN6 Kanali");
64
          delay ms(1500);
65
          printf(lcd putc,"\fDijital=%lu",bilgi); // AN6
66
          printf(lcd putc,"\nVoltaj=%fV",voltaj); // AN6
67
          delay ms(2500);
68
69
          set_adc_channel(7); // RE2/AN7 ucundaki sinya
          delay_us(20); // Kanal seçiminde sonra |
70
          bilgi=read_adc();  // ADC sonucu okunuyor ve
71
72
73
          voltaj=0.0048828125*bilgi; // Dijitale çevirme
74
75
          printf(lcd putc,"\fAN7 Kanali");
          delay_ms(1500);
76
77
          printf(lcd putc,"\fDijital=%lu",bilgi); // AN7
78
          printf(lcd putc,"\nVoltaj=%fV",voltaj); // AN7
79
          delay ms(2500);
80
81
```







```
JOZÓ JOZÓ
```

```
#include <16f877.h>
    #device ADC=10
3
    #fuses XT,NOWDT
    #use delay (clock=4000000)
5
    #use fast_io(c)
6
    #use fast io(e)
    #define use_portb_lcd TRUE
8
    #include <lcd.c>
10
    #INT AD
                        // ADC çevrimi bitti kesmesi
11
    void ADC Kesmesi ( )
12
    { output_high(pin_c5); // RC5 çıkışı 1
13
       delay ms(200);
14
       output_low(pin_c5); // RC5 ç1k1$1 0
15
16
17
    unsigned long int bilgi;
18
    float voltaj;
19
   □ void main ( )
```



```
□ void main ( )
21
    { setup_psp(PSP_DISABLED); // PSP birimi devre dişi
       setup_timer_1(T1_DISABLED); // T1 zamanlayıcısı devre dışı
22
23
       setup_timer_2(T2_DISABLED,0,1); // T2 zamanlayıcısı devre dışı
24
       setup_CCP1(CCP_OFF); // CCP1 birimi devre dişi
25
       setup_CCP2(CCP_OFF); // CCP2 birimi devre dişi
26
27
       set tris c(0x00); // C portu komple çıkış
28
       set tris e(0x0F); // E portu komple giriş
29
30
       output c(0x00); // C portu çıkışını sıfırla
31
32
       setup adc(adc clock div 32); // ADC clock frekans1 fosc/32
33
       setup_adc_ports(AN0_AN1_AN4_AN5_AN6_AN7_VREF_VREF); //ADC girişleri ayarlahıyor
34
       enable_interrupts(INT_AD); // AD çevrimi bitti kesmesi tanıtılıyor
35
       enable_interrupts(GLOBAL); // Tüm kesmeler aktif
36
37
       lcd init();
                                            // LCD hazır hale getiriliyor
38
39
       printf(lcd putc,"\f ADC UYGULAMASI "); // LCD'ye yazı yazdırılıyor
40
       delay ms(1500);
41
```

EE-302 Mikroişlemciler



```
42
       while(1) // sonsuz döngü
43
          set_adc_channel(5); // RE0/AN5 ucundaki sinyal A/D işlemine tal
44
          delay_us(20);  // Kanal seçiminde sonra bu bekleme süresi
          bilgi=read_adc(); // ADC sonucu okunuyor ve bilgi değişkenine
45
46
47
          voltaj=1+(0.001953125*bilgi); // Dijitale çevirme işlemine uğra
48
49
          printf(lcd_putc,"\fAN5 Kanali");
50
          delay ms(1500);
51
          printf(lcd putc,"\fDijital=%lu",bilgi); // AN5 ucundaki sinyalin
52
          printf(lcd putc,"\nVoltaj=%fV",voltaj); // AN5 ucundaki sinyalin
53
          delay_ms(2500);
54
55
          set_adc_channel(6); // RE1/AN6 ucundaki sinyal A/D işlemine tal
                       // Kanal seçiminde sonra bu bekleme süresi
56
          delay us(20);
57
          bilgi=read adc();  // ADC sonucu okunuyor ve bilgi değişkenine
58
59
          voltaj=1+(0.001953125*bilgi); // Dijitale çevirme işlemine uğray
60
```



```
60
61
          printf(lcd putc,"\fAN6 Kanali");
62
          delay ms(1500);
63
          printf(lcd putc,"\fDijital=%lu",bilgi); // AN6 ucundaki 
64
          printf(lcd_putc,"\nVoltaj=%fV",voltaj); // AN6 ucundaki 
65
          delay ms(2500);
66
67
          set_adc_channel(7); // RE2/AN7 ucundaki sinyal A/D işler
                        // Kanal seçiminde sonra bu bekleme
68
          delay us(20);
          bilgi=read_adc();  // ADC sonucu okunuyor ve bilgi değ:
69
70
71
          voltaj=1+(0.001953125*bilgi); // Dijitale çevirme işlemir
72
73
          printf(lcd putc,"\fAN7 Kanali");
74
          delay ms(1500);
75
          printf(lcd_putc,"\fDijital=%lu",bilgi); // AN7 ucundaki 
76
          printf(lcd putc,"\nVoltaj=%fV",voltaj); // AN7 ucundaki 
77
          delay ms(2500);
78
79
```



## Kaynaklar

- CCS C Programlama Kitabı, Serdar Çiçek, Altaş Yayıncılık
- Mikroelektronika C programlama e-kitabı «https://www.mikroe.com/ebooks/pic-microcontrollers-programming-in-c»