

ПОСТРОЕНИЕ ГРАФА ПЕРЕХОДОВ ПОСЛЕДОВАТЕЛЬНОСТНОЙ СХЕМА С ПРИМЕНЕНИЕМ SAT-РЕШАТЕЛЯ

Иванов Иван Иванович

кандидат технических наук, доцент

Россия, Томск

Петров Петр Петрович

студент, Томский государственный университет

Россия, Томск

Аннотация. Рассматривается подход к построению графа переходов последовательностной схемы. Исследуется метод, основанный на использовании SAT-решателя. Для построения графа переходов определяются возможные переходы между состояниями последовательной схемы и используются предварительные вычисления, основанные на троичном и двоичном моделировании, значительно сокращающие объем вычислений. Также рассматривается построение на основе графа переходов последовательностей, обеспечивающих заданные переходы схемы. Компьютерные эксперименты показали эффективность предложенного метода построения графа переходов с применением SAT-решателя.

Ключевые слова: граф переходов, троичное моделирование, SAT-решатель, последовательностная схема, переходная последовательность.

В работе рассматривается подход к построению графа переходов синхронной последовательностной схемы. Построение графа, основанное на использовании SAT-решателя, исследуется подробно. Представлены результаты компьютерных экспериментов для предложенного метода построения графа переходов, применяющего SAT-решатель. Также кратко рассматривается решение задачи построения последовательности входных векторов, обеспечивающей переход схемы в одно из состояний заданного множества, по графу переходов.

Рассмотрим синхронную последовательностную схему с n входами, m выходами и p элементами памяти (триггерами). $X = \{x_1, \dots, x_n\}$ —

входные переменные схемы, $Y = \{y_1, \dots, y_m\}$ — ее выходные переменные, $Z = \{z_1, \dots, z_p\}$ — внутренние переменные схемы.

Назовем *графом переходов последовательностной схемы* ориентированный граф, у которого вершины сопоставлены состояниям схемы и есть дуга из вершины i в вершину j тогда и только тогда, когда в схеме существует одношаговый переход из состояния, соответствующего вершине i , в состояние, соответствующее вершине j , при каких-либо значениях входных переменных.

На рисунке 1 представлена комбинационная составляющая S последовательностной схемы. При построении графа переходов рассматривается только та часть схемы, которая необходима для получения функций переходов, выходы схемы не рассматриваются. Поэтому структурное описание комбинационной составляющей, используемой для получения графа переходов, упрощается (рисунок 2).

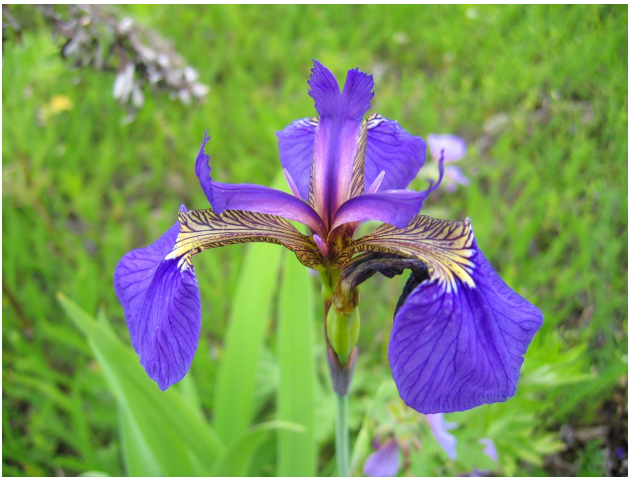


Рисунок 1 – Ирис setosa



Рисунок 2 - Ирис virginica

В схеме с рисунка 2 можно исключить все элементы, не связанные с ее выходами, то есть с входами триггеров последовательностной схемы.

Система функций переходов последовательностной схемы имеет вид:

$$z_j^t = \psi_j(x_1^t, \dots, x_n^t, z_1^{t-1}, \dots, z_p^{t-1}), \quad j = \overline{1, p}. \quad (1)$$

Будем представлять полное состояние схемы вектором (α, δ) , где α — вектор значений входных переменных X , а δ — вектор значений внутренних переменных Z .

Двоичный вектор $\tau^i = (\tau_1^i, \dots, \tau_p^i)$ значений переменных Z будем называть *кодом состояния* q_i . $Q = \{q_1, \dots, q_t\}$, где $t = 2^p$, — множество

всех состояний схемы.

Рассмотрим общий подход к построению графа переходов последовательностной схемы предложенный в работах [1, 2] и других.

Представленные свойства определены в [3]. Рассмотрим подробнее следующее свойство, сформулированное в [3], используемое на 2-ом шаге сокращения вычислений.

Пусть выполнено точное троичное моделирование функций переходов системы (1) на векторе (α, δ) , представляющем полное состояние, и получен вектор значений внутренних переменных δ' . δ' представляет минимальный покрывающий интервал множества булевых векторов значений переменных Z , а не точное множество этих векторов. Таким образом, множество состояний схемы достижимых за один шаг из множества $N(\alpha, \delta)$ может быть подмножеством множества $N(\delta')$.

Результаты экспериментов

Для проверки эффективности предложенного метода построения графа переходов последовательностной схемы, использующего SAT-решатель, были проведены эксперименты на бенчмарках. Эксперименты проводились на контрольных примерах (бенчмарках) ISCAS'89, представляющих последовательностные схемы. Для оценивания работы исследуемого метода при проведении экспериментов для различных бенчмарков измерялось время построения графа переходов, а также процент определяемых значений элементов матрицы M на каждом шаге предварительных вычислений. Результаты компьютерных экспериментов представлены в таблице 1.

Таблица 1: Результаты построения графов переходов

Бенч. марка	Входы	Выходы	Элем памяти (бит)	Элементы	Время (с)	Шаг 1 (%)	Шаг 2 (%)
S27	4	1	3	10	0.01	17.19	31.25
S386	7	7	6	159	1.01	2.15	92.77
S832	18	19	5	287	7.60	11.13	61.23
S510	19	7	6	211	21.84	2.46	97.36
S1488	8	19	6	653	4.82	3.13	82.25

В таблице представлены следующие данные: имя бенчмарки, количество входов, выходов, элементов памяти и элементов схемы; среднее время построения графа переходов схемы (по трем экспериментам); процент существующих одношаговых переходов в графе, определенных на шаге 1 предварительных вычислений, процент не существующих одношаговых переходов, определенных на шаге 2 предварительных вычислений, и соотношение 0 и 1 в полученной матрице M .

Шаги предварительных вычислений в экспериментах для рассмотренных бенчмарок определили от 48,44% до 99,82% одношаговых переходов (существующих и не существующих в графе). Шаг 2 предварительных вычислений, выполненный с помощью троичного моделирования, позволил определить большую часть одношаговых переходов, отсутствующих в графе. Значительная часть всех одношаговых переходов графа вычислена с помощью шагов 1 и 2 предварительных вычислений. Графы переходов для схем среднего размера построены за несколько секунд.

Список литературы

1. Иванов И.И. Построение графа переходов последовательностной схемы // Современные проблемы физико-математических наук: материалы IV Всероссийской науч.-практ. конф. с международным участием, (22 – 25 ноября 2018 г., г. Орёл). – Орел: ОГУ им. И.С. Тургенева, 2018. – Ч. 1. – С. 230 – 235.
2. Ivanov I. Three-Value Simulation of Combinational and Sequential Circuits and its Applications // 2020 IEEE Moscow Workshop on Electronic and Networking Technologies (MWENT). Moscow, Russia. 1113 March 2020. – 7 pp.
3. Иванов И. И. Интервальные расширения булевых функций и троичное моделирование последовательностных схем // Таврический научный обозреватель. – 2017. – №5 (22). – С. 208220.
4. Иванов И.И. Троичное моделирование комбинационных и синхронных последовательностных схем // Современные проблемы

физико-математических наук / материалы V Всероссийской науч.-
практ. конф. с международным участием, (26 – 29 сентября 2019
г., г. Орёл). – Орел: ОГУ им. И.С. Тургенева, 2019. – С. 274 – 281.