Programming Assignment 实验报告

2016年3月17日



Fudan University

曹景辰 复旦大学 计算机科学系

Phone: 13524128246

 $E-Mail: \ 14307130003@fudan.edu.cn$

PA 第一阶段实验报告 PA 第二阶段实验报告

PA1.0 引入

思考题:初始虚拟化

"Hello World program"
Micro operating system
Simulated x86 hardware
NEMU
GNU/Linux
Simulated x86 hardware
VM workstation
Windows
Computer hardware

思考题:究竟要执行多久?

当参数输入 - 1 的时候,程序会不停模拟执行下去,直到执行到"GOOD TRAP",也就是全部模拟完成,才会停下。

思考题: 谁来指示程序的结束?

main 函数执行完成后,还会执行一段代码,对全局对象析构,释放对内存的使用权。

PA1.1 基本功能

CPU_state 结构下要求实现模拟 x86 寄存器的结构,提示告诉我使用匿名 union。于是我将原来的 struct 改成了 union,其中有两个部分。第一部分是 gpr 数组,以规定好的顺序存放了诸多寄存器,保持原样不作改动。第二部分中,我将每个 32 位寄存器,以及它对应的一个 16 位寄存器两个 8 位寄存器放在一个 union 里,再将这么多 union 构成的 struct 作为第二部分,和之前的 gpr 数组放在一个 union 中。这样重组后的 reg.h 定义的 CPU 结构,既可以用 gpr 数组加下标的方式访问寄存器,也可以直接用".+ 寄存器名字"直接访问。节选的关键代码如下

RTFSC 之后, 我发现框架代码用 readline 函数读入一行输入, 用 strtok 命令, 将输入的字符串从第一个空格处断开, 前半段匹配各种 NEMU 命令, 后半段作为参数调用对应的函数。

si 命令很显然,直接用适当参数调用 cpu_exec 就可以。参数注意从字符串转成 int 即可,没有参数默认为 1。

不得不说 sscanf 和 sprintf 很好用,处理一些繁琐的数据类型转换时候非常方便,虽然效率 比起手动写代码类型转换不高,但是省下了大量的时间。

info r 如法炮制,参考 GBD 的格式后,按个 printf 寄存器的值就可以了。

扫描内存命令比起前几个稍稍麻烦了一些,输入的参数分段识别为一个 int 和一个表达式后,表达式部分用后文完成的表达式求值函数求出对应的 unsigned int 值,把它们作为参数调用 swaddr_read 函数,依次输出各个值。(参考了 GDB 的输出格式)

PA1.2 表达式求值

第一阶段最花时间的一个部分。我花了不少时间阅读了正则表达式的规则,功能实在太强大。 以前总觉得识别 16 进制数十分麻烦,要先匹配"0x",在匹配后面几位,检查是不是合法。用了正 则之后,判别规则只要"0x[a-fA-F0-9]+"短短十几个字符就完成了,佩服的五体投地。

注意:1),正则元字符识别时候要加上"\",但是 C 语言中"\"也是一个元字符,所以要用"\\"。2),为了防止!=被识别成!和=,规则数组中,!=对应的规则要在!和=之前。其它同理。我的做法是,编写好各种识别规则后,用正则表达式将对应的 token 放入数组。我修改了原来的 token 结构,加入了 num 成员,使得我识别出一个 token 为十进制数或十六进制数或寄存器的时候,直接将对应的值存入,免去了以后再对 str 字符串处理的过程。随后,我放弃了参考手册中建议的用递归方法求表达式的思路,选择了时间复杂度更低的后缀表达式求值。不仅免去了递归调用中可能出现的溢出错误,也大大加速了计算速度(虽然递归也不用花很多时间)。转后缀表达的时候用到了一个运算优先级表,好在没有双目右结合运算符,程序也不复杂。再对后缀表达式模拟一个栈运算出最终结果即可。

除了?:、->、. 别的运算符我基本都实现了。

思考题:实现带有负数的算术表达式求值

已经完成,具体方式直接看源代码好了。我对负号做了一个特判,区分了减法和负号,再执行相对应的运算。当然啦,因为返回值要求是 unsigned int, 所以小于零的结果会以一个很大的正数的形式出现。

PA1.3 观测点

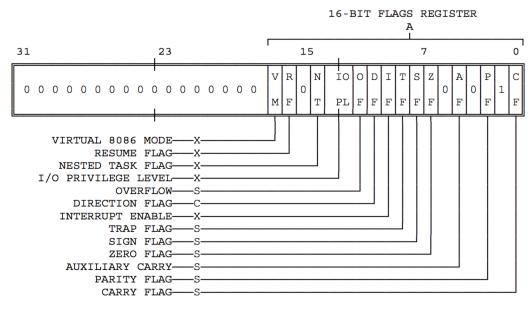
感觉没有什么可说的, 完全的链表模拟。

链表每次都从表头上插入或取出,可以节约一个指针变量。记得注意要在头文件中加入新写的函数声明,并在 cpu_exec 中加入几个缺少的头文件。

必答题

问: EFLAGS 寄存器中的 CF 位是什么意思?

答:参阅 i386 手册 Figure 2-8 处。CF 是进 / 借位标志,用来表示无符号数加减运算时的进 / 借位。加法时,若 CF = 1 表示加法有进位;减法时,若 CF = 1 表示不够减,因此,加法时 CF 就应该等于进位输出 C,减法时,应将进位输出 C 取反来作为借位标志。



S = STATUS FLAG, C = CONTROL FLAG, X = SYSTEM FLAG

NOTE: 0 OR 1 INDICATES INTEL RESERVED. DO NOT DEFINE

问: ModR/M 字节是什么?

答:参阅i386 手册 17.2.1。ModR/M 字节出现在许多 80386 指令中,它由三部分组成。Mod 域有两位,它和 r/m 一同决定了 32 种不同的可能值。可能值由 8 个寄存器和 24 个索引组成。reg 域占 3 位,它的意义由 opcode 决定,可以表示 8 个寄存器中的一个,或是 opcode 代码的补充。r/m 域占 3 位,它要和之前的 Mod 域结合起来分析表明对应的寄存器。

Figure 17-2. ModR/M and SIB Byte Formats

MODR/M BYTE

7	6	5	4	3	2	1	0
Mo	OD	REG/OPCODE				R/M	

问: mov 指令的具体格式是怎么样的?

答: i386 手册 17.2.2.11。具体格式见截图。

MOV — Move Data

Opcode	Instruction	Clocks	Description
88 /r 89 /r 89 /r 8A /r 8B /r 8C /r	MOV r/m8,r8 MOV r/m16,r16 MOV r/m32,r32 MOV r8,r/m8 MOV r16,r/m16 MOV r32,r/m32 MOV r/m16,Sreg	2/2 2/2 2/2 2/4 2/4 2/4 2/2	Move byte register to r/m byte Move word register to r/m word Move dword register to r/m dword Move r/m byte to byte register Move r/m word to word register Move r/m dword to dword register Move segment register to r/m word
8D /r A0 A1 A1 A2 A3 A3 B0 + rb	MOV Sreg,r/m16 MOV AL,moffs8 MOV AX,moffs16 MOV EAX,moffs32 MOV moffs8,AL MOV moffs16,AX MOV moffs32,EAX MOV reg8,imm8	2/5,pm=18/19 4 4 4 2 2 2 2	Move r/m word to segment register Move byte at (seg:offset) to AL Move word at (seg:offset) to AX Move dword at (seg:offset) to EAX Move AL to (seg:offset) Move AX to (seg:offset) Move EAX to (seg:offset) Move immediate byte to register
B8 + rw B8 + rd Ciiiiii C7 C7	MOV reg16,imm16 MOV reg32,imm32 MOV r/m8,imm8 MOV r/m16,imm16 MOV r/m32,imm32	2 2 2/2 2/2 2/2	Move immediate word to register Move immediate dword to register Move immediate byte to r/m byte Move immediate word to r/m word Move immediate dword to r/m dword

MOV — Move to/from Special Registers

Opcode	Instruction	Clocks	Description
OF 20 /r OF 22 /r OF 21 /r OF 21 /r OF 23 /r OF 23 /r OF 24 /r	MOV r32,CR0/CR2/CR3 MOV CR0/CR2/CR3,r32 MOV r32,DR0 3 MOV r32,DR6/DR7 MOV DR0 3,r32 MOV DR6/DR7,r32 MOV r32,TR6/TR7	6 10/4/5 22 14 22 16 12	Move (control register) to (register) Move (register) to (control register) Move (debug register) to (register) Move (debug register) to (register) Move (register) to (debug register) Move (register) to (debug register) Move (test register) to (register)
0F 26 /r	MOV TR6/TR7,r32	12	Move (register) to (test register)

问: shell 命令完成 PA1 的内容之后, nemu 目录下的所有.c 和.h 和文件总共有多少行代码? 你是使用什么命令得到这个结果的? 和框架代码相比, 你在 PA1 中编写了多少行代码?

答:从 terminal 进入 nemu 后,输入

```
find . —name "*.[ch]" | xargs cat | wc —l
```

就会显示当前的代码总行数。然后输入 gitk, 找出最早的版本的 hash 号, git checkout 到最早的版本, 再次输入

```
find . –name "*.[ch]" | xargs cat | wc - l
```

将两次得到的结果相减即可。截图如下,得出结果——787

```
[caojingchendeMacBook-Pro:nemu caojingchen$ find . -name "*.[ch]"|xargs cat|wc -l]
```

3698

4485

```
[caojingchendeMacBook-Pro:nemu caojingchen$ git checkout master
Previous HEAD position was 57510cf... > compile NEMU 141220000 cjc Linux ubuntu 3.19.0-25-generic #26~14.04.1-Ubuntu SMP Fri Jul 24 21:16:20 UTC 2015 x86_64 x8 6_64 x86_64 GNU/Linux 16:12:45 up 2 min, 2 users, load average: 0.56, 0.33, 0 .14 5ff7b35b149819f98fde52aa907a50c5edb6d5
Switched to branch 'master'
[caojingchendeMacBook-Pro:nemu caojingchen$ find . -name "*.[ch]"|xargs cat|wc -l]
```

问:除去空行之外, nemu 目录下的所有.c 和.h 文件总共有多少行代码?

答:输入

```
find . —name "*.[ch]" | xargs cat | grep —v ^$ | wc —l
```

就是去空行版的。截图如下,得出结果——773

```
149819f98fde52aa907a50c5edb6d5
[caojingchendeMacBook-Pro:nemu caojingchen$ find . -name "*.[ch]"|xargs cat|grep ]
-v ^$|wc -l
2945
[caojingchendeMacBook-Pro:nemu caojingchen$ git checkout master
Previous HEAD position was 57510cf... > compile NEMU 141220000 cjc Linux ubuntu
3.19.0-25-generic #26~14.04.1-Ubuntu SMP Fri Jul 24 21:16:20 UTC 2015 x86_64 x8
6_64 x86_64 GNU/Linux 16:12:45 up 2 min, 2 users, load average: 0.56, 0.33, 0
.14 5ff7b35b149819f98fde52aa907a50c5edb6d5
Switched to branch 'master'
[caojingchendeMacBook-Pro:nemu caojingchen$ find . -name "*.[ch]"|xargs cat|grep ]
-v ^$|wc -l
3718
```

问:请解释 gcc 中的 '-Wall' 和 '-Werror' 有什么作用? 为什么要使用 '-Wall' 和 '-Werror'?

答: - Wall 是开启所有 warning 选项, - Werror 是将所有 warning 变成 error。使用这两个命令,可以强迫以前总是无视 warning 的程序员们注意这些 warning,从而规避一些难以发现的 bug。如,int 类型赋值给 char 类型时,可能会出现位溢出错误,如果不用这两条命令,很有可能就被忽略了,导致熬夜改 bug 但依旧不知原因的惨剧。

PA2.1 运行 mov-c 程序

这个阶段的难点在于读懂框架代码。具体的框架代码如何运行,在此我就不多言了,虽说手册中写的挺详细的,但是完全理解也花了我不少时间。

遇到的一个困难是 eflags 的实现。x86 系统中,要改变 eflags 的指令非常多,好在大部分比较简单,如:test,cmp 等命令,对 eflags 的操作也相对简洁。但是,加减运算的 eflags 操作不仅繁多,而且针对不同的指令,因为操作数的不同,要分别编写不用的 eflags 处理程序比较麻烦,所以,我选用了数字逻辑电路课上讲过的 ALU 来处理。根据不同指令,设置四种对应的控制端输入,用 C 语言模拟 ALU 电路的运算过程,随后把这段程序写成宏定义放在 instrument_all.h中,极大地简化了程序编写的复杂度,而且相比自己按个写 eflags 操作更不容易出错。

思考题:不能返回的 main 函数

根据 GDB 的调试, main 函数结束后, 会执行一系列过程。大致内容是释放程序申请的内存, 全局变量的析构等等。但是 nemu 没有这些过程, 所以 main 函数 return 之后会回到 init 过程中, call main 的下一句, 通常是我自己编写的某个函数, 随后在执行一次。但是因为各个寄存器中没有正确的数值, 所以程序的运行过程不可预知, 会执行到各种奇怪的命令。因为我 nemu 的完成度较低, 所以会因为没有完成所有指令而跳出错误。

PA2.2 简易调试器 (2)

这个阶段要求实现全局变量的读取和打印栈帧链。

要实现读取全局变量,要先读取文件的符号表信息,这部分框架代码已经实现了。在 terminal 中 man elf 之后,发现 Elf32_Sym 这个 struct 的结构形式。从 st_name 获得某个符号的名字在字符串表中的偏移量,核对后,返回这个变量名对应的地址偏移量,再按照 4 个字节输出就可以了。

打印栈帧链需要读取 ebp 寄存器的内容。ebp 在内存中的存储类似链表,可以读取 ebp 的内容找到每个栈上一层对应的栈帧地址。函数调用时的参数,存储在 ebp 高 8 个字节的地址以上的空间中,依次以 4 个字节形式输出 4 个输出即可。为了获得函数名,ebp 高 4 个字节的地方是函数的返回地址,用和之前叙述的相同方法获得对应的函数名即可。

思考题:消失的符号

gcc 编译的程序, 默认不会记录局部变量名, 局部变量不是一个符号, 所以符号表中也不会记录。所谓符号是静态变量, 全局变量和函数名。

思考题:寻找"Hello world!"

"Hello world"不是一个符号,所以不再符号表里。这是一个字符串常量,所以存放在.rodata 节中,不在字符串表里。

思考题:丢失的信息

我发现输出的内容是一串奇怪的数字。因为字符串中每一位内容都是 ascii 码形式储存的,调 试器会把 str[1] 对应地址的内容,按照 4 字节的形式输出。这个问题目前无法解决,因为符号表 没有储存每个符号对应的变量类型。这反应了编译器在编译链接重定位过程中,丢弃了不少源代 码信息。

思考题: 冗余的符号表

可执行文件丢弃符号表信息后可以运行,没有任何影响。但是可重定位文件丢弃符号表信息后就不能链接了。因为文件在链接过程中,要根据符号表,把来自于其他文件的信息填入对应的位置。没有符号表后编译器不知道该把哪些内容填入,所以会出问题。但是可执行文件可以视为一堆机器码的集合,机器执行的必要内容都在里面了,哪怕没有符号表也可以正常运行。

思考题:ebp 是必须的吗?

PA2.3 实现更多指令

本节的主要内容是根据 i386 手册实现各种指令,要注意的是某些指令比较坑,不能直接套用 decode,要自己重新写。如:shld,shrd 这两条。完成大部分指令后,我有自己找了别的测试样例 (感谢 zby 和 zif 同学提供的大量测试样例),经过数个夜晚的 bug 调试后 HIT GOOD TRAP。

思考题:比较 FLOAT 和 float

FLOAT 可以表示的定点数整数部分区间为 $[2^{-15} \rightarrow 2^{15}]$, 小数部分精度恒定为 2^{-16} 。相比之下 float 的表述数据范围更广,但是精度不确定。

思考题:捕捉死循环

可以参考检测循环链表的方法。如,测试程序 A 是否出现了死循环,可以打开两个类似 GDB 的测试程序。GDB 测试 1 号以每次 1 条指令的步长, GDB 测试 2 号以每次 2 条指令的步长开始运行程序。每次执行后对比两个程序所用到的寄存器和对应的内存,若全部相同则说明出现了死循环。

另一个方法是,每次程序执行一条指令就保存下全部的内存和寄存器内容,随后和以前存下的内容比较,若完全相同则一定发生了死循环。

当然,以上两个想法都比较异想天开,需要花费的存储空间和时间都是天文数字,仅存在于 理论上的可行中。网上也没有查到什么通用的死循环监测方法。

PA2.4 实现加载程序的 loader

先用 nemu 已经完成的 elf.c 的内容读取可执行文件的各个 segment 相对偏移量,随后把它们依次顺序放到 nemu 对应的虚拟内存中即可。没有什么难度。

思考题:如何识别不同的可执行文件?

Linux 系统识别不同的可执行文件靠的是可执行文件的文件头特定的格式。readelf 读出来的 magic code 就算是一种文件的识别方式。

思考题: 冗余的属性?

Memsize 是该段代码实际占用的空间, Filsize 是该代码段内容所占用的空间。Memsize 和 Filsize 之间的空间用来存放诸如全局变量和无初始值的静态变量, 不是冗余的属性。

思考题:为什么要清零?

同上,全局变量和无初始值的静态变量在 c 语言中的初始值是 0, 所以要清零保证模拟的正确。

PA2.5 运行 hello-str 程序

按照 gitbook 给出的过程照做就可以了,没什么可说的。

必答题:

- 1、去掉 static 的话, instr_fetch() 函数会在各个函数中被 include 很多次, 从而在 elf 符号表中出现各种 instr_fetch() 函数, 导致符号表冲突出现错误。去掉 inline 的话, 会因为在某些文件中, 该函数被定义但是没有使用而产生 warning, 又因为编译选项的原因变成 error。只有同时加上这两个关键字, 才能够既不产生 warning 也不会符号表冲突错误。
- 2、(1)加上这句话后产生了 67 个 dummy 变量。通过 readelf 后,再 search 符号表,发现了 67 个 dummy 的存在。
- (2) 依旧是 67 个 dummy, 没有发生改变。因为都加上了 static 关键字, 所以在编译 nemu 的时候, 编译器会认为这些 dummy 都指向同一个内存, 所以不会产生额外的 dummy。
- (3) 当我对两个 dummy 都赋初始值的时候,这两个 dummy 就都成为了强变量。两个相同的变量不能同时为强变量,编译器会认为第二个变量是重复定义的,故报错。
- 3、Makefile 文档里面标注了 make 命令的执行方式。首先 makefile 规定了编译文档使用的编译器为 gcc, 预设了编译开关,随后将各个文件夹路径存在对应的变量里,再 include 了几个分散的 makefile.part。在此之后,makefile 定义了几个 make 指令,如:clean,test,run。clean 指令会清除对应的文件夹下的指定文件,清楚规则在 Makefile 中写明了。test 和 run 都会先编译链接 nemu,testcase,kernel 等等文件夹下的代码,随后链接,再执行相应的程序。在编译过程

中,makefile.part 写明了如何链接,编译 testcase 和 nemu,kernel 等用了不同的编译开关。并自动搜索需要链接的文件,lib 等进行链接。随后,会执行 git commit 命令,并写人 git log。之后 terminal 才会运行编译好的 nemu。