

Interface

PMOD

TESTPOINT


项目名称	项目
Project Name	NeuroClass
日期	2023-10-10
作者	NeuroClass
版本	1.0.0
描述	NeuroClass
备注	NeuroClass

# 体外机控制板原理图




文件编号：  
NX0652002200SCH。  
版本号：A1。

功能描述： 此板是PCIE64接口电极测试板。  
用于EMC短接测试。  
电路组成： PCIE64接口短接电路。

更新记录： 见本原理图第3页。

项目名称				 脑虎 NeuroXess	
PCIE64接口板					
制图	赵刘添			文件编号	NX0652003300_SCH
审核	闫洲池			版本	A1
批准	余海文			功能模块	简介
定版日期	2023/06/9		尺寸	A4	第 1 页： 共 3 页

[illegible][illegible]

5	4	3	2	1																														
原理图更改记录																																		
1.																																		
2.																																		
3.																																		
<table><tr><td colspan="2">项目名称</td><td colspan="3"> 脑虎 NeuroXess</td></tr><tr><td colspan="2">PCIE64接口板</td><td>文件编号</td><td colspan="2">NX0652002200_SCH</td></tr><tr><td>制图</td><td>超刘添</td><td>版本</td><td colspan="2">A1</td></tr><tr><td>审核</td><td>闫洲池</td><td>功能模块</td><td colspan="2">更改记录</td></tr><tr><td>批准</td><td>余海文</td><td></td><td></td><td></td></tr><tr><td>定版日期</td><td>2023/06/9</td><td>尺寸</td><td>A4</td><td>第 3 页： 共 3 页</td></tr></table>					项目名称		 脑虎 NeuroXess			PCIE64接口板		文件编号	NX0652002200_SCH		制图	超刘添	版本	A1		审核	闫洲池	功能模块	更改记录		批准	余海文				定版日期	2023/06/9	尺寸	A4	第 3 页： 共 3 页
项目名称		 脑虎 NeuroXess																																
PCIE64接口板		文件编号	NX0652002200_SCH																															
制图	超刘添	版本	A1																															
审核	闫洲池	功能模块	更改记录																															
批准	余海文																																	
定版日期	2023/06/9	尺寸	A4	第 3 页： 共 3 页																														
5	4	3	2	1																														

[illegible]

D

C

B

A

5

4

3

2

1

原理图更改记录

1.

2.

3.

项目名称						脑虎 NeuroXess	
PCIe64接口板							
制图	赵刘添				文件编号	NX0652002200_SCH	
审核	闫洲池				版本	A1	
批准	余海文				功能模块	更改记录	
定版日期	2023/06/9			尺寸	A4	第  3  页：     共   3   页	

5

4

3

2

1