| Status Register                 | ▶ IRQ aktiv?  |
|---------------------------------|---|
| Interrupt Enable<br>Register    | ► Setze 4. Bit (1 << 4)                                     |
| Interrupt Clear<br>Register     | ► Loesche 4. Bit ( 1 << 4)                                  |
| Interrupt Select<br>Register    | ► Aktiviere Timer als FIQ                                   |
| Control<br>Register [32]        | Setze 4. Bit und aktiviere Interrupt im Control Register[1] |
| Vector Address<br>Register [32] | Setze Interrupt Service Routine im Address Register [1]     |