Status Register	▶ IRQ aktiv?
Interrupt Enable Register	➤ Setze 4. Bit (1 << 4)
Interrupt Clear Register	► Loesche 4. Bit (1 << 4)
Interrupt Select Register	► Aktiviere Timer als FIQ
Control Register [32]	➤ Setze 4. Bit und aktiviere Interrupt im Control Register[1]
Vector Address Register [32]	➤ Setze Interrupt Service Routine im Address Register [1]