



國立臺北科技大學

111-2 數位邏輯設計實習

HW 2

組 別：？

組 員：109360781 呂靖樑

109360763 黃相銘

108360710 徐志康

民國 112 年三月三日

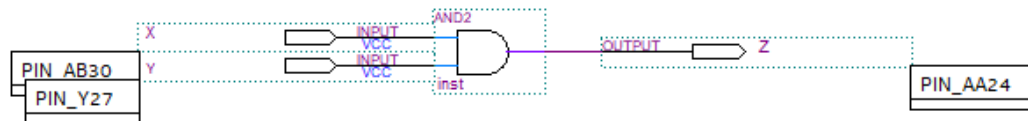
實驗目的

熟悉課堂相關軟體以及 DE10。

實驗原理

透過 Quartus 模擬邏輯 $Z = X \& Y$ ，並且燒錄進 DE10 裡，利用 DE10 上的 IO 點驗證實驗的結果。

設計程序



成果詳細討論說明

呂靖樑：這次的實驗並不困難，看著 PPT 就能順利完成，主要還是熟悉軟體，雖然以前就用過 Quartus 了，跟之前用過 13.2 版本不太一樣，第一次用那麼新的版本，很多東西改變了，像是需要去刪除 ModelSim Script 的 `-novopt` 參數，之後需要熟悉一下。第一次拿到 FPGA 板子，感覺比 Arduino 更加進階，還需要而外差電源。

黃相銘：尚未加選

徐志康：請假

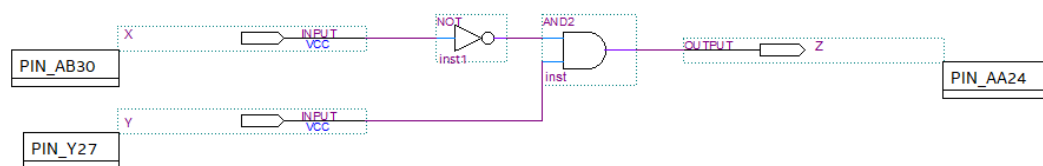
實驗目的

熟悉課堂相關軟體以及 DE10。

實驗原理

透過 Quartus 模擬邏輯 $Z = X' \& Y$ ，並且燒錄進 DE10 裡，利用 DE10 上的 IO 點驗證實驗的結果。

設計程序



成果詳細討論說明

呂靖樑：加分題的要求只有要用 2 個邏輯閘，因為怕時間不夠，所以我就偷懶只在 input X 前面放個 NOT 閘，下星期更熟悉軟體且組員有來，應該就能做出更有趣的東西了，做加分題沒有遇到什麼困難，只需要改一下電路，再燒進板子裡就好了。

黃相銘：尚未加選

徐志康：請假