

我是電子三丙呂靖樑，高中畢業於中和高中，大一時就讀中原大學電子系，大二轉學來台北科技大學電子系，念電子系二年半覺得積體電路跟通訊很有趣，目前的專題是做 Power IC 目標是五月時能夠下線，將來決定推甄電子所或者電信所。

我的興趣是看影集，不管是美劇、電影還是動漫都很喜歡，假日沒事的時候都是看影集打發時間，看影集讓我可以放鬆身心，也能讓我學習到不同的文化、歷史和價值觀，也成為了我與朋友和家人交流的話題。

以前在中原大學時大一沒有數位邏輯設計實習這門課，所以現在要補修才能畢業。雖然以前沒用過 Quartus 也沒有學過 Verilog 跟 VHDL，但是這學期剛好也有修數位系統設計實習也是用 Quartus，且開學前也先預習了 Verilog，希望透過這二堂課我能更完整的了解數位系統。