

sem-11	13-03	2H	Présentation des projets proposés par Mr Fiack, Mr Papazoglou et Mr Kessal. Explications de notre projet par Léonard
	14-03	4H	Mise en route du projet et premières recherches. Création du Git partagé. Essai de faire fonctionner une node Artnet et de détecter les trames Artnet avec WireShark (envoyées avec le logiciel QLC+). Création de trames DMX en C sur STM32CubeIDE. Réception SPI , envoi UART (cf. TP). Schéma synoptique
sem-12	21-03	4H	Questions à Papazoglou pour l'@ IP de la node Artnet. Choix STM32 -> pas MAC/PHY intégré, 2 UART, 1 SPI (séparé des UART). Commande matériel
sem-13	28-03	4H	Faire les codes de réception SPI et d'envoi UART
sem-14	03-04	4H	
	04-04	4H	
sem-15	09-04	4H	
	10-04	4H	PCB à modéliser (ethernet, W5500, SPI, STM32, UART, RS485, DMX). Test du projet assemblé sans PCB
sem-16	VACANCES DE PÂQUES		
sem-17			
sem-18			
sem-19	07-05	4H	Soudure PCB pour tout assembler. Tests finaux PCB + vidéo démo
sem-20	16-05	4H	Ecran pour afficher les informations (adresse IP, ...). Interface Web ?
sem-21	21-05	4H	Présentations et démos -> faire vidéos quand ça fonctionne