

## REGRAS PARA AVALIAÇÃO DO TRABALHO FINAL

Item 1. A entrega do trabalho final é considerada completa com a entrega de três itens:

1. Implementação
2. Apresentação
3. Relatório final

A NÃO entrega de um dos itens listados acima implica em desclassificação do grupo e nota **0,0** para todos os integrantes.

Item 2. NÃO são permitidos dois projetos iguais, porém é permitido mesmo projeto de descrição de hardware com linguagens diferentes. Ex.: SystemC, VHDL. E alguns projetos em VHDL ou Assembly, desde que aprovado pela professora da disciplina.

Item 3. As notas serão calculadas da seguinte forma

Item	Nota
Implementação	2,0
Apresentação	5,0
Relatório Final	3,0
<b>TOTAL</b>	<b>10,0</b>

Item 4. O relatório final deverá conter:

- a. Introdução: descrição do trabalho e sua contextualização com o estudo de arquiteturas de computadores.
- b. Solução Implementada: detalhes sobre a implementação.
- c. Análise de resultados: resultados de simulação, tempo, área e demais aspectos a serem considerados devem ser reportados e analisados. Gráficos de análise, como barras, pizza, dentre outros podem (e devem) ser utilizados para auxiliar na análise dos resultados.
- d. Conclusão: breve descrição do que foi implementado com análise, também breve, dos resultados.
- e.

Todo material utilizado: livros, links, códigos, e qualquer outro material deve ser descrito na seção de Referências.

Item 5. Datas

	Data
Definição dos projetos	26/04/2015
Apresentação do projeto final	08/06/2015
Relatório Final e Implementação	10/06/2015

Item 6. Casos de plágio e cópias não referenciadas devidamente serão tratados com reprovação dos integrantes do grupo e denúncia ao Departamento e órgãos competentes.

Item 7. Exceções e casos omissos devem ser tratados diretamente com a professora da disciplina.