

CASCO SIGNAL

企业内部会

VCU 项目组

会议类型

定期项目进度会议

# VCU系统开发项目技术进度会议纪要

## 1. 会议基本信息

项目	内容
会议主题	RB99125046安全运算与控制平台（VCU）项目技术进度汇报
会议时间	2025-09-05
会议地点	企业微信
会议主持	傅李育
会议性质	定期项目进度会议
记录人员	刘浩洋

## 2. 参会人员

姓名	工号	部门/职责	出席情况	汇报模块
会议主持				
傅李育	61349	项目经理	✅ 出席(主持人)	-
管理人员				
包莉	60547	部门经理	✅ 出席	项目管理监督
唐武梅	61945	部门经理	✅ 出席	项目管理监督
技术汇报人员				
刘辉	60911	硬件工程师	✅ 出席	HCB扣板调试
王庆勇	60879	硬件工程师	✅ 出席	HCB底板调试
房华玲	62802	硬件工程师	✅ 出席	硬件设计
宋志坚	60372	驱动工程师	✅ 出席	驱动开发
王艺佳	62763	软件工程师	✅ 出席	软件和驱动整合
刘靖泽	63363	系统工程师	✅ 出席	配置管理/内部通信
刘浩洋	63356	工具工程师	✅ 出席	离线配置工具
刘琅	62311	协议工程师	✅ 出席	RSSP-1协议
林篁	63161	测试工程师	✅ 出席	-
刘心田	62199	测试工程师	✅ 出席	-

姓名	工号	部门/职责	出席情况	汇报模块
张辉	60755	安全工程师	<span>✔</span> 出席	-

### 3. 各模块进展汇报

#### 3.1 硬件模块

##### 3.1.1 HCB扣板调试 (负责人：刘辉)

进展状态: 按计划推进

已完成工作:

- ✔ 基于改造底板的功能调试基本完成
- ✔ 以太网板卡已到货，正在调试PCIe转网功能
- ✔ 实习生Linux环境搭建进行中
- ✔ 收到10块HCB板卡

存在问题:

- △ HCB红蓝网（两个CPU间网络）尚未调试
- △ 串口等功能待主板到货后调试
- △ 时钟同步功能等待主板

时间节点: 软件人员配合时间取决于驱动调试进度

##### 3.1.2 HCB底板调试 (负责人：王庆勇)

进展状态: 存在风险，进度延后

当前状态:

- 供应商厂家: 预计周末或下周一收到订单并开始生产
- 裸板交付: 下周一拿到裸板后开始器件焊接
- △ 关键风险: 板卡整体进度延后至少一周，主要原因为生产方因素

##### 3.1.3 硬件设计 (负责人：房华玲)

进展状态: 按计划推进

板卡到货情况:

- ✔ 第一批：4块板卡
- ✔ 第二批：9块板卡（其中1块有问题）
- ✔ 总计可用：12块板卡，实际可用10块

后续计划: 建立板卡统计管理

#### 3.2 驱动开发模块 (负责人：宋志坚)

进展状态: 按计划推进，存在技术挑战

**已完成工作:**

- ☒ 实习生完成U-Boot从老版本移植到飞腾最新版本
- ☒ 上周网络驱动在现有驱动基础上完成验证
- ☒ 现有Linux环境模板，基于此可以搭建环境

**存在问题:**

- △ Linux环境尚未完全搭建完成
- △ FPGA时序不稳定，加载操作系统后SRAM区域不稳定
- △ 需要与FPGA重新联调

**3.3 软件协议模块****3.3.1 软件和驱动整合 (负责人: 王艺佳)**

**进展状态:** 按计划推进

**已完成工作:**

- ☒ FreeRTOS整体驱动核心代码除网络外已完成
- ☒ 已发给目标用户试用

**当前工作:** 网络相关代码整合

**3.3.2 配置管理/内部通信 (负责人: 刘靖泽)**

**进展状态:** 按计划推进

**已完成工作:**

- ☒ 配置文件分段烧录按建议完成
- ☒ 配置和代码分别管理机制建立
- ☒ 已提供初步文档说明配置管理情况
- ☒ SVCU-200内部通信调试通过，可与PC正常通信

**当前工作:**

- 正在调试网络通信
- 正在上机调试HCB内部通信代码

**下周优先任务:** HCB和SVCU之间通信调试，之后再配合底层驱动调试

**3.3.3 RSSP-1协议 (负责人: 刘琅)**

**进展状态:** 按计划推进

☒ 已确定与IPS之间通过RSSP-1协议通信

**当前工作:**



- 使用模拟器和开发板对接调试
- 发现并修改会话处理、大小端等问题

预计完成: 下周完成调试工作

3.3.4 离线工具开发模块 (负责人：刘浩洋)

进展状态: 按计划推进

已完成工作:

-  离线配置工具DEMO完成，已给作用人员试用
-  配合刘琅，查看主备通信以前实现

4. 项目管理要求

4.1 里程碑规划 (负责人：傅李育)

进展状态: 按计划推进

关键里程碑:

- 正式版开发: 预计10月中旬开始
- 样机阶段: 完成后转入正式版开发主攻方向

4.2 管理要求 (包莉)

关键要求:

1. 时间节点管理: 平台VCU和应用OC集成开始时间节点需清晰
  - 开始时间：预计下周周四周五左右
  - 截止时间：9月底
2. 技术协调: 驱动模块（宋志坚）与逻辑模块（刘思远）加强沟通
  - 防止公共模块开发对接问题
  - 驱动移植完成后先按简易平台方式验证
  - 各模块领用板卡后独立调试，半周发现问题进行整合
3. 办公协调: 江场西路集中办公安排
4. 环境规划: 正式版搭建VCU专用开发环境

5. 决策事项

决策编号	决策内容	决策状态	责任人	执行时间
D001	HCB底板生产加速，尽量协调供应商厂家优先级	已确认	王庆勇	立即执行
D002	Linux环境搭建完成后优先调试网络部分	已确认	宋志坚	下周三前
D003	HCB和SVCU通信调试为下周优先任务	已确认	刘靖泽	下周完成
D004	正式版开发环境搭建规划确定	已确认	傅李育	开始正式版开发后
D005	江场西路集中办公协调安排	已确认	傅李育	近期安排

6. 风险识别与应对

风险编号	风险描述	应对措施	负责人
R001	HCB底板生产延后一周，影响整体进度	加强供应商沟通	王庆勇
R002	FPGA时序不稳定影响驱动调试	与FPGA团队联调，制定技术方案	宋志坚
R003	多模块并行开发存在集成风险	半周问题整合，加强沟通	傅李育

会议结束时间: 2025-09-05 下次会议时间: 2025-09-12 会议纪要状态:  已确认