Розміщення КЕ

Встановлення вітчизняних КЕ виконується згідно відповідного ГОСТ ...

Ми з Вами вибрали згідно схеми всі типи КЕ, заготовили для них посадкові місця:

- ПМ для IC. Згідно того, що IC мають п'ять типів корпусів. Перечислити, намалювати штирьові, планарні з різним кроком між виводами. З урахуванням всіх цих особливостей Ви заготували ПМ своїх IC (ДЗ №2)
- ПМ для VT (транзисторів). Якщо Ви вибрали VT для поверхневого монтажу, то корпусу для таких VT тільки двох типів: особливо зверніть увагу на потужність транзистору 0.2Вт один тип корпусу, до 1Вт інший тип. Виводи розташовані з однієї або з двох сторін. Якщо VT (вітчизняні) штирьові, то необхідно по довіднику уточнити конструкцію корпусу VT, визначтеся як будете встановлювати VT і т.д.
- ПМ для 2х виводних елементів. Такі елементи неодмінно є в кожній схемі. Ми говорили, що вони по конструкції штирьові або для поверхневого монтажу. Елементи зі штирьовими виводами. Виводи таких компонентів потрібно иормувати, виконуючи при цьому ряд вимог (див. Уваров с.129). Але обов'язковою вимогою є те, щоб МО попадали до вузлів КС (сітка проектування)

Зрозуміло, що для всіх KE необхідно заготовити ПМ, а -атим розмістити по цим ПМ KE. А можна, знаючи крок розміщення ПМ вибирати елементи для розміщення і для них готувати посадкові місця.

Послідовні алгоритми розміщення

Множина методів вирішення задачі розміщення пояснюється бажанням їх розробників створити найбільш сприятливі умови для виконання складних етапів проектування, в часності трасування.

В результаті вирішення задачі компонування ми отримаємо необхідну кількість та згідно схеми електричної принципової - склад КЕ, що необхідно розташувати в монтажному просторі з числом зовнішніх не більше необхідного.

Розміщення елементів на платі, плат в блоці і т.д. є наступною конструкторською задачею.

В будь-якому випадку задача розташування полягає у визначенні місця для установки, посадкового місця для КЕ рангу і в КЕ рангу (i+1), щоб оптимізувати деякі критерії або узагальнені цільові функції (згідно ієрархічній моделі).

Критерії оптимізації

Задача *розташування* (*P*) передує задачі *трасування* (*Tp*) з'єднань та тісно з ним пов'язана. Тому в якості показників оптимальності **P** зазвичай використовують *теричні та топологічні* критерії, що також використовують при трасуванні.

Виділяють такі групи критеріїв розташування:

- конструкторсько-технологічні: метричні та топологічні
- електромагнітної сумісності: якщо є паразитні зв'язки, то їх необхідно рознести, щоб зменшити ці зв'язки.
- температурні: якщо елемент з високою температурою корпусу впливає на інший елемент (нагріває його), тоїх необхідно рознести

При цьому розташування виконується з урахуванням основних геометричних форм та розмірів КЕ.

В конструкторсько-технологічних критеріях виділяють метричні та топологічні.

До метричних відносять:

- мінімум сумарної довжини з'єднань
- мінімальну кількість найбільш протяжних з'єднань
- мінімально близьке розташування КЕ, що мають найбільше число зв'язків між собою

До топологічних критеріїв відносять:

- мінімум перетинів з'єднань (мінімальна кількість ПО) у Вас к КР є такий критерій
- рівномірне розподілення з'єднань по шарам плати
- мінімальне число комутаційних шарів (для БДП)
- максимальне число провідників простої конфігурації

Більшість алгоритмів **P** використовують критерій $\sum L_{_{3B}} = \min$, що прямо або побічно враховує численні вимоги, що пред'являються до розташування елеменів та з'єднанням їх виводів і в той же час простий з математичної точки зору.

Най більше розповсюдження в алгоритмах **P** критирію $\sum L_{_{3B}} = \min$ роз'яснюється ще й тим, що зменшення довжин з'єднань покращує електричні параметри пристрою:

- спрощує трасування друкованих провідників
- понижує працемісткість у виготовленні ДП
- критерій простий в реалізації

До другої групи критеріїв входять:

- мінімальні паразитні зв'язки між елементами та провідниками
- мінімальний рівень перешкод

До третьої групи:

- рівномірне розподілення температурних полів по поверхні ДП (пам'ятаєте графіки)
- зменшення температурного впливу найбільш нагрітих компонентів на сусідні

Тоді під сумарною довжиною всіх зв'язків розуміють деяку усереднену довжину, яка визначається як відстань між центарми з'єднуваних КЕ (ПМ)

$$L_{ij} = \sqrt{(x_i - x_j)^2 + (y_i - y_j)^2}$$
 $L_{ij} = |x_i - x_j| + |y_i - y_j|$

Сутність послідовного алгоритму складається в наступному.

Спочатку задається або вибирається по повеним правилам підмножини (ядро) розташованих елементів. далі аналізується підмножина нерозміщених елементів. З підмножини нерозміщених елементів вибирається один елемент, що "відповідає" найкращому розташуванню. Нерозташованих елементів стал на одни менше. Потім знову вибирається одни нерозташований елемент та розташовуємо його і таким чином повторюємо до повного розташування всіх елементів.

Після розташування елементів на ДП вони більше не перерозташовуються (результат аналізується та покращується).

Ці алгоритми прості, знаходять практичне використання, потребують незначні затрати машинного часу.

Розташування по матриці зв'язку.

Дана множина КЕ згідно переліку елементів на принциповій схемі $X = \left\{x_1, x_2, ..., x_n\right\}$ Дана множина вільних позицій $P = \left\{p_1, p_2, ..., p_m\right\}$

Множину ПМ необхідно заготовити згідно КЕ.

На монтажній площині необхідно розташувати по матриці зв'язків КЕ по ПМ.

Критериєм якості розташування є максимальна зв'язність. Необхідно перейти від схеми до матриці зв'язку (таблиця з'єднань).

Розміщення КЕ по ПМ може бути будь-яким, тобто можна розміщати спочатку елементи по вертикальним рядам або по горизонтальним рядам. При цьому необхідно пам'ятати, що розміщення по вертикальним рядам є сприятливим для прокладки вертикальних трас.

Тоді розміщення по матриці зв'язку зводиться до послідовного відшуку (вибору) відповідних елементів a_{ij} в ||A||, що відповідають визначеним КЕ та закріпленню їх на відповідних посадкових місцях.

Задача вирішується наступним чином:

- небхідно скласти |A| на всю вашу схему
- корректно спростити схему. Основними при розташуванні є багато-вивідні елементи, тобто ми з багато-вимірної матриці $||A||_{n \times n}$ видаляємо рядки та стовпчики маловивідних елементів
- працюємо з ||A|| меншої розмірності, зате вона описує головні елементи схеми

Матриця зв'язку

$$x_{1} \quad x_{2} \quad \cdots \quad x_{i} \quad \cdots \quad x_{k} \quad \cdots \quad x_{n} \qquad \rho(x)$$

$$x_{1} \quad 0 \quad a_{12} \quad \cdots \quad a_{1i} \quad \cdots \quad a_{1k} \quad \cdots \quad a_{1n} \qquad \rho(x_{1}) = \sum_{i=1}^{n} a_{1i}$$

$$x_{2} \quad a_{21} \quad 0 \quad \cdots \quad a_{2i} \quad \cdots \quad a_{2k} \quad \cdots \quad a_{2n} \qquad \rho(x_{2}) = \sum_{i=2}^{n} a_{2i}$$

$$A = \begin{array}{c} \vdots \quad \vdots \quad \vdots \quad 0 \quad \vdots \quad \cdots \quad \vdots \quad \cdots \quad \vdots \quad \vdots \\ x_{i} \quad a_{i1} \quad a_{i2} \quad \cdots \quad 0 \quad \cdots \quad a_{ik} \quad \cdots \quad a_{in} \qquad \rho(x_{i}) \\ \vdots \quad \vdots \quad \vdots \quad \cdots \quad \vdots \quad 0 \quad \vdots \quad \cdots \quad \vdots \quad \vdots \\ x_{k} \quad a_{k1} \quad a_{i2} \quad \cdots \quad a_{ki} \quad \cdots \quad 0 \quad \cdots \quad a_{kn} \qquad \rho(x_{k}) = \min(\max)$$

$$\vdots \quad \vdots \quad \vdots \quad \cdots \quad \vdots \quad \cdots \quad \vdots \quad 0 \quad \vdots \quad \vdots \\ x_{n} \quad a_{n1} \quad a_{n2} \quad \cdots \quad a_{ni} \quad \cdots \quad a_{nk} \quad \cdots \quad 0 \quad \rho(x_{n})$$

В $\|A\|$ включити елементи з великою кількістю зв'язків (багато-вивідні KE), а KE з малою кількістю зв'язків можна не включати, а розмістити їх по результатам розташування багатовивідних елементів.

- визначити локальну степінь кожної вершини (елементу)
- вибираємо вершину (елемент) з max (min) локальною степінню. Нехай $\rho(x_k) = \min(\max)$
- x_k елемент розташовуємо в позицію $P_1[x_k \to P_1]$. Враховуючи те, що x_k елемент має максимальну кількість зв'язків з іншими елементами, то є сенс розмістити його в центрі ДП

- аналізуємо x_k рядок та вибираємо в ньому елемент $a_{ki} = \max$. КЕ x_i , що відповідає x_i стовпчику розташовуємо в сусідню вільну позицію $P_2[x_i \to P_2]$
- переходимо до x_i рядка та вибираємо в ньому максимальний елемент a_{in} . x_n KE розташовуємо в $P_3[x_n \to P_3]$

Процес послідовного перебору рядків продовжується до тих пір, поки всі рядки матриці |A| будуть переглянуті (вірніше переглянуті (n-k) рядків - тобто завжди залишається останній рядок) та всі КЕ будуть розташовані по ПМ плати. *Розташування можна виконувати і по стовпчикам*.

Можуть зустрічатися такі варіанти.

Якщо в переглядаючи матрицю ||A|| в якомусь рядку ε декілька елементів з ривними максимальними значеннями, то можна вибрати будь-який.

Після вибору елементу з |A| замість нього записується 0 або запам'ятовується звертання. Тому на кроці t може зустрітися рядок зі всіма нульовими елементами - (частина нулів була, а чистину вибрали). В такому випадку необхідно вернутися до попереднього кроку та вибрати інший елемент з меншим але максимальним значенням.

Таким чином розміщення по матриці зв'язку зводиться до послідовного вибору певних елементів a_{ij} в ||A||, що відповідають певним стовпчикам, і КЕ закріплюються за ПМ. Вибране ПМ в загальному випадку може буди неоднозначне.

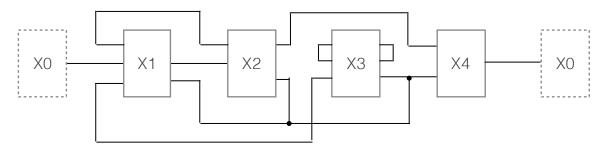
Звертаю вашу увагу, в послідовному алгоритмі визначаються:

- КЕ по |A| більш менш обґрунтовано, тобто по зв'язності, тобто по числу зв'язків КЕ з іншими КЕ. Вибираємо максимальну кількість зв'язків
- а ось вибір ПМ є дещо умовним, тому що розміщуваний КЕ має має чотири сусідні ПМ. В яке розміщувати? Щоб визначити в якому ПМ розташовувати вибраний КЕ необхідно визначити довжину L між розміщеним КЕ та вільним ПМ. $L = \min$ та визначити ПМ

Тобто в загальному випадку KE ми вибираємо обґрунтовано, по числу зв'язків, а ось ПМ вибираємо дещо умовно з ПМ вже розташованого KE, а їх може бути декілька. Тоді потрібно визначити для кожного ПМ довжину L ти вибрати $L=\min$.

Розташування по матриці зв'язку.

Дана схема.



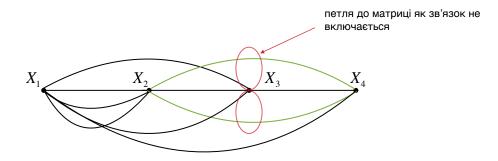
Проаналізуємо:

1. Будемо роз'єм як КЕ включати до ||A||. Я не включаю роз'єм до ||A||, а розташовую на краю ДП. Коли розташую всі елементи, тоді врахую їх зв'язки з роз'ємом.

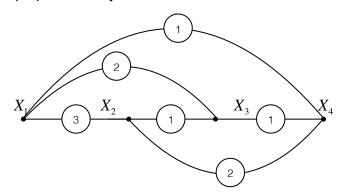
Більш правильніше буде, якщо роз'єм включити до ||A||, але розмістити його прешим, і КЕ будемо розміщати з урахуванням зв'язків з роз'ємом.

2. Не враховувати зв'язки живлення, тому що кожен КЕ (IC) має як правило два зв'язки щодо живлення.

Граф схеми буде мати вигляд.



Намалюємо граф по іншому



$$x_1$$
 x_2 x_3 x_4 $\rho(x)$

Матриця сформована, як по ній розташовувати - знаємо ;)