Trabalho Prático Laboratorial

Identificação de condutor

Laboratórios Integrados 2

Mestrado em Engenharia Electrónica e de Computadores

Gestão do projeto

Cláudia Ferreira

Isaías Barbosa

José Maciel

Ricardo Pinto

Planificação

Escolhas Estratégicas

1. Sistema Operativo – Windows 10
2. Ferramenta de gestão de projeto – Trello
3. Controlo de versões – Git (GitHub)
4. Hardware
   1. realização de um protótipo em *breadboard*
   2. software de desenho de PCB – EAGLE 7.6.0
      1. ATMEGA 328 (AVR) – linguagem C
   3. utilização de módulo conversor USB/RS232 FT232R
   4. Componentes through-hole
   5. Fabrico da placa (pedir ao prof. Moreira), enviar os ficheiros GERBER (sem erros)
5. Software
   1. Linguagem de programação – Python 2.7
   2. IDE – QtCreator (free na versão LGPL)
   3. Biblioteca de visão por computador – OpenCV 2.4 (Bindings oficiais para Python)
   4. Biblioteca de camada de interface – QT versão 4.0