## Introdução à Arquitetura de Computadores

# **DS011**

Números Binários Negativos

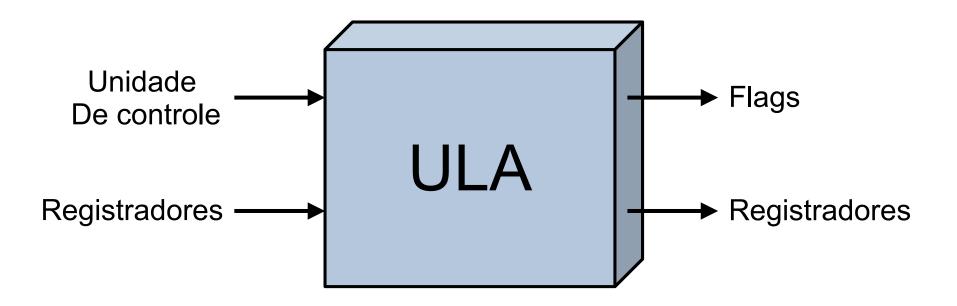
Prof. Clausius Duque Reis clausius.reis@ufpr.br

## Unidade de lógica e Aritmética (ULA)

- Faz os cálculos
- Tudo no computador existe para atender essa unidade
- Trata de números inteiros
- Pode tratar de números de ponto flutuante (Números reais), que iremos ver nos próximos conteúdos

## Unidade de lógica e Aritmética (ULA)

Entradas e saídas da ULA (Ou ALU em inglês)



# Representação De inteiros

## Representação de Inteiros

#### Computadores só tem 0 e 1 para representar tudo

- Números são armazenados em binário
  - Ex:  $41_{10} = 00101001_2$
- Sem sinal de positivo ou negativo
- Sem ponto

#### Representação de números inteiros será por:

- Sinal-magnitude
- Complemento a dois

## **Sinal Magnitude**

- Bit mais à esquerda é o bit de sinal
  - 0 significa positivo
  - 1 significa negativo
- Ex:  $+18_{10} = 00010010_2$  $-18_{10} = 10010010_2$
- Problemas com essa abordagem
  - Precisamos considerar sinal e magnitude na aritmética
  - Temos duas representações de zero (+0 e -0)

 Números possuem intervalos diferentes entre positivos e negativos, sendo que os positivos possuem 1 a menos.

Uma única representação do zero (0)

- Negação:
  - Acompanhe o complemento boleano de cada bit do número positivo correspondente, depois some 1 ao padrão de bits resultante visto como um inteiro sem sinal
- Expansão de bits é feita adicionando bits à esquerda com o valor do bit de sinal original

- Overflow:
  - Se dois números com o mesmo sinal (positivo ou negativo) são somados, então o estouro ocorre se e somante se o resultado tem sinal oposto
- Regra da subtração:
  - Para subtrair B de A, pegue o complemento a 2 de B e some-o a A

$$\bullet$$
 +3 = 00000011

$$\bullet$$
 +2 = 00000010

$$\bullet$$
 +1 = 00000001

$$\bullet$$
 +0 = 00000000

$$\bullet$$
 -1 = 11111111

$$\bullet$$
 -2 = 11111110

$$\bullet$$
 -3 = 11111101

$$\bullet$$
 +3 = 00000011

$$\bullet$$
 +2 = 00000010

$$\bullet$$
 +1 = 00000001

$$\bullet$$
 +0 = 00000000

$$\bullet$$
 -1 = 11111111

$$\bullet$$
 -2 = 11111110

$$\bullet$$
 -3 = 11111101

$$\bullet$$
 +3 = 00000011

$$\bullet$$
 +2 = 00000010

$$\bullet$$
 +1 = 00000001

$$\bullet$$
 +0 = 00000000

$$\bullet$$
 -1 = 11111111

$$\bullet$$
 -2 = 11111110

$$\bullet$$
 -3 = 11111101

$$\bullet$$
 +3 = 00000011

$$\bullet$$
 +2 = 00000010

$$\bullet$$
 +1 = 00000001

$$\bullet$$
 +0 = 00000000

$$\bullet$$
 -1 = 11111111

$$\bullet$$
 -2 = 11111110

$$-3 = 111111101$$

- Benefícios do complemento a dois
  - Uma (única) representação de zero
  - Atirmética funciona com facilidade
    - Veremos mais adiante
  - Negação é muito fácil
    - +3 = 00000011
    - Complemento boleano gera 11111100
    - Some 1 ao LSB 11111101
    - -3 = 11111101

- Negação especial Caso 1
  - 0 = 00000000
  - Complemento boleano gera 11111111
  - Some 1 ao LSB +0000001
  - Resultado 10000000
  - Estouro é ignorado, portanto:
    - $0 = 0 \rightarrow Correto!$

- Negação especial Caso 2
  - 128 = 10000000
  - Complemento boleano gera 01111111
  - Some 1 ao LSB +0000001
  - Resultado 100000000
  - Portanto
    - $-(-128) = -128 \rightarrow Errado!$
    - Monitore o MSB (bit de sinal)
      - Ele deve mudar durante a negação, se não mudou está errado

Complemento a 2 com 8 bits:

```
- +127 = 01111111 = 2^{7}-1
- -128 = 10000000 = -2^{7}
```

Complemento a 2 com 16 bits:

```
- +32767 = 01111111 11111111 = 2^{15}-1
```

 $-32768 = 10000000 00000000 = 2^{15}-1$ 

Complemento a 2 com 8 bits:

```
- +127 = 01111111 = 2^{7}-1
- -128 = 10000000 = -2^{7}
```

Complemento a 2 com 16 bits:

```
- +32767 = 01111111 11111111 = 2^{15}-1
- 32768 = 10000000 00000000 = 2^{15}-1
```

Conversão entre tamanhos:

Complemento a 2 com 8 bits:

```
- +127 = 01111111 = 2^{7}-1
- -128 = 10000000 = -2^{7}
```

Complemento a 2 com 16 bits:

```
- +32767 = 01111111 11111111 = 2^{15}-1
- 32768 = 10000000 00000000 = 2^{15}-1
```

Conversão entre tamanhos:

Complemento a 2 com 8 bits:

```
- +127 = 01111111 = 2^{7}-1
- -128 = 10000000 = -2^{7}
```

Complemento a 2 com 16 bits:

```
- +32767 = 01111111 11111111 = 2^{15}-1
- 32768 = 10000000 00000000 = 2^{15}-1
```

Conversão entre tamanhos:

## Adição e Subtração

- Adição binária normal
- Monitore o estouro do bit de sinal
- Pegue o complemento a dois do subtraendo e some ao minuendo.

$$A-B = A+(-B)$$

 Assim, só precisamos implementar no hardware do computador os circuitos de adição e complemento a dois

(a) 
$$(-7)+(+5)=-2$$

(b) 
$$(-4)+(+4)=0$$

1001 1100 
$$+0101$$
  $+0100$   $1100$   $1110$   $10000$  (overflow) (a)  $(-7)+(+5)=-2$  (b)  $(-4)+(+4)=0$ 

$$(c) (+3)+(+4)=+7$$

1001	1100	
+0101	+0100	
1110	<b>1</b> 0000	(overflow)
(a) (-7)+(+5)=-2	(b) $(-4)+(+4)=0$	
0011	1100	
+0100 0111	+1111	
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5	

1001	1100	
+0101	+0100	
1110	10000	(overflow)
(a) (-7)+(+5)=-2	(b) $(-4)+(+4)=0$	
0011	1100	
+0100	+1111	
0111	<u>11011</u>	(overflow)
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5	

1001	1100	
<u>+0101</u>	+0100	
1110	<b>1</b> 0000	(overflow)
(a) (-7)+(+5)=-2	(b) (-4)+(+4)=0	
0011	1100	
+0100	+1111	
0111		(overflow)
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5	
0101		
+0100		
(e) (+5)+(+4)=+9		

1001	1100	
+0101	+0100	
1110	10000	(overflow)
(a) (-7)+(+5)=-2	(b) (-4)+(+4)=0	
0011	1100	
+0100	+1111	
0111	<u>11011</u>	(overflow)
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5	
0101		
+0100		
(overflow) 1001		
(e) (+5)+(+4)=+9		

1001	1100
+0101	+0100
1110	10000 (overflow)
(a) (-7)+(+5)=-2	(b) (-4)+(+4)=0
0011	1100
+0100	+1111
0111	11011 (overflow)
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5
0101	1001
+0100	+1010
(overflow) 1001	
(e) (+5)+(+4)=+9	(f) (-7)+(-6)=-13

1001	1100	
+0101	+0100	
1110	10000	(overflow)
(a) (-7)+(+5)=-2	(b) $(-4)+(+4)=0$	
0011	1100	
+0100	+1111	
0111	11011	(overflow)
(c) (+3)+(+4)=+7	(d) (-4)+(-1)=-5	
0101	1001	
+0100	+1010	
(overflow) 1001	10011	(overflow)
(e) (+5)+(+4)=+9	(f) (-7)+(-6)=-13	<b>,</b>

$$M = 2 = 0010$$
  
 $S = 7 = 0111$   
 $-S = -7 = 1001$   
 $(+2) + (-7) = -5$ 

(a) 
$$0010$$

$$+1001$$

$$1011$$

$$M = 2 = 0010$$

$$S = 7 = 0111$$

$$-S = -7 = 1001$$

$$(+2) + (-7)=-5$$

$$M = 2 = 0010$$

$$S = 7 = 0111$$

$$-S = -7 = 1001$$

$$(+2) + (-7) = -5$$

$$M = -5 = 1011$$

$$S = 2 = 0010$$

$$-S = -2 = 1110$$

$$(-5) + (-2) = -7$$

(a) 
$$0010$$
 (b)  $1011$   $+1001$   $1011$  (overflow)  $11001$   $M = 2 = 0010$   $M = -5 = 1011$   $S = 7 = 0111$   $S = 2 = 0010$   $-S = -7 = 1001$   $-S = -2 = 1110$   $(+2) + (-7) = -5$   $(-5) + (-2) = -7$ 

(a) 
$$0010$$
 $+1001$ 
 $1011$ 

M = 2 =  $0010$ 

S = 7 =  $0111$ 
 $-S = -7 = 1001$ 
 $(+2) + (-7)=-5$ 

(c) 
$$0111$$
 $+0111$ 

M = 7 =  $0111$ 

S = -7 =  $1001$ 

-S = 7 =  $0111$ 
 $(+7) + (+7) = +14$ 

(a) 
$$0010$$
 $+1001$ 
 $1011$ 

M = 2 =  $0010$ 

S = 7 =  $0111$ 
 $-S = -7 = 1001$ 
 $(+2) + (-7) = -5$ 

(a) 
$$0010$$

$$+1001$$

$$1011$$

$$M = 2 = 0010$$

$$S = 7 = 0111$$

$$-S = -7 = 1001$$

$$(+2) + (-7) = -5$$

(-5) + (-2) = -7

$$+1110$$

$$M = 5 = 0101$$

$$S = 2 = 0010$$

$$-S = -2 = 1110$$

(d)

$$M = 5 = 0101$$

$$S = 2 = 0010$$

$$-S = -2 = 1110$$

$$(+5) + (-2) = +3$$

0101

(a) 
$$0010$$

$$+1001$$

$$1011$$

$$M = 2 = 0010$$

$$S = 7 = 0111$$

$$-S = -7 = 1001$$

(+2) + (-7) = -5

(-5) + (-2) = -7

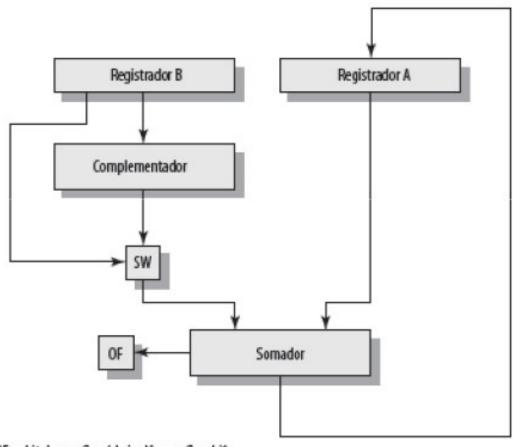
(+5) + (-2)=+3

(+5) + (+2) = +7

(a) 
$$0010$$
 (b)  $1011$  (c)  $0111$   $\frac{+1001}{1011}$  (overflow)  $11001$   $1110$   $1$ 

### Adição e Subtração

# Hardware para adição e subtração

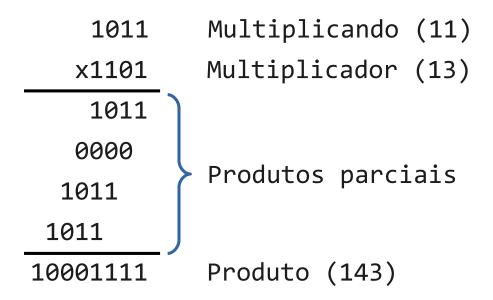


OF = bit de overflow (do inglês overflow bit)

SW = seletor - multiplexador (seleciona adição ou subtração)

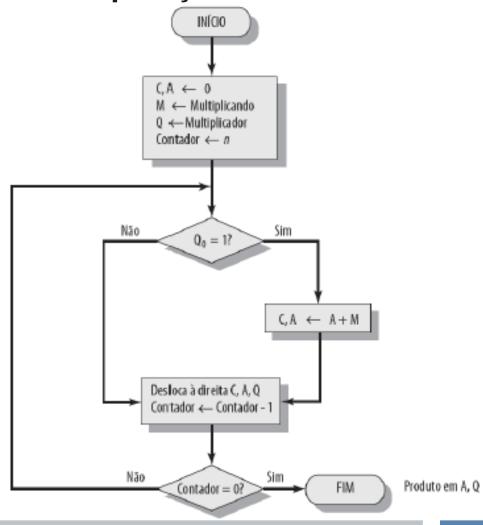
- Complexa
- Calcule produto parcial para cada dígito
- Cuidado com o valor da casa (coluna)
- Some produtos parciais

#### Multiplicação



Nota: precisa de resultado com tamanho duplo

Fluxograma para Multiplicação



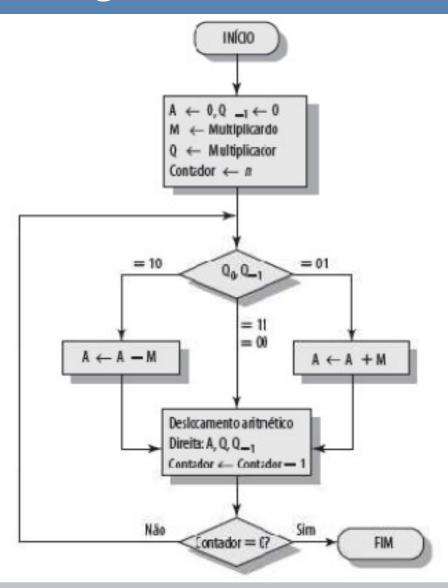
#### Multiplicação de 1101 por 1011

С	A	Q	M	
0	0000	1101	1011	Valores iniciais
0	1011	1101	1011	Adicão) Primeiro
0	0101	1110	1011	Adição} Primeiro Desl. ∫ ciclo
0	0010	1111	1011	Desl. } Segundo ciclo
0	1101	1111	1011	Adição Terceiro
0	0110	1111	1011	Desl. ) ciclo
1 0	0001 1000	1111 1111	1011 1011	Adição Quarto Desl. Sciclo

#### Multiplicando números negativos

- Isso não funciona...
- Solução 1:
  - Converta para positivo, se for preciso.
  - Multiplique como antes.
  - Se sinais diferentes, negue a resposta.
- Solução 2:
  - Algoritmo de Booth.

### Multiplicação – Algoritmo de Booth



### Multiplicação - Algoritmo de Booth

Exemplo do algoritmo de Booth (7x3)

A	Q	Q_1	М	
0000	0011	0	0111	Valores iniciais
1001 1100	0011 1001	0		$A \leftarrow A - M $ Primeiro Deslocamento  ciclo
1110	0100	1	0111	Deslocamento Segundo ciclo
0101 0010	0100 1010			A ← A + M \Terceiro Deslocamento∫ ciclo
0001	0101	0	0111	Deslocamento Quarto

Nota: É usado deslocamento aritmético para preservar o sinal

### Multiplicação - Algoritmo de Booth

Exemplo do algoritmo de Booth (7x3)

A 0000	Q 0011	Q <sub>-1</sub>	M 0111	Valores iniciais
1001 1100	0011 1001	0 1	0111 0111	$A \leftarrow A - M$ Primeiro Deslocamento ciclo
1110	0100	1	0111	Deslocamento   Segundo   ciclo
0101 0010	0100 1010			A ← A + M \Terceiro Deslocamento \ ciclo
0001	0101	0	0111	Deslocamento } Quarto ciclo

Nota: É usado deslocamento aritmético para preservar o sinal

### Multiplicação - Algoritmo de Booth

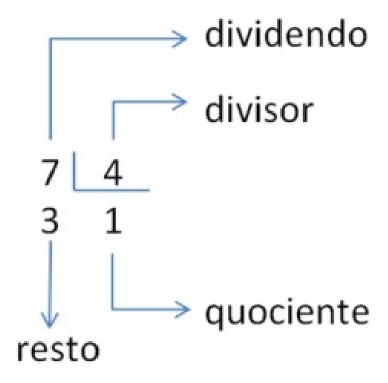
Exemplo do algoritmo de Booth (7x3)

A 0000	Q 0011	Q <sub>-1</sub>	M 0111	Valores iniciais
1001 1100	0011 1001	0	0111 0111	$A \leftarrow A - M$ Primeiro Deslocamento ciclo
1110	0100	1	0111	Deslocamento Segundo ciclo
0101 0010	0100 1010			A ← A + M \Terceiro Deslocamento \ ciclo
0001	0101	0	0111	Deslocamento Quarto

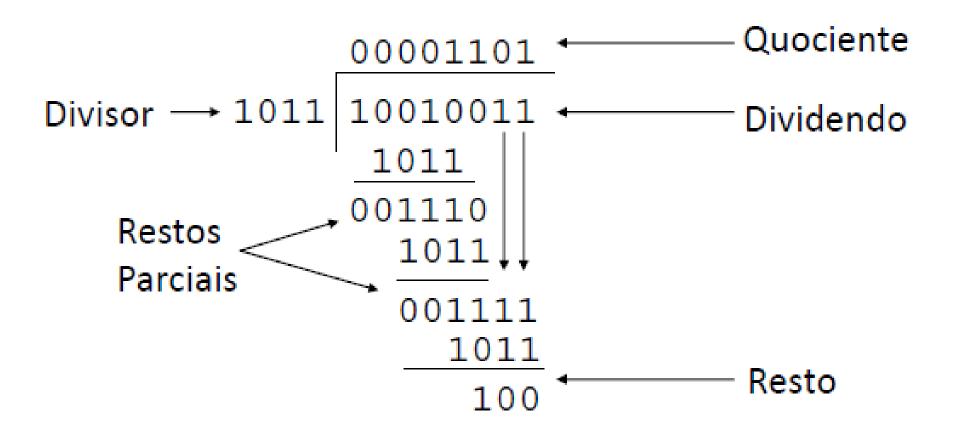
Nota: É usado deslocamento aritmético para preservar o sinal

- Mais complexa que a multiplicação
- Números negativos são crueis!!!
- Baseada na divisão longa

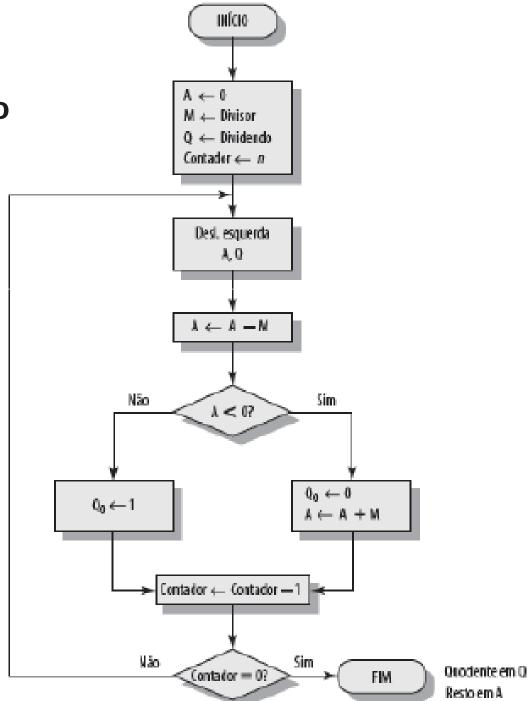
Nomenclatura da divisão



Divisão de inteiros binários sem sinal



 Fluxograma para divisão binária sem sinal



DS011 - Introdução à Arquitetur

Example: Divide 15 (1111) by 4 (0100)

A	Q	M	M +1	Count	Remarks
00000	1111	00100	11100	4	Initialization
00001	1110	-	-	-	Shift Left A, Q
11101	1110	-	-	-	Sub $(A \leftarrow A - M)$
00001	1110	-	-	3	$Q_0 \leftarrow 0$ , Add $(A \leftarrow A + M)$
00011	110□	-	-	-	Shift Left A, Q
11111	110□	-	-	-	Sub $(A \leftarrow A - M)$
00011	1100	-	-	2	$Q_0 \leftarrow 0$ , Add $(A \leftarrow A + M)$
00111	100□	-	-	-	Shift Left A, Q
00011	100□	-	-	-	Sub $(A \leftarrow A - M)$
00011	100	-	-	1	Set $Q_0 \leftarrow 1$
00111	001□	-	-	-	Shift Left A, Q
00011	001□	-	-	-	Sub $(A \leftarrow A - M)$
00011	001	-	-	0	Set $Q_0 \leftarrow 1$

Quotient in Q = 0011 = 3

Remainder in A = 00011 = 3