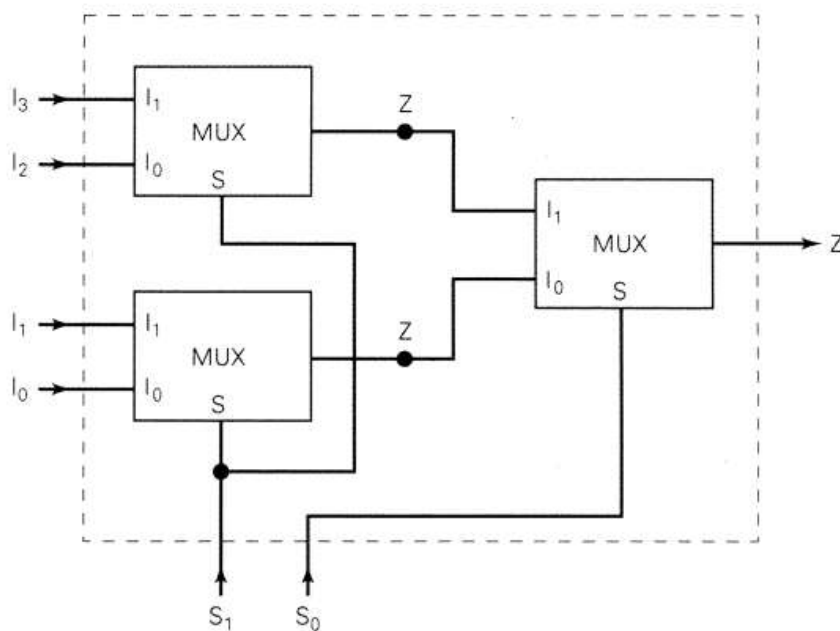
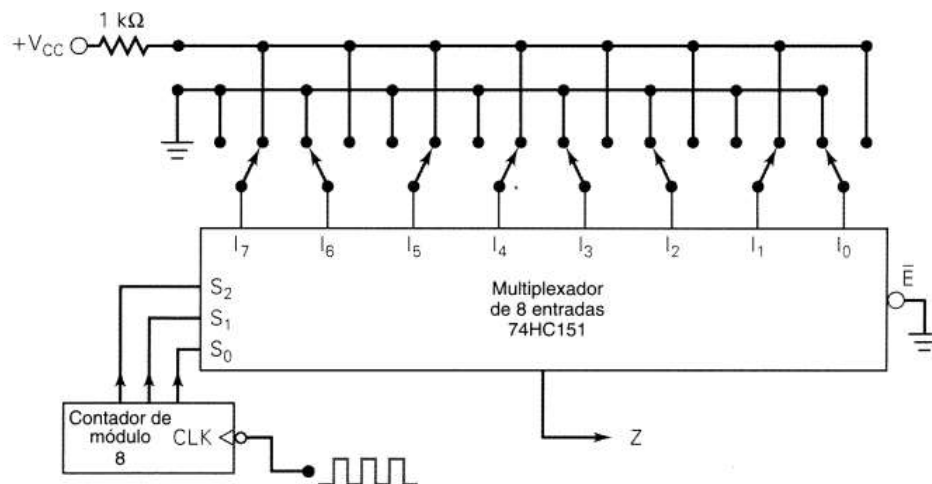


1. O circuito abaixo utiliza três multiplexadores de duas entradas. Determine a função realizada por esse circuito.



2. Utilizar a ideia da questão anterior para interligar diversos multiplexadores 8 para 1, 74151, para formar um multiplexador 24 para 1.
3. A figura abaixo mostra como um multiplexador pode ser utilizado para gerar formas de onda lógicas com qualquer padrão desejado. O padrão é programado usando 8 chaves, e a forma de onda é produzida repetidamente acionando-se o contador de módulo 8. Desenhe as formas de onda de Z para a posição das chaves na figura.



4. Substitua o contador de módulo 8 por um contador de módulo 10 e conecte o bit mais significativo na entrada de enable do MUX. Desenhe a forma de onda de Z.
5. Mostre como um 74151 pode ser usado para gerar a função lógica  $Z = AB + BC + AC$ .
6. Construa a tabela verdade para o circuito apresentado na figura abaixo. Apresente a expressão minimizada da função.

