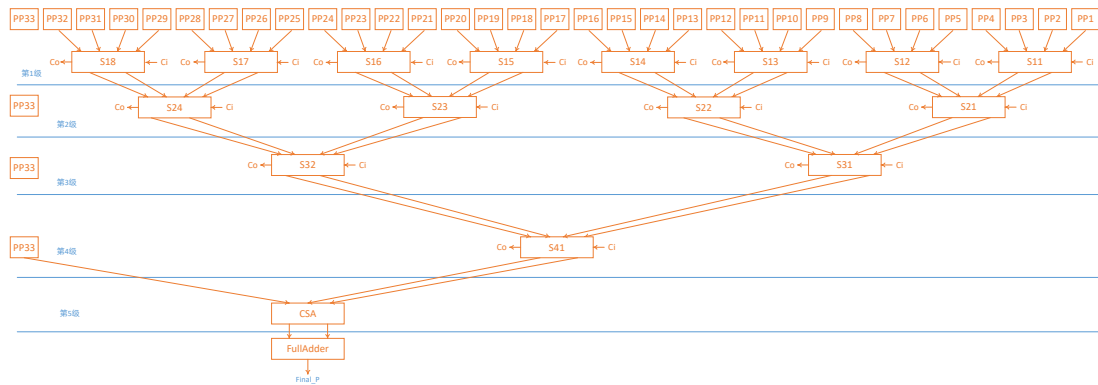


1. 拓扑结构如下：



提交代码

```

1  src/
2  ----mult64x64_top.v           // 工程顶层模块
3  ----booth_r4_64x64.v         // 基4Booth编码
4  ----wtree_4to2_64x64.v       // 基于4-2压缩器的华莱士树
5  ----counter_5to3.v           // 4-2压缩器
6  ----full_adder.v              // 全加器（CSA进位保留加法器）
7  ----half_adder.v             // 半加器
8  tb/
9  ----testbench.v               // 测试模块
10 ----mult64x64_check_s.v       // testbench中有符号数参考模块
11 ----mult64x64_check_us.v     // testbench中无符号数参考模块

```