

# SoC/MPSoC

## Lógica Programable (PL)

### Partición Estática (SP)

Diseño estático  
manejado por la PL

Diseño estático  
manejado por la PS

### Partición Dinámica (DP)

AXI BUS

Manejador  
de pruebas  
(TH)

Adquisición de  
Datos (DA)

Generación de  
Datos (DG)

Filtros  
Configurable  
(CF)

## Sistema de procesamiento (PS)

Arm Cortex-A53

Arm Cortex-A53

ARM Cortex A9/Arm Cortex-A53

ARM Cortex A9/Arm Cortex-A53

### Sistema Operativo (OS)

AXI  
Driver

Manejador de  
Pruebas (TC)

Ejecutor de  
Pruebas (TE)

Manejador  
partición  
estática (SPH)

Manejador  
partición  
dinámica (DPH)

Manejador de  
Archivos (AH)

Generador de  
Reportes (RG)

Interprete de  
Comandos (CH)

SD  
Driver

RAM  
Driver

UI  
Driver

## Hardware Externo (EH)

Memoria  
RAM

Interfaz de  
Usuario (UI)

### Memoria SD

Binarios dinámicos  
(Bancos de Filtros)

Reportes de Prueba

Configuraciones de  
Prueba

Configuración de Filtros  
(Pesos)

Datos Adquiridos en  
última prueba

Binario estático