PCIE 子系统模式				启动模式							端点
GPI015 GPI014	GPI013 GPI012 GPI011	GPI010	GPI009 GPI008	GPI007	GPI006	GPI005	GPI004	GPI003	GPI002	GPI001	GPI000
00 End Point	12 11 10	9	8 7	6	5	4	3	2	1	0	0 大端
01 Legacy End Po			フ ## - ルェュ m	设备配置		→ L# N			启动设备		小端
10 Root Comp1		₩	子模式配置			子模式					
保留	模式 輸入时钟 1000MHz 设备 1250MHz 设 MHz 分频 倍频 频率 分频 倍频	<u> </u>	None		000 No Boot						
		50. 06 00 0	115200 00 0	无							
		250 01 1	38400 01 1	奇校验	001	1	UART O				
		250 10 2	19200 10 2	偶校验						EMIF16	
		250 11 3	9600 11 3	无			let des	000	0	UART	
		250 Extended Wait	位宽	 十选	2-3 保留					No Boot	
	110 312.50 4 31 1000 0 7 1 111 122.88 28 471 999.989 28 589 12	49 98	00 0	CS2							
	111 122.00 20 111 000.000 20 000 12	9 禁用	0 8 01 1	CS3	100	4	EMIF16 Boot				
		1 体织	10 2	CS4							
		1 使能	$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	CS5							
			与 UART O 相同		101	5	UART 1				
						6-7	保留				-
		配置	速率 GBaud / s	参考时代	钟 MHz			001	1	Serial Rapid I/O	
		0 4	00 0 1.25	00 0	156 . 25		保留				
		1x	01 1 2.5	01 1	250		 小田				
		$\begin{array}{c c} & 2 & 2 \\ \hline & 1 & 2 \\ \hline & 2 \end{array}$	10 2 3. 125 11 3 5	10 2 11 3	312. 5						
		2x			保留						
		00 0	x8 输入时钟 156.25MHz 00 0	MAC - MAC	Ethernet-Ready Frame						
		01 1	x5 输入时钟 250MHz 01 1	主模式带有自动协商 MAC - MAC				010	2	Ethernet (SGMII)	
				从模式 MAC - PHY MAC - MAC	使用					` '	
		10 2	x4 输入时钟 312.5MHz 10 2	强制连接							
		11 3	11 3 保留 11 3 MAC - Fiber 起始块			は TOC EEDDOM 法板	全 粉				
			0 - 31			从 I2C EEPROM 读取 0 否		011	3	NAND	
			Block 0 - Block31			1 是	DIVID		Ŭ		
		参考时钟									
		0 100MHz					保留	100	4	PCIe	
	模式 I2C EEPROM 地址	1	1 ZOUMHZ								
	00 主 00 0 0x50	O SYSCLKIN /									
	01 1 0x51	5000	5000 从 I2C EEPROM 读取配置表索引 取值 0 - 31					101	5	I2C	
	从 11 = 5 位	快									
	1 11 - 5 位 表示地址 11 3 0x53	SYSCLKIN / 250	SYSCLKIN / 250								
	模式管脚模式	位宽				表索引					
	00 上升沿输出下降沿锁										
	<u></u>	10 h	0 16位								
	第一个上升沿之前延 0 4 Pin 01 1 迟半个时钟周期输出	10 <u> U 10 14</u>									
	上升沿锁存		LL 2/F.	片选				110	6	SPI	
	10 2 下降沿输出上升沿锁		片选			1					
	<u></u>		1 24 位								
	第一个下降沿之前延 1 5 Pin 11 3 迟半个时钟周期输出	1									
	下降沿锁存										
			速率 GBaud / s 参考时 ⁴								
			00 0 1.25 01 1 3.125	00 0	156. 25 250 保留			111	7	Hyman int	
			01 1 3. 125 10 2 6. 25	01 1 1 1 2	312. 5		不田	111	(HyperLink	
		11 3 保留 11 3 保留									
-											