
数字逻辑设计实验报告

JUMP OR DIE 的实现细节

WRITTEN BY

魏耀东

这谁啊

Zhejiang University

2017

PUBLISHER

目录	1
----	---

目录

1 背景介绍	2
2 设计说明	2
2.1 设计 vga	2
2.2 设计数码管	2
2.3 设计 ps2 键盘	2
3 模块结构	2
3.1 图	2
3.2 各种模块	2
3.3 各种模块	2
4 程序流程	2
4.1 程序跑	2
5 调试过程分析	2
6 程序功能测试	2
7 程序代码分析	2
8 组内分工	2
8.1 贡献比例	2
9 参考资料	2

1 背景介绍

这里是背景介绍

2 设计说明

2.1 设计 vga

2.2 设计数码管

2.3 设计 ps2 键盘

3 模块结构

3.1 图

3.2 各种模块

3.3 各种模块

4 程序流程

4.1 程序跑

5 调试过程分析

6 程序功能测试

7 程序代码分析

8 组内分工

8.1 贡献比例

9 参考资料