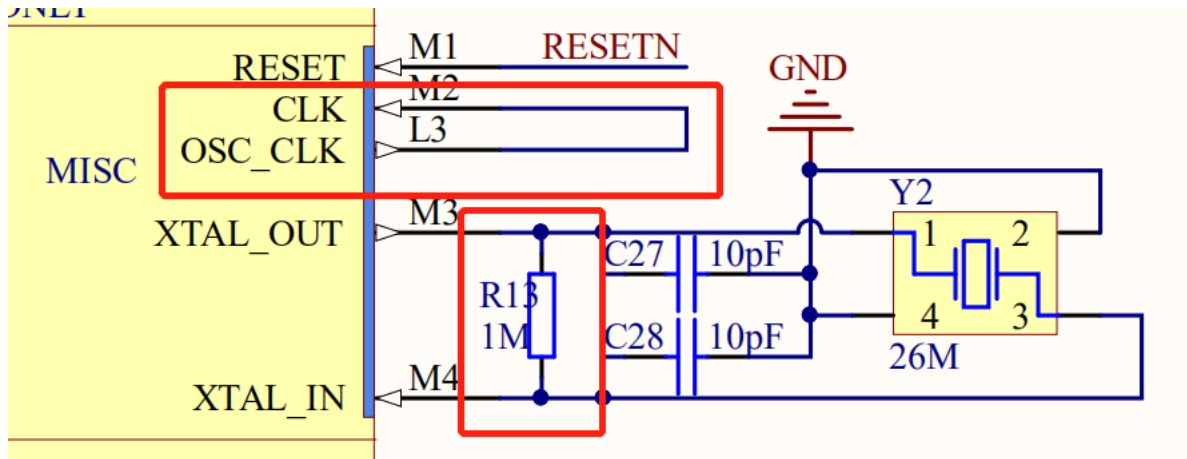


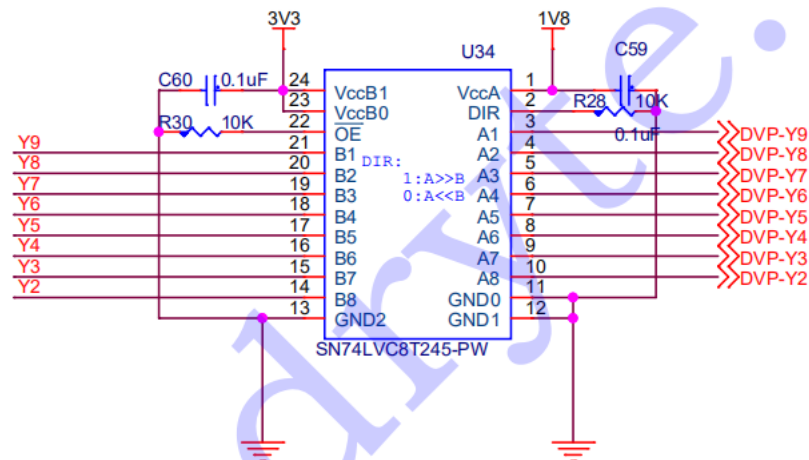
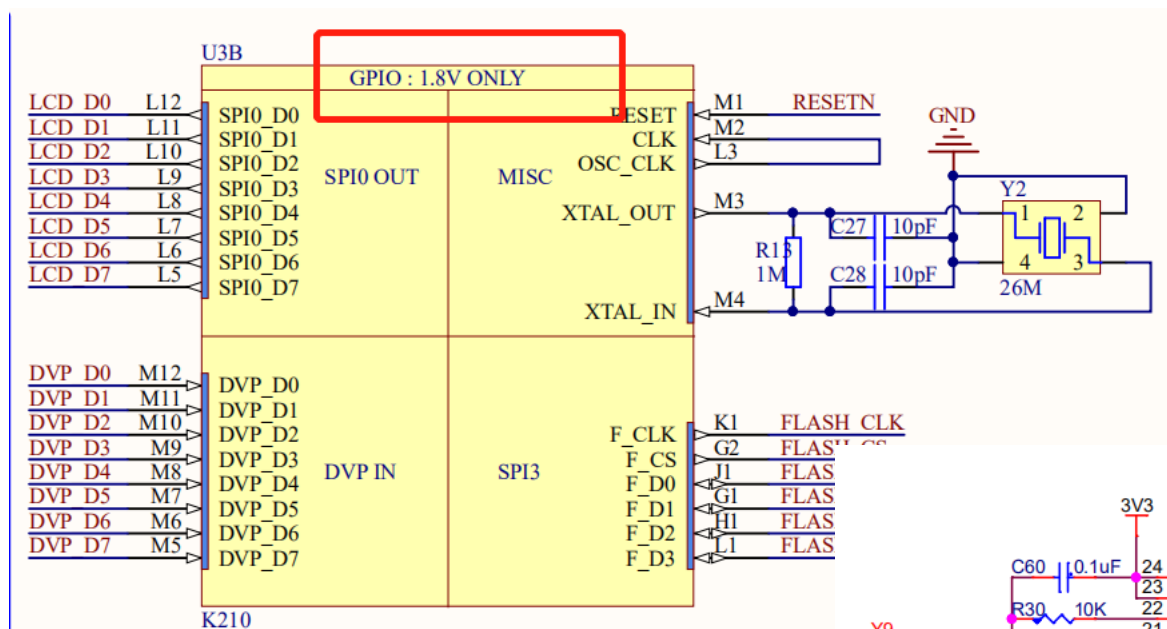
K210 Hardware Checklist

Update date:2021/2/3

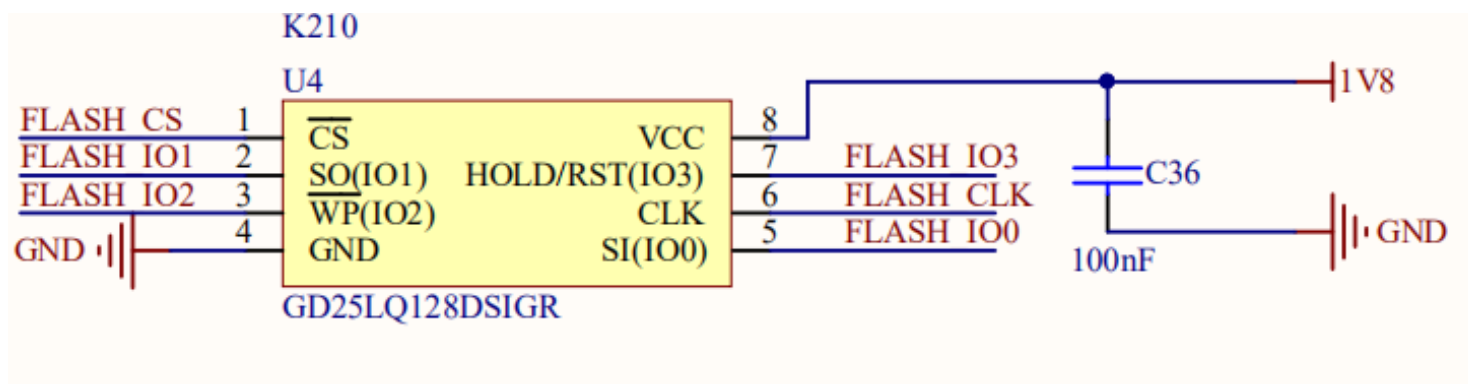
1. 1Mohm电阻必须要加，否则起振不稳定
2. M2 必须要短路 L3
3. 晶体必须是26MHz



3.此区域范围IO都是1.8V固定的，flash必须是1.8V的；一般LCD和sensor都选取1.8V的；如果不是1.8V，需要加电平转换，参考如右下;请注意此区域内数据线不能映射，因此需要严格保证线序

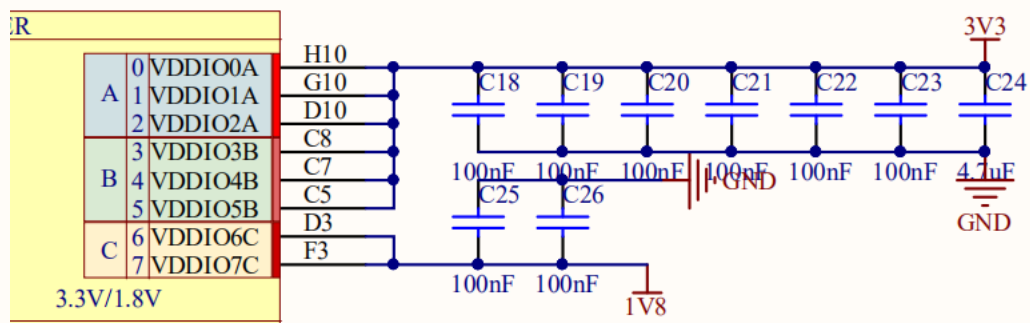
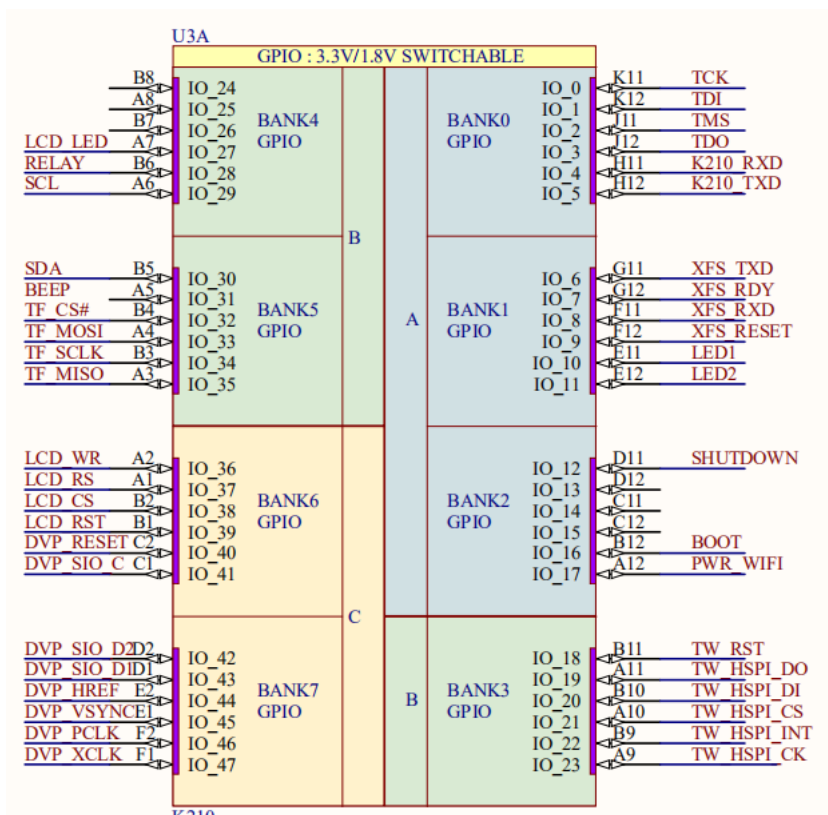


4.由于SPI速率较高，如在下面IO加RC，务必注意控制RC时间常数不能太大，否则引起信号质量问题，导致读写问题，必须是1.8V SPI FLASH



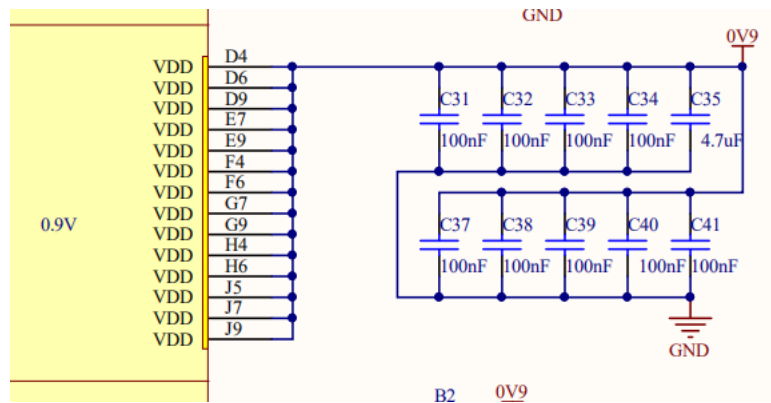
5. 48个IO分成了三组powerbank A/B/C，注意组内互联，组件独立的原则，例如A区的IO_0 ~ IO17电平必须是一致的；软件设置要和硬件对应

此区域48个IO在保证逻辑电平相同的情况下可以自由映射



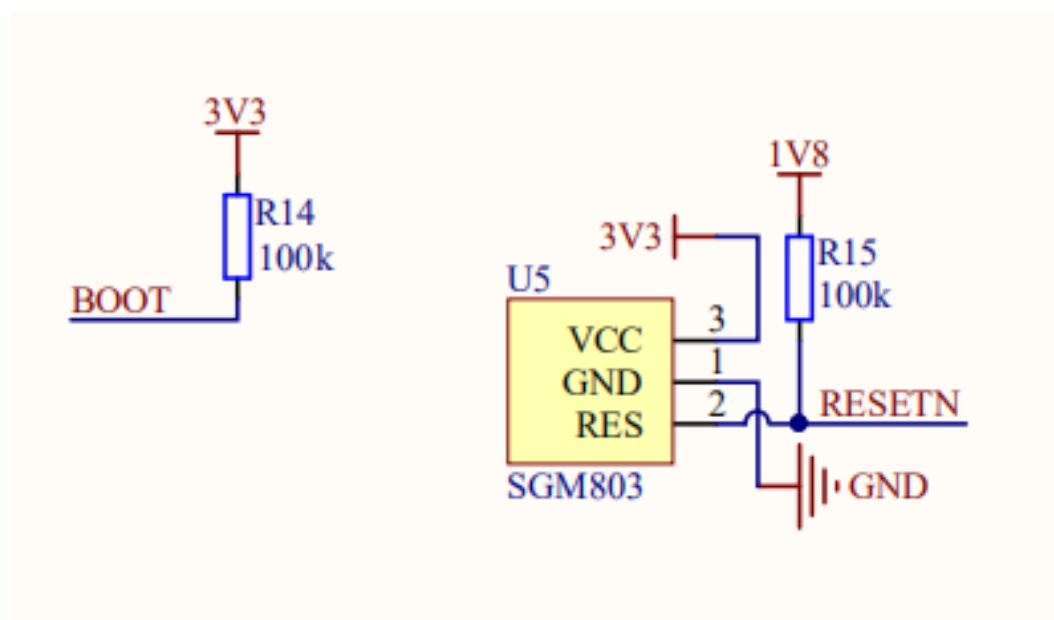
6. Vcore 0.9V 电流较大，峰值可以到2A，走线宽度尽量宽，退耦电容尽量保证数量和放置要求

7. 上电时序要求，可以参考开发板同时上电，或者先IO上电，再core上电

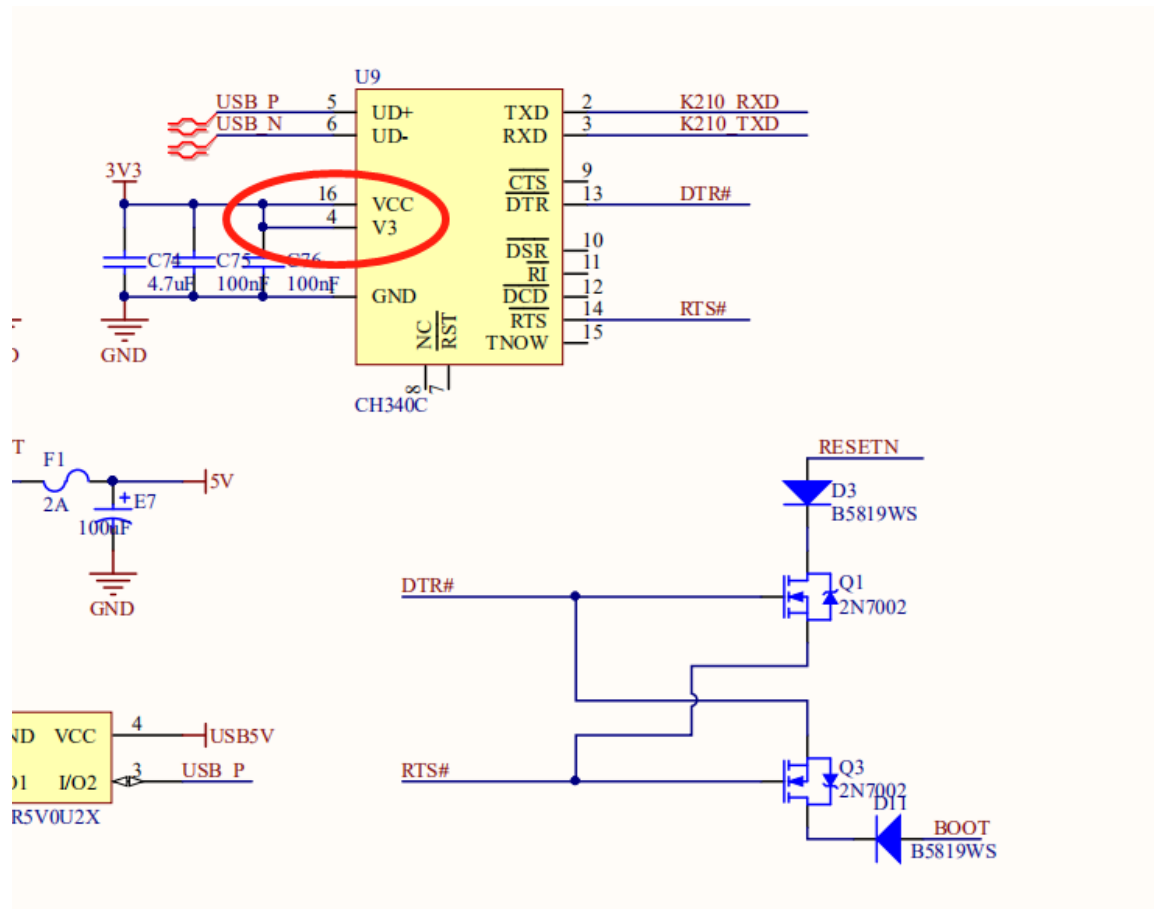


8.Boot要默认上拉到IO16的对应的高电平

9.建议增加复位监测IC，保证复位质量



10. usb2uart, 下面2pin短路, 让IO是3v3, 烧写控制信号RESETN/BOOT设计可以参考下图



11. IIC不要忘记加上拉电阻

12. 接口加ESD保护

13. 待补充。。。