	ago 25	sent 1	sent 8	sept 15	sept 22	sept 29	oct 6	oct 13	oct 20	oct 27	nov 3	nov 10	nov 17	nov 24	dic 1	dic 8	
		-	-		-								Semana 13				SIA
Introducción																	
Presentación, Contenido y Cronograma																	
Ejercicio Practico de introduccion																	
•																	
Diferencias entre chips: Core, CPU, MCU, SoC. Demo. De Arena a Silicio: Cómo se fabrican los chips.																	
·																	
Repaso de Sistemas Digitales																	
Información, abstracción digital, CMOS																	
Logica Combinacional y Secuencial																	
Máquinas de Estado Finitas																	
Arquitecturas Programables: ARM Cortex M																	
Esquemas Harvard y Princeton (Von Neumann)																	
Arquitectura del Conjuto de Instrucciones (ISA)																	
Bus del sistema (control, address, data)																	
Core registers																	
Load and Store																	
Branch and Conditional																	
Memoria de programa y de datos																	
Core Peripherals: Systick																	
STM32L4																	
MCU Peripherals: GPIOs Output/Input. (in C)																	
Programación estructurada																	
UART																	
NVIC																	
PWM RTC ADC																	
App + Lab + Mid term exam																	
Programación Estructurada																	
Librerías (Ring Buffer)																	
Documentación																	
Teclado																	
LCD																	
Optimización de memorias																	
Optimización de tiempo de ejecución																	
Optimizacion de energia																	
Introduccion a IoT (Demo: ESP01-Telnet)																	
Temp Sensor																	
Fan																	
Lab 2 + Final Project																	

								_
								_