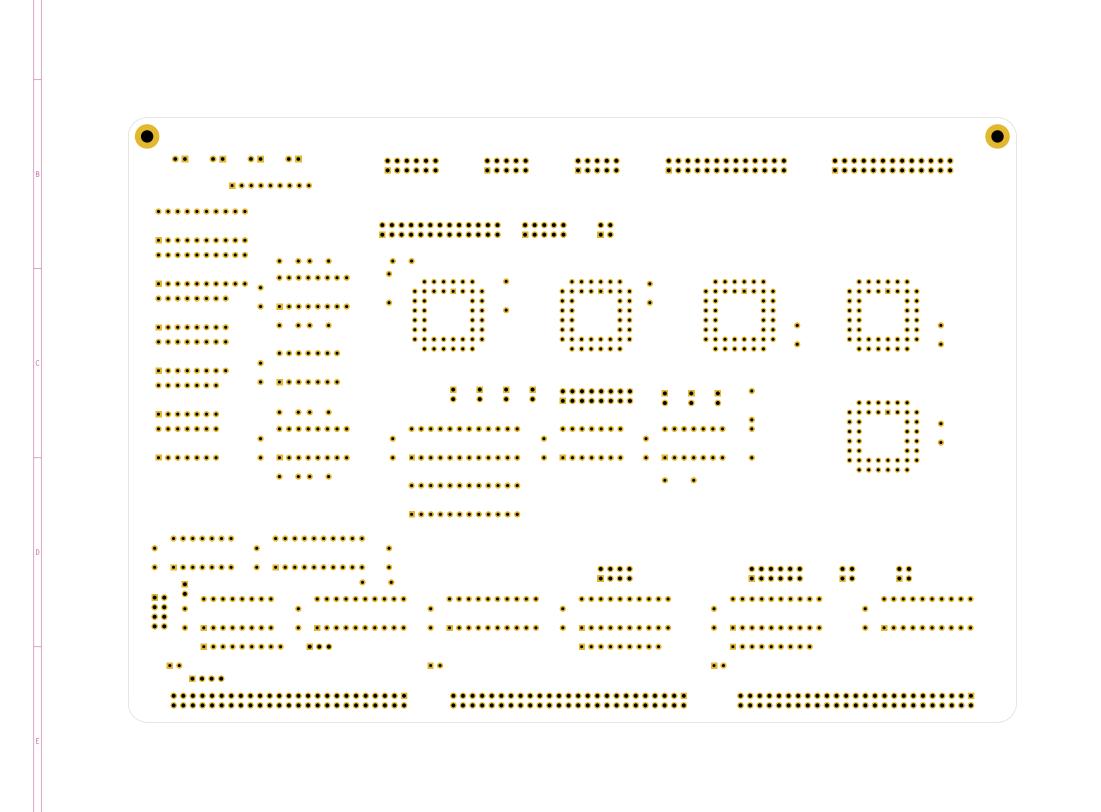
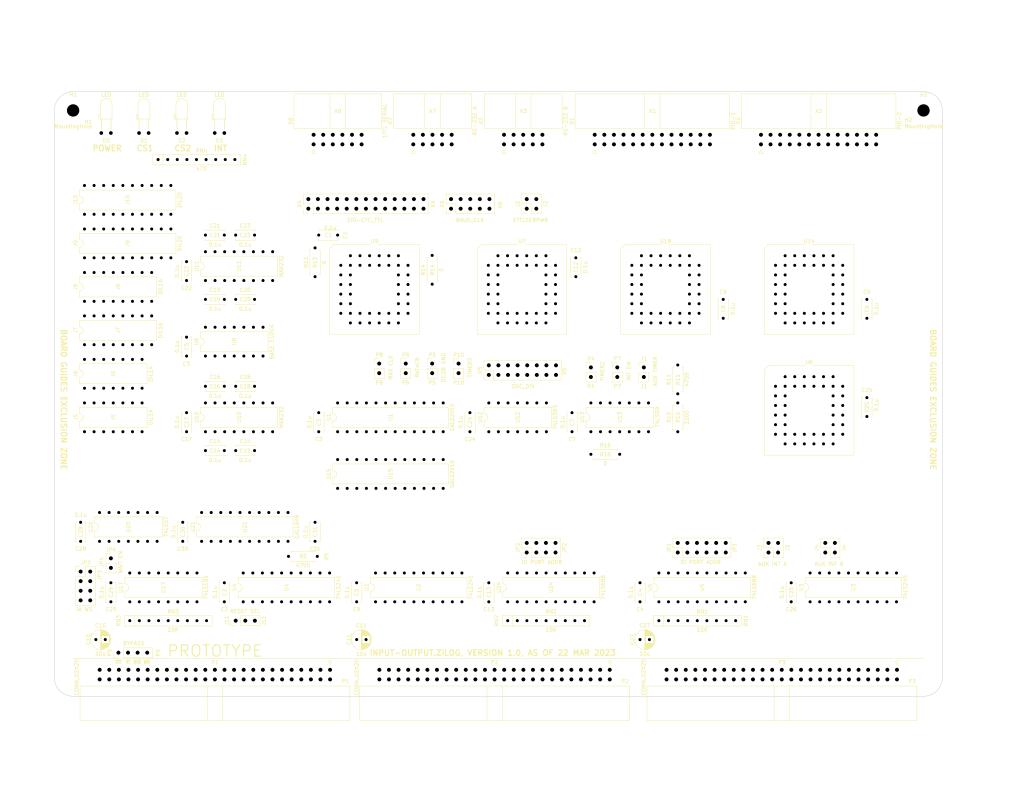


Sheet: File: input-outp	ut.Zilog.kicad_pcb	
Title:		
Size: B	Date:	Rev:
KiCad E.D.A. kid	ad (6.0.11)	ld: 1/1



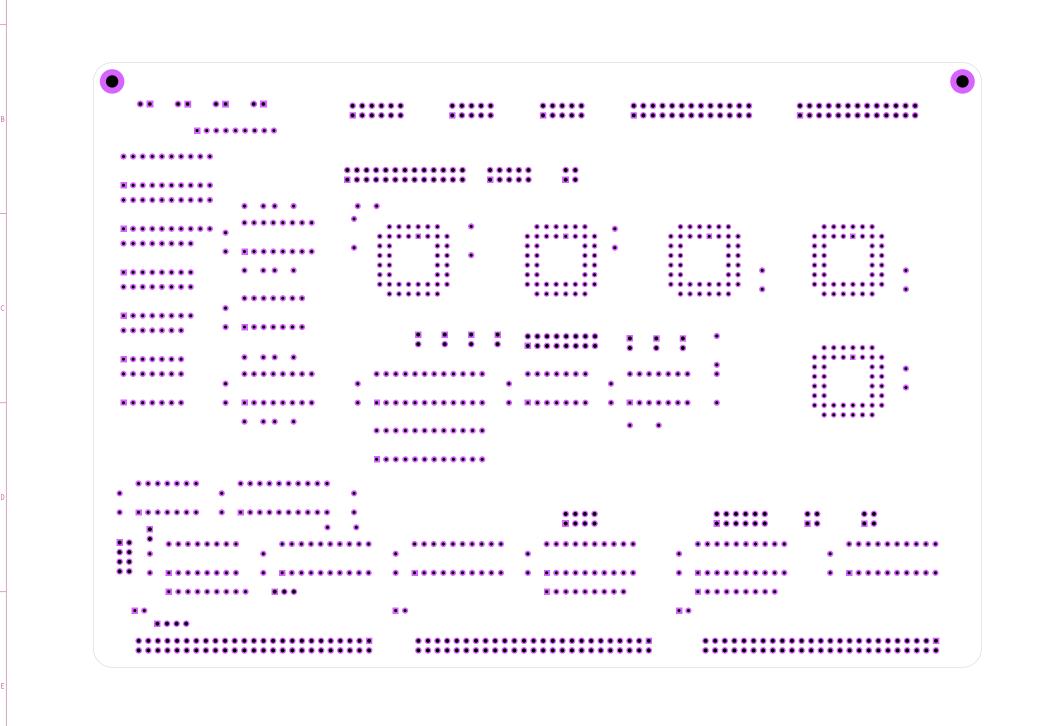
Sheet:		
	output.Zilog.kicad_pcb	
Title:		
Size: B	Date:	Rev:
KIC LEDA	11 1 (5 0 11)	11.4.4



Sheet: File: input-or	utput.Zilog.kicad_pcb		
Title:			
Size: B	Date:	Re	v:
KiCad E.D.A.	kicad (6.0.11)	ld:	1/1
		8	

•• ••	• •	• • • • •	• • • •	• • • •	• • • • • • • • • • •	• • • • • • • • • • •
• • • •	• • • •					
		• • • • • • • •				
• • • • • • • •		• • • • • • • •	• • • • • • •	• • • •		
• • • • • • • •		• •				
• • • • • • • • • • •	• • • • • • •	• • • • •	• • •	• • • • • • •	• • • • • •	• • • • •
•	• • • • • • •		• •	••	• • • •	• • • •
• • • • • •		• •	• •	• • • • •	•• •• •	•• ••
• • • • • •	• • • • • •	• • • • •		• • • • • •	•••••••••••••••••••••••••••••••••••••••	•••••••••••••••••••••••••••••••••••••••
• • • • • • • •						
• • • • • •	• • • • • •	•	• • •	• • • • • • •	• • •	• • • • •
• • • • • •	• • •				•	• • • • • • •
•	• • • • • • •	•	•	•	• • • • • •	• • • •
• • • • • • • •	• • • • • • •	• • • • • •	• • • • • •	• • • • • • •	• • • • • • •	• • • • • •
	• • •	• • • • •	• • • • •		• •	
		• • • • •	• • • • •			
• • • • • • •	• • • • • • • • •	•				
• • • • • • •	• • • • • • • • •	•		• • • •	• • • • •	• • • •
•	•	•				
• • •	•	•	• • • • • • •	•	•	• • • • • • • • • • • • • • • • • • • •
• • • • • • • • • • • • • • • • • • • •			• • • • • • • •		• • • • • • • • • • • • • • • • • • • •	
• • • • • •				• • • • • •	• • • • • • • •	•
• •		• •			• •	
• • • •						
• • • • • • • • • •				• • • • • • • • • •		

	Sheet:				
		rt Zilon kinnd ook			
		ıt.Zilog.kicad_pcb			
	Title:				
	Size: B	Date:		Rev:	
	KiCad E.D.A. kid	ad (6.0.11)		ld: 1/1	
T		7	0		



Г			
İ	Sheet:		
	File: input-outpu	ıt.Zilog.kicad_pcb	
	Title:		
Ī	Size: B	Date:	Rev:
	KiCad E.D.A. kic	ad (6.0.11)	ld: 1/1

••••• • • • • • • • • • • • • • • $\blacksquare \bullet \bullet \bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • • • • • • • ••••••• • • • • • • • • • • • \blacksquare • • • • • • • • $\bullet \bullet \bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • • • • • • • • • • \bullet \bullet \bullet \bullet \bullet $\bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • \blacksquare ••••••• • • • • • • • • • • •••••• • ••••••• • •••••• \bullet \bullet \bullet \bullet \bullet \bullet \bullet ••••• ••••• ••••••

Sheet:		
File: input—	output.Zilog.kicad_pcb	
Title:		
Size: B	Date:	Rev:
KiCad F D A	kicad (6.0.11)	Id: 1 /1

