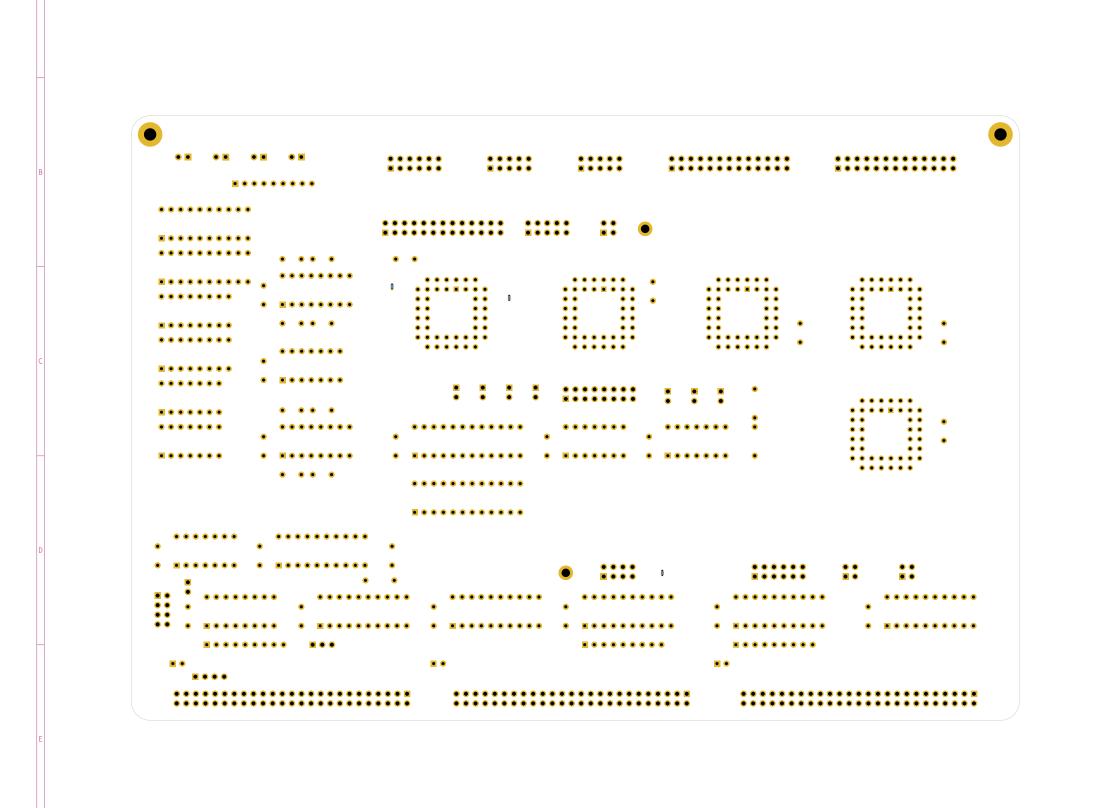
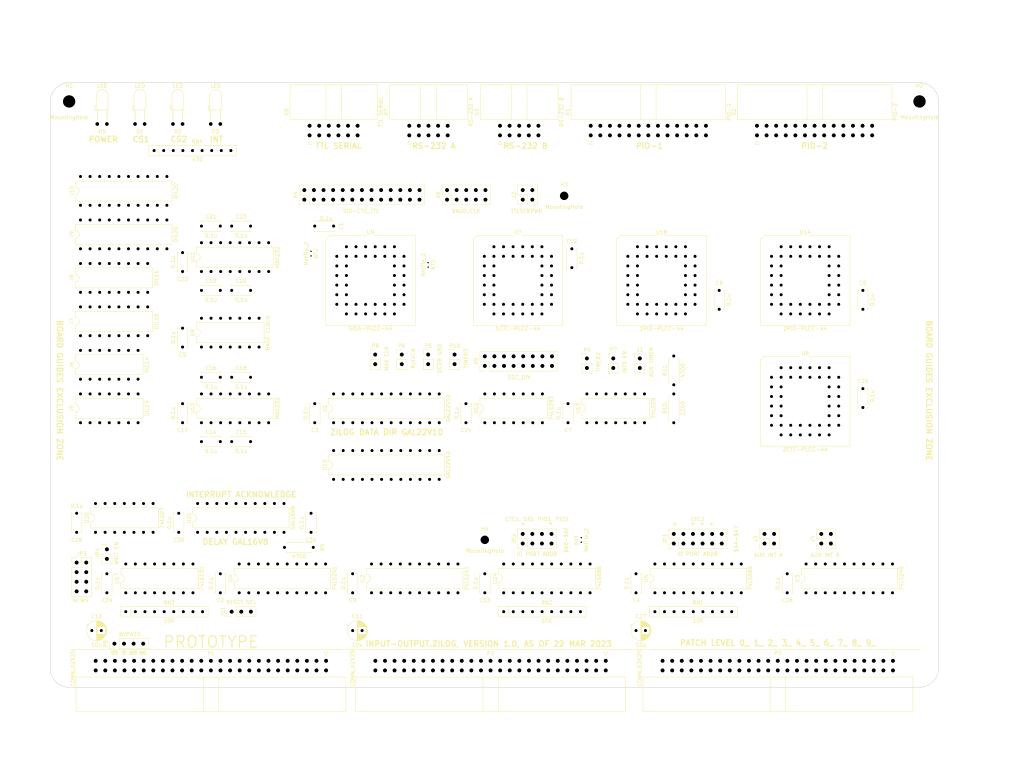


Cht.			
Sheet: File: input-outpu	ıt.Zilog.kicad_pcb		
Title:			
Size: B	Date:		Rev:
KiCad E.D.A. kid	ad (6.0.11)		ld: 1/1



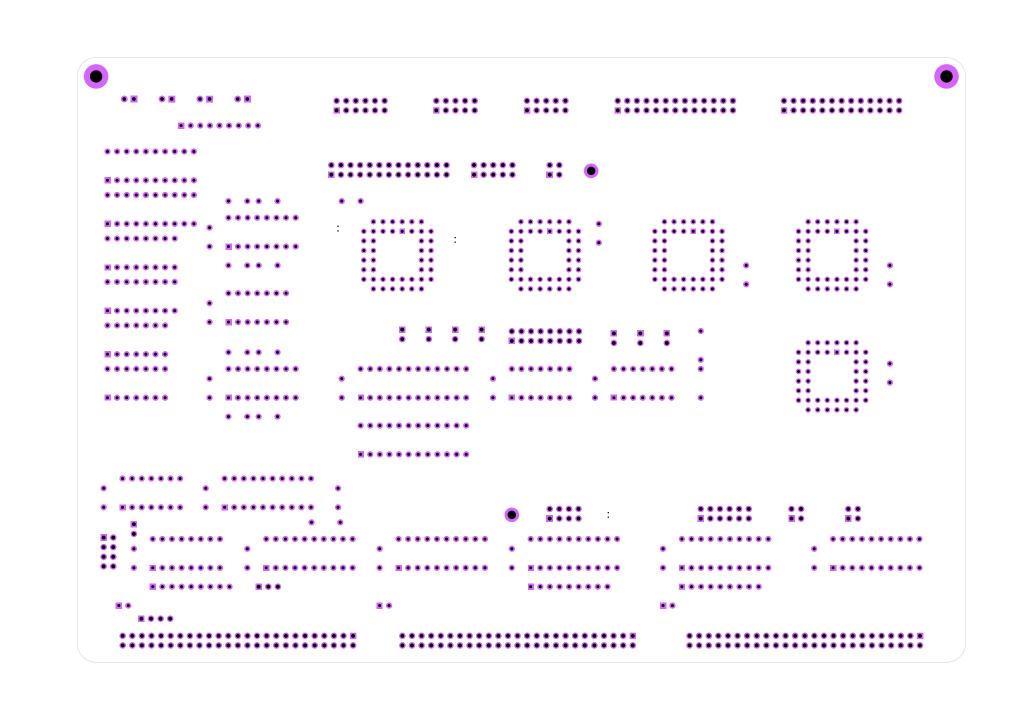
Sheet:	
File: input-output.Zilog.kicad_pcb	
Title:	
Size: B Date:	Rev:
KiCad E.D.A. kicad (6.0.11)	ld: 1/1



./1

X7 8X X1 ••••• • • • • • • • • • • C23 • • C21 • 10 g v • • • • • • . eu : 810 U14 • C20 • • C19 • • • • • • • • 0 • • • • • • • ⁸ au S • C18 • • C16 • . N70 ಸ . • n3 an CS 2 <u>x</u> • • • • • • • • 5 g • • ₽•• ρ. .

Sheet:				
File: input-outpu	ut.Zilog.kicad_pcb			
Title:				
Size: B	Date:		Rev:	
KiCad E.D.A. kid	ad (6.0.11)		ld: 1/1	
	7	8		



Sheet:	
File: input-output.Zilog.kicad_pcb	
Title:	
Size: B Date:	Rev:
KiCad E.D.A. kicad (6.0.11)	ld: 1/1

• • • • • • • • • • •••••• • • • • • • • • • $\blacksquare \bullet \bullet \bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • • • • • • • ••••••• • • • • • • • • • • \bullet \bullet \bullet \bullet \bullet • • • • \blacksquare • • • • • • • • • • • • • • • • • • • • • • \bullet \bullet \bullet \bullet \bullet $\bullet \bullet \bullet \bullet \bullet \bullet$ ••••• \blacksquare • • • • • • • • • • • • • • • • • • • • • • • • • • •••••• • • • • • • •••••• • ••••••• • •••••• \bullet \bullet \bullet \bullet \bullet \bullet \bullet ••••• ••••• ••••••

Sheet:		
File: input-	output.Zilog.kicad_pcb	
Title:		
Size: B	Date:	Rev:
1/10 1 5 5 4	11 (5 0 11)	11.4.71

