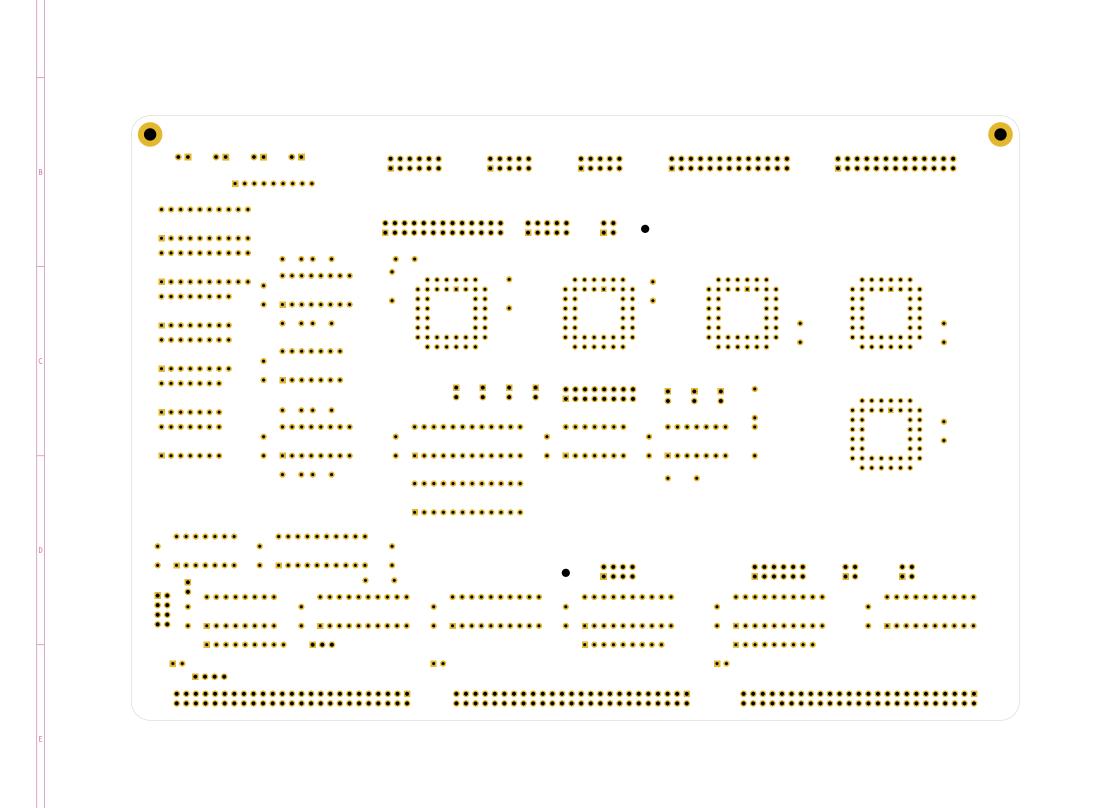


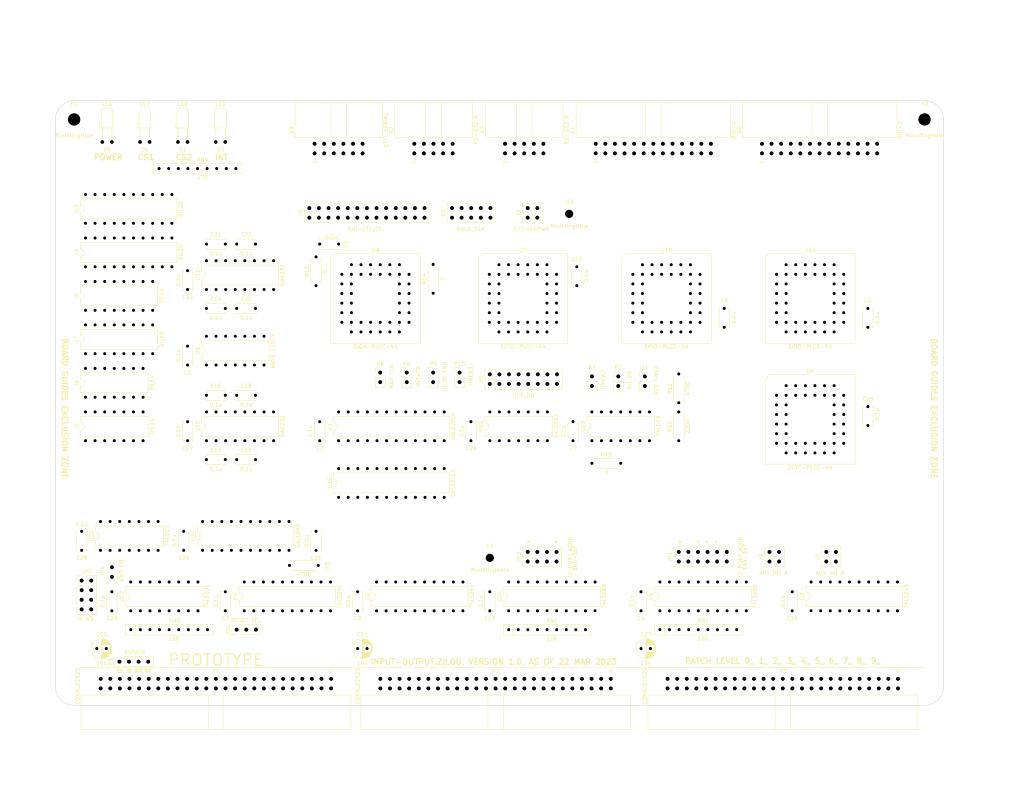
C L L.		
Sheet:	1 1 21 11 1	
	ıtput.Zilog.kicad_pcb	
Title:		
Size: B	Date:	Rev:
VICALEDA	blood (6.0.11)	Ld. 4 /4



Sheet:				
	File: input—output.Zilog.kicad_pcb			
Title:				
Size: B	Date:		Rev-	

ld: 1/1

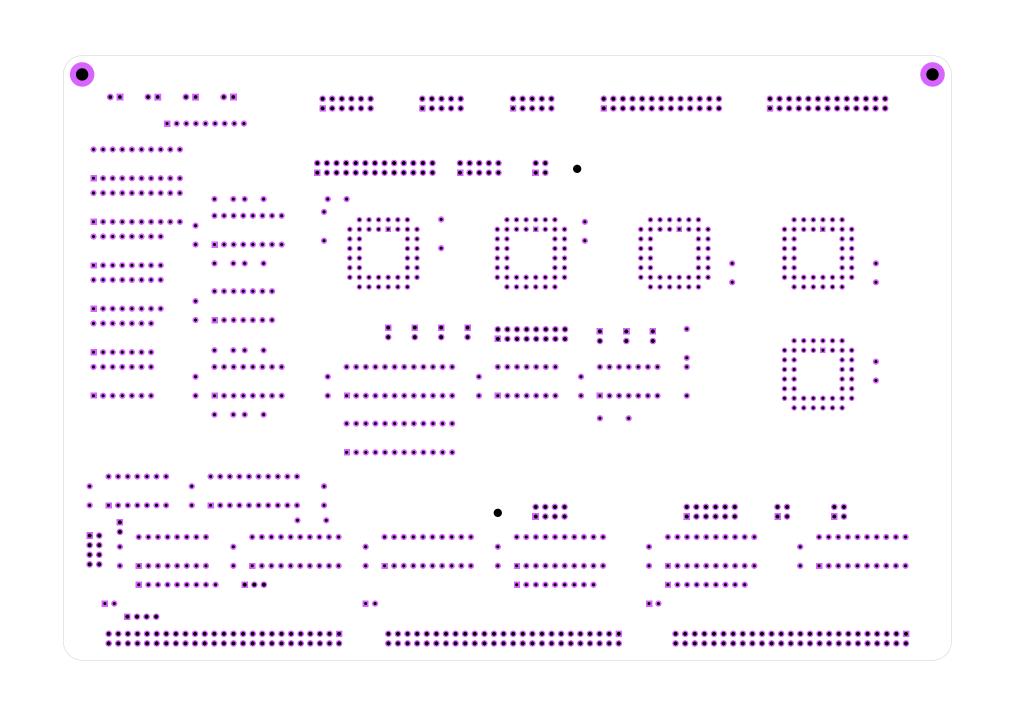
KiCad E.D.A. kicad (6.0.11)



	Sheet:			
	File: input—output.Zilog.kicad_pcb			
	Title:			
	Size: B	Date:		Rev:
	KiCad E.D.A. kic	ad (6.0.11)		ld: 1/1
_				

X7 8X X1 • • • • • • • • • • • • • • • • • • . . . . . . . . . . . . . ••••• . . . . . . . . . . • • • • • • • • • • C23 • • C21 • 10 . . . . . . . . g v . . . . . . . . . . . . . . . . . • • • • • • 60 810 • C20 • • C19 • . . . . . . . . • • • • • • 8 • • • • • • • <sup>8</sup> au S • C18 • • C16 • . U10 ਜ . . . . . . . . . . . . . . . . • R16 • . • n3 an CS 2 • • • • • • • • 5 g • •

Sheet: File: input-output.	Sheet: File: input-output.Zilog.kicad_pcb				
Title:					
Size: B	Date:			Rev:	
KiCad E.D.A. kicad (6.0.11)				ld: 1/1	
T'	7		8		



Sheet: File: input-output.Zilog.	kicad_pcb				
Title:					
Size: B Date:				Rev:	
KiCad E.D.A. kicad (6.0	.11)			ld: 1/1	
7			8		

• • • • • • • • • •  $\blacksquare \bullet \bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • • •  $\blacksquare \bullet \bullet \bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • • • • • • • • ••••••• • • • • • • • • • • • • • • • •  $\blacksquare$  • • • • • • • • • • • • • • . . . . . . . • • • • • • • • • •  $\bullet$   $\bullet$   $\bullet$   $\bullet$   $\bullet$  $\bullet \bullet \bullet \bullet \bullet \bullet$ • • • • • • •  $\blacksquare \bullet \bullet \bullet \bullet \bullet \bullet$ ••••••• • • • • • • • • • • •••••• • ••••••• • ••••••  $\bullet$   $\bullet$   $\bullet$   $\bullet$   $\bullet$   $\bullet$   $\bullet$ ........ ........ ••••• ••••••

Sheet:	Sheet:				
File: input—output.Zilog.kicad_pcb					
Title:					
Size: B	Date:		Rev:		
KiCad E.D.A. kic	ad (6.0.11)		ld: 1/1		

