

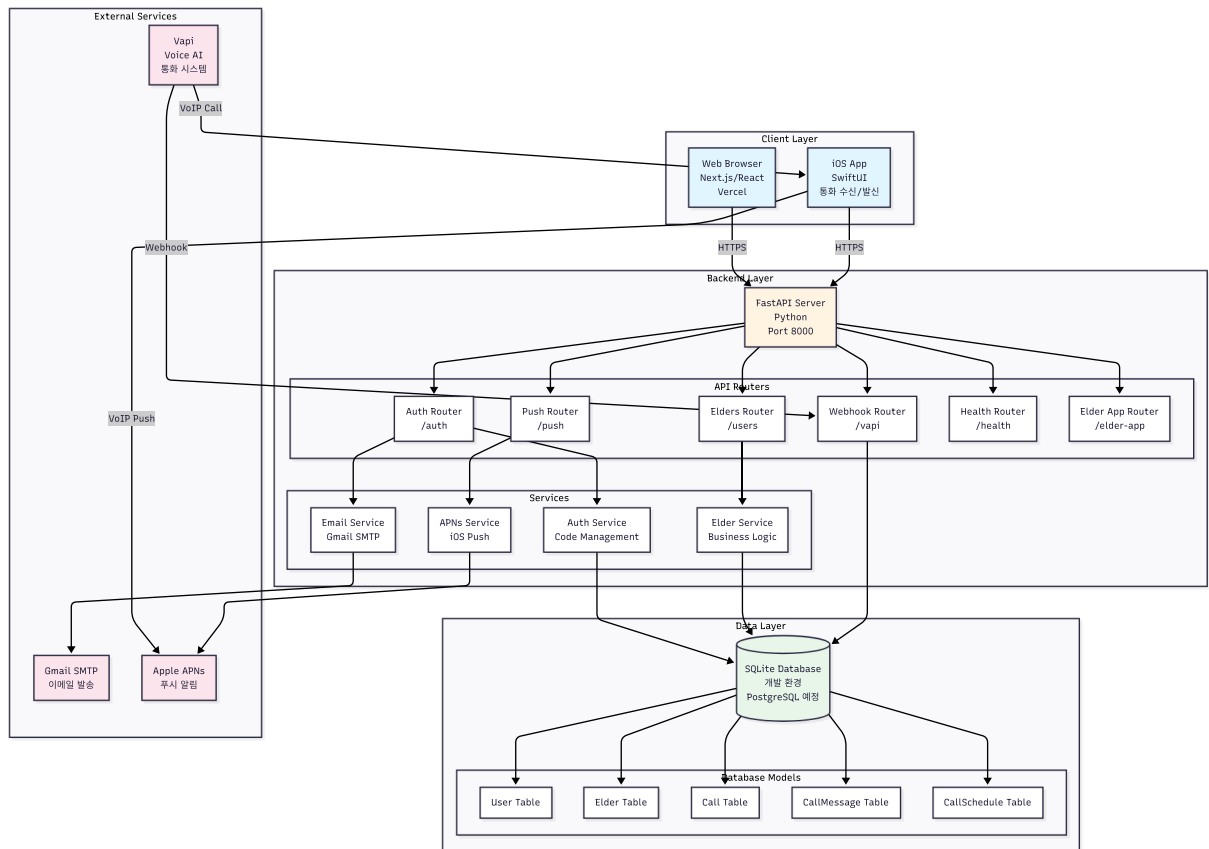
# 전체 설계도 모음(Diagram)

No ID	42
☰ 분류	<div>제출</div> <div>협업</div>
☼ 상태	<div>완료</div>
🕒 최종 편집 일시	@2025년 11월 25일 오후 7:37

## 구성

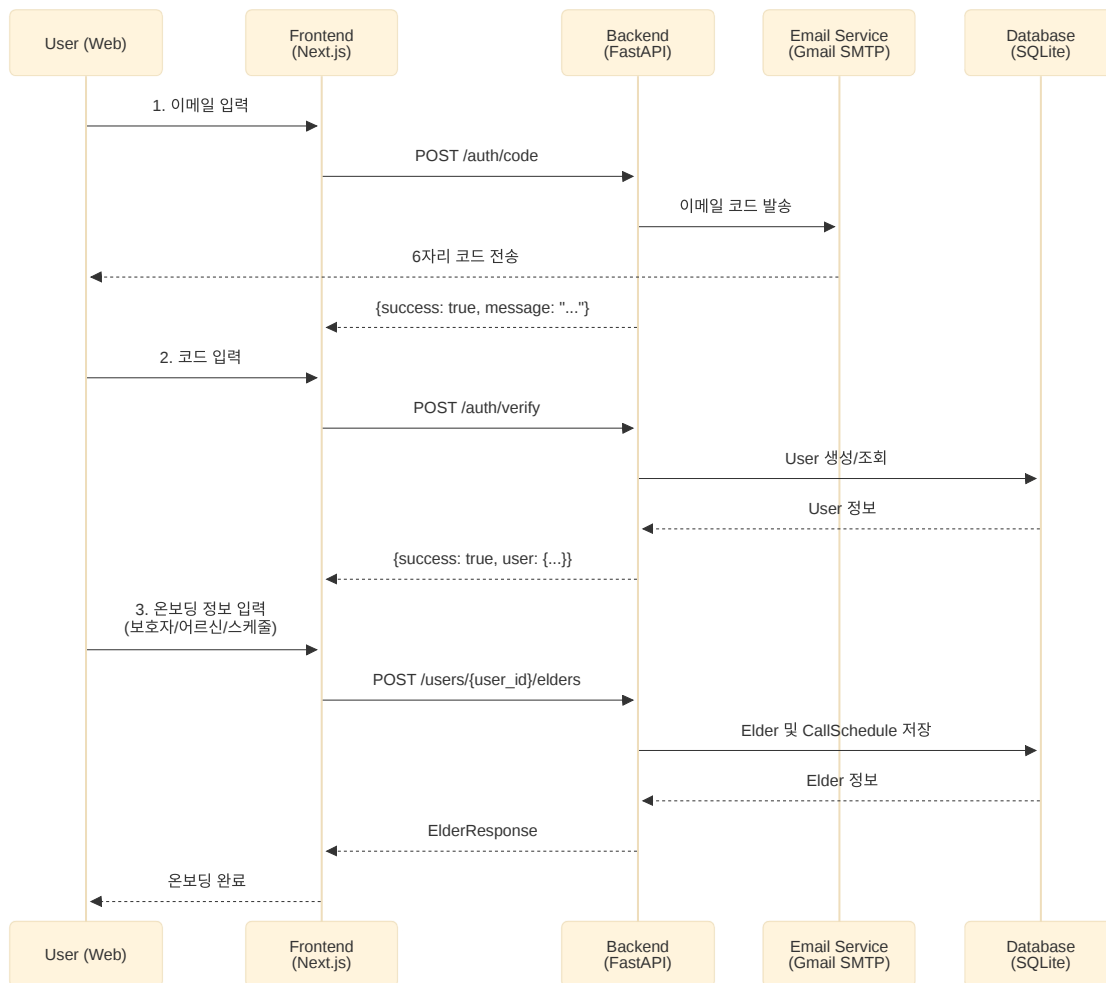
1. 시스템 아키텍처 다이어그램 (통합)
  - 전체 시스템 구조
  - 모든 구성 요소와 연결 관계
  - 현재/향후 구현 구분
2. 시퀀스(주요 데이터) 다이어그램
  - 온보딩 플로우
  - 통화 플로우 (Vapi → 리포트)
3. 데이터베이스 스키마 (ERD)
  - 테이블 관계도

## 시스템 아키텍처 다이어그램 (통합)

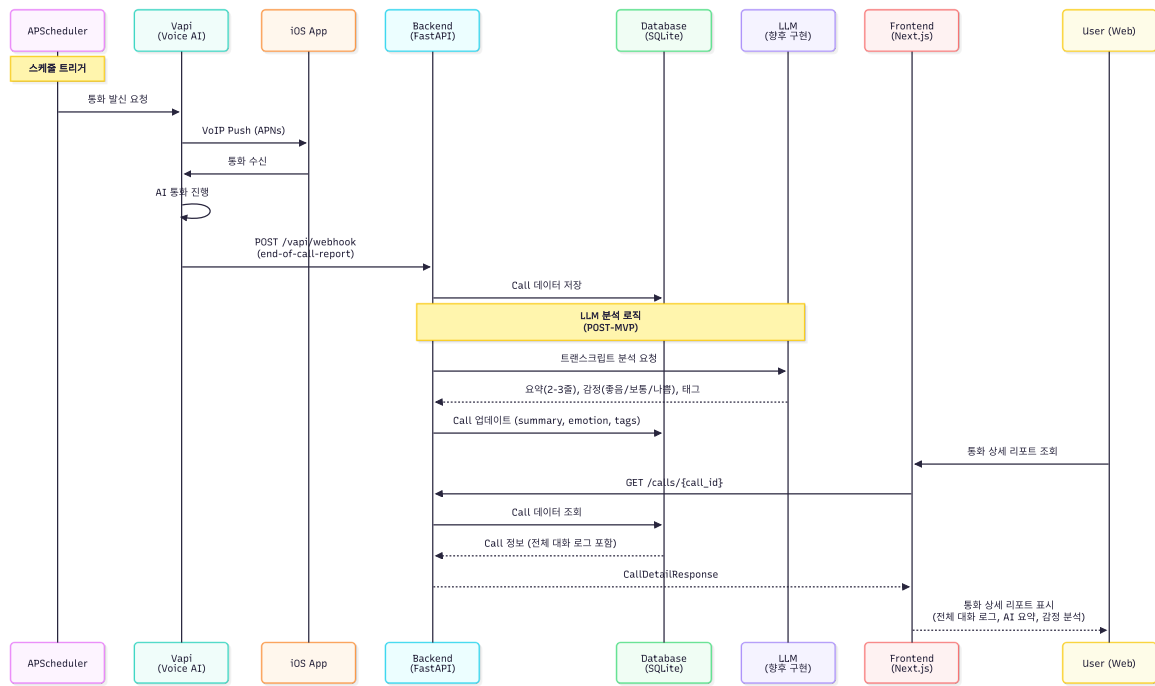


## 시퀀스 다이어그램

### \*온보딩 플로우



## \*통화-리포트 플로우



## 데이터베이스 스키마 (ERD)

