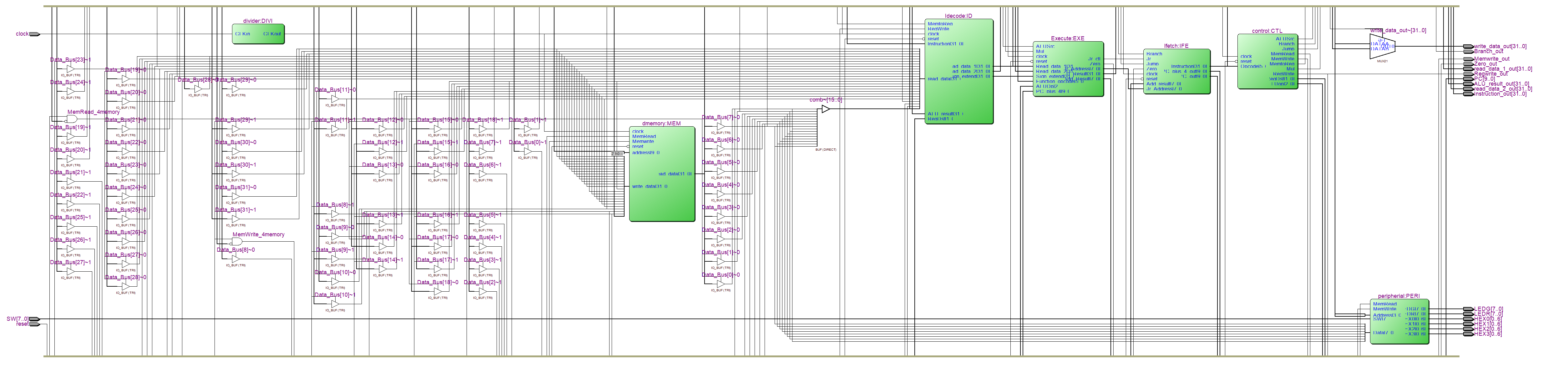
**מסמך מלווה – מעבדה 5 מעבדת מסלול מחשבים**

מטרת מסמך זה הוא הסבר על מודולי המערכת.

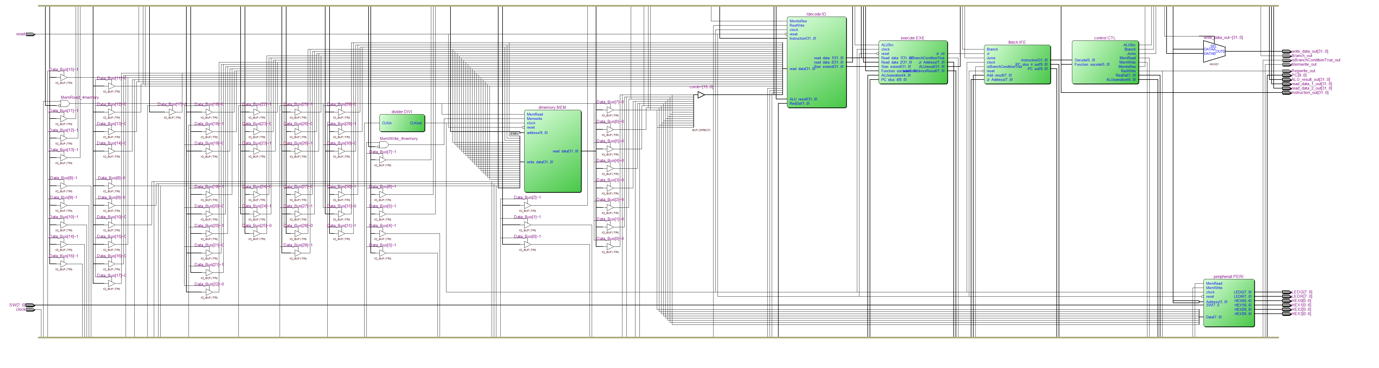
מגישים: רון טל וכפיר כהן.

**מודול MIPS:**



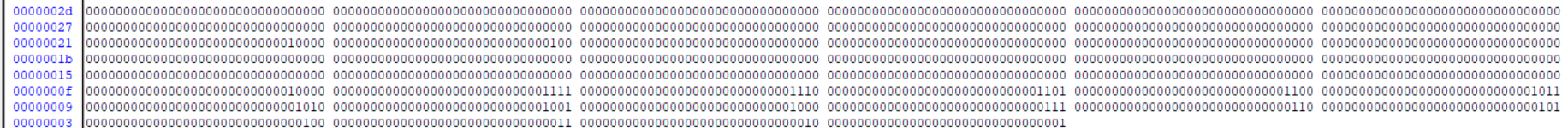
**MIPS netlist view:**

מוצא המערכת:

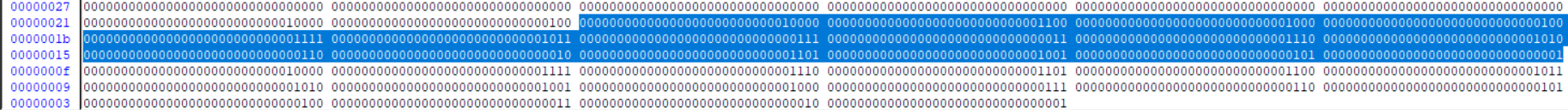


**תוצאת קוד Assembly**

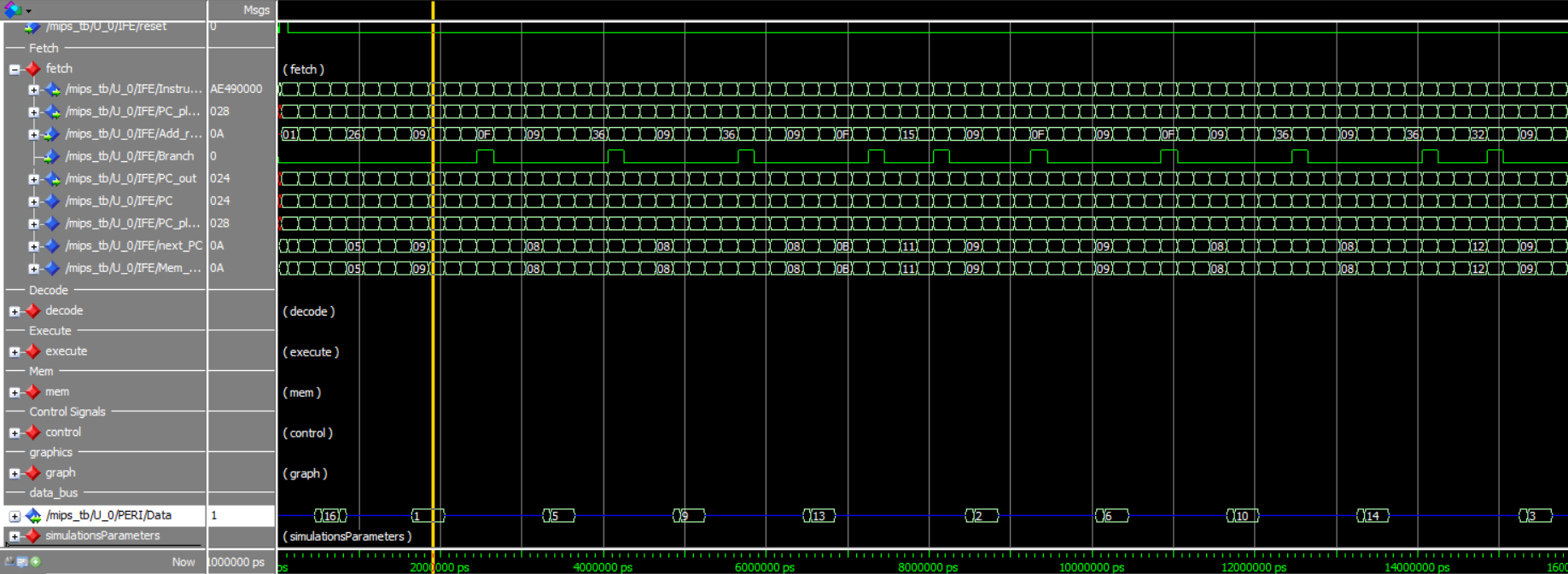
הזכרון לפני הרצת הקוד:



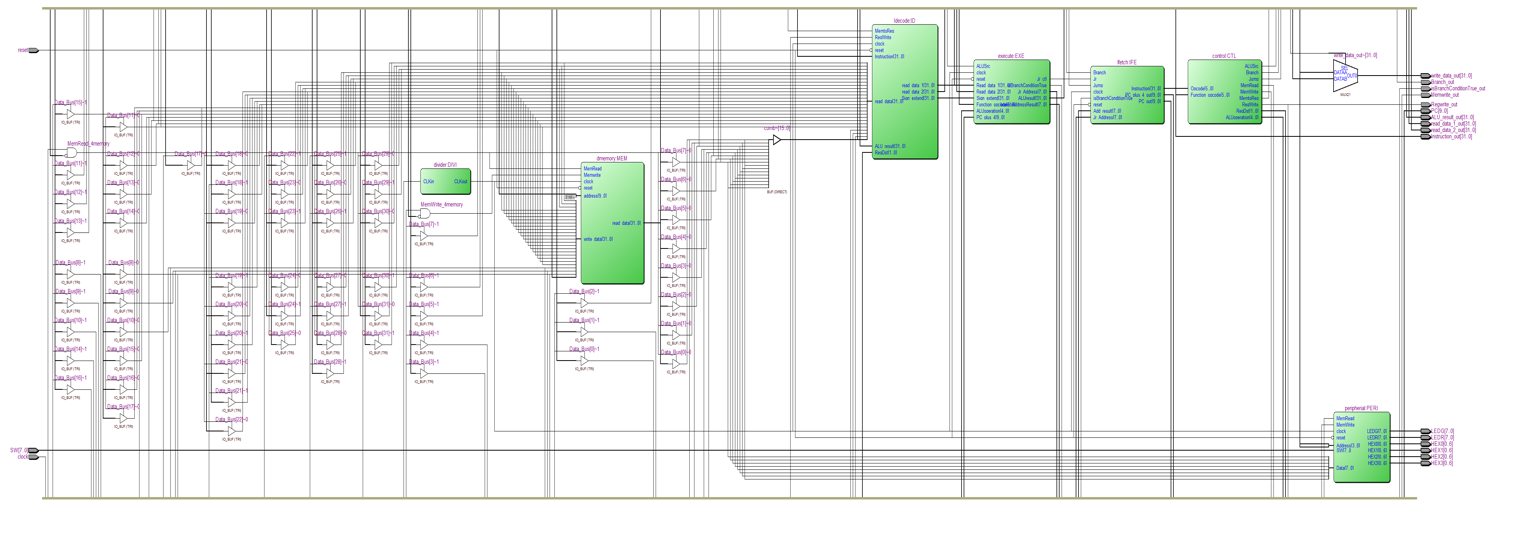
הזכרון אחרי הרצת הקוד:



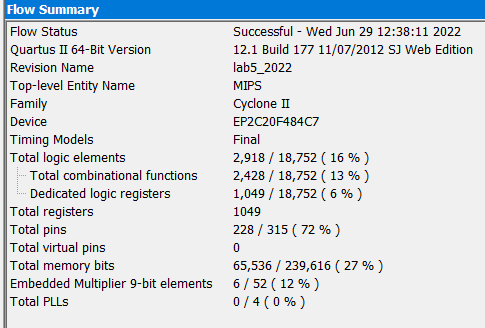
**Assembly Code in ModelSim:**

****

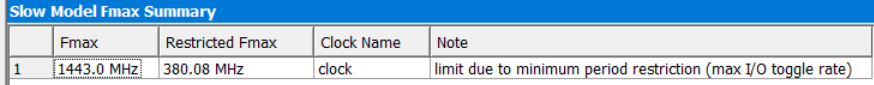
**RTL Viewer:**



**Usage:**

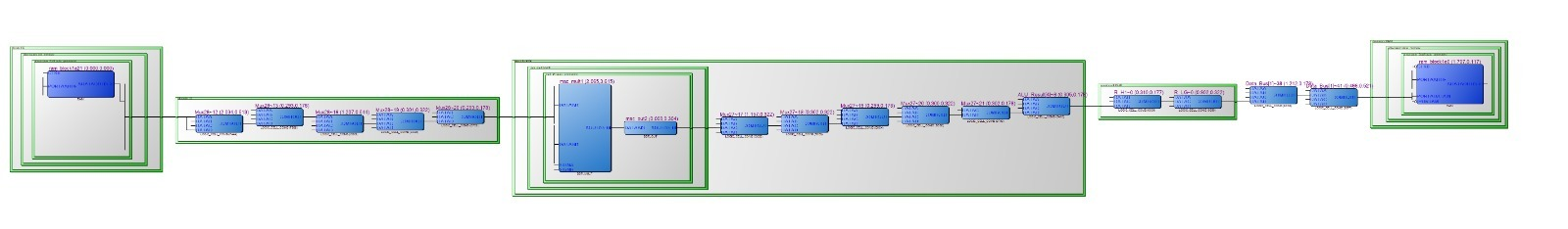


תדר שעון מקסימלי אפשרי:





**Critical path:**



Signal Tap:

