

דוח מסכם:

גל כהן - 313379091

כפיר כהן - 315602938

הוספנו state7 בו אנו מוציאים לבאזר את PWM בתדר 2 קילו הרץ דיוטי סייקל 50%.

בעת לחיצה על כפתור PB0 נגדיל את התדר פי 2 או נחלק.

מימשנו באמצעות פסיקה בטיימר A0 במצב compare ע"י שעון submasterclock

מוד upmode.

אתחול:

```
void TIMERstate7config(void){  
    CCR0 = 0xfc;  
    TACTL = TASSEL_2 + MC_1;           // smCLK, upmode  
    CCTL0 = CCIE;                       // CCR0 interrupt enabled  
}
```

שינינו את ערכו של רגיסטר CCR0 לצורך קביעת התדר.