Fiche d'entraînement n° 1

Amplificateur linéaire intégré

Prérequis et constantes utiles

Loi des nœuds, loi des mailles, loi d'Ohm, impédance complexe, diviseur de tension.

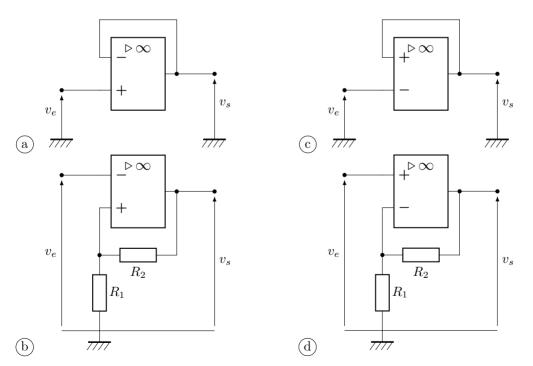
0000

1

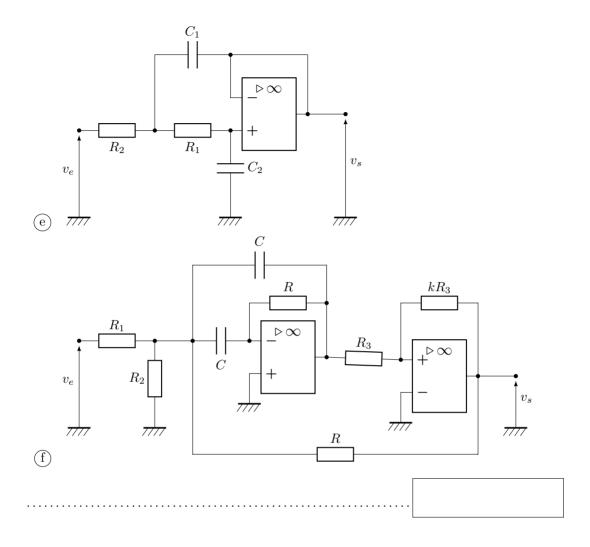
Régime linéaire

QCM Entraînement 1.1

Parmi les circuits suivants, lesquels peuvent fonctionner en régime linéaire?

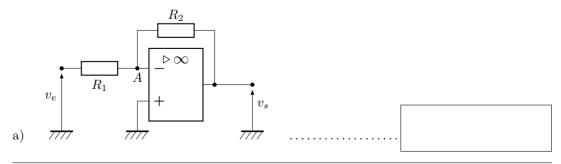


Fiche nº 1. Amplificateur linéaire intégré

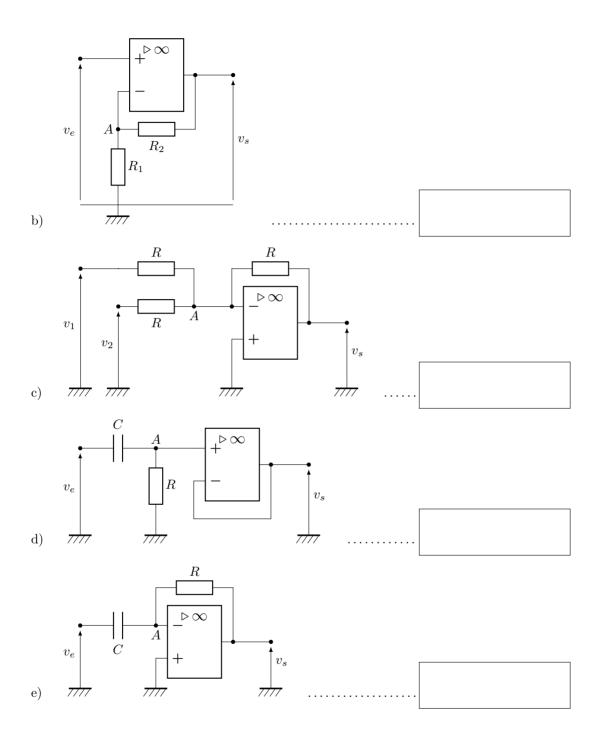


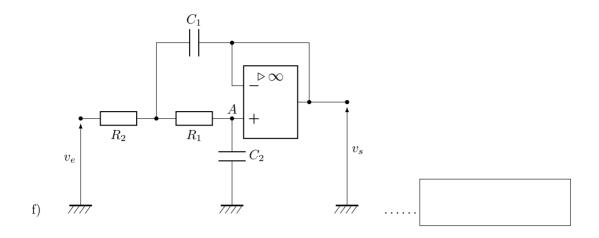
É Entraînement 1.2

Tous les ALI de cet exercice sont supposés fonctionner en régime linéaire. Donner, pour chaque montage, les potentiels V_A des points A en fonction de v_e ou de v_s . Le potentiel peut également être nul.



0000

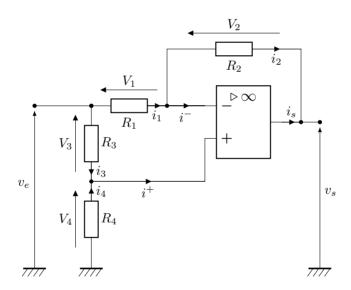




Entraînement 1.3



On considère le montage ci-dessous dans lequel l'ALI est idéal et fonctionne en régime linéaire.



Pour chaque affirmation, répondre par vrai ou faux.

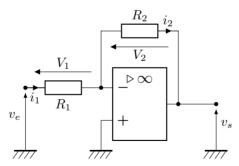
d)	La loi des nœuds assure $i_1=i_2.$	
e)	La loi des nœuds assure $i_3 = i_4$	
f)	Les résistances R_1 et R_2 sont en série	
g)	Les résistances R_1 et R_3 sont en série	
h)	Les résistances R_3 et R_4 sont en série	
i)	Les tensions V_1 et V_3 sont égales	
j)	Les tensions V_2 et V_4 sont égales	

Circuits usuels

ullet Entraînement 1.4 — Amplificateur inverseur.



On considère le montage amplificateur inverseur ci-dessous. L'ALI est idéal et supposé fonctionner en régime linéaire.



a)	Quelle est la relation entre i_1 et i_2 ?	
b)	Quelles sont les expressions des tensions V_1 et V_2 ?	
c)	Exprimer les intensités i_1 et i_2 en fonction des tensions v_e et v_s .	

- e) Quel couple de résistance permet d'obtenir le gain le plus important en valeur absolue?

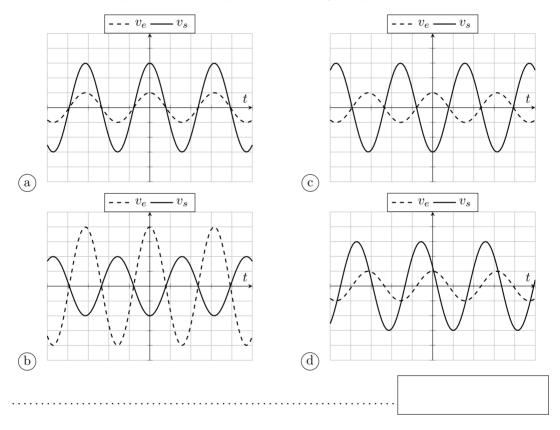
$$(R_1 = 3.3 \,\mathrm{k}\Omega, R_2 = 8.2 \,\mathrm{k}\Omega)$$
 ou $(R_1 = 1 \,\mathrm{k}\Omega, R_2 = 3.3 \,\mathrm{k}\Omega)$?

© Entraînement 1.5 — Amplificateur inverseur.

0000

Les courbes suivantes, ci-dessous, représentent des allures temporelles de v_e (en pointillés) et v_s (en trait plein) en fonction du temps.

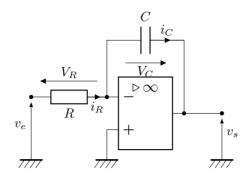
Quelles sont celles qui peuvent correspondre au montage amplificateur inverseur?



▲ Entraînement 1.6 — Montage intégrateur inverseur.



On considère le montage ci-dessous. L'ALI est idéal.



a) Pour quelle fréquence l'ALI ne fonctionne-t-il pas en régime linéaire ?



On suppose maintenant que l'ALI fonctionne en régime linéaire.

On se place en régime sinusoïdal.

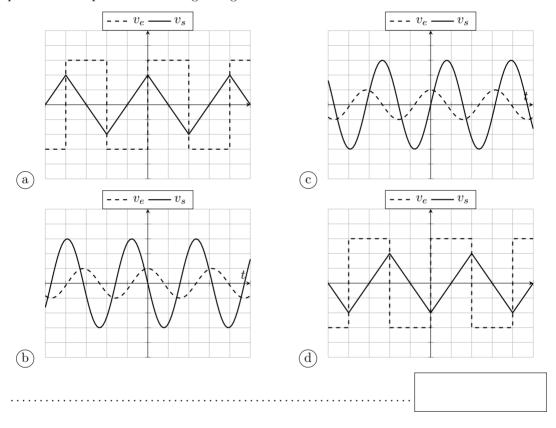
- b) Exprimer la tension V_R en fonction de v_e et/ou v_S
- c) Exprimer la tension V_C en fonction de v_e et/ou v_S
- d) Quelle est la relation entre i_R et i_C ?
- e) Quelle est la relation entre les grandeurs complexes $\underline{i_C}$ et $\underline{V_C}$? ...
- g) Quel est le déphasage de la tension de sortie v_s par rapport à v_e ?
- i) Quelle est l'unité de la grandeur RC?
- j) On prend $R=10\,\mathrm{k}\Omega$ et $C=10\,\mathrm{nF}$. Que vaut RC?

k)	Pour $v_e = E \cos(\omega t)$, donner l'expression de v_s	
l)	Pour quelle pulsation ω l'amplitude de v_s trouvée à la question précédente est-elle ég	ale
à E	7?	

©CM Entraînement 1.7 — Montage intégrateur inverseur.

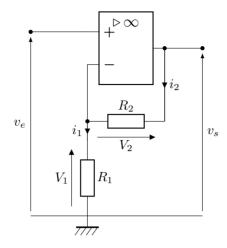
0000

Les courbes suivantes représentent des allures temporelles de v_e (en pointillés) et v_s (en trait plein) en fonction du temps pour le montage intégrateur inverseur. Quelles sont celles qui peuvent correspondre au montage intégrateur inverseur?





On considère le montage ci-dessous. L'ALI est idéal.



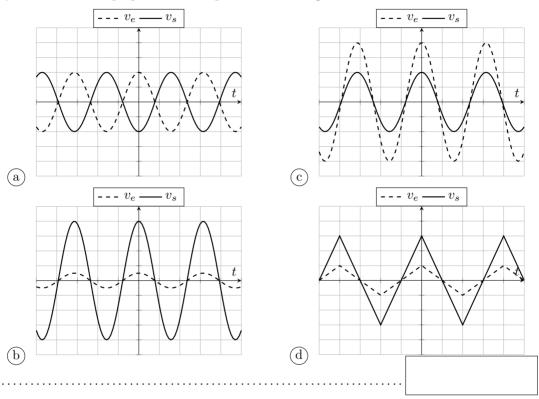
- a) Que peut-on dire des intensités i_1 et i_2 ?
- c) Exprimer V_1 en fonction de v_e
- d) Exprimer le gain G du montage non inverseur?
- e) Donner la valeur de G pour $R_1=2.2\,\mathrm{k}\Omega$ et $R_2=33\,\mathrm{k}\Omega$

© Entraînement 1.9 — Montage non inverseur.



Les courbes suivantes représentent des allures temporelles de v_e (en pointillés) et v_s (en trait plein) en fonction du temps.

Quelles sont celles qui peuvent correspondre au montage non inverseur?

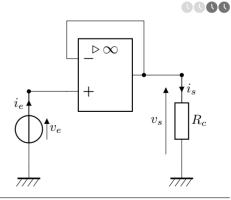


Impédances d'entrée

Entraînement 1.10 — Montage suiveur.

On considère le montage suiveur représenté cicontre. Le suiveur est alimenté par une source idéale de tension v_e de fréquence variable, la charge est une résistance R_c .

L'ALI est idéal et fonctionne en régime linéaire.



Fiche nº 1. Amplificateur linéaire intégré

a)	Quelle est la relation entre v_e et v_s ?			
b)	Quelle est l'impédance d'entrée d'un ALI idéal?			
c)	Exprimer l'intensité i_e traversant la source de tension			
d)	Quelle est l'impédance d'entrée du montage suiveur?			
e)	Quelle est la puissance délivrée par la source de tension?			
f)	Quelle est la puissance instantanée reçue par la résistance R_C ?			
g)	Quelle est la valeur de cette puissance pour une tension d'entrée constante $v_e = 5.0 \mathrm{V}$ et			
R_C	$r=1,0~\mathrm{k}\Omega$.			
h)	D'où provient la différence entre ces deux puissances?			
Entraînement 1.11 — Circuits inverseurs.				
En	traînement 1.11 — Circuits inverseurs.			
On imp	traînement 1.11 — Circuits inverseurs.			
On imp	considère le quadripôle représenté ci-contre. Les pédances Z_1 et Z_2 sont quelconques et la tension entrée v_e est sinusoïdale de pulsation ω .			
On imp d'e	considère le quadripôle représenté ci-contre. Les pédances Z_1 et Z_2 sont quelconques et la tension entrée v_e est sinusoïdale de pulsation ω . ALI est idéal et fonctionne en régime linéaire.			
On imp d'e L'A	considère le quadripôle représenté ci-contre. Les pédances Z_1 et Z_2 sont quelconques et la tension entrée v_e est sinusoïdale de pulsation ω . ALI est idéal et fonctionne en régime linéaire. Exprimer l'intensité i_1 circulant dans l'impédance Z_1 .			

La tension d'entrée est constante égale à 10 V.

La tension d'entrée est maintenant sinusoïdale de pulsation $\omega = 6.0 \cdot 10^3 \, \text{rad} \cdot \text{s}^{-1}$.

g) Pour quel dipôle Z_1 l'impédance d'entrée a-t-elle le plus grand module : un condensateur

► Réponses et corrigés page 13

Fiche nº 1. Amplificateur linéaire intégré

Réponses

1.4 d) $G = -\frac{R_2}{R_1}$	1.8 c)
1.4 e) $R_1 = 3.3k\Omega \text{ et} $ $R_2 = 8.2k\Omega$	1.8 d) $1 + \frac{R_2}{R_1}$
$K_2 = 8,2\kappa\Omega$	1.8 e)
1.5 b c	1.9
1.6 a) $f \neq 0Hz$	1.10 a) $v_s = v_e$
1.6 b)	1.10 b)
1.6 c) v_s	1.10 c)
1.6 d) $i_R = i_C$	$1.10 \; d) \dots $
1.6 e) $\underline{i_C} = -jC\omega\underline{V_C}$	1.10 e)
1.6 f) $\left[-\frac{1}{jRC\omega} \right]$	1.10 f)
π	1.10 g)
1.6 g)	1.10 h) De l'alimentation de l'ALI
1.6 h) $v_e = -RC \frac{\mathrm{d}v_s}{\mathrm{d}t}$	
1.6 i)seconde	1.11 a) $\left\lfloor \frac{v_e}{Z_1} \right\rfloor$
1.6 j)	1.11 b) $-\frac{v_s}{Z_2}$
$1.6 \text{ k}) \dots \boxed{-\frac{E}{RC\omega}\sin(\omega t)}$	1.11 c)
1.6 l) $1 \cdot 10^4 \text{rad} \cdot \text{s}^{-1}$	1.11 d) Z_1
1.7ab	1.11 e)
1.8 a) $i_1 = i_2$	1.11 f)
1.8 b)	1.11 g) $C = 10 \mathrm{nF}$

Corrigés



 $V^{+} = V^{-}$. On a bien $V_{1} = V_{3}$.

.....

1.3 j) On a $V_4 = V^+$, mais $V_2 = V^- - v_s$.

.....

1.4 a) La loi des nœuds appliquée à l'entrée inverseuse donne $i_1 = i^- + i_2$. L'ALI étant idéal, on a $i^- = 0$ donc $i_1 = i_2$.

.....

1.4 b) D'après le schéma, $V_1 = v_e + V^-$ et $V_2 = V^- - v_s$. L'ALI fonctionne en régime linéaire donc $V^- = V^+ = 0$. D'où le résultat.

.....

1.4 c) Les deux résistances sont représentées en convention récepteur, on a donc : $i_i = \frac{V_i}{R_i}$ avec $i \in \{1, 2\}$. Avec les expressions de la question précédente, on en déduit le résultat.

.....

- **1.4** d) D'après la première question $i_1 = i_2 \Rightarrow \frac{v_e}{R_1} = -\frac{v_s}{R_2}$. On en déduit le résultat.
- La fonction de transfert de l'amplificateur inverseur est réelle négative : les tensions v_e et v_s doivent être en opposition de phase, ce qui n'est pas le cas des réponses (a) et (d). En fonction du choix des résistances, le gain peut être inférieur ou supérieur à 1 donc les réponses (b) et (d) conviennent.

.....

1.6 a) En régime constant, un condensateur est équivalent à un circuit ouvert. Il n'y a alors plus de rétroaction sur l'entrée inverseuse et l'ALI ne peut pas fonctionner en régime linéaire.

.....

1.6 b) L'ALI fonctionne en régime linéaire donc $V^- = V^+ = 0$.

1.6 d) L'ALI est idéal donc $i^- = 0$. La loi des nœuds à l'entrée inverseuse donne $i_R = i_C$

1.6 e) Le condensateur est représenté en convention générateur donc la loi d'Ohm donne $\underline{V_C} = -\underline{Z}i_C$ avec $\underline{Z} = \mathrm{j}C\omega$.

1.6 f) En combinant la loi des nœuds et la loi d'Ohm, on a $\underline{i_R} = \frac{v_e}{R} = \underline{i_C} = -\mathrm{j}C\omega\underline{v_s}$. En isolant $\underline{v_s}$, on trouve le résultat.

1.6 g) Le déphasage demandé est égal à l'argument de la fonction de transfert. Cette dernière est un imaginaire pur de partie imaginaire strictement positive, car $\underline{H} = -\frac{1}{\mathrm{j}RC\omega} = \frac{j}{RC\omega}$.

1.6 h) D'après la fonction de transfert, on a $\underline{v_e} = -RCj\omega\underline{v_s}$. On sait que la multiplication par $j\omega$

1.6 i) $\frac{\mathrm{d}v_s}{\mathrm{d}t}$ est homogène à une tension divisée par un temps et $RC\frac{\mathrm{d}v_s}{\mathrm{d}t}$ doit être homogène à une tension. On peut également se rappeler que $\tau=RC$ est la constante de temps d'un circuit R-C.

1.6 l) On veut $RC\omega = 1$, d'où le résultat.

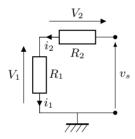
D'après l'exercice précédent, le déphasage de v_s par rapport à v_e et de $+\frac{\pi}{2}$ donc la tension 1.7 de sortie doit être en avance d'un quart de période sur la tension d'entrée. C'est le cas sur (b)

(alors que la tension de sortie est en retard d'un quart de période sur (c)). Le montage est un intégrateur inverseur : une tension constante positive E s'intègre en fonction affine de pente négative $-E \cdot t + b$. C'est le cas de (a) alors que (d) présente une pente positive en sortie pour une entrée constante positive.

L'ALI étant idéal, les courants d'entrée sont nuls donc la loi des nœuds à l'entrée inverseuse assure $i_1 = i_2$.

1.8 b) Les deux résistances étant parcourues par le même courant, elles sont en série. Le circuit

équivalent est alors :



La formule du diviseur de tension aux bornes de R_1 donne le résultat demandé.

L'ALI fonctionne en régime linéaire donc on a $V^+ = V^-$ **1.8** c)

D'après les questions précédentes, on a $v_e=\frac{R_1}{R_1+R_2}v_s,$ d'où le résultat. **1.8** d)

1.9 Le gain de l'amplificateur inverseur est réel supérieur ou égal à 1. Par conséquent, la tension de sortie doit être en phase et de plus grande amplitude que la tension d'entrée. Les réponses (a) (tensions en opposition de phase) et (c) (sortie de plus faible amplitude) sont donc exclues.

Le gain obtenu dans l'exercice précédent est valable quelle que soit la forme du signal d'entrée. Les réponses (b) et (d) sont donc possibles.

1.10 a) L'ALI fonctionne en régime linéaire donc $V^+ = V^-$.

.....

1.10 b) Les courants d'entrée de l'ALI idéal étant nuls quels que soient les potentiels des deux entrées, l'ALI se comporte comme un circuit ouvert en entrée. L'impédance d'entrée tend donc vers $+\infty$.

1.10 c) Les courants d'entrée sont nuls donc $i_e = 0$ A.

.....

1.10 d) L'impédance d'entrée du montage est ici définie par $\underline{Z_e} = \frac{\underline{v_e}}{\underline{i_e}}$. L'intensité d'entrée étant nulle, l'impédance d'entrée est infinie.

.....

1.10 e) La puissance fournie par la source est $\mathcal{P} = v_e \cdot i_e$ (dipôle en convention générateur). Comme $i_e = 0$, la puissance fournie est nulle.

.....

1.10 f) La résistance R_C est représentée en convention récepteur donc la puissance reçue est $\mathcal{P} = v_s \cdot i_s$. Avec la loi d'Ohm, on a $i_s = \frac{v_s}{R_C}$ d'où le résultat.

1.11 a) Avec la convention choisie, l'intensité i_1 est $i_1 = \frac{v_e - V_A}{Z_1}$. L'ALI fonctionne en régime linéaire donc $V_A = 0$.

.....

1.11 b) Avec la convention choisie, on a $i_2 = \frac{V_A - v_s}{Z_2}$. L'ALI fonctionne en régime linéaire donc $V_A = 0$.

.....

- **1.11** c) Le courant d'entrée de l'ALI idéal est nul donc $i_1 = i_2$. D'après les deux questions précédentes, $\frac{v_e}{Z_1} = -\frac{v_s}{Z_2}$, d'où le résultat.
- **1.11** d) L'impédance d'entrée du circuit est $Z_e = \frac{v_e}{i_1}$. D'après la question précédente, $Z_e = Z_1$.
- **1.11** e) En régime constant, l'impédance du condensateur tend vers $+\infty$.
- 1.11 f) En régime constant, l'impédance d'une inductance tend vers 0.
- **1.11** g) Avec le condensateur, le module de l'impédance d'entrée est $|Z_e| = \frac{1}{C\omega} \simeq 0.16 \cdot 10^5 \,\Omega \simeq 16 \,\mathrm{k}\Omega$. Il est donc légèrement plus grand qu'avec la résistance.