

Rechenarchitekturen Tutorium 6 Lösung

Andrea Colarieti Tosti

May 24, 2018

1 Aufgabe 29

1.1 a

```
Geben Sie beliebig viele Zahlen zwischen 1 und 99 ein.  
Eingabe von 0 beendet die Eingabe und gibt das Ergebnis aus.  
  
?-> 1  
  
?-> 2  
  
?-> 3  
  
?-> 4  
  
?-> 0  
Das Ergebnis lautet: 100
```

1.2 b

```
# declaration der noetigen Strings die spaeter fuer die Kommunikation mit dem  
# user benutzt werden.  
        .data  
  
# reservieren eines speicherplatz fuer str1  
# asciiz terminiert das string mit dem Null_Byte  
# also erfolgt bei dem aufruf ascii gefolgt von asciiz eine implizite concatenation  
# der 2 strings in str1.  
# \n ist eine einrueckung  
str1:    .ascii "Geben Sie beliebig viele Zahlen zwischen 1 und 99 ein.\n"  
        .asciiz "Eingabe von 0 beendet die Eingabe und gibt das Ergebnis aus.\n"  
  
#platz reservieren fuer askstr  
askstr:  .asciiz "\n?-> "  
  
#platz reservieren fuer errstring  
errstr:  .asciiz "Sie duerfen nur Zahlen zwischen 1 und 99 eingeben.\n"  
  
#platz reservieren fuer answstr  
answstr: .asciiz "Das Ergebnis lautet: "  
  
#platz reservieren fuer str2  
str2:    .asciiz "\n\n"  
  
#implementation des programmes  
        .text
```

```

#anfang main
#aufruf von main hier faengt das programm an zu arbeiten
main:

# laden 0 into $s0
    li      $s0, 0

# laden 0 into $s1
    li      $s1, 0

# laden 4 into $v0
    li      $v0, 4

# laden des speichers an adresse str1 in $a0
    la      $a0, str1

# aufruf der betriebsystem funktionen
# liest den wert im register $v0 und fuehrt die entsprechenden funktion aus
# fuer diesen fall funkton nummer 4 print_string liest string aus $a0
    syscall

#anfang loop
# loop wiederholt die ausfuehrung seines inhaltes bis eine bedingung eintrifft
loop:

# laden der funktion print_string $v0 <- 4
    li      $v0, 4

# laden des speicher an stelle askstr in $a0 fuer spaeteren syscall
    la      $a0, askstr

# syscall print_string
    syscall

# $v0 wird mit 5 befuellt Read-int : schreibt die User eingabe in $v0
    li      $v0, 5

# read int ausfuehren
    syscall

# lader der nummer 99 ins temporaeren speicher $t0
    li      $t2, 99

# sprung funktion sollte $v0 > $t2 sein geht es bei "error: " weiter
# also wird hier die eingabe auf die einschraenkung geprueft
# gelesene Zahl < t2 = 99
    bgt     $v0, $t2, error

# laden der nummer null ins temp speicherplatz $t2
    li      $t2, 0

```

```

# noch eine sicherheits pruefung ob die eingegebene zahl positiv ist
# eingegebene Zahl < 0 => error
    blt      $v0, $t2, error

# sprung zu exit falls $v0 = null
    beqz     $v0, exit

# addition speicherplatz $s1 wird mit $s1+1 befuellt
    addi     $s1, $s1, 1

# multiplikation $t2 wird ueberschrieben mit $v0*$v0 = $v0 quadrat
    mul      $t2, $v0, $v0

# multiplikation $t2 wird ueberschrieben mit $t2 * $s1
    mul      $t2, $t2, $s1

# addition $s0 <- $s0+$t2
    add      $s0, $s0, $t2

# jump back into loop : neustart
    j        loop

# anfang error
error:

# laden der funktion print_string $v0 <- 4
    li       $v0, 4

# speicher bei der adresse errstr wird in $a0 geladen
    la       $a0, errstr

# syscall 4 print_string
    syscall

# jump back into loop after erroneous input
    j        loop

#anfang exit
exit:

# laden der funktion print_string $v0 <- 4
    li       $v0, 4

# $a0 wird mit answstr befuellt
    la       $a0, answstr

# print_string answstr
    syscall

```

```

# laden des wert 1 in $v0 => print_int
    li      $v0, 1

# das wert $s0 wird mit dem wert aus $a0 befuellt .. $a0 = $s0
    move    $a0, $s0

# print result int
    syscall

# laden der funktion print_string $v0 <- 4
    li      $v0, 4

# $a0 wird mit str2 befuellt
    la      $a0, str2

# print str2
    syscall

#laden 10 into $v0 => exit
    li      $v0, 10
# exit funktion ausfuehren
    syscall

```

1.3 c

Die beschriebene funktion schaut wie folgt aus:

Seien die user eingaben definiert durch $E = \{e_1, e_2, \dots, e_n\}$, dann ist n die anzahl der eingaben.

$$\text{Ergebnis} = \sum_{i=1}^n e_i^2 * i$$

2 Aufgabe 30

a) Der MIPS Prozessor besitzt die folgende Architektur:			
★ RISC	(ii) MISC	(iii) CISC	(iv) Stack
b) Jedes MIPS-Register hat eine feste Breite. Sie beträgt:			
★ 32 Bit	(ii) 16 Bit	(iii) 8 Bit	(iv) 4 Bit
c) In der MIPS Architektur steht ein Wort für...			
(i) ...die größte adressierbare Informationseinheit.	(ii) ...die Größe einer Speicherzelle.	★ ...die maximale Datengröße, die in einem Rechenschritt verarbeitet werden kann.	(iv) ...die kleinste adressierbare Informationseinheit.
d) Wie muss der Assembler-Befehl lauten, wenn der Inhalt von Register \$t1 durch den Inhalt von Register \$t2 dividiert und das Ergebnis im Zielregister \$t0 gespeichert werden soll?			
(i) <code>div \$t1,\$t0,\$t2</code>	(ii) <code>div \$t2,\$t1,\$t0</code>	(iii) <code>mul \$t2,\$t1,\$t0</code>	★ <code>div \$t0,\$t1,\$t2</code>
e) Gegeben sei folgende Zeile in SPIM Code: <code>var: .word 10, 11, 12, 13</code> Welcher Befehl lädt den Wert 11 in das Register \$t0?			
(i) <code>lw var, \$t0+4</code>	(ii) <code>la \$t0, var+4</code>	(iii) <code>lw \$t0, var</code>	★ <code>lw \$t0, var+4</code>