Betriebssysteme

Hauptklausur WS09/10

keine Hilfsmittel, Bearbeitungszeit: 120 Minuten

1. Multiple Choise

20 Pkt.

Virtueller Speicher

- a) Die Frames des physischen Speichers sind immer gleich groß wie die Pages des des virtuellen Speichers.
- b) Bei Abbildungen von virtuellen auf auf reale Adressen muss nur der Offset ersetzt werden.
- c) Multithreading ist nur mit virutellem Speicher möglich.
- d) Die Geschwindigkeit der Adressberechnung bei virtuellem Speicher hängt ab von der Zugriffsgeschwindigkeit auf die <u>Seitentabelle</u>.
- e) Die Geschwindigkeit der Adressberechnung bei virtuellem Speicher hängt ab von der Zugriffsgeschwindigkeit auf den <u>Hintergrundspeicher</u>.

User-Level-Threads und Kernel-Level-Threads

- a) User-Level-Threads sind aus der Sicht des Betriebssystems nicht als solche sichtbar.
- b) Reine User-Level-Threads können in multiprozessor Umgebungen nicht parallel ausgeführt werden.
- c) Bei User-Level-Threads ist das Thread-Management Aufgabe der Anwendung
- d) Beim Threadwechsel zwischen <u>User-Level-Threads</u> wird kein Moduswechsel erforderlich.
- e) Beim Threadwechsel zwischen <u>Kernel-Level-Threads</u> wird kein Moduswechsel erforderlich.

Prozesskontrolle

- a) Beim Moduswechsel wird im gegensatz zum Kontextwechsel nur das Programmstatuswort gesichert.
- b) Interne Unterbrechungen können können vom ausführenden Prozess selbst ausgelöst werden.
- c) Unterbrechnungskonflikte können nur dann auftreten, wenn zwei Unterbrechnungswünsche gleichzeitig eintreffen.
- d) Die Prozesslokalisierung hängt von der eingesetzen Speicherverwaltung ab.
- e) Das Prozessstatuswort gehört zu den Prozesskontrollinformationen des Prozesskontrollblock (PCB).

Deadlock

- a) <u>Prozessfortschrittsdiagramme</u> sind ein Werkzeug um Deadlocks zu vermeiden.
- b) <u>Semaphoren</u> sind ein Werkzeug um Deadlocks zu vermeiden.
- c) Petrinetze sind ein Werkzeug um Deadlocks zu vermeiden.
- d) Deadlocks können bei Einprozessorsystemen nur bei preemptive Scheduling-Verfahren auftreten.
- e) Deadlocks können erst bei drei Prozessoren und drei gemeinsam genutzen Betriebsmitteln auftreten.

2. Prozesse 15 Pkt.

- a) Welche drei Arten von Informationen enthält der PCB?
- b) Was ist der Unterschied zwischen PCB und Prozessimage?
- c) Welche <u>Vorteile</u> ergeben sich, wenn ein Prozessmodell zwischen vielen verschiedenen Prozesszuständen differenziert?
- d) Welche <u>Nachteile</u> ergeben sich, wenn ein Prozessmodell zwischen vielen verschiedenen Prozesszuständen differenziert?
- e) 5-Zustands Prozessmodell
 - (i) Skizzieren Sie das 5-Zustands Prozessmodell. Kennzeichnen Sie alle Übergänge mit Pfeilen.
 - (ii) Nummerrieren Sie alle Übergänge in Ihrer Skizze. Geben Sie für jeden Übergang ein Beispiel an.

3. Multilevel Feedback Queue (MLFQ)

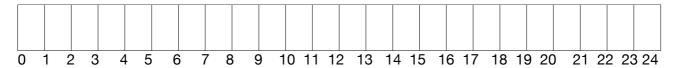
15 Pkt.

Prozess	Anfangszeitpunkt	Rechenzeit			
A	0	9			
В	1	5			
С	2	1			
D	5	5			
E	10	2			

Der Anfagszeitpunkt t ist der Zeitpunkt, an dm der Prozess in die Warteschlange eingereiht wird...

a) Wann wird welchem Prozess Rechenzeit zugeteilt? Wann terminieren sie?

Priorität	Verfahren
0	Round-Robin Quantum 1
1	Round-Robin Quantum 3
2	First Come First Served



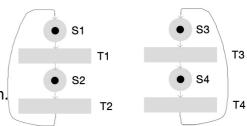
b) Berechnen Sie Verweil- und Wartezeit sowie die mittlere Verweil- und Wartezeit.

Prozess	Ankunftszeitpunkt	Rechenzeit				
Α	0	3				
В	2	7				
С	2	2				
D	5	4				
Е	7	4				

	А	Α	А	В	В	С	С	В	В	D	D	E	E	В	D	D	Е	Е	В
0																			21

14 Pkt.

a) S1 (S3) bedeutet P1 (P2) rechnet im unkritischen Bereich, S2(S4) bedeutet P1(P2) rechnet im kritischen Bereich. Tragen Sie in das Schaubild oben die Kanten, Stellen und Marken, sofern benötigt, ein um zu verhindern, dass die beiden Prozesse gleichzeitig im kritischen Bereich rechnen.



b) Stellen Sie den Erreichbarkeitsgraphen zu Ihrem Petri Netz auf, bezeichnen Sie dabei die Kanten mit den Bezeichnungen der Transitionen.

5. Buddy-Systeme

10 Pkt.

Ein mobiles Gerät verfüge über einen 1 MB großen Speicher, der nach dem Buddy-Verfahren verwaltet wird. Um diesen Speicher byteweise zu adressieren, benötigt man $20 \text{ Bits } (2^{20} = 1.048.576 \text{ Bytes} = 1 \text{ MB}).$

- a) Nacheinander sollen die folgenden vier Programme in den Speicher geladen werden:
 - P1: 100 KB
 - P2: 220 KB
 - P3: 250 KB
 - P4: 60 KB

Zeichnen Sie den Buddy-Baum nach jeder Neubelegung. Tragen Sie auch die Zeiger auf die Freibereiche ein und geben Sie für P1 bis P4 die Speicheradressen an.

Hinweis: Es wird immer das am weitesten links stehende Segment gesplittet und der am weitesten links stehende Buddy belegt.

b) Die Programme aus Teilaufgabe a) benötigen insgesamt 630 KB Speicherplatz. Damit müssten noch 1024 - 630 = 394 KB nutzbar sein. Warum ist das im Beispiel nicht der Fall? Welcher Effekt kommt hier zum Tragen? Wie viel nutzbarer Speicherplatz steht dem Benutzer noch zur Verfügung?

c) Gegeben ist eine weitere Anfrage:

- P5: 280 KB

Kann P5 noch zusätzlich in den Speicher geladen werden? Falls ja, zeichnen Sie den Buddy- Baum nach der Belege-Operation. Falls nein, begründen Sie Ihre Antwort.

6. Seitenersetzung

16 Pkt.

- Menge der Seiten N = {A, B, C, D, E}
- Menge der Rahmen $Frame_3 = \{f_1, f_2, f_3\}$
- -W = AEDEDBDEADCBAE
- Der Arbeitsspeicher ist zu Beginn leer.
 - a) Least Frequently Used (LFU)
 Geben Sie die Veränderungen im Speicher tabelarisch an (alle Zugriffe seit dem Laden der Seite).

Referenzierte Seite	f ₁	f ₂	f ₃	Summe der Seitenfehler
А				
Е				
D				
Е				
D				
В				
D				
E				
А				
D				
С				
В				
А				
E				

b) Annahme: Es wird nur die Anzahl der Seitenrahmen im Arbeitsspeicher erhöht. Wie verhält sich die Anzahl der Seitenfehler? Begründen Sie ohne neue Tabelle.

7. Koordination von Threads

[fehlt]