Aufgabe 1: Einfachauswahlaufgabe

(12 Pkt.)

(1) PI	nysikalische	(ii) N	Mikroprogr	amm-	unterhalb des B	ngs-	(iv) Masch sprache	inicii	
Gerä		ierur	ng		programme				
0) *	×			11					
2) W	elche Art von Unt	erprog	rammen gi	ibt es?	(iii) halboffen	e	(iv) unend	iliche	
	albgeschlossene		eschlosser						
0) 71	ie bezeichnet ma	1	× 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	muricoh	en Anwendung	sprogram	men und		
sie k	ebssystem, durch einen direkten Zu	welche griff ha	e diese z.B.	. aui Re	ssource zugreife		(iv) Programr		
(1) 5	ystemaufrufe	(11) 1	Vulzeraum	uic			1.08.4		
	ie ist die mittlere				it folgende	r Ressou	cennutzung	3	
unte	r Anwendung vor	Multij	programm	ingr	igter Speicher	Platte	Terminal	Drucker	
	CPU-Ausla		10		50 KBytes	-	-	-	
1		20%	10 min. 20 min.		100 KBytes	-	ja	-	
2	1	45%			80 KBytes	ja	-	ja	
		25%	30 min.	1	00 100 100		1	Marine Barrier and Marine	
3				<u> </u>	1 (11) 10 -1-		(iv) 20 1	min	
(i) 3,	,33 min.	(ii) (5,66 min.	andsübe	(iii) 10 min.	stands-Pr	(iv) 20 rozessmode	ell?	
(i) 3, 5) W (i) ne		ter direction (ii) to the direction (iii) to	ekter Zustaready — roeim 7-Zustaru?	stands-l	ergang im 5-Zu (iii) running Prozessmodell	stands-Pr	rozessmode y (iv) blo	oll? ocked → read	
(i) 3, 5) W (i) ne 6) W 5-Zu	as ist kein erlaub ew → exit	ter direction (ii) to the direction (iii) to	ekter Zusta ready → ro	stands-l	ergang im 5-Zu (iii) running Prozessmodell (iii) ready, s	stands-Pr	rozessmode y (iv) blo	oll? ocked → read	
(i) 3, 5) W (i) ne 6) W 5-Zus (i) ru	as ist kein erlaub ew → exit elcher Zustand k stands-Prozessmo	ter directer	ekter Zusta ready → re peim 7-Zus nzu? new, suspe	stands-l	ergang im 5-Zu (iii) running Prozessmodell (iii) ready, s	stands-Pr	rozessmode y (iv) blo	oll? ocked → read	
(i) 3, 5) W (i) ne 6) W 5-Zus (i) ru	as ist kein erlaub ew → exit elcher Zustand kestands-Prozessmonning	ter direction (ii) in the community (iii) in	ekter Zustaready → roceim 7-Zusnzu? new, suspen Threads	stands-lend	ergang im 5-Zu (iii) running Prozessmodell (iii) ready, s	stands-Pr g → read vergliche suspend	rozessmode y (iv) blo en zum	oll? ocked → read	
(i) 3, 5) W (i) no 6) W 5-Zus (i) ru 7) W (ii) (iii) (iii)	as ist kein erlaub ew → exit elcher Zustand k stands-Prozessmo	ter direction (ii) is better direction (iii)	ekter Zustaready — ri peim 7-Zusnzu? new, suspe a Threads neuen Throtwendig, Threads in ozessen. Adressrau iglich and wel-Threads s auf vers	end ist korr reads ir, als zur unerhall m der T erer Th ds (KLT chieder	ergang im 5-Zu (iii) running Prozessmodell (iii) ready, s ekt? n einem existie: Generierung of eines Prozess Threads eines l' reads sicher.) kann das Bet	stands-Projection of the stands of the stand	rozessmode y (iv) blo en zum (iv) ex rozess ist en Prozess ern mehr 2	il? cked → read it ses. Zeit als	
(i) 3, 5) W (i) no 6) W 5-Zus (i) ru 7) W (ii) (iii) (iii)	as ist kein erlaubew → exit elcher Zustand kestands-Prozessmonning elche Aussage be Zur Generierung wesentlich mehr Kontextwechsel Durch den getre einzelner Thread Im Falle von Ker Threads eines Pr	ter direction (ii) is better direction (iii)	ekter Zustaready — ri peim 7-Zusnzu? new, suspe a Threads neuen Throtwendig, Threads in ozessen. Adressrau iglich and wel-Threads s auf vers	end ist korr reads ir, als zur unerhall m der T erer Th ds (KLT chieder	ergang im 5-Zu (iii) running Prozessmodell (iii) ready, s ekt? n einem existie: Generierung of eines Prozess Threads eines l' reads sicher.) kann das Bet	stands-Projection of the stands of the stand	rozessmode y (iv) blo en zum (iv) ex rozess ist en Prozess ern mehr 2	il? cked → read it ses. Zeit als	

(iv) 200 20

8) Ein Computer habe vier Bandlaufwerke und n Prozesse, von denen jeder zwei Bandlaufwerke gleichzeitig für seine Ausführung benötigt. Bei einer Anfrage bekommt ein Prozess ein beliebiges freies Bandlaufwerk zugewiesen. Für einen Prozess ist es irrelevant welche Bandlaufwerke er verwendet, solange es zwei sind. Nachdem er die zwei Bandlaufwerke erhalten hat, terminiert er nach endlicher Zeit. Für welchen Wert von n besteht die Möglichkeit eines Deadlocks?

(i) 4 (ii) 2 (iv) 1 (i) 4 (ii) 3 9) Welcher Erreichbarkeitsgraph gehört zu folgendem Petrinetz? $M_0 = (1, 0, 0)$ $M_0 = (1, 0, 0)$ Tı $M_1 = (1, 1, 1)$ $M_0 = (1, 0, 0)$ $M_1 = (1, 1, 1)$ $M_1 = (0, 1, 0)$ T_2 T₃ T_2 T₂ (i) $M_1 = (1, 0, 0)$ $(M_2 = (0, 0, 1))$ (iii) $M_2 = (0, 0, 1)$ $M_2 = (0, 0, 1)$ 10) Für eine korrekte Lösung des wechselseitigen Ausschlusses müssen drei Bedingungen erfüllt sein. Was ist keine davon? (iv) Bounded Waiting (ii) Correlated (iii) Progress (i) Mutual Exclusion Blocking 11) Wie bezeichnet man die Einheiten fester Länge, in die der logische Adressraum (virtuelle Speicher) unterteilt wird? (iv) Bilder (iii) Seiten (ii) Bücher (i) Seitenrahmen 12) Der verfügbare Arbeitspeicher eines Systems umfasst 64 MByte und soll komplett als physischer Speicher für das Paging-System verwendet werden. Ein Seitenrahmen habe eine Größe von 2 KByte. Die kleinste adressierbare Einheit (Wort) sei 1 Byte. Wie viele Bits benötigen Sie zur Adressierung eines Wortes innerhalb einer Seite? Achtung: Gehen Sie von folgender Konversion aus: $1024 \text{ Byte} = 2^{10} \text{ Byte} = 1 \text{ KByte}$ 1024 Byte = 2^{10} Byte = 1 KByte 1024 KByte = 2^{10} KByte = 1 MByte

(ii) 2 10

(i) 4 9

Aufgabe 2: Scheduling

(19 Pkt.)

In dieser Aufgabe sollen drei Scheduling-Strategien untersucht werden: die nicht-präemptive Strategie FCFS (First Come First Served), die präemptive Strategie SRPT (Shortest Remaining Processing Time) und die präemptive Strategie RR (Round Robin). Dazu seien die folgenden Prozesse mit ihren Ankunftszeitpunkten und Rechenzeiten (in beliebigen Zeiteinheiten) gegeben.

Prozess	Ankunftszeitpunkt	Rechenzeit
Prozess	Alikumuser-	6
P ₁	0	2
P ₂	3	
Pa	2	3
P	3	3
F4	- E	2

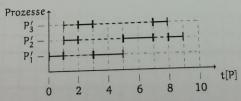
Gehen Sie davon aus, dass jeder Prozess sein Zeitquantum stets vollständig ausnutzt, d.h. kein Prozess gibt den Prozessor freiwillig frei (Ausnahme: bei Prozessende).

Trifft ein Prozess zum Zeitpunkt t ein, so wird er direkt zum Zeitpunkt t beim Scheduling berücksichtigt. Wird ein Prozess zum Zeitpunkt t' unterbrochen, so reiht er sich auch zum Zeitpunkt t' sichtigt. Wird ein Prozess zum Zeitpunkt t' unterbrochen, so reiht er sich auch zum Zeitpunkt t' wieder in die Warteschlange ein. Sind zwei Prozesse absolut identisch bezüglich ihrer relevanten wieder in die Warteschlange eingereiht. Werte, so werden die Prozesse nach aufsteigender Prozesse-ID in die Warteschlange eingereiht. Diese Annahme gilt sowohl für neu im System eintreffende Prozesse, als auch für den Prozess, dem der Prozessor u.U. gerade entzogen wird!

Beispiel: Es seien folgende Ankunfts- und Rechenzeiten für die drei Beispielprozesse P₁', P₂' und P₃ gegeben:

Prozess	Ankunftszeitpunkt	Rechenzeit
D/	0	3
P!	1	4
P ₂	1	2

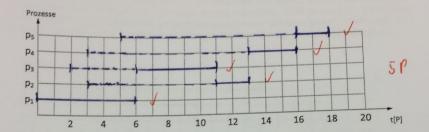
Das folgende Diagramm zeigt ein zufälliges Scheduling der drei Prozesse $P_1',\,P_2'$ und P_3' und soll die Art der Darstellung veranschaulichen:



Bearbeiten Sie unter den gegebenen Voraussetzungen nun die folgenden Aufgaben:

48

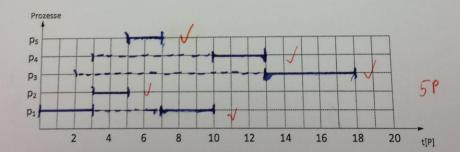
a. Erstellen Sie entsprechend des Beispiels ein Diagramm für die nicht-präemptive Strategie FCFS, das für die Prozesse P_1-P_5 angibt, wann welchem Prozess Rechenzeit zugeteilt wird und wann die Prozesse jeweils terminieren. Kennzeichnen Sie zudem für jeden Prozess seine Ankunftszeit. Tragen Sie Ihre Lösung in folgende Vorlage ein:



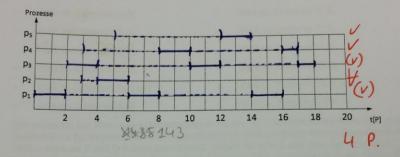
b. Berechnen Sie als Dezimalzahl mit einer Nachkommastelle die mittlere Verweil- und Wartezeit für das Verfahren FCFS und tragen Sie Ihre Ergebnisse in die folgende Tabelle ein.

Strategie	Mittlere Verweilzeit	Mittlere Wartezeit
FCFS	1012 1	66 1

c. Erstellen Sie entsprechend des Beispiels ein Diagramm für die **präemptive Strategie SRPT**, das für die Prozesse P_1-P_5 angibt, wann welchem Prozess Rechenzeit zugeteilt wird und wann die Prozesse jeweils terminieren. Kennzeichnen Sie zudem für jeden Prozess seine Ankunftszeit. Tragen Sie Ihre Lösung in folgende Vorlage ein:



d. Erstellen Sie entsprechend des Beispiels ein Diagramm für die **präemptive Strategie RR**, das für die Prozesse P₁–P₅ angibt, wann welchem Prozess Rechenzeit zugeteilt wird und wann die Prozesse jeweils terminieren. Die Dauer einer Zeitscheibe betrage 2 Zeiteinheiten. Gehen Sie davon aus, dass jeder Prozess die Dauer seiner Zeitscheibe stets vollständig ausnutzt, sofern er nicht terminiert. Terminiert ein Prozess aber vor Ablauf seiner Zeitscheibe, gibt er den Prozessor zum Zeitpunkt der Terminierung sofort frei. Trifft genau nach Ende einer Zeitscheibe ein neuer Prozess ein, so wird der neue Prozess vor dem gerade unterbrochenen Prozess in die Warteschlange eingereiht. Tragen Sie Ihre Lösung in folgende Vorlage ein:



Aufgabe 3: Deadlocks

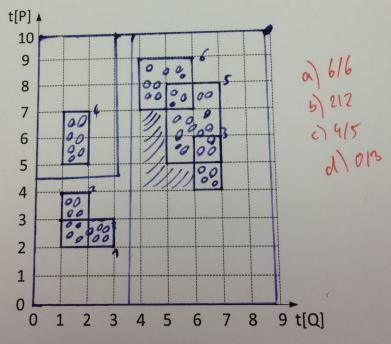
m (16 Pkt.)

Bearbeiten Sie die folgenden Aufgaben.

Gegeben seien zwei Prozesse P und Q, die auf einem Uniprozessorsystem ausgeführt werden sollen. Der Prozess Q benötigt 9 und der Prozess P 10 Zeiteinheiten für seine Ausführung. Es stehen die Betriebsmittel BM 1–6 zur Verfügung, die von den Prozessen während ihrer Ausführung benötigt vor den Ausführung benötigt werden.

Qt	penötigt:	P be	enötigt:
_	BM1 im Zeitraum]1;3[,	_	BM1 im Zeitraum]2;3[,
_	BM2 im Zeitraum]1;2[,	-	BM2 im Zeitraum]2;4[,
_	BM3 im Zeitraum]6;7[,	-	BM3 im Zeitraum]4; 6[,
_	BM4 im Zeitraum]1;2[,	-	BM4 im Zeitraum]5;7[,
_	BM5 im Zeitraum]5; 7[und	-	BM5 im Zeitraum]5;8[und
	BM6 im Zeitraum]4; 6[.	_	BM6 im Zeitraum]7;9[.
-	DIVIO IIII Zeiti auiii 14,01.		

Skizzieren Sie das Prozessfortschrittsdiagramm für die oben beschriebenen Anforderungen, indem Sie die benötigten Betriebsmittel entsprechend ihrer zeitlichen Verwendung durch die beiden Prozesse P und Q korrekt einzeichnen. Gehen Sie davon aus, dass der Scheduler die Prozesse P und Q zu beliebigen Zeitpunkten aktivieren bzw. suspendieren kann. Gehen Sie zudem davon aus, dass ein Kontextwechsel zwischen P und Q keinerlei Zeit in Anspruch nimmt. Tragen Sie Ihre Lösung in die folgende Vorlage ein:



11): unsides/hritisch 0%: unmöglich

- b. Kennzeichnen Sie **deutlich** alle unmöglichen und unsicheren Bereiche im Diagramm aus Teilaufgabe a).
- c. Zeichnen Sie alle *prinzipiell* unterschiedlichen Ausführungspfade in das Diagramm aus Teilaufgabe a) ein, so dass die Prozesse P und Q terminieren.
- d. Bezogen auf Teilaufgabe a): Wieviele prinzipiell unterschiedliche Ausführungspfade gibt es, die in einem Deadlock enden? Geben Sie für jeden solchen Ablauf ein Beispiel an und beschreiben sie dabei, wann und wie lange Prozess P bzw. Q aktiviert bzw. suspendiert werden muss, um in eine Deadlock-Situation zu gelangen.

Es gibt 7 printipiell unterskiellicht Ausführungstfall.

Rosep Gin Beispiel in der Zudmung auf der Leite davor wäre

per ein Eintreffen der dusführungspades bei 3 und Q. In düsen

Fall wäre I Lüs 3 und Q für 1 Feiteinheit alt bei, eum in eine

Dedlock-Lituation zu zelanzen.

Aufgabe 4: Petrinetze

10 (17 Pkt.)

Bearbeiten Sie folgende Aufgaben:

a. Gegeben sei ein Prozess, der wiederholt zwei Kernel Level Threads (KLT) startet und wartet, bis beide KLTs beendet wurden. Folgender Pseudocode verdeutlicht den Ablauf des Prozesses:

Der Ablauf dieses Prozesses soll im Folgenden als Petrinetz modelliert werden. Dazu ist folgender Rahmen vorgegeben:

Für die Semantik der Stellen:

S₁: Berechnung vorbereitet

S₂: Thread 1 arbeitet

S₃: Thread 2 arbeitet

S₄: Threads beendet

Für die Semantik der Transitionen gilt:

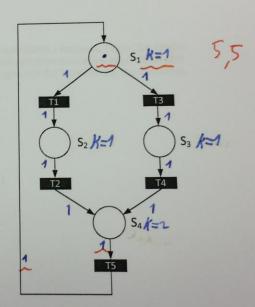
- T1: Starte Thread 1

T2: Beende Thread 1

- T3: Starte Thread 2

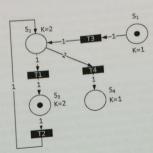
- T4: Beende Thread 2

- T5: Berechnung vorbereiten



Ergänzen Sie in dem oben dargestelltem Rahmen die Kapazität von Stellen, das Kantengewicht für Kanten und die Anfangsmarkierung, so dass der beschriebene Prozess durch das Petrinetz modelliert wird. Zu Beginn soll die Berechnung bereits vorbereitet sein.

b. Gegeben sei folgendes Petrinetz:



Erstellen Sie den Erreichbarkeitsgraphen zu dem modellierten Petrinetz. Geben Sie hierbei auch an, wie in den Markierungen des Erreichbarkeitsgraphen die Stellen angeordnet sind. Beschriften Sie alle Übergänge zwischen Markierungen mit der Bezeichnung der Transition, die hierfür feuern muss.

die hierfür feuern muss. $M_j = (S1, S_2, S_3, S_4)$ $M_0 (1, 0, 1, 0)$ T_2 T_3 T_4 $T_$

c. Gibt es eine Markierung des Erreichbarkeitsgraphen aus Teilaufgabe b, in der eine teilweise Verklemmung (partieller Deadlock), aber keine echte Verklemmung vorliegt? Wenn ja, benennen Sie diese Markierung. Begründen Sie (für ja oder nein) in jedem Fall Ihre Antwort.

Ja) für Sy und S4. Diese beiden Iteller nich vom Rreislauf
abzeschritten, da heine Transitionen ein- bzw. auszehen. # 51 kann
von niegentur entillet werden, und von S4 ham heine wer
tere Itelle nehr aneitet werden zuen Rein Reine wer

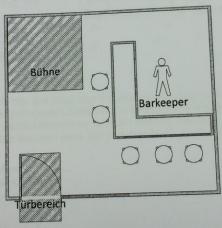
Aufgabe 5: Semaphore

(16 Pkt.)

In dieser Aufgabe sollen Sie das Konzept der Semaphore am Beispiel einer kleinen Studentenbar umsetzen. Dazu soll das Betreten und Verlassen der Bar simuliert werden, welche 5 Barhocker bereitstellt, die von den Gästen genutzt werden können. Die Gäste (welche hier als Prozesse angesehen werden können) betreten bzw. verlassen die Bar über eine Tür. Damit es nicht zu Auseinandersetzungen kommt, darf sich zu jedem Zeitpunkt nur eine Person im Türbereich aufhalten. Auch dieser Umstand soll von Ihnen modelliert werden. Es dürfen sich stets nur maximal so viele Personen in der Bar befinden (inklusive einer Person im Türbereich), wie Barhocker vorhanden sind.

Nachdem ein Gast die Bar betreten und auf einen Hocker Platz genommen hat, versucht er drei Getränke zu sich zu nehmen. Dazu signalisiert er dem Barkeeper, der sich bereits hinter dem Tresen befindet, für jedes Getränk einzeln einen Bestellwunsch. Der Gast wartet, bis sein Getränk zubereitet wurde, was ihm vom Barkeeper signalisiert wird. Solange keine Bestellung aufgegeben wurde, ist der Barkeeper untätig. Er kann zu jedem Zeitpunkt nur eine Bestellung bedienen. Nach wurde, ist der Barkeeper untätig. Er kann zu jedem Zeitpunkt nur eine Bestellung soll der Barkeeper wieder allen Gästen zur Verfügung stehen. der Bearbeitung einer Bestellung soll der Barkeeper wieder allen Gästen zur Verfügung stehen. Nachdem ein Gast drei Getränke konsumiert hat, verlässt er die Bar durch den Türbereich. Da alle Gäste den Barkeeper gut kennen und implizit anschreiben, kann der Bezahlvorgang außer Acht gelassen werden.

Die nachfolgende Abbildung zeigt den schematischen Aufbau.



Beantworten Sie nun auf Grundlage dieses Szenarios folgende Aufgaben:

a.) Was sind die kritischen Bereiche bei diesem Problem?

2/2

Tintereich und die Ansal de Barbother.

b. Tragen Sie in folgende Tabelle die aus Ihrer Sicht benötigten Semaphoren ein, um den beschrieben Sachverhalt zu synchronisieren. Geben Sie zu jedem von Ihnen angedachten Semaphor einen Bezeichner, den Typ und eine kurze Beschreibung, wofür er verwendet werden soll, an. Die beiden Semaphoren bestellwunsch und getränk_fertig sind bereits gegeben.

3/3

Bezeichner bestellwunsch getränk_fertig two bashokku bashokku bashokku	Zählsemaphor Zählsemaphor Binisem. Binisem.	Zweck Signalisiert dem Barkeeper einen Bestellwunsch Signalisiert einem Gast die Fertigstellung seines Getränks Signalisiert einem Gast die Fertigstellung seines Getränks Signalisiert einem Gast die Fertigstellung seines Getränks Gibb an, oh Dir gerall besteht ist oht einer seine der vangelt Gibb an, wie vielle Holker besteht sind Gibb an, oh Barbesper gerale tätig ist oller niellet.

c. Geben Sie in Pseudocode an, wie die benötigten Semaphore initialisiert werden müssen. Verwenden Sie dabei die Notation, die bei den gegebenen Semaphoren verwendet wurde: 1/3

Pseudocode	Bedeutung Bedeutung bei Bedeutung bei Bedeutung bei Bedeutung bede
init (bestellwunsch, 0); init (getränk_fertig, 0); init (two) 0); init (two o); init (barhelpe, 0); init (barhelpe, 0);	Initialisiert den Semaphor bestellwunsch mit dem Wert 0. Initialisiert den Semaphor getränk_fertig mit dem Wert 0. Initialisiert den Semaphor getränk_fertig mit dem Wert 0. Initialisiert den Semaphor kins unit dem wert 0. Initialisiert den Semaphor kins unit dem wert 0. Initialisiert den Semaphor kins unit dem wert 0. Initialisiert den Semaphor bestell wir dem Wert 0. Initialisiert den Semaphor getränk_fertig mit dem Wert 0. Initialisiert den Semaphor g

d. Vervollständigen Sie nun den folgenden Pseudocode für einen Gast, so dass auch mehrere Gäste stets synchronisiert werden. Dabei soll das Betreten bzw. Verlassen des Lokals durch die Gäste sowie deren Getränkebestellung simuliert werden. Beachten Sie, dass der Barkeeper immer nur einen Gast bedienen kann. Der Pseudocode des Barkeepers ist bereits gegeben.

5,5/8

```
| Gast() {
| While | brush | {
| Wais (Aus) | {
| Signal (birsh) | {
| Mestellung aufgeben | {
| Wais (barbelpla) | {
| Wais (barbelpla) | {
| Mestellung abwarten | {
```

```
signal (getrank featis);

(Getränk entgegennehmen);

signal (basheyrls);

vait (bis);

vait (bis);

(die Bar verlassen);

signal (basheyrls);

(die Bar verlassen);

signal (bis);

(die Bar verlassen);

// signal (bis);

Barkeeper() {

while (true) {

//auf Bestellung warten

wait (bestellung signalisieren

signal (getränk_fertig);

<Getränk an den Gast geben);

s
```

Verwenden Sie für den Zugriff auf Ihre Semaphore folgende Notation:

Pseudocode	Beispiel	Bedeutung Erniedrigt den Wert des Semaphor mutex um
<pre>wait (<semaphor>);</semaphor></pre>	wait (mutex);	eins
signal(<semaphor>);</semaphor>	signal(mutex);	Erhöhe den Wert des Semaphor mutex un eins
<aktion></aktion>	<pre><getränk entgegennehmen=""> //Zubereitung abwarten</getränk></pre>	Führe die gelistete Aktion aus Kommentarzeile

Aufgabe 6: Seitenersetzung

Die Menge der Seiten sei gegeben durch $N=\{1,2,3,4,5\}$ und die Menge der Seitenrahmen, die für die Speicherung der Seiten im Arbeitsspeicher zur Verfügung steht, sei gegeben durch Frames = $\{FR_1,FR_2,FR_3\}$. Auf die fünf Seiten der Menge N werde in folgender Reihenfolge zugegriffen (Reference String): griffen (Reference String):

w = 1 3 2 2 5 3 4 5 4 1 2 1Ein Seitenfehler liegt immer dann vor, wenn sich eine referenzierte Seite nicht im Arbeitsspeicher befindet. Dieser ist zu Beginn ber

Dokumentieren Sie den Vorgang der Seitenersetzung nach der Seitenersetzungsstrategie LRU (Least Recently Used), indem Sie alle Veränderungen im Speicher in der folgenden Tabelle dokumentieren. Markieren Sie dabei alle zu ersetzenden Seiten mit einem Stern. Befüllen Sie die zu Beginn Jegen Seitenrahmen initial aufsteigend nach ihrem Index. befindet. Dieser ist zu Beginn leer. Befüllen Sie die zu Beginn leeren Seitenrahmen initial aufsteigend nach ihrem Index.

llen Sie die zu Beg				1 2	T 5	3.	4	5	4	1 1	1
Reference String	1	3	2	1	12	2	2	20	10	6 4	43
FR ₃		-3	1	1	34	70	4	4	2 4	2	12,
FR ₂		2	19	11-1	-	5	5	5.	TAN.	#F 0	50,5
FR ₁	1	17	1	1	05	0,5	F	Pagr	eitenf	ehler.	Untersche er Erstbel

Ermitteln Sie mit Hilfe der vorangegangen Tabelle die Anzah der Seitenfehler. Untersch den Sie dabei zwischen Seitenfehler durch Erstbelegung und Seitenfehler nach der Erstbelegung. Berechnen Sie zudem die Gesamtzahl der Seitenfehler und tragen Sie die Werte in die folgende Teballe ein folgende Tabelle ein:

Seitenfehler durch Erstbelegung:

Seitenfehler nach der Erstbelegung:
Gesamtanzahl der Seitenfehler:

Kann die LRU-Strategie bessere Ergebnisse bezüglich der aufgetretenen Seitenfehler liefern als die OPT-Strategie? Begründen Sie Ihre Antwort.

Nennen Sie zwei weitere Seitenersetzungsstrategien (additiv zur LRU-Strategie und zur OPT-Strategie).

LFU (Least Frequently rised) V Clock / Lecond Chance

13/10

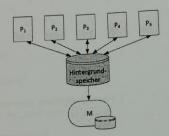
8/12

Aufgabe 7: Threads in Java

(20 Pkt.)

In dieser Aufgabe soll der Betrieb eines Terminals in Java simuliert werden, auf dem insgesamt 5 Prozesse aktiv sind. Es wird angenommen, dass die Prozesse P₁ bis P₅ spezielle Rechenprozesse sind, die regelmäßig große Datenmengen in speziellen Zugriffsphasen auf den gemeinsamen Hintergrundspeicher schreiben. Aus Performanzgründen dürfen zu einem Zeitpunkt jedoch ma-Hintergrundspeicher beschreiben. Ein Rechenprozess ximal 2 Rechenprozesse gleichzeitig den Hintergrundspeicher beschreiben. Ein Rechenprozess muss deshalb gegebenenfalls mit dem Beginn des Schreibzugriffs warten, damit diese Bedingung miss deshalb gegebenenfalls mit dem Beginn des Schreibzugriffs warten, damit diese Bedingung nicht verletzt wird. Vor der Wartephase meldet er einen Schreibewunsch im System an. In den Zwischenphasen greifen die Rechenprozesse nicht auf den Hintergrundspeicher zu und führen spezielle Berechpungen durch

In regelmäßigen Abständen soll der aktuelle Stand des Hintergrundspeichers über ein Bandlaufwerk gesichert werden, wobei exakt der Zustand zu einem dedizierten Zeitpunkt gespeichert werden soll. Diese Datensicherung führt ein weiterer Datensicherungsprozess M durch. Der Datensicherungsprozess befindet sich im Ruhezustand, wenn aktuell keine Sicherung nötig ist. Er geht in cherungsprozess befindet sich im Ruhezustand, wenn aktuell keine Sicherung nötig ist und wartet solange, bis kein Rechenprozess den Wartezustand über, wenn eine Sicherung nötig ist und wartet solange, bis kein Rechenprozess auf den Hintergrundspreicher zugreift und kein Rechenprozess einen Schreibewunsch besitzt. Das beschriebene Szenario ist in folgender Abbildung nochmals dargestellt:



Im folgenden soll eine Klasse Speicher zur Simulation des Hintergrundspeichers implementiert werden. Die Beispielimplementierungen der Klassen Rechenprozess, Datensicherungsprozess und Terminal soll Ihnen verdeutlichen, wie die Klasse Speicher verwendet werden kann: (Bitte wenden!)

```
Die Klasse Terminal:
 public class Terminal {
    private Speicher my_speicher;
    private Rechenprozess[] rechenprozesse;
    private Datensicherungsprozess my_datensicherungsprozess;
         public Terminal() {
  my_speicher = new Speicher(2);
  rechenprozesse = new Rechenprozess[5];
  for(int i = 0; i < rechenprozesse.length; i++) {
    rechenprozesse[i] = new Rechenprozess(my_speicher, i);
    rechenprozesse[i] = new Rechenprozess(my_speicher, i);
}</pre>
                     rechenprozesse[i].start();
 11
               my_datensicherungsprozess = new Datensicherungsprozess(my_speicher);
my_datensicherungsprozess.start();
 13
 14
 17
         public static void main(String[] args) {
       new Terminal();
 21 }
 Die Klasse Rechenprozess:
  1 import java.util.Random;
  3 public class Rechemprozess extends Thread {
          private Speicher my_speicher;
private int id;
          private Random generator;
          public Rechemprozess(Speicher speicher, int id) {
               this.my_speicher = speicher;
this.id = id;
               generator = new Random();
 11
 12
 13
          public void run() {
 14
             try {
   Thread.sleep(generator.nextInt(2000) + 500);
15
                     my_speicher.schreibzugriffBeginnen(id);
                     Thread.sleep(generator.nextInt(2000) + 500);
17
18
                    my_speicher.schreibzugriffBeenden(id);
19
            } catch (InterruptedException ie) {
20
21
22
23 }
Die Klasse Datensicherungsprozess:
1 import java.util.Random;
public class Datensicherungsprozess extends Thread {
```

private Speicher my_speicher;

```
private Random generator;
          public Datensicherungsprozess(Speicher speicher) {
    this.my_speicher = speicher;
    generator = new Random();
11
          public void run() {
12
                 while (true) (
                       try {
                              Thread.sleep(generator.nextInt(2000) + 500);
15
                              my_speicher.sicherungBeginnen();
System.out.println("Daten werden gesichert");
Thread.sleep(generator.nextInt(2000) + 500);
16
18
                              my_speicher.sicherungBeenden();
Thread.sleep(1000);
19
                         ) catch (InterruptedException ie) {
22
23
25 }
```

Bearbeiten Sie nun die folgenden Aufgaben:

a. Was versteht man allgemein unter einem kritischen Bereich?

Der Bereich, in dem

ter einem kritischen Bereich?
Crozene Gleichzeitig nedmen (vor dem Deallock).

0/2

- b. Implementieren Sie den Konstruktor der Klasse Speicher. Verwenden Sie dabei den Code-Rahmen am Ende der Aufgabe und kommentieren Sie Ihre Lösung! Die Klassenattribute sind dorts bereits deklariert und müssen durch den Konstruktur initialisiert werden.
- c. Implementieren Sie die Methode schreibzugriffBeginnen (int id), welche den Beginn des Zugriffs eines Rechenprozesses auf den Hintergrundspeicher modelliert, sowie die die Methode schreibzugriffBeenden (int id), welche im Gegenzug das Beenden des Zugriffs eines Rechenprozesses auf den Hintergrundspeicher modelliert. Beachten Sie dazu die folgenden Randbedingungen:
 - Alle oben genannten Anforderungen müssen beachtet werden.
 - Maximal 2 Rechenprozesse dürfen den Hintergrundspeicher gleichzeitig beschreiben.
 - Solange ein Rechenprozess einen Schreibewunsch hat oder sich gerade in der Zugriffsphase befindet, darf der Datensicherungsprozess nicht aktiv werden.

Ergänzen Sie dazu den Code-Rahmen am Ende der Aufgabe und kommentieren Sie Ihre Lösung!

Hinweis: Sie können davon ausgehen, dass die Methoden schreibzugriffBeginnen (int id) bzw. schreibzugriffBeenden (int id) immer in einer sinnvollen Reihenfolge aufgerufen werden (siehe Beispielimplementierung der Klasse Rechenprozess).

d. Implementieren Sie nun die Methoden für den Datensicherungsprozess. Vervollständigen Sie dazu den Code-Rahmen für die Methoden sicherungBeginnen () und sicherungBeenden () in dem Code-Rahmen am Ende der Aufgabe und kommentieren Sie Ihre Lösung.

Hinweis: Sie können davon ausgehen, dass die Methoden sicherungBeginnen () und sicherungBeenden () immer in einer sinnvollen Reihenfolge aufgerufen werden (siehe Beispielimplementierung der Klasse Datensicherungsprozess).

```
Folgender Code-Rahmen steht Ihnen zur Bearbeitung der Aufgaben b), c) und d) zur Verfügung:
          public class Speicher {
              private static int maxRechenprozesse;
private int anzahlRechenprozesse;
               private boolean sicherungAktiv;
               private int anzahlSchreibewuensche;
               public Speicher (
            this mad techangrosesse = 2; U
this anight achangrosesse = 0;
                                                        / Mitialisiding der globalen
            this , nichorangeld sin = false;
2/3
                                                                  Variables
           this ansahl Einseibelverensche = 0;
               public synchronized void schreibzugriffBeginnen (int id) {

// Wird durch einen Rechenprozess aufgerufen.

amall Libelbeweursde ++;

Il Sulweibeweursde hard
                    while (and likelongs general Rechings or serve
                anschl Rechengrosesse ++; I wind interemention to, wern weak theory man noth nicht encité ist
                    } catch (InterruptedException ie) {
                   wais();
                    System.out.println("Rechenprozess " + id + " ==> Speicher");
              public synchronized void schreibzugriffBeenden(int id) {
                   // Wird durch einen Rechenprozess aufgerufen.
             annald Lebreiberverensde -; II nach Boerligung des Lebreib
vorgangs verschwiedet auch des
Wennsch.
```

```
System.out.println("Speicher ==> Rechenprozess " + id);
                    and lachengussere -- ; 11 somen hat fersiggeredmet und wind
not foll ); Middle Prosene hörmen sites nadmirken
                   public synchronized void sicherungBeginnen() {
    // Wird durch den Datensicherungsprozess aufgerufen.
                        while ( amahl Debreibelsenensche 7 0
                         ansaht Kethengrossene ++; Whosen have reducen, reallen
                                                                   Letreibenconsh geaughers with
119
                         } catch (InterruptedException ie) {
                         this.sicherungAktiv = true;
System.out.println("Datensicherungsprozess ==> Speicher");
                    public synchronized void sicherungBeenden() {
    // Wird durch den Datensicherungsprozess aufgerufen.
    this.sicherungAktiv = false;
                         System.out.println("Speicher ==> Datensicherungsprozess");
                        notifyell();
212
```