

Mercredi 26 Juin

Session A - Ouverture

Sylvain Collange Ordinateurs quantiques : ouvrons la boîte

Daniel Etiemble Coprocesseurs : échecs et réussites

Maxime Bélair, Sylvie Laniece and Jean-Marc Menaud Container interaction with host OS for enhanced security : a survey

Peterson Yuhala, Boris Teabe, Alain Tchana, Fabien Hermenier and Daniel Hagimont Paging Virtualization is not a fatality

Session B – Industriels

TBA

Session C - Autour de la mémoire

Nilloofar Charmchi and Sylvain Collange Toward compression-aware prefetching

Riyane Sid Lakhdar and Henri-Pierre Charles Modélisation des défauts de cache pour application auto-optimisée de multiplication de matrice et convolution

Romaric Jodin UPMEM: nouvelle génération d'accélérateur, intégré dans une DRAM

Valentin Egloff, Henri-Pierre Charles, Maha Kooli, Bastien Giraud, Jean-Philippe Noel and Jean-Michel PortalMélangeur pour la multiplication de matrice sur architecture de type calcul en mémoire

Session D - Blockchain et vie privée

Redha Gouicem, Julien Sopena, Julia Lawall, Gilles Muller, Baptiste Lepers, Willy Zwaenepoel, Jean-Pierre Lozi and Nicolas Palix Understanding scheduler performance: a feature-based approach

Lucas Serrano, Van-Anh Nguyen, Ferdian Thung, Lingxiao Jiang, David Lo, Julia Lawall and Gilles Muller SPINFER: Un Outil d'Inférence de Patch Sémantique pour le Noyau Linux

Stella Bitchebe, Alain Tchana and Laurent Réveillère Study Of Intel PML Effectiveness

Pedro Henrique Penna, Davidson Francis and João Vicente Souto The Hardware Abstraction Layer of Nanvix for the Kalray MPPA-256 Lightweight Manycore Processor

Patrick Lavoisier Wapet, Louison Gitzinger, Alain Tchana, David Bromberg and Daniel Hagimont FridaDroid : Scalable tracing of Mobile Apps through Android Runtime instrumentation.

Session E - Algorithmes distribués et mobilité

Florian Reynier Progression à base de tâches des communications asynchrones

Romain Lion Tolérance aux pannes dans l'exécution distribuée de graphes de tâches

Jérémy Decouchant RT-ByzCast : Broadcast temps-réel tolérant les fautes Byzantines en environnement asynchrone

Arnaud Favier, Nicolas Guittonneau, Luciana Arantes, Anne Fladenmuller and Pierre Sens Un algorithme d'élection de leader cross-layer pour réseaux mobiles ad hoc

Besma Khalfoun, Mohamed Maouche, Sonia Ben Mokhtar and Sara Bouchenak MOOD: MObility Data Privacy as Orphan Disease

Jeudi 27 Juin

Session F – Interférence mémoire

Wei-Tsun Sun, Eric Jenn, Hugues Cassé and Thomas Carle Automatic Identification of Timing Interferences on Multi-Core Processor in a Model-Based Approach

Fabien Bouquillon, Clément Ballabriga, Giuseppe Lipari and Smail Niar A WCET-aware cache colouring technique for reducing interference in real-time systems

Cédric Courtaud, Julien Sopena, Gilles Muller and Daniel-Gracia Pérez Caractériser l'impact des interférences mémoires dans les systèmes temps réel et multicœur à partir des comportements applicatifs

Session G – HPC

Tassadit Célia Aitkack Analyse et Optimisations des Applications HPC à mémoire distribuée et globalement adressable

Eragul Korkmaz Rank revealing QR methods for sparse block low rank solvers

Andi Drebes, Richard Neill and Antoniu Pop Aftermath: A toolkit for building custom performance analysis tools

Session H - Consommation

Bahram Yarahmadi and Erven Rohou Worst-Case Energy Consumption Aware Compile-Time Checkpoint Placement for Energy Harvesting Systems

Erven Rohou Energy-Efficient Memory Designs based on Partial WCET Analysis and Variable Retention-Time NVM

Session I - FAAS

Moubarak Zoure, Toufik Ahmed and Laurent Réveillère Attestation de l'intégrité des chaînes de fonctions de services dans les environnements cloud

Christopher Ferreira, Renaud Lachaize and Vivien Quéma
FaaS and Serverless Infrastructures

Demystifying the Design Principles of

Armel Jeatsa, Boris Teabe, Bernabé Batchakui and Alain Tchana
Un ordonnanceur intelligent pour les FaaS

David Fernandez Blanco and Frédéric Le Mouë
Vers une approche FaaS pour du calcul analytique sur noeuds IoT

Session J – Algorithmes distribués et Mobilité

Romain Lion Tolérance aux pannes dans l'exécution distribuée de graphes de tâches

Florian Reynier Progression à base de tâches des communications asynchrones

Jérémie Decouchant RT-ByzCast : Broadcast temps-réel tolérant les fautes Byzantines en environnement asynchrone

Arnaud Favier, Nicolas Guittonneau, Luciana Arantes, Anne Fladenmuller and Pierre Sens Un
algorithme d'élection de leader cross-layer pour réseaux mobiles ad hoc

Besma Khalfoun, Mohamed Maouche, Sonia Ben Mokhtar and Sara Bouchenak MOOD: MObility Data
Privacy as Orphan Disease

Session K - Considérations énergétiques

Marc Platini, Thomas Ropars, Benoit Pelletier and Noel De Palma CPU overheating prediction in
HPC systems

Loic Guegan, Betsegaw Lemma Amersho, Anne-Cécile Orgerie and Martin Quinson A Large-Scale
Wired Network Energy Model for Flow-Level Simulations

Boughzala, Lefevre and Orgerie A macroscopic approach to the GPU power consumption

Mathieu Stoffel Amélioration de l'efficacité énergétique de grappes de Calcul à Hautes Performances

Session L - Sécurité

Eric Mugnier, Barbe Thystère Mvondo Djob and Alain Tchana SGX Performance Improvement Using
A Smart Function Colocation Algorithm

Subashiny Tanigassalame and Gaël Thomas An actor based language for trusted execution
environments

Stefan Contiu, Laurent Réveillère and Etienne Rivière Tangled All-or-Nothing Transform for Efficient
Revocation

Mohamed Amine Khelif, Jordane Lorandel and Olivier Romain Man-in-the-middle Matériel sur le
bus PCIe pour le Forensique

Jean-Baptiste BrÉjon, Karine Heydemann, Emmanuelle Encrenaz and Quentin Meunier Évaluation
sécuritaire de code binaire soumis à des attaques en faute

Session M - Système d'exploitation

Redha Gouicem, Julien Sopena, Julia Lawall, Gilles Muller, Baptiste Lepers, Willy Zwaenepoel, Jean-Pierre Lozi and Nicolas Palix Understanding scheduler performance: a feature-based approach

Lucas Serrano, Van-Anh Nguyen, Ferdian Thung, Lingxiao Jiang, David Lo, Julia Lawall and Gilles Muller SPINFER: Un Outil d'Inférence de Patch Sémantique pour le Noyau Linux

Stella Bitchebe, Alain Tchana and Laurent Réveillère Study Of Intel PML Effectiveness

Pedro Henrique Penna, Davidson Francis and João Vicente Souto The Hardware Abstraction Layer of Nanvix for the Kalray MPPA-256 Lightweight Manycore Processor

Patrick Lavoisier Wapet, Louison Gitzinger, Alain Tchana, David Bromberg and Daniel Hagimont FridaDroid : Scalable tracing of Mobile Apps through Android Runtime instrumentation.

Session N - Pour la synthèse d'architecture optimisée

Libey Djath, Timo Zijlstra, Karim Bigou and Arnaud Tisserand Comparaison d'algorithmes de réduction modulaire en HLS sur FPGA

Yohann Uguen, Luc Forget and Florent de Dinechin Hardware cost evaluation of the posit number system

Thibaut Marty, Tomofumi Yuki and Steven Derrien Overclocking sûr de CNN sur FPGA grâce à la détection d'erreur au niveau algorithmique

Satyajit Das, Kevin J. M. Martin and Philippe Coussy Prise en compte de la contrainte de mémoire de programme dans un flot de compilation pour CGRA

Session O - Cloud

Zeina Houmani Déploiement et validation d'une architecture microservices pour la découverte de services pilotée par les données

David Espinel, Adrien Lebre, Lucas Nussbaum and Abdelhadi Chari Distributing connectivity management in Cloud-Edge infrastructures : Challenges and approaches

Session O - Mémoire, données et algorithmique distribué

Erwan Lenormand, Loïc Cudennec and Henri-Pierre Charles Unification des mémoires réparties dans un système hétérogène avec accélérateur reconfigurable : exposé de principe

Alessio Pagliari, Fabrice Huet and Guillaume Urvoy-Keller Cost of Acknowledgment in Data Streams

Paul Godard Échanges non bloquants de données ordonnées entre producteurs multiples et consommateur unique

Vendredi 28 Juin

Session P - Optimisation de code et parallélisme / GPU

Alexandre Kouyoumdjian, Sylvain Collange and Erven Rohou Vers la reconfiguration adaptative de GPU pour chaque application

Maxime Schmitt, Philippe Helluy and Cédric Bastoul Think Unlimited and Compress Data Automatically

Arthur Hennequin, Lionel Lacassagne and Ian Masliah Etiquetage et analyse en composantes connexes sur GPU

Pierre-Yves Péneau and Sylvain Collange Entrelacement transparent des piles d'appels pour des architectures GPU généralisées

Andrea Petreto, Thomas Romera, Ian Masliah, Florian Lemaitre, Boris Gaillard, Quentin Meunier and Lionel Lacassagne Débruitage vidéo temps réel sur systèmes embarqués pour caméras hautes performances

Ulysse Beaugnon, Basile Clement, Albert Cohen, Andi Drebes and Nicolas Tollenaere Compilation par raffinement successif de modèles d'implémentation

Session Q - DataCloud

Luiz Angelo Steffeneel and Manuele Kirsch-Pinheiro Accès aux Données dans le Fog Computing : le cas des dispositifs de proximité

Luiz Angelo Steffeneel, Bruno da Silva Alves and Andrea Charao Automatisation de Docker Swarm sur SoCs ARM avec support MPI et Analyse des Performances

Morgan Séguéla, Jean-Marc Pierson and Riad Mokadem Étude des Stratégies de réplication de données prenant en compte la consommation énergétique vs. le profit économique dans les systèmes Cloud

Yacine Gaci, Adrien Moll, Boris Teabe and Sara Bouchenak LACAN: Characterizing Distributed Machine Learning Workloads

Etienne Mauffret, Flavien Vernier and Sébastien Monnet CAnDoR : prise en compte de la cohérence pour la réplication de données