**附表二、毕业论文过程检查情况记录表**

|  |  |
| --- | --- |
| 指导教师分阶段检查论文的进展情况（要求过程检查记录不少于3次）：  **第1次检查**  学生总结：在过去的一个月里，我进行了地质成像以及地质勘探的调研，了解了勘探和成像的基本过程和基本方法，以及该领域目前的研究状况。同时，对Reverse Time Migration 算法进行了学习和分析，了解该算法的物理意义和数学意义。  指导教师意见：学生调研工作较为规范完整，掌握的内容比较全面，能在短时间内基本了解RTM算法。  **第2次检查**  学生总结：在过去的一个月里，我在CPU上实现了RTM算法，同时对FPGA的理论结构和编程模型进行了学习，初步掌握了FPGA的编程范式，能够根据文档和教程自行设计简单的逻辑电路。  指导教师意见：实现CPU版本的RTM算法，可以辅助对RTM算法的理解，同时可以作为FPGA版本的验证标准。该毕设的难点，正是理解RTM算法和FPGA的电路设计。  **第3次检查**  学生总结：继续学习FPGA编程，能够较为灵活运用FPGA的资源和基本操作，同时实现了RTM的核心操作，Stencil操作，于此同时，开始撰写毕业论文，目前已经完成论文中的Introduction和FPGA编程介绍。  指导教师意见：该生过去的努力值得肯定，但是如果想要在FPGA上完成整个RTM算法，还需要进一步学习FPGA的理论知识和时间操作。  **第4次检查**  学生总结：在FPGA上完成了第一版本的RTM算法，该算法相对于CPU，能够取得6倍左右的加速，同时完成了论文的初稿。  指导教师意见：加速的效果比较乐观，但学生的论文格式尚有纰漏，已提出让其修改。  学生签名：何聪辉 2013 年 4 月 5 日  指导教师签名： 年 月 日 | |
| **总体**  **完**  **成**  **情**  **况** | 指导教师意见：何聪辉同学能够按照预定的进度要求和论文质量完成毕业设计。在这个过程中积极与老师进行沟通，自主学习难度较高的FPGA编程，于此同时，用英文撰写毕业论文，是一次果敢而艰难的尝试。从实验的结果来看，用FPGA较CPU取得6倍的加速，结果较为理想；从论文质量来看，聪辉的英文表达能力并没有影响论文质量，总体来说，这是一篇较为优秀的毕业设计。  1、按计划完成，完成情况优（√）  2、按计划完成，完成情况良（ ）  3、基本按计划完成，完成情况合格（ ）  4、完成情况不合格（ ）  指导教师签名： 年 月 日 |