西安交通大学 2003 年攻读硕士学位研究生入学考试试题

考试科目: 计标, 加基石齿, 科目编号: 411 考试时间: 1月19日下午

(注: 所有答案必须写在专用答题纸上,写在本试题纸上和其它草稿纸上一律无效)

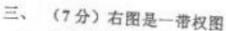
一、请判断下述各小题的正确性,并将判断结果正确用T、错误用F分别写在答题纸的 (每题 1.5分, 共30分) 相应顯号后(请注意标明题号):

- 1. 设 A, B 均为非空集合, R₁和 R₂分别为 A 和 B 上的等价关系。置 $R_3 = \{((x_1, y_1), (x_2, y_2)) | (x_1, x_2) \in R_1 \land (y_1, y_2) \in R_2\}$ 则 R₃ 是 A×B 上的等价关系:
- 2. 设f和g是两个函数。若fog是满射函数,则g必是满射函数;
- 设(F,⊕,⊗)为域。(R,⊕,⊗)是(F,⊕,⊗)的子环,则(R,⊕,⊗)必为整环:
- 4. 设(L,≤*,⊕)为格。a∈L, 若a有补元, 那么该补元是唯一的:
- 5. Warshall 算法是一个无层次的、前步结果即用、一步输出结果的迭代过程:
- 6. 多道程序设计的目的是为了提高程序员编制程序的效率:
- 7. 最佳适应策略 (BF) 比首次适应策略 (FF) 使主存使用率更高;
- 8. 对同一个程序是不能创建成多个进程的:
- 9. 系统提供的资源数比要求使用这些资源的进程数少,则系统一定会发生死锁:
- 10. 磁盘是可共享的设备, 因此每一时刻可以有多个进程同时与它交换信息:
- 11. 为访问公共变量。必须互斥:
- 12. Spooling 是脱机输入输出系统:
- 13. 文件系统采用多级目录的结构目的是节省存储空间;
- 14. 在由 Cache、主存和外存构成的三级存储体系中,为了提高访存速度,只有高速 的 Cache 能与 CPU 交换数据:
 - 15. 采用动态微程序设计可以实现不同指令系统机器间的仿真:
 - 16. 当浮点机和定点机中的数其位数相同时,浮点机表示数的范围大于定点机:
- 17. 恢复余数除法运算步数不确定,难以控制,且速度慢,所以大多数机器采用加减 交替除法:
- 18. 微操作在执行部件中是最基本的操作,由于数据通路的关系,数操作可分为相容 性和互斥性微操作。同一个 CPU 周期中。不可以并行执行的微操作称为相容性微操作:
 - 19. 只要有主存一辅存系统,就必定有虚拟存储器;
- 20. 在中断系统中,各种中断源的中断请求优先次序完全由硬件决定,编程无法进行 任何改变。

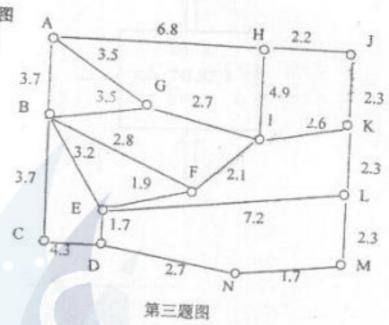
1.	等处理 医结婚性发现 密斯 北美							
	语法制导的编译程序要进行:							
	A. 语法分析	B. 语义分析						
	C. 词法、语法、语义分析	D. 语法分析与语义分析						
2.	以下的四个条件中,哪一条对算符优先文法是不必要的:							
	A. 所有的产生式的右部均不相同							
	B. 没有形如 A→ ε 的产生式							
	C. 没有形如 A→ · · · uv · · · 的产生式 (A、u、v∈ V _N)							
	D. V _T 集中任两个符号对之间至多存在一种优先关系							
3.	用杂凑法组织 ALGOL 符号表时, 活区中同一杂凑值的名字怎样连接?							
	A. 按出现先后顺序拉链 B	按出现先后倒序拉链						
	C. 按字母序拉链 I							
4.	在含数组元素的赋值语句文法中	. 把产生式						
1000	V→i[elist] i 改写为							
	r V→elist] i							
	elist-elist,E i[E							
	的原因是:							
	A. 为了去掉递归或二义性							
	B. 其他原因							
5	下面两个断言							
	1. 如 (A→ Y) ∈ P, 则 Y 是 A 的直接推导							
	II. 如有G, α∈VT 则α∈							
	A. I. II均对 I							
	C. 1对, II错							
6		区按 ① 顺序链接成空闲分区链;在最佳适应						
	要求空闲分区按 ② 顺序链接							
31-124 1 1	A. 空闲区地址递增							
		D. 空闲区大小递减						
7	系统功能调用是:	D. THEN THE						
		B. 高级语言中的库程序						
	'보기 :: [15] (15] (15] (15] (15] (15] (15] (15] (D. OS 中向用户程序提供的接口						
	. 进程和程序的本质区别是:	D. OS PINITI AETI DE DIATISCH						
	A. 顺序和非顺序执行指令	D 动本和药本						
	C. 轮流占用和独占资源							
		运行过程中,不断地选择新进程运行,来实现CPU						
	병기 내가 많아 가게 보면서 내려가 되고 있다. 이 보고 있다고 있다면 없었다.							
的大学。	但其中,不是引起操作系							
	A. 运行进程的时间片用完							
	C. 运行进程要等符录一事件2	发生 D. 有新进程进入就绪状态						
	STATE OF THE STATE	有面有是						

10 +10 th or to
10. 在操作系统中,临界区是指:
A. 一个缓冲区 B. 一个数据区
C. 同型机构 D —图积12
11. 码.诺依曼(Von Neumann)计算机工作的基本特点显
八. 是仅是作
B. 存储器按内容访问
C. 按地址访问并按顺序执行指令
D. 多指令流单数据流
12. 在机器数 中, 零的表示形式是唯一的。
A. 原門 B 补码的效应
C. Prob
13. 住作的表示的机器中, 若客在黑 A 由方益素 6555
A. 算术左移 B. 逻辑左移
C. 异木石移 D. 逻辑士经
14. 住庭拟存储器中, 当程序正在执行时, 由
A. 应用程序 B 维译程度
C. %人程序 D. 线体子体
15. 对一个区域的成批数据采用器环接个进行分别。
B # 11-1 11-
C. 间接分址 D 组动可以
10. 徽程序控制单元中,机器指令和微指态的工艺具
A. 母亲机器指令由一条微指令执行
B. 每条机器指令由若干条徵指令构成海南应水和常从4
1
D. 水域有今田一般堆壁比 A 特 B M 和 F H -
17. 百万拼平为 1024×1024。可是一 227 34 57 5 11 5 11 5 11 5 11 5 11 5 11 5 11
A. IMB B. 1024B
C. IMbit D. 2560.03
18. 中断发生时,由硬件保护并更新程序计数据 po
A. 能进入中断处理程序并能正确返回原程序
D. 卫省内存
C. 提高处理速度
D. 使中断处理程序易于编制,不易出错
19. 议浮点数的阶码用我孤事一 昆鼻田丛 四十一
1
B -75
C128 D256

- 20. 在控制单元的异步控制方式中,各种微操作的执行时间分配方案是:
 - A. 所有微操作分配相同执行时间
 - B. 各个微操作需要多长时间就分配多长时间
 - C. 大多数微操作分配较短的执行时间,某些复杂微操作分配较长的执行时间
 - D. 所有微操作同一节拍中执行



- 1. 利用 Dijkstra 算法求出 自结点C到结点J的 最短路 Po 及其路长 W(P0):
- 2. 求其最小生成树 T。及 其权 W(To)。



03XJD4C

四、(6分)构造下面形式推理关系在自然推理系统中的形式证明过程: $\forall x (P(x) \land Q(x) \rightarrow \neg R(x)), \ \forall x (P(x) \rightarrow R(x) \lor S(x)), \ \forall x (P(x) \land \neg S(x))$

 $\models \exists x (P(x) \land \neg Q(x))$

五、(10 分)设 $G=\{e,a,b,c,d,f,g,h\}$,(G,*)=(a),即(G,*)是由 a 生成的八阶循环群,e是幺元:设(I,+)是由整数集合 1 与普通算术加法运算+构成的加法群。

- 1. 求出(G,*)的所有非平凡子群。
- 2. 证明存在从(I,+)到(G,*)的满同态函数:
- 3. 对于(G,*)的每个非平凡子群,求出它的原象集合:
- 4. 论述(G,*)的每个非平凡子群的的原象集合与普通算术加法运算能否构成(I,+)的

子群。

六、 (12分) 请分别说明当允许过程

- 1. 递归调用
- 2. 嵌套定义
- 3. 处于分程序结构中

时,在存贮分配中遇到什么困难?并给出解决办法。

七、 (10分) 已知x和y, 用变形补码计算x±y, 同时指出结果是否溢出。

- 1. x = 0.11011, y = -0.10011:
- 2. x = 0.10111, y = 0.11011;

八、某 32 位微型机地址码为 22 位,使用 256K×8 位的 SRAM 芯片组成模块板结构的存储器,试问:(10分)

- 1. 该机所允许的最大主存空间是多少?
 - 2. 共用多少片 SRAM 芯片?
- 3. 若每个模块板为 1M×32 位。CPU 如何选择各模块板?板内如何选择各芯片?主 存地址格式应如何划分?

九、在主存接收从磁盘送来的一批信息时。假定主存的周期为 0.5 µ s, 平均指令周期为 1 µ s, 磁盘每隔 1.5 µ s 向主机传送 1 个字节的数据, 试分析: (12 分)

- 若采用程序查询方式传送,可达到的最短传送时间间隔大概是多少?能否满足磁盘传送速度要求?为什么?
- 若改为程序中断方式传送,这个时间间隔又会怎样?为什么?是否还有更好的传送方式?
- 在采用更好的传送方式下,可达到的最短传送时间间隔是多少?能否满足磁盘传送速度要求?为什么?

十、某 CPU 的主频为 8MHz, 若已知每个机器周期平均包含 4 个时钟周期,该机的平均指令执行速度为 0.8MIPS,试求: (12 分)

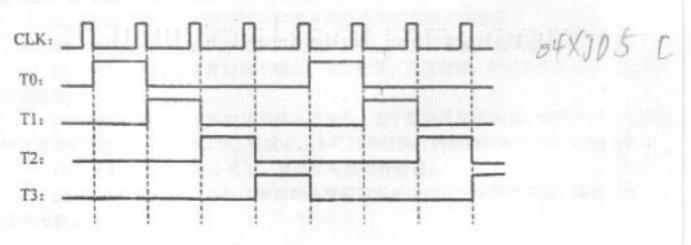
- 1. 该机的平均指令周期及每个指令周期含几个机器周期?
- 2. 若改用时钟周期为 0.4 u s 的 CPU 芯片, 则计算机的平均指令执行速度为多少 MIPS?
 - 3. 若要得到平均每秒 40 万次的指令执行速度,则应采用主频为多少的 CPU 芯片?

十一、设某机字长为8位,数据总线上接有A、B、C、D 四个寄存器,要求设计一个逻辑电路,可实现下列操作: (11分)

T0 节拍完成 A→总线: T1 节拍完成总线→B:

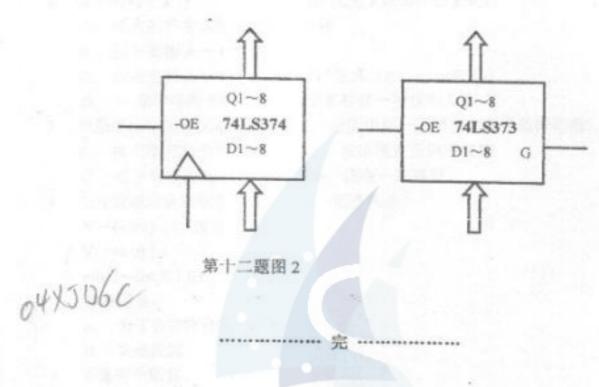
T2 节拍完成 C-总线: T3 节拍完成总线-D.

T0~T3 与时钟脉冲的时间配合关系如图 1 所示:



第十二題图 [

可用的逻辑器件有与门、或门、非门、与非门、或非门及 74LS374、74LS373 等, 其逻辑符号如图 2 所示:



王道论坛



万学海文专业课

计算机统考辅导课程

聘请清华、北邮权威师资独家授课

唯一具有计算机辅导经验的辅导机构

▶ 唯一具有计算机教研室的辅导机构

唯一提供全程跟踪辅导的辅导机构

朱教授:清华大学计算机系

王教授:清华大学计算机系

▶ 周教授:清华大学计算机系

▶ 李教授: 北京邮电大学计算机学院

辅导科目:数据结构、操作系统、计算机组成原理、计算机网络

课程代码	班次	课时	面授价格	网授价格	开课时间	开课地点
TKJS01	暑期强化班	64	1480	1180	8月底	
TKJS02	国庆强化班	64	1480	1180	10月1—8日	八一中学
TKJS03	冲刺模考班	24	680	540	12 月中旬	

报名免费增送资料

资料名称	发放时间	
《统考计算机完备复习计划》	7月初	
《统考计算机考试大纲及解析》	7月底	
《强化班讲义》	8月、10月	
《统考计算机最后冲刺三套题》	12月	
《冲刺班讲义》	12月	
《计算机类复试宝典》	09年3月	
《计算机类专业调剂指南》	09年3月	

北京万学教育科技有限公司

咨询电话: 010 82487377

13701202290

网址: www.vipkaoyan.com

严格按报名先后排産位!