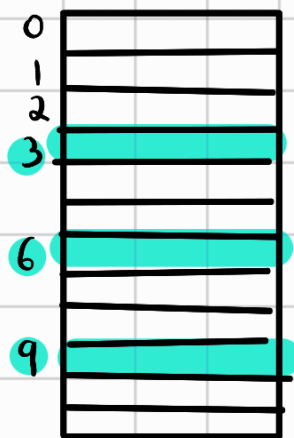
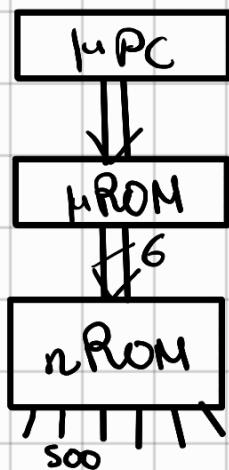


Microprogrammed Control

500 οντα
50 διαφορετικές
128 επεργασίες
400 γραμμές



1^η περιγραφή: **μROM**

$$500 \times 400 = 200000 \approx 200 \text{ kbits}$$

2^η περιγραφή: **μROM + nROM**

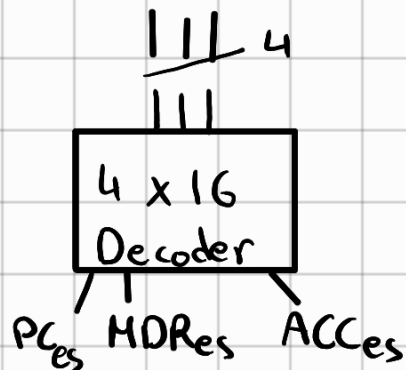
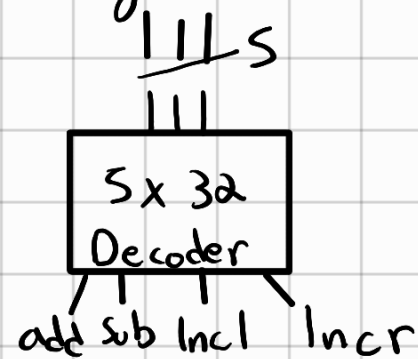
$$400 \times 6 = 2400 \text{ bits}$$

$$50 \times 500 = 25000 \text{ bits}$$

$$27400 \text{ bits}$$

$$27.4 \text{ kbits}$$

ALU 32 λειτουργίες
8 registers στο bus



Διευθύνσεις

EA: Effective Address

- 1) Άμεσος (Immediate)
MOVE RS, #value EA = -(δεν υπάρχει) (offset)
- 2) Απόλυτη (Absolute: Direct)
MOVE RS, A EA: A
- 3) Έμμεσος (Indirect)
MOVE RS, (S) EA: MEM(A)
- 4) Καταχωρητική (Register Direct)
MOVE RS, R3 EA: R3
- 5) Έμμεσος Καταχωρητικός (Index, Register Indirect)
MOVE RS(R3)
- 6) Δείκτης - μετατόπιση
MOVE RS, (R3)x EA: (R3) + x
- 7) Σχετική (Relative)
MOVE RE, (PC)x EA: (PC) + x

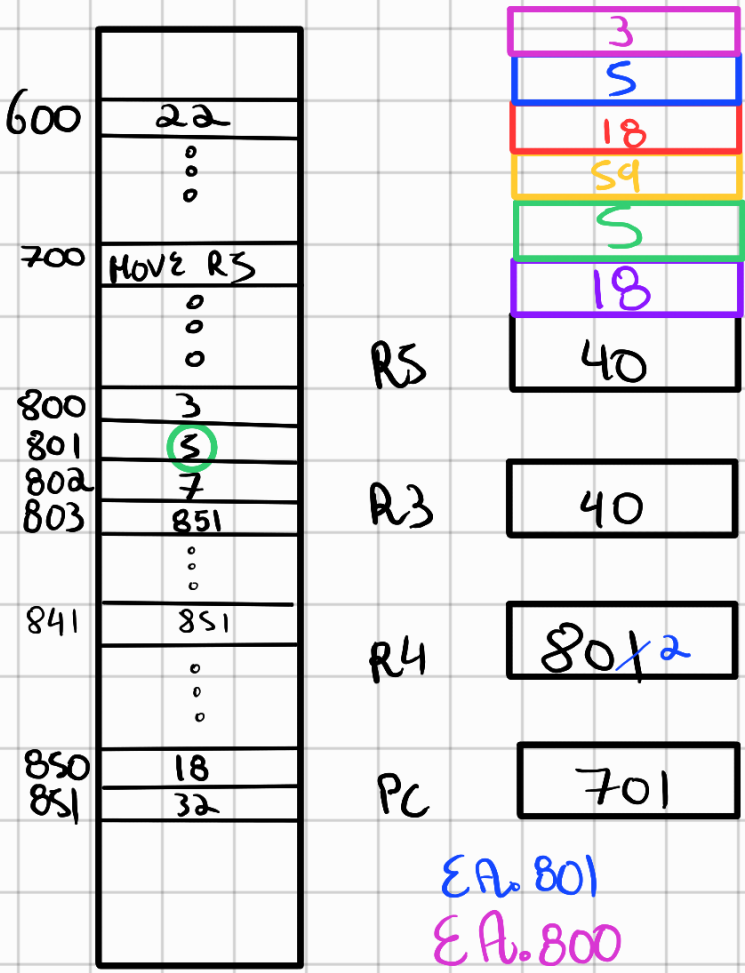
SA, BA Base Register

MOVE RS, (R3, R4) EA: (R3) + (R4)

MOVE RS, (R3, R4)x EA: (R3) + (R4) + x

- 8) Αυτοαυξανόμενη
MOVE RS, (R3)+ EA: (R3)

9) Απορροήση
 $MOVE\ RS, -(R3)\quad EA: (R3)-1$



- 1 MOVE RS, # 801
- 2 MOVE RS, 801
- 3 MOVE RS, (803)
- 4 MOVE RS, R4
- 5 MOVE RS, (R4)
- 6 MOVE RS, (R4) 49
- 7 MOVE RS, (PC) 100
- 8a MOVE RS, (R3, R4)
- 6a MOVE RS, (R3, R4) 9
- 8 MOVE RS, (R4) +
- 9 MOVE RS, -(R4)

Αρχιτεκτονική

1) Συσσωρευτής

- 2) Καταχωρητής
- Μνήμη
 - Καταχωρητής (Load-Store)

3) Στοιβάς (Stack)

