

CMOS Gleichrichter

Hocheffiziente Gleichrichtung

Dieser CMOS-Gleichrichter wurde speziell für das Umfeld des Energy-Harvestings entwickelt. Er ist ideal ausgelegt für den in dieser Kategorie typischen geringen Leistungsverbrauch und die dabei verwendeten niedrigen Spannungen. Mit der zusätzlichen Option einer Offseteinstellung kann die Effizienz selbst für hochohmige Signalquellen optimiert werden.

Wird heutzutage im elektronischen Umfeld eine Gleichrichtung benötigt, greift man einfach zu Standard PN-Dioden und verwendet diese als Brückengleichrichter oder oft nur als Halbweggleichrichter. Liegen dabei am Gleichrichtereingang Spannungen von mehr als 10V an, ist es sogar mit diesen einfachen Ansätzen möglich einen guten Wirkungsgrad zu erzielen. Anders verhält es sich aber z.B. mit induktiven Energy-Harvestern. Hier werden selten Spannungen generiert die über 2V hinausgehen. Der Spannungsabfall von einer Diode wäre hierbei bereits ein ernsthaftes Hindernis, um Leistungen effizient weiterreichen zu können.

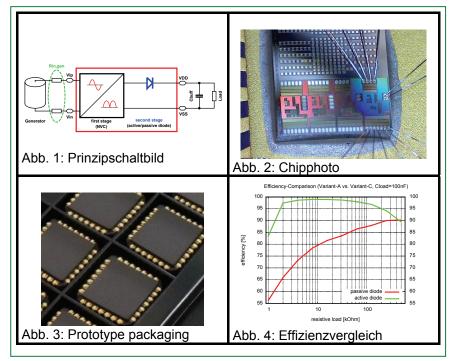
Für genau solche Fälle wurde am HSG-IMIT ein CMOS-Gleichrichter entwickelt, der nach einem zweistufige Prinzip arbeitet und ausschließlich mit Schaltern aus MOS-Transistoren betriebenen wird. Die Einschaltwiderstände können dabei erstaunlich gering gehalten werden und verringern den Spannungsabfall über den Schaltern, abhängig von der Last der Anwendung, auf ein Minimum. Erst durch dieses Prinzip ist der hohe Wirkungsgrad erzielbar.

Merkmale

- Hocheffizient (96%)
- 100nA Eigenstromverbrauch
- 2 mW Leistungstransfer
- · 4 Pin Betrieb möglich
- Abgleich des Komparatoroffsets

Einsatzbeispiele

- AC/DC Konvertierung für hochohmige Lasten
- Energy-Harvesting
- Peakdetektion f
 ür AC Signale



CMOS-Rectifier

Technische Parameter

Technologie		CMOS 0.35 μm
Chipfläche	μm²	700 x 1500
Max. Eingangsspannung	V	3.6
Max. Eingangsfrequenz	kHz	1
Typ. Leistungsübertragung	mW	2

Damit auch die in Abb. 1 dargestellte blaue Diode als Schalter betrieben werden kann, ist in der zweiten Stufe, ein Komparator implementiert. Typischerweise entsteht durch Prozessvariationen an diesem Funktionsblock ein Offset, welcher zu nicht vernachlässigbaren Verlusten führt. Mit der integrierten Offsetkompensation steht eine Möglichkeit zur Verfügung, die Variationen auszugleichen und sich wieder an die höchst mögliche Effizienzausbeute anzunähern.

HSG-IMIT

Institut für Mikro- und Informationstechnik Wilhelm-Schickard-Str. 10 D-78052 Villingen-Schwenningen Telefon: +49 7721 943-0 Fax: +49 7721 943-210 E-Mail: info@hsg-imit.de Website: www.hsg-imit.de

Ihr Ansprechpartner

Armin Taschwer Telefon: +49 761 203-7514 E-Mail: armin.taschwer@hsg-imit.de