%{title}特性设计说明书

(内部资料 请勿外传)

|  |  |  |  |
| --- | --- | --- | --- |
| 作 者： | %{author} | 日 期： | %{time} |
| 审 核： |  | 日 期： |  |
| 批 准： |  | 日 期： |  |

**浪潮思科网络科技有限公司**

**修 订 记 录**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 修改日期 | 修改后版本 | 修改内容 | 修改人 | 备注 |
| %{time} | %{feature-version} | 添加特性说明 | %{author} |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |

关键名词

|  |  |  |
| --- | --- | --- |
| 序号 | 术语或缩略语 | 说明性定义 |
| 1 | ICOS | 浪潮云OS |
| 2 | ICE | 浪潮SDN控制器 |
|  |  |  |
|  |  |  |
|  |  |  |

目录

[%{title}特性设计说明书 1](#_Toc91161612)

[1 简介 3](#_Toc91161613)

[1.1 文档目的及范围 3](#_Toc91161614)

[1.2 特性规格范围及应用场景定义 4](#_Toc91161615)

[2 特性概述 5](#_Toc91161616)

[2.1设计约束 5](#_Toc91161617)

[3 架构设计 6](#_Toc91161618)

[4 总体设计 6](#_Toc91161619)

[5 特性分解 6](#_Toc91161620)

[5.1 功能设计 6](#_Toc91161621)

[5.1.1 %{short\_description} 6](#_Toc91161622)

[5.2 性能设计 7](#_Toc91161623)

[5.3 可靠性设计 7](#_Toc91161624)

[5.4 可维护性设计 7](#_Toc91161625)

[5.5 可测试性设计 7](#_Toc91161626)

[5.6 网管配合设计 7](#_Toc91161627)

[5.7 可移植性分析 7](#_Toc91161628)

[5.8 升级影响分析 7](#_Toc91161629)

[5.9 板卡差异分析 7](#_Toc91161630)

[5.10 CBB分析 7](#_Toc91161631)

[5.11 遗留设计缺陷及规避措施 8](#_Toc91161632)

[6 接口设计 8](#_Toc91161633)

[6.1 命令行接口 8](#_Toc91161634)

[6.2 软件接口 8](#_Toc91161635)

[6.3 MIB接口 8](#_Toc91161636)

[6.4 硬件接口 8](#_Toc91161637)

[6.5 FPGA接口 8](#_Toc91161638)

[7 工作量评估 8](#_Toc91161639)

该文档的输入为应用场景文档中提取出来的所有需求规格（RS）。对于场景比较明确的需求，也可以不写场景，直接根据包需求（PR）在本文档中分解 RS。

# 1 简介

## 1.1 文档目的及范围

本文描述了%{title}特性的软件需求规格，用于指导该项目的开发人员进行后续的设计、编码和测试工作。本文作为整个项目后续工作的基础。本文的期望读者是本项目开发团队的所有成员（包括开发代表、项目经理、设计人员、开发人员、评审人员、测试人员等），以及其他相关项目组的配合项目开发人员。

本文描述范围包括特性概述、架构设计、总体设计、特性分解、数据结构和接口设计。

## 1.2 特性规格范围及应用场景定义

%{title}这一特性指的是%{description}。

|  |  |  |  |
| --- | --- | --- | --- |
| 包需求编号 | 包需求名称 | 包需求描述 | 优先级 |
| PR.%{full\_rs\_id} | %{title} | %{short\_description} | 高 |

# 2 特性概述

## 2.1设计约束

%{limit}

# 3 架构设计

%{description}

# 4 总体设计

# 5 特性分解

|  |  |  |  |
| --- | --- | --- | --- |
| RS编号 | RS标题 | RS描述 | 优先级 |
| RS. %{full\_rs\_id}.0001 | %{title} | %{short\_description} | 高 |

## 5.1 功能设计

### 5.1.1 %{title}

#### 5.1.1.1 介绍

%{description}

#### 5.1.1.2 主要流程

#### 5.1.1.3 关键数据

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 数据名称 | 数据描述 | 数据类型 | 必填/选填 | 备注 |
|  |  |  |  |  |

#### 5.1.1.4 RS 列表

|  |  |
| --- | --- |
| RS 编号 | RS 标题 |
| RS.%{full\_rs\_id}.0001 | %{short\_description} |

## 5.2 性能设计

## 5.3 可靠性设计

## 5.4 可维护性设计

1、可以通过postman测试接口功能

2、可以通过odl后台链接查看数据库

3、必要性日志打印和接口错误码返回

## 5.5 可测试性设计

可以通过postman测试接口功能

## 5.6 网管配合设计

不涉及

## 5.7 可移植性分析

不涉及

## 5.8 升级影响分析

不影响

## 5.9 板卡差异分析

不涉及

## 5.10 CBB分析

无

## 5.11 遗留设计缺陷及规避措施

# 6 接口设计

## 6.1 命令行接口

无

## 6.2 软件接口

### 6.3 MIB接口

## 6.4 硬件接口

## 6.5 FPGA接口

# 7 工作量评估

对该特性所有模块进行工作量的评估。

|  |  |
| --- | --- |
| 模块 | 工作量（KLOC） |
|  |  |
|  |  |
|  |  |

参考文档：

1、

2、