

CLASES DE LABORATORIO (AC2-GRAU)

Recomendaciones

Organización

Imprima en papel el enunciado de las prácticas, ya que facilita la comprensión y asimilación de las exposiciones y de las tareas que se solicitan. A menudo, durante la lectura del enunciado es necesario consultar los apéndices para los detalles.

Antes de la sesión de laboratorio dedique tiempo a la comprensión del enunciado y a una planificación de las tareas. Esta acción permite aprovechar mejor las sesiones de laboratorio.

Las distintas prácticas han sido diseñadas de forma constructiva. Esto es, se utilizan conceptos desarrollados en las prácticas previas o diseños solicitados en prácticas previas.

Diseño

Dedique más tiempo al diseño del circuito que a la codificación en VHDL.

Piense y razone en circuitos, no en programas.

Dibuje un esquema del circuito y diagramas temporales de funcionamiento antes de su codificación en VHDL.

Los programas de prueba que se muestran en la documentación de las prácticas, o se suministran en ficheros, son esqueletos. No tienen porqué contener todos los casos que deben comprobarse. Cuando se utilice un programa de pruebas deben relacionarse los casos que se comprueban y justificarlos. En particular hay que comprobar posibles casos extremos, si existen.

Documentos de respuestas

Conteste a las preguntas en los espacios asignados en las hojas de respuestas. La descripciones o justificaciones que se efectúen de forma textual deben ser precisas, claras y breves.

En los esquemas de circuito que se soliciten debe reducirse el trazado de líneas que se crucen.

Cuando se solicite información adicional (código VHDL, esquema RTL, ventana temporal, ...), adjúntela en hojas adicionales. El documento completo a entregar debe imprimirse a doble cara.

Las páginas adicionales deben numerarse y su maquetación debe ser acorde con el formato del papel utilizado para imprimir. Las tablas, figuras y diagramas temporales deben concordar óptica y estéticamente con el texto.

En las páginas adicionales, tipo de letra debe ser helvética (o courier en caso de no mantener el alineado) y el tamaño de 10 puntos.

En cuanto al código VHDL, el tipo de letra también debe ser helvética y el tamaño de 8 puntos. Por otro lado, hay que intentar que un trozo de código relacionado no quede partido por un cambio de página. Todos los códigos que se soliciten deben incluir comentarios que describan de forma funcional las acciones que se efectúan.

En un diagrama temporal debe identificarse de forma clara la escala temporal. En la parte inferior del mismo debe haber una descripción textual (por ejemplo, retardo del sumador, riesgo de datos, ...).