

INFORMACION SOBRE EL LABORATORIO (MP- GRADO)

Recomendaciones

Organización

Imprima en papel el enunciado de las prácticas, ya que facilita la comprensión y asimilación de las exposiciones y de las tareas que se solicitan. A menudo, durante la lectura del enunciado es necesario consultar los apéndices para los detalles.

Antes de la sesión de laboratorio dedique tiempo a la comprensión del enunciado y a una planificación de las tareas. Esta acción permite aprovechar mejor las sesiones de laboratorio.

Utilice diseños incrementales para efectuar comprobaciones incrementales.

Las distintas prácticas han sido diseñadas de forma constructiva. Esto es, se utilizan conceptos desarrollados en las prácticas previas o diseños solicitados en prácticas previas.

Diseño

Dedique más tiempo al diseño del circuito que a la codificación en VHDL.

Dibuje un esquema o diagrama antes de su codificación en VHDL.

Piense y razone en circuitos, no en programas.

Dibuje diagramas temporales de funcionamiento antes de codificar un diseño en VHDL.

Piense en los programas de prueba mientras diseña.

Los programas de prueba que se muestran en la documentación de las prácticas, o se suministran en ficheros, son esqueletos. No tienen porqué contener todos los casos que deben comprobarse. Cuando se utilice un programa de pruebas deben relacionarse los casos que se comprueban y justificarlos. En particular hay que comprobar posibles casos extremos, si existen. Por ejemplo, para describir un programa de prueba, en el cual se efectúan varias comprobaciones, utilice una tabla con tres columnas. En la primera columna describa de forma textual y sucinta el propósito de cada comprobación (caso). En la segunda columna justifique la comprobación. En la última columna indique las acciones relevantes en el circuito.

Relativo a los documentos de respuestas

Los documentos de respuestas deben tener una armonía visual. Las tablas, figuras y diagramas temporales deben concordar óptica y estéticamente con el texto.

Las páginas del documento deben numerarse y la maquetación o composición de las mismas debe ser acorde con el formato del papel utilizado para imprimir. Referente a este respecto, el documento debe entregarse a doble cara, el tipo de letra debe ser helvética y el tamaño de 10 puntos. En cuanto al tipo de letra del código VHDL también debe ser helvética (o courier en caso de no mantener el alineado) y el tamaño de 8 puntos, siendo el interlineado simple. Por otro lado, hay que intentar que un trozo de código relacionado no quede partido por un cambio de página. Por ejemplo, el conjunto de sentencias asociadas a la palabra clave "then".

Las tablas, figuras o diagramas temporales deben disponer de un pie que las identifique y una des-

cripción textual. En cualquier caso, deben de estar citadas en el texto. Las tablas, figuras o gráficos importados de otros documentos deben tener su cita correspondiente.

La descripciones o justificaciones que se efectúen de forma textual deben ser precisas, claras y breves.

En los esquemas de circuito que se soliciten debe reducirse el trazado de líneas que se crucen.

Todos los códigos que se solicitan deben incluir comentarios que describan de forma funcional las acciones que se efectúan.

En un diagrama temporal debe identificarse de forma clara la escala temporal. En la parte inferior del mismo debe haber una descripción textual, que usualmente abarca varios ciclos, en alto nivel (por ejemplo, load 10, fallo”) o una descripción de los estados utilizando acrónimos o siglas, si es el caso. Además deben existir líneas curvas, finalizadas en flecha, que indique relaciones entre las señales más significativas.