

System on chip on FPGA (SCF)

Professeurs : Alberto Dassatti, Yann Thoma Assistant : Anthony I. Jaccard

Laboratoire 08 – Device Tree overlay

Objectifs du laboratoire

Ce laboratoire a pour but d'utiliser les device tree overlay. Le device tree overlay est un morceau de device tree compilé séparément du device tree chargé au lancement de Linux. Une fois Linux lancé, il est possible d'utiliser cet overlay pour charger un nouveau device sans redémarrer l'OS. Grâce à une syntaxe dédiée et au support logiciel adéquat, il est également possible de demander à Linux de reprogrammer le FPGA avec un bitstream fourni lors de l'insertion de l'overlay

Démarche

Rendez-vous sur le <u>blog du REDS</u> et suivez les instructions de la page afin de créer un overlay pour votre IP AXI du labo 6 (Un bitstream et un driver pré-compilé sont disponibles sur cyberlearn si vous n'avez pas réussi à rendre un projet fonctionnel)

Documents à rendre

Vous devez rendre un rapport à l'issu de ce laboratoire contenant les explications sur votre Device tree overlay ainsi

Les fichiers sont à rendre sur Moodle.