1—3 Введение Выполнения Выполнения Выполнения Выполнения Выполнения Выполнения Час.)		Название раздела, темы	Самостоятельная работа обучающихся			
1—3 Введение Выполнения Выполнения Выполнения Выполнения Выполнения Выполнения Пестирование, решет простейших задач и ассемблере	и					I CHICHOTHUC CUC/ICIBO
1-3 Введение Изучение лекции и учебной литературы 12 простейших задач и ассемблере 14-6 Центральный процессор и основная память Выполнение домашних заданий 2 недели задач на ассемблере 15-2 простейших за			I		1	
1-3 Введение и учебной литературы 3 недели 12 простейших задач и ассемблере 4-6 Центральный процессор и основная память Выполнение домашних заданий 2 недели 9 Тестирование, решен задач на ассемблер 7-9 Вторичная память и подсистема ввода-вывода Изучение лекции и учебной литературы 3 недели 9 Тестирование, решен задач на ассемблер Выполнение Выполнение Тестирование, решен задач на ассемблер			 		(час.)	
Дентральный процессор и основная память Выполнение домашних заданий 2 недели 9 Тестирование, решет задач на ассемблере Тестирование, решет зада					12	
4-6 Центральный процессор и основная память Выполнение домашних заданий 2 недели 9 Тестирование, решен задач на ассемблер Изучение лекции и учебной литературы Выполнение Выполнение Тестирование, решен задач на ассемблер			1 ' 1			· •
4-6 Центральный процессор и основная память домашних заданий 2 недели 9 Тестирование, решен задач на ассемблер 7-9 Вторичная память и подсистема ввода-вывода Изучение лекции и учебной литературы 3 недели 9 Тестирование, решен задач на ассемблер Выполнение Выполнение Тестирование, решен задач на ассемблер						ассемблере
7–9 Вторичная память и подсистема ввода-вывода Вторичная память и подсистема ввода-вывода Вторичная память и подсистема ввода-вывода Выполнение Тестирование, решего задач на ассемблерование, решего задач на ассемблерование за		Центральный процессор и основная память	Выполнение	2 недели	9	Тестирование, решение задач на ассемблере
7–9 Вторичная память и подсистема ввода-вывода Изучение лекции и учебной литературы Выполнение Тестирование, решен задач на ассемблер			домашних			
7–9 Вторичная память и подсистема ввода-вывода и учебной литературы 3 недели 9 задач на ассемблер Выполнение Тестирование, решег			заданий			
7–9 Вторичная память и подсистема ввода-вывода и учеонои з недели 9 задач на ассемблер Выполнение Тестирование, решег		Вторичная память и подсистема ввода-вывода	Изучение лекции		9	Тестирование, решение задач на ассемблере
Выполнение Тестирование, решен			и учебной			
			литературы			
		Уровень цифровой логики	Выполнение	3 недели	12	Тестирование, решение
10–12 Уровень цифровой логики домашних 3 недели 12 контрольных задач			домашних			контрольных задач на
заданий ассемблере			заданий			ассемблере
Изучение лекции Тоотипо по то		Уровень микроархитектуры	Изучение лекции			Таатираранна продаже
I D-D I VOOREHE MAKDOADXATEKTVOEL I A VIEDEOA I Z HEJIETA I 9 I			и учебной		9	Тестирование, проверка
литературы			литературы			выполненных заданий
		Уровень набора инструкций	 	3 недели	9	Тестирование, решение
						задач на составление
заданий микропрограмм			заданий			микропрограмм
	Общая трудоемкость самостоятельной работы по дисциплине (час)				60	
	Бюджет времени самостоятельной работы, предусмотренный учебным планом для данной дисциплины (час)				60	