

```

%6:
%7 = tail call i64 @_Z13get_global_idj(i32 0) #3
%8 = trunc i64 %7 to i32
%9 = tail call i64 @_Z13get_global_idj(i32 1) #3
%10 = trunc i64 %9 to i32
%11 = icmp slt i32 %10, %5
%12 = icmp slt i32 %8, %5
%13 = and i1 %12, %11
br i1 %13, label %14, label %35

```

T

F

```

%14:
14:
%15 = shl i64 %9, 32
%16 = ashr exact i64 %15, 32
%17 = getelementptr inbounds float, float* %3, i64 %16
%18 = load float, float* %17, align 4, !tbaa !10
%19 = shl i64 %7, 32
%20 = ashr exact i64 %19, 32
%21 = getelementptr inbounds float, float* %1, i64 %20
%22 = load float, float* %21, align 4, !tbaa !10
%23 = getelementptr inbounds float, float* %4, i64 %16
%24 = load float, float* %23, align 4, !tbaa !10
%25 = getelementptr inbounds float, float* %2, i64 %20
%26 = load float, float* %25, align 4, !tbaa !10
%27 = fmul float %24, %26
%28 = tail call float @llvm.fmuladd.f32(float %18, float %22, float %27)
%29 = mul nsw i32 %10, %5
%30 = add nsw i32 %29, %8
%31 = sext i32 %30 to i64
%32 = getelementptr inbounds float, float* %0, i64 %31
%33 = load float, float* %32, align 4, !tbaa !10
%34 = fadd float %33, %28
store float %34, float* %32, align 4, !tbaa !10
br label %35

```

```

%35:
35:
ret void

```

CFG for 'gemver_kernel1' function