```
%5:
                                  \%6 = tail call i64 @ Z13get global idj(i32 0) #3
                                  \%7 = \text{trunc } i64 \%6 \text{ to } i32
                                  \%8 = icmp slt i32 \%7, \%4
                                  br i1 %8, label %9, label %31
                                             Т
                                                                         F
%9:
9:
%10 = \text{sub i} 32 - 2, \%3
%11 = add i32 %10, %4
%12 = mul nsw i32 %11, %4
%13 = add nsw i32 %12. %7
%14 = \text{sext i} 32 \%13 \text{ to i} 64
%15 = getelementptr inbounds float, float* %2, i64 %14
%16 = load float, float* %15, align 4, !tbaa !10
%17 = \text{sub } i32 - 3, \%3
%18 = add i32 %17, %4
%19 = mul nsw i32 %18, %4
%20 = add nsw i32 %19. %7
%21 = \text{sext i} 32 \% 20 \text{ to i} 64
%22 = getelementptr inbounds float, float* %2, i64 %21
%23 = load float, float* %22, align 4, !tbaa !10
%24 = getelementptr inbounds float, float* %0, i64 %21
%25 = load float, float* %24, align 4, !tbaa !10
%26 = fneq float %23
%27 = tail call float @llvm.fmuladd.f32(float %26, float %25, float %16)
%28 = getelementptr inbounds float, float* %1, i64 %14
%29 = load float, float* %28, align 4, !tbaa !10
%30 = fdiv float %27, %29, !fpmath !14
store float %30, float* %15, align 4, !tbaa !10
br label %31
                                                       %31:
                                                       31:
                                                        ret void
```

CFG for 'adi kernel6' function