```
%7:
                      %8 = tail call i64 @ Z13get global idj(i32 0) #3
                      \%9 = \text{trunc } i64 \%8 \text{ to } i32
                      %10 = tail call i64 @ Z13get_global_idj(i32 1) #3
                      %11 = \text{trunc } i64 \%10 \text{ to } i32
                      %12 = icmp slt i32 \%9, \%2
                      %13 = icmp slt i32 %11, %1
                      %14 = and i1 %12, %13
                      br i1 %14, label %15, label %26
                                  Т
                                                              F
%15:
15:
%16 = \text{mul i} 32 \%6, \%1
%17 = add i32 %16. %11
%18 = \text{mul i} 32 \%17, \%2
%19 = add i32 %18, %9
%20 = \text{sext i} 32 \% 19 \text{ to i} 64
%21 = getelementptr inbounds float, float* %5, i64 %20
%22 = bitcast float* %21 to i32*
%23 = load i32, i32* %22, align 4, !tbaa !10
%24 = getelementptr inbounds float, float* %3, i64 %20
%25 = bitcast float* %24 to i32*
store i32 %23, i32* %25, align 4, !tbaa !10
br label %26
                                            %26:
                                            26:
                                             ret void
```

CFG for 'doitgen kernel2' function