

```

%6:
%7 = tail call i64 @_Z13get_global_idj(i32 0) #3
%8 = trunc i64 %7 to i32
%9 = tail call i64 @_Z13get_global_idj(i32 1) #3
%10 = trunc i64 %9 to i32
%11 = icmp slt i32 %10, %5
%12 = icmp slt i32 %8, %4
%13 = and i1 %12, %11
br i1 %13, label %14, label %30

```

T

F

```

%14:
14:
%15 = shl i64 %7, 32
%16 = ashr exact i64 %15, 32
%17 = getelementptr inbounds float, float* %0, i64 %16
%18 = load float, float* %17, align 4, !tbaa !10
%19 = mul nsw i32 %10, %4
%20 = add nsw i32 %19, %8
%21 = sext i32 %20 to i64
%22 = getelementptr inbounds float, float* %2, i64 %21
%23 = load float, float* %22, align 4, !tbaa !10
%24 = fsub float %23, %18
store float %24, float* %22, align 4, !tbaa !10
%25 = tail call float @_Z4sqrtf(float %3) #3
%26 = getelementptr inbounds float, float* %1, i64 %16
%27 = load float, float* %26, align 4, !tbaa !10
%28 = fmul float %25, %27
%29 = fdiv float %24, %28, !fpmath !14
store float %29, float* %22, align 4, !tbaa !10
br label %30

```

```

%30:
30:
ret void

```

CFG for 'reduce_kernel' function