```
%4:
                       %5 = tail call i64 @ Z13get global idj(i32 0) #3
                       \%6 = \text{trunc } i64 \%5 \text{ to } i32
                       %7 = tail call i64 @ Z13get global idj(i32 1) #3
                       \%8 = \text{trunc } i64 \%7 \text{ to } i32
                       \%9 = icmp slt i32 \%8, \%3
                       %10 = icmp slt i32 \%6, \%2
                       %11 = \text{ and } i1 \%10, \%9
                       br i1 %11, label %12, label %23
                                  Т
                                                              F
%12:
12:
%13 = \text{shl } i64 \%5, 32
%14 = ashr exact i64 %13.32
%15 = getelementptr inbounds float, float* %0, i64 %14
%16 = load float, float* %15, align 4, !tbaa !10
%17 = mul nsw i32 %8, %2
%18 = add nsw i32 %17. %6
%19 = \text{sext i} 32 \%18 \text{ to i} 64
%20 = getelementptr inbounds float, float* %1, i64 %19
%21 = load float, float* %20, align 4, !tbaa !10
%22 = fsub float %21, %16
store float %22, float* %20, align 4, !tbaa !10
br label %23
                                            %23:
                                            23:
                                             ret void
```

CFG for 'reduce kernel' function