

%8:
%9 = tail call i64 @_Z13get_global_idj(i32 0) #3
%10 = trunc i64 %9 to i32
%11 = tail call i64 @_Z13get_global_idj(i32 1) #3
%12 = trunc i64 %11 to i32
%13 = icmp slt i32 %12, %5
%14 = icmp slt i32 %10, %6
%15 = and i1 %14, %13
br i1 %15, label %16, label %75

T

F

%16:
16:
%17 = mul nsw i32 %12, %6
%18 = add nsw i32 %17, %10
%19 = sext i32 %18 to i64
%20 = getelementptr inbounds float, float* %2, i64 %19
%21 = load float, float* %20, align 4, !tbaa !10
%22 = fmul float %21, %4
store float %22, float* %20, align 4, !tbaa !10
%23 = icmp sgt i32 %7, 0
br i1 %23, label %24, label %75

T

F

%24:
24:
%25 = mul nsw i32 %12, %7
%26 = sext i32 %6 to i64
%27 = shl i64 %9, 32
%28 = ashr exact i64 %27, 32
%29 = sext i32 %25 to i64
%30 = zext i32 %7 to i64
%31 = and i64 %30, 1
%32 = icmp eq i32 %7, 1
br i1 %32, label %61, label %33

T

F

%33:
33:
%34 = sub nsw i64 %30, %31
br label %35

%35:
35:
%36 = phi float [%22, %33], [%57, %35]
%37 = phi i64 [0, %33], [%58, %35]
%38 = phi i64 [%34, %33], [%59, %35]
%39 = add nsw i64 %37, %29
%40 = getelementptr inbounds float, float* %0, i64 %39
%41 = load float, float* %40, align 4, !tbaa !10
%42 = fmul float %41, %3
%43 = mul nsw i64 %37, %26
%44 = add nsw i64 %43, %28
%45 = getelementptr inbounds float, float* %1, i64 %44
%46 = load float, float* %45, align 4, !tbaa !10
%47 = tail call float @llvm.fmuladd.f32(float %42, float %46, float %36)
store float %47, float* %20, align 4, !tbaa !10
%48 = or i64 %37, 1
%49 = add nsw i64 %48, %29
%50 = getelementptr inbounds float, float* %0, i64 %49
%51 = load float, float* %50, align 4, !tbaa !10
%52 = fmul float %51, %3
%53 = mul nsw i64 %48, %26
%54 = add nsw i64 %53, %28
%55 = getelementptr inbounds float, float* %1, i64 %54
%56 = load float, float* %55, align 4, !tbaa !10
%57 = tail call float @llvm.fmuladd.f32(float %52, float %56, float %47)
store float %57, float* %20, align 4, !tbaa !10
%58 = add nuw nsw i64 %37, 2
%59 = add i64 %38, -2
%60 = icmp eq i64 %59, 0
br i1 %60, label %61, label %35

T

F

%61:
61:
%62 = phi float [%22, %24], [%57, %35]
%63 = phi i64 [0, %24], [%58, %35]
%64 = icmp eq i64 %31, 0
br i1 %64, label %75, label %65

T

F

%65:
65:
%66 = add nsw i64 %63, %29
%67 = getelementptr inbounds float, float* %0, i64 %66
%68 = load float, float* %67, align 4, !tbaa !10
%69 = fmul float %68, %3
%70 = mul nsw i64 %63, %26
%71 = add nsw i64 %70, %28
%72 = getelementptr inbounds float, float* %1, i64 %71
%73 = load float, float* %72, align 4, !tbaa !10
%74 = tail call float @llvm.fmuladd.f32(float %69, float %73, float %62)
store float %74, float* %20, align 4, !tbaa !10
br label %75

%75:
75:
ret void

CFG for 'gemm' function