

%8:
%mul.i.i = shl i64 %5, 8
%sub.i = add i32 %3, -2
%cmp258.i = icmp sgt i32 %3, 2
%sub21.i = add nsw i32 %3, -3
%9 = sext i32 %sub.i to i64
%wide.trip.count.i = zext i32 %sub.i to i64
br i1 %cmp258.i, label %pregion_for_entry.entry.i.us.preheader, label ... %adi_kernel3.exit

T

F

pregion_for_entry.entry.i.us.preheader:
br label %pregion_for_entry.entry.i.us

pregion_for_entry.entry.i.us:
% local_id_x.0.us = phi i64 [%21, %if.end.i.us], [0, ... %pregion_for_entry.entry.i.us.preheader]
%add1.i.i.us = add nuw nsw i64 %_local_id_x.0.us, %mul.i.i
%conv.i.us = trunc i64 %add1.i.i.us to i32
%cmp.i.us = icmp slt i32 %conv.i.us, %3
br i1 %cmp.i.us, label %for.body.lr.ph.i.us, label %if.end.i.us

T

F

for.body.lr.ph.i.us:
%mul.i.us = mul nsw i32 %conv.i.us, %3
%sub22.i.us = add i32 %sub21.i, %mul.i.us
%10 = sext i32 %mul.i.us to i64
%sub9.i.us = add i32 %mul.i.us, -1
br label %for.body.i.us

for.body.i.us:
%indvars.iv.next.i1.us = phi i64 [%indvars.iv.next.i.us, %for.body.i.us], ... [0, %for.body.lr.ph.i.us]
%11 = sub nsw i64 %9, %indvars.iv.next.i1.us
%12 = add nsw i64 %11, %10
%arrayidx.i.us = getelementptr inbounds float, float* %2, i64 %12
%13 = load float, float* %arrayidx.i.us, align 4, !tbaa !12
%14 = trunc i64 %11 to i32
%add10.i.us = add i32 %sub9.i.us, %14
%idxprom11.i.us = sext i32 %add10.i.us to i64
%arrayidx12.i.us = getelementptr inbounds float, float* %2, i64 ... %idxprom11.i.us
%15 = load float, float* %arrayidx12.i.us, align 4, !tbaa !12
%16 = trunc i64 %indvars.iv.next.i1.us to i32
%17 = sub i32 %3, %16
%sub15.i.us = add i32 %17, %mul.i.us
%add16.i.us = add i32 %sub15.i.us, -3
%idxprom17.i.us = sext i32 %add16.i.us to i64
%arrayidx18.i.us = getelementptr inbounds float, float* %0, i64 ... %idxprom17.i.us
%18 = load float, float* %arrayidx18.i.us, align 4, !tbaa !12
%neg.i.us = fneg float %15
%19 = tail call float @llvm.fmuladd.f32(float %neg.i.us, float %18, float ... %13) #3
%add23.i.us = sub i32 %sub22.i.us, %16
%idxprom24.i.us = sext i32 %add23.i.us to i64
%arrayidx25.i.us = getelementptr inbounds float, float* %1, i64 ... %idxprom24.i.us
%20 = load float, float* %arrayidx25.i.us, align 4, !tbaa !12
%div.i.us = fdiv float %19, %20, !fpmath !16
%add29.i.us = add i32 %sub15.i.us, -2
%idxprom30.i.us = sext i32 %add29.i.us to i64
%arrayidx31.i.us = getelementptr inbounds float, float* %2, i64 ... %idxprom30.i.us
store float %div.i.us, float* %arrayidx31.i.us, align 4, !tbaa !12, ... !llvm.access.group !17
%indvars.iv.next.i.us = add nuw nsw i64 %indvars.iv.next.i1.us, 1
%exitcond.not.i.us = icmp eq i64 %indvars.iv.next.i.us, %wide.trip.count.i
br i1 %exitcond.not.i.us, label %if.end.i.us.loopexit, label %for.body.i.us, ... !llvm.loop !19

T

F

if.end.i.us.loopexit:
br label %if.end.i.us

if.end.i.us:
%21 = add nuw nsw i64 %_local_id_x.0.us, 1
%exitcond.not = icmp eq i64 %21, 256
br i1 %exitcond.not, label %adi_kernel3.exit.loopexit, label ... %pregion_for_entry.entry.i.us, !llvm.loop !21

T

F

adi_kernel3.exit.loopexit:
br label %adi_kernel3.exit

adi_kernel3.exit:
ret void

CFG for '_pocl_kernel_adi_kernel3' function