

```

%7:
%mul.i.i = shl i64 %4, 8
%add.i = add nsw i32 %1, 1
%mul.i = mul nsw i32 %2, %1
%add6.i = add nsw i32 %mul.i, %1
%idxprom7.i = sext i32 %add6.i to i64
%arrayidx8.i = getelementptr inbounds float, float* %0, i64 %idxprom7.i
br label %preion_for_entry.entry.i

```

```

preion_for_entry.entry.i:
%_local_id_x.0 = phi i64 [ 0, %7 ], [ %11, %if.end.r_exit.i ]
%add1.i.i = add nuw nsw i64 %_local_id_x.0, %mul.i.i
%8 = trunc i64 %add1.i.i to i32
%conv2.i = add i32 %add.i, %8
%cmp.i = icmp slt i32 %conv2.i, %2
br i1 %cmp.i, label %if.then.i, label %if.end.r_exit.i

```

T

F

```

if.then.i:
%add4.i = add nsw i32 %conv2.i, %mul.i
%idxprom.i = sext i32 %add4.i to i64
%arrayidx.i = getelementptr inbounds float, float* %0, i64 %idxprom.i
%9 = load float, float* %arrayidx.i, align 4, !tbaa !12
%10 = load float, float* %arrayidx8.i, align 4, !tbaa !12
%div.i = fdiv float %9, %10, !fpmath !16
store float %div.i, float* %arrayidx.i, align 4, !tbaa !12,
... !llvm.access.group !17
br label %if.end.r_exit.i

```

```

if.end.r_exit.i:
%11 = add nuw nsw i64 %_local_id_x.0, 1
%exitcond.not = icmp eq i64 %11, 256
br i1 %exitcond.not, label %lu_kernel1.exit, label
... %preion_for_entry.entry.i, !llvm.loop !19

```

T

F

```

lu_kernel1.exit:
ret void

```

CFG for '\_pocl\_kernel\_lu\_kernel1' function