Un qbit peut être représenté comme un vecteur de probabilité d'obtenir 0 ou 1: |q> = a |0> + b |1> L'utilisation de la notation bra-ket est équivalente à une notation matricielle, mais selon les cas, l'une ou l'autre est plus pratique.

Note : les nombre a, b sont des complexe, dit "amplitudes" ; comme c'est des probabilités, $|a|^2 + |b|^2 = 1$

Out[85]//MatrixForm=

$$\begin{pmatrix} a \\ b \end{pmatrix}$$

Out[88]= True

MatrixForm[q1]

apparence matricielle

Out[91]//MatrixForm=

$$\left(\begin{array}{c} \frac{1}{\sqrt{2}} \\ \frac{i}{\sqrt{2}} \end{array}\right)$$

Out[92]= **1**

On dispose de plusieurs "portes" (ici que quelques exemples)

apparence matricielle

Out[94]//MatrixForm=

$$\begin{pmatrix} \mathbf{1} & \mathbf{0} \\ \mathbf{0} & \mathbf{1} \end{pmatrix}$$

Out[96]//MatrixForm=

$$\begin{pmatrix} 0 & 1 \\ 1 & 0 \end{pmatrix}$$

Out[98]//MatrixForm=

$$\left(\begin{array}{cc} \frac{1}{\sqrt{2}} & \frac{1}{\sqrt{2}} \\ \frac{1}{\sqrt{2}} & -\frac{1}{\sqrt{2}} \end{array}\right)$$

Cela applique la porte X si le qbit contrôle est sur 1

In[112]:= sysq11 = Flatten[KroneckerProduct[s1, q1]]; produit Kronecker aplatis MatrixForm[sysq11] apparence matricielle MatrixForm[Dot[cxgate, sysq11]] apparence m. produit scalaire Out[113]//MatrixForm= 0 0 а b Out[114]//MatrixForm=

> 0 0 b

Pour agrandir une porte sur un plus grand système, on peut aussi utiliser le kronecker product

MatrixForm[hgate2]

apparence matricielle

Out[121]//MatrixForm=

$$\begin{pmatrix} \frac{1}{\sqrt{2}} & 0 & \frac{1}{\sqrt{2}} & 0 \\ 0 & \frac{1}{\sqrt{2}} & 0 & \frac{1}{\sqrt{2}} \\ \frac{1}{\sqrt{2}} & 0 & -\frac{1}{\sqrt{2}} & 0 \\ 0 & \frac{1}{\sqrt{2}} & 0 & -\frac{1}{\sqrt{2}} \end{pmatrix}$$

In[123]:= MatrixForm[Dot[cxgate, Dot[hgate2, Flatten[KroneckerProduct[s0, s0]]]]]

apparence m·· produit scalaire produit scalaire aplatis produit Kronecker

MatrixForm[sys12]

apparence matricielle

Out[123]//MatrixForm=

$$\begin{pmatrix}
\frac{1}{\sqrt{2}} \\
0 \\
0 \\
\frac{1}{\sqrt{2}}
\end{pmatrix}$$

Out[124]//MatrixForm=

On remarque que ces deux opérations créent un système qui n'est pas descriptible par 2 qbit séparé (car a ou d devrait être nul selon le 2e terme, mais le 1 et 4 indiquent que c'est impossible). C'est un des avantages majeurs que l'on va chercher à exploiter.