Xilinx打包生成ip core

文件名称

文件编号：0001

版 本：A.1

拟 制

审 核

会 签

标准化

批 准

修改记录

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 文件编号 | 版本号 | 拟制人/  修改人 | 拟制日期/  修改日期 | 更改理由 | 主要更改内容  （写要点即可） |
| 0001 | A.1 | xx | 2018-12-18 | 初始版本 |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
| 注：文件第一次归档时，“更改理由”、“主要更改内容”栏写“无”。 | | | | | |

目 录

[1. 模板标题1 3](#_Toc1684283382)

[1.1 模板标题2 3](#_Toc1267391699)

[1.1.1 模板标题3 3](#_Toc397310112)

[1.1.1.1 模板标题4 3](#_Toc476051819)

## 模板标题1

见下文

### 模板标题2

见下文

#### 模板标题3

见下文

##### 模板标题4

见下文

###### 模板标题5

见下文

模板标题6

见下文

模板标题6

见下文

模板标题7

见下文



对于WPS来说，可以从”文件”-->”页面设置”-->”文档网络”，然后选择“无网络”

## xilinx打包生成ip core

见下文

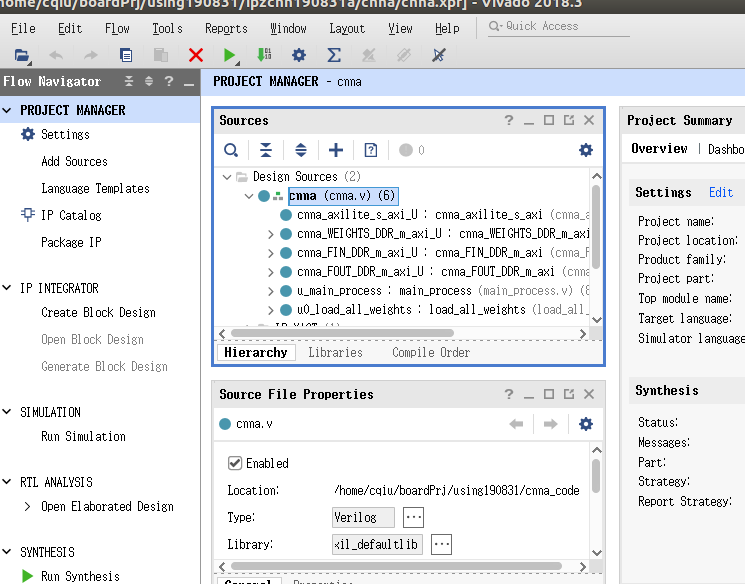
### 具体步骤

见下文

#### 具体步骤

##### 将写好的rtl代码，创建新的vivado工程

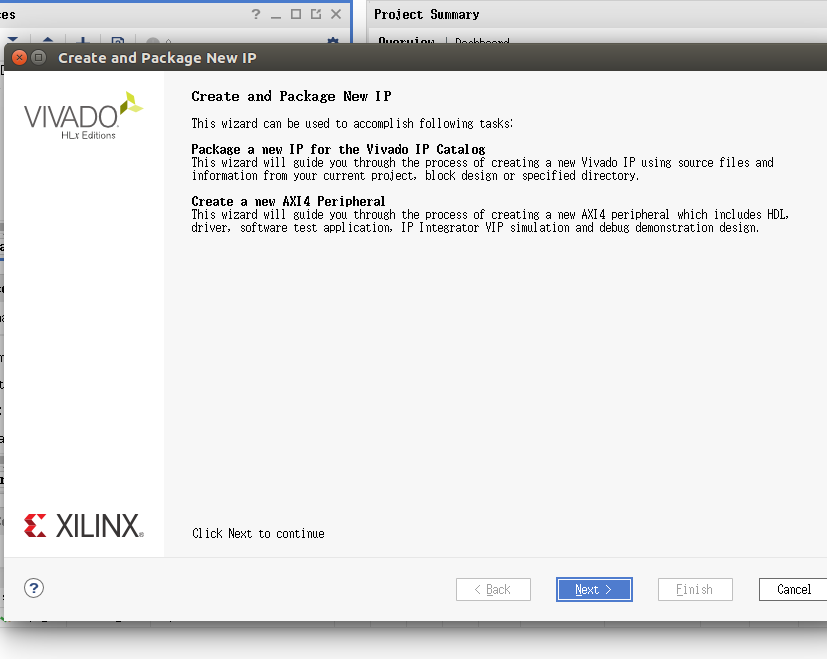
具体方式略，搞定后这个样子



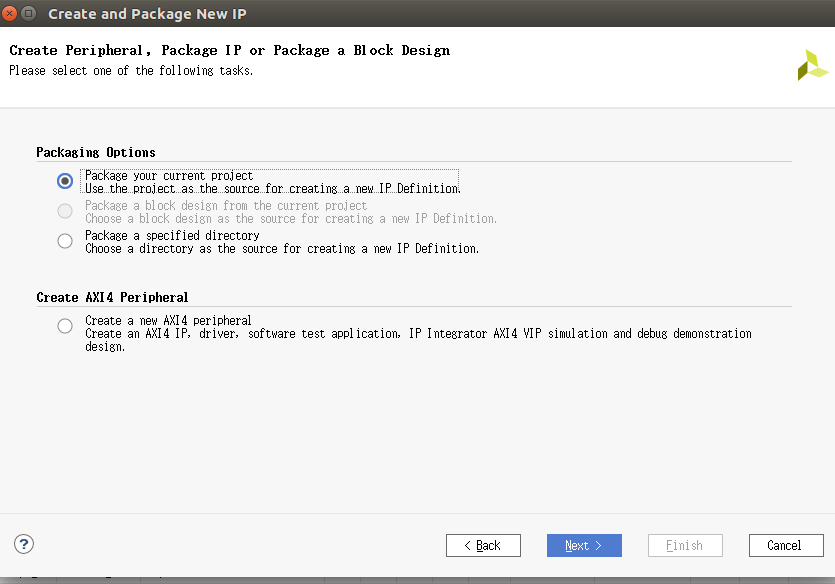
##### 打包ip core

###### Tools->Create and Package New IP

按照这种方式打开Tools->Create and Package New IP，选择“Next”

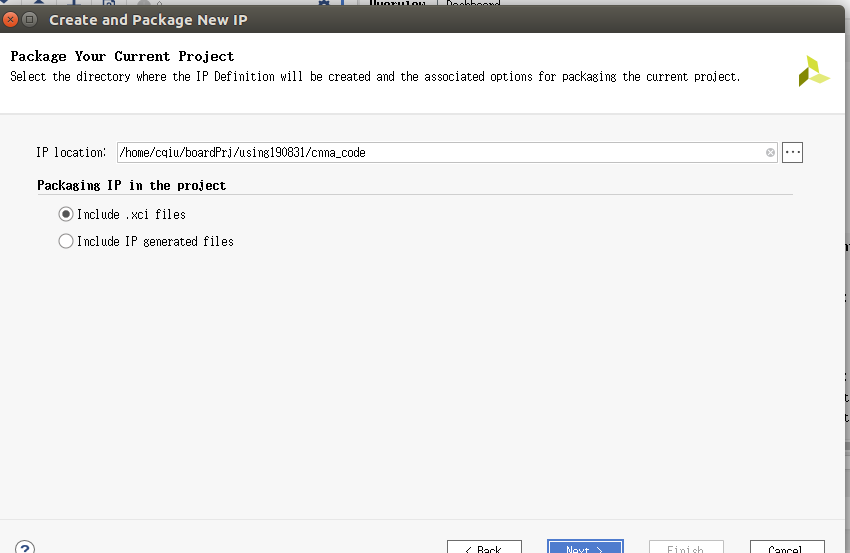


###### Package your current project

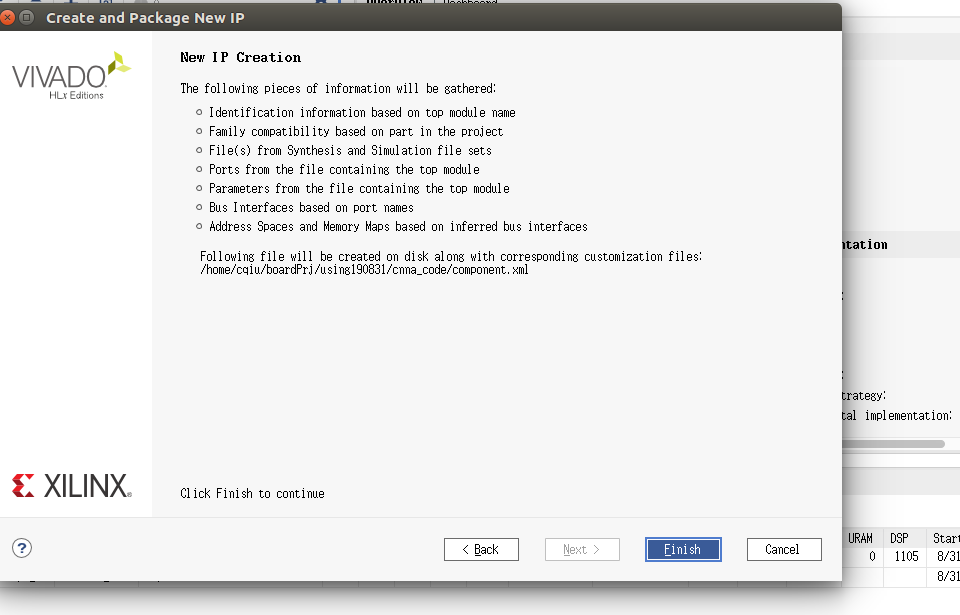


###### 找到IP location的位置

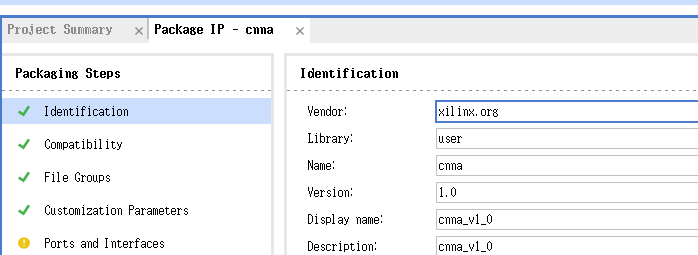
这个路径设置成rtl代码放的位置



###### 创建完成Finished

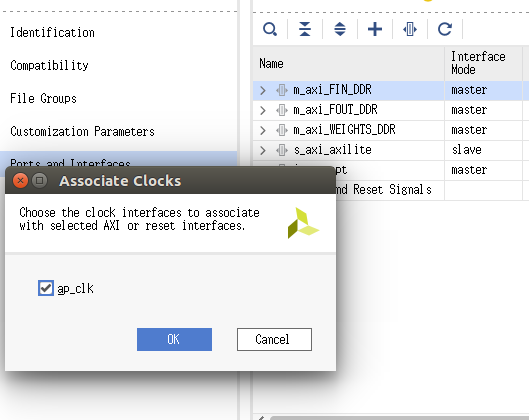


###### 界面中选择“Ports and Interfaces”

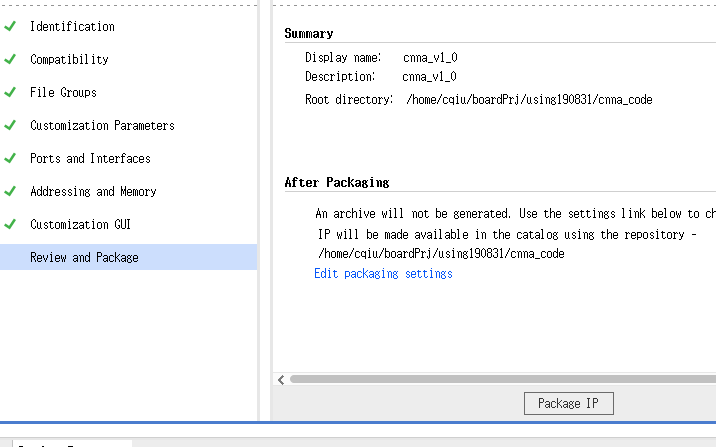


###### 界面中选择“Ports and Interfaces”

选择某个信号“m\_axi\_FIN\_DDR”信号，右键后，选择 Associate Clocks，然后选择ap\_clk，这个步骤的意思是，把该总线指定时钟源。



###### 所有警告清除后，选择”Review and Package“



###### 完成

