

0.1 image_show_info

假设卷积核大小为 $K_h \times K_w$ ，输入通道数为 C_{in} ，输出通道数为 C_{out} ，输出特征图的宽和高分别为 W 和 H ，这里忽略偏置项

- CONV 标准卷积层：
 - params: $K_h \times K_w \times C_{in} \times C_{out}$
 - FLOPs: $K_h \times K_w \times C_{in} \times C_{out} \times H \times W = params \times H \times W$
- FC 全连接层 (相当于 $k=1$) :
 - params: $C_{in} \times C_{out}$
 - FLOPs: $C_{in} \times C_{out}$

Figure 1: image_description