Proyecto de Investigación

Cristhiam Daniel Campos Julca

20 de agosto de 2022

1. Simulación en Matlab

En primer lugar se implementar en Simulink el modelo de un arreglo fotovoltaico, con paneles del modelo Sunset PX 72, que cuenta con 72 celdas de silicio polycristalino. Con la finalidad de obtener una potencia aproximada de 4.073 kW se colocan cuatro paneles en serie y tres en paralelo.

En la siguiente tabla se pueden observar los datos proporcionados por el panel Sunset PX a condiciones estándar de prueba, bajo una temperatura de $298.15~\rm K$ equivalente a $25^{\circ}~\rm C$ y una radiación de $1000~\rm W/m2$.

Datos bajo condiciones estándar	STD
Potencia en el punto máximo (P_{max})	340 W
Tensión en circuito abierto $(V_{oc}]$)	47.4 V
Tension en el punto de maxima potencia (V_{mpp})	38.4 V
Corriente de cortocircuito (I_{sc})	38.4 W
Corriente en el punto de máxima potencia (I_{mpp})	8.84 A
Numero de celdas (N_s)	72
Coeficiente de Temperatura (I_{sc})	$0.037~\%/{ m K}$
Coeficiente de Temperatura (V_{oc})	-0.32 % /K
Resistencia en serie (R_s)	$0.39~\Omega$
Resistencia en paralelo (R_{sh})	$545.82~\Omega$

A continuación se muestra las ecuaciones para cada sub-sistema:

Fotocorriente

$$I_{ph} = (I_{sc} + K_i \times (T - 298)) \times (G/1000)$$

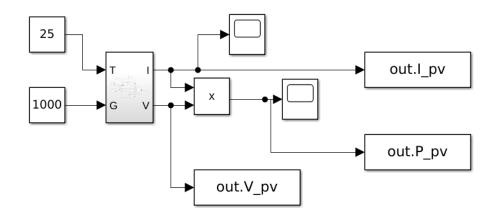


Figura 1: Arreglo PV

• Corriente de saturación

$$I_o = I_{rs} \times \left(\frac{T}{T_n}\right)^3 \times \exp\left(\left(q \times E_{go} \times \left(1/T_n - 1/T\right)\right) / (n \times k)\right)$$

• Corriente de saturación reversa

$$I_{rs} = I_{sc}/(\exp((q * V_{oc})/(n * N_s * k * T)) - 1)$$

■ Corriente shunt

$$I_{sh} = (V + I * R_s)/R_{sh}$$

■ Corriente de salida

$$I = I_{ph} * NP - I_o * NP * (\exp((q * (V/NS + I * R_s/NP)) / (n * N_s * k * T)) - 1) - I_{sh}$$

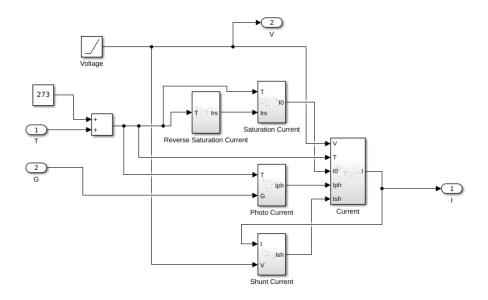


Figura 2: Sub-sistemas del modelo

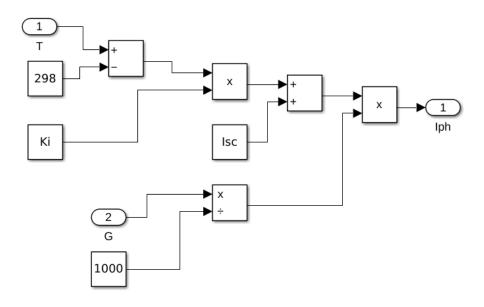


Figura 3: Subsistema para Fotocorriente

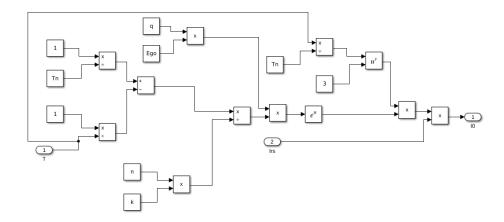


Figura 4: Subsistema de Corriente de saturación

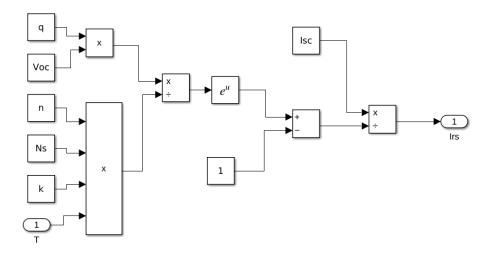


Figura 5: Subsistema de Corriente de saturación reversa

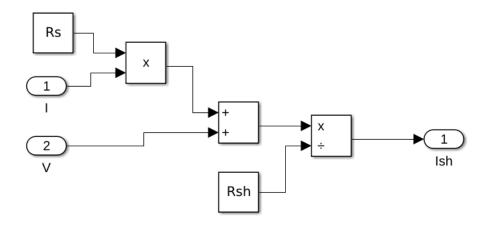


Figura 6: Subsistema de la corriente shunt

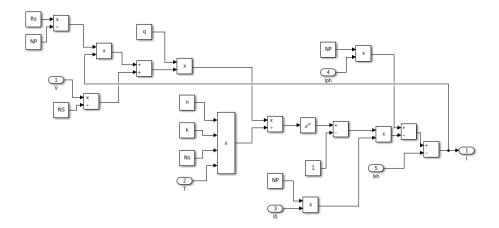


Figura 7: Subsistema de la corriente de salida