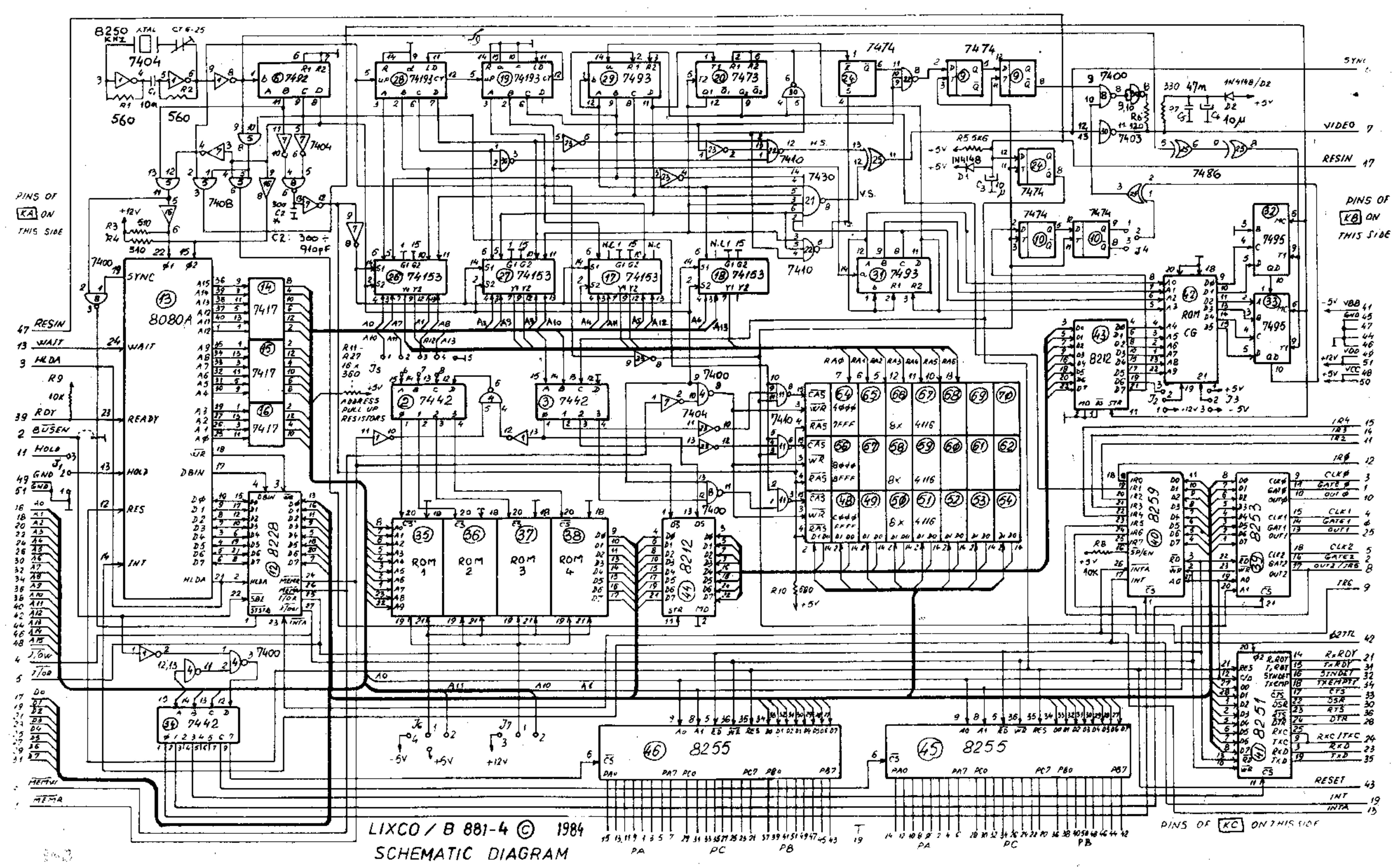


Lix Nicoara Paulian

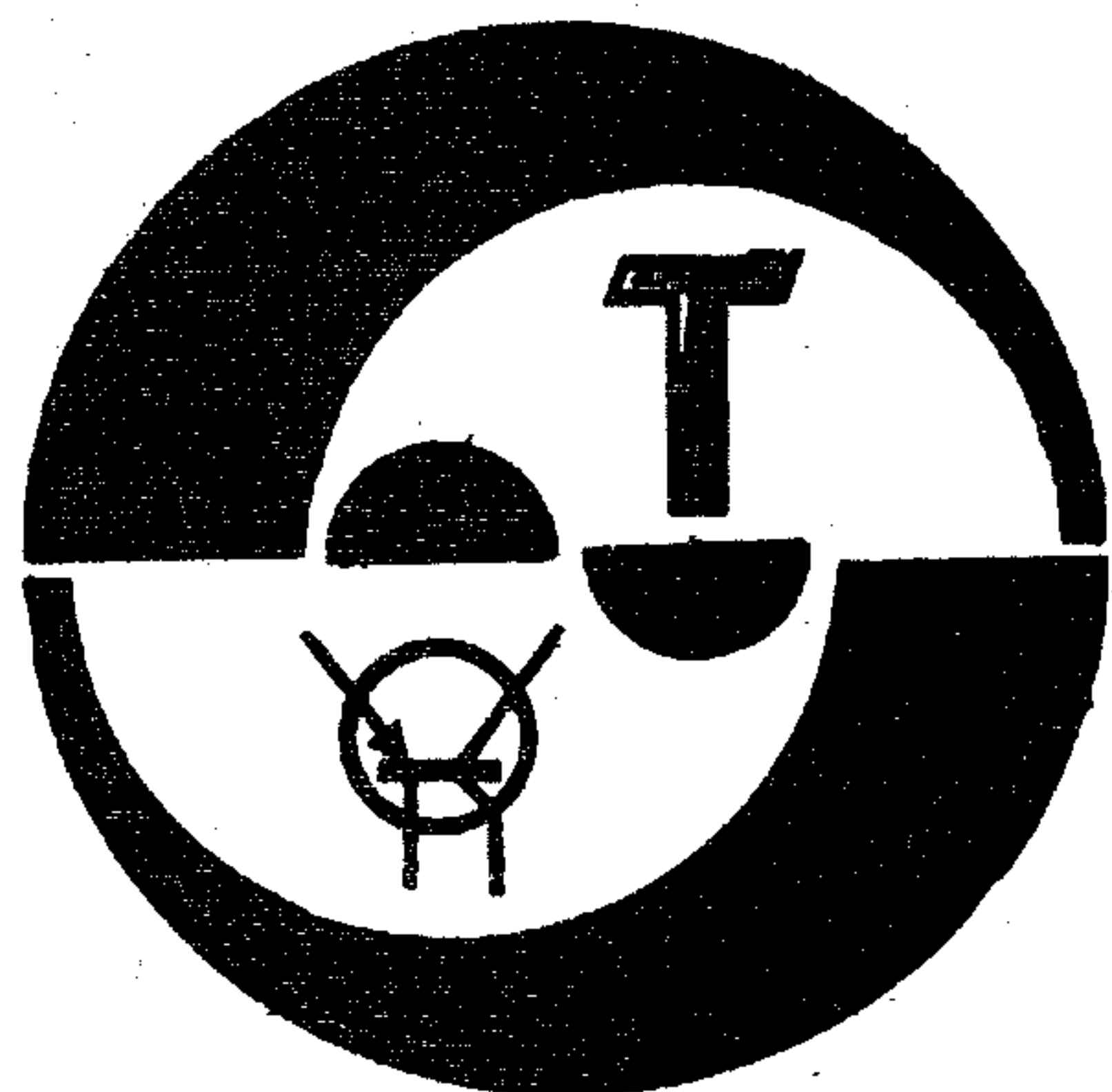
**Gheorghe Chita
Ion Rusovici
Catalin Bratu**

**Stefan Bordeanu
Liviu Ionescu
Romeo Burada**

MICROCALCULATORUL
L/B 881



1983-1986



TEHNICĂ MODERNĂ

MICROCALCULATORUL

GHEORGHE CHITA
NICOARA PAULIAN YO3NP

Progresele înregistrate de tehnologiile integrării pe scară largă și foarte largă, pe lângă implicațiile remarcabile pe care le au în industrie, au determinat apariția unui nou instrument de lucru în viața de zi cu zi: microcalculatorul.

După seria de articole pe care revista "Tehnium" a publicat-o având ca temă structura și particularitățile microprocesorului, vă propunem acum realizarea practică a unui microcalculator. Se impune însă câteva explicații pentru cititorii mai puțin avizați asupra modului în care lucrează calculatoarele în general.

Calculatorul poate fi privit ca o cutie neagră ce prelucerează informații. Informațiile au sens doar pentru utilizatorul uman; ele reprezintă cunoștințe dobândite despre lumea înconjurătoare. Omul își reprezintă informațiile prin simboluri: cuvinte, numere, diagrame etc.; aceste simboluri sunt proprii modului în care lucrează creierul uman: el stochează informațiile folosind coduri cu redundanță mare și rezolvă problemele pe căi paralele folosind metode euristice.

Calculatorul nu poate prelucra decât date; datele sunt reprezentări specifice calculatorului, ale informației prelucrate; el folosește cel mai simplu mod de reprezentare, cu doar două simboluri notate convențional cu cifrele 0 și 1; acestea sunt singurele cifre de care este nevoie în sistemul binar pentru a reprezenta orice număr.

0 cifră binară se numește bit (engl. Binary digit - cifră binară); 8 biți formează un octet (byte); 1024 octeți (bytes) formează un kilooctet (kilobyte) etc.

Folosirea acestui extrem de simplu sistem de reprezentare - sistemul binar - are avantaje și dezavantaje.

avantaje:

- din punct de vedere tehnic - este mult mai simplu a se construi sisteme cu doar două stări stabile (decit cu 10, de exemplu); un contact poate fi închis sau deschis, un tranzistor poate conduce sau poate fi blocat, o tensiune poate avea o anumită valoare (prestabilită), sau poate fi zero etc;
- din punct de vedere matematic - există un instrument puternic de tratare a logicii binare: algebra Boole;

dezavantaje:

- pentru a reprezenta aceeași cantitate de informație este necesară o succesiune mai lungă de simboluri în sistemul binar decit în alte sisteme; la nivelul utilizatorului uman acest dezavantaj este eliminat prin folosirea sistemelor de numerație în bază 8 (octal) sau 16 (hexazecimal sau hex); sistemul hexazecimal folosește 16 cifre, iar corespondența dintre el și sistemul binar este următoarea:

0	0000	B	1000
1	0001	9	1001
2	0010	A	1010
3	0011	B	1011
4	0100	C	1100
5	0101	D	1101
6	0110	E	1110
7	0111	F	1111

- sint necesare frecvente conversii între sistemul binar și sistemul zecimal (sau alte forme de reprezentare a informației pentru om).

Avantajele compensează cu prisosință dezavantajele (datorită progreselor în domeniul microelectronicii) și de aceea, imensa majoritate a calculatoarelor actuale sint calculatoare numerice binare.

Datele prelucrate pot fi de mai multe tipuri; de exemplu:

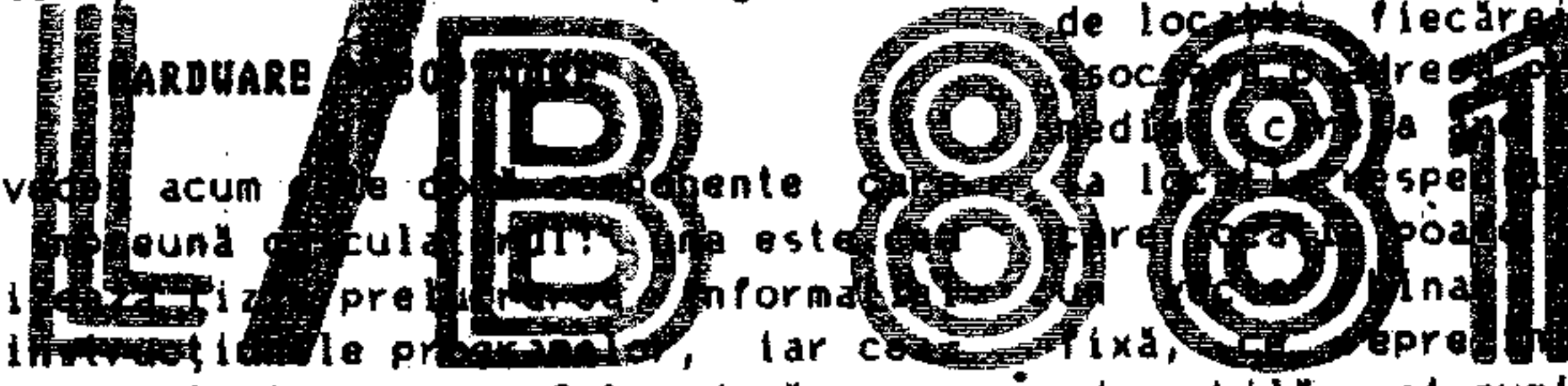
- date numerice: numere întregi, reale, complexe; asupra lor se efectuează toate operațiile cunoscute în matematică;
- date logice: acestea pot lua doar două valori, adevărat sau fals; asupra lor se efectuează operațiile de negare, conjuncție, disjuncție etc. cunoscute în logica booleană;
- date alfanumerice: șiruri de caractere reprezentând litere, cifre, semne de punctuație; asupra acestor date se execută operațiile de comparare, concatenare, substituție etc.

Calculatorul singur nu poate face distincție între aceste tipuri de date (pentru că ele sint reprezentate în același mod - prin numere în sistemul binar); de aceea, este necesar ca utilizatorul să-i indice cum să prelucrez datele de intrare pentru a obține datele de ieșire (rezultatele). Acest lucru se face prin intermediul unui algoritim.

Algoritimul este un concept intuitiv și înseamnă ceva de genul "metodă de rezolvare" sau "rețetă"; el desemnează o mulțime finită de operații cunoscute, care, executate într-o ordine bine stabilită, pornind de la un set de valori inițiale, produc în timp finit un set de valori la ieșire [1].

Un algoritim este deci "o mulțime finită de operații cunoscute, operații ce trebuie să aibe un caracter determinist și eficace; pentru a se obține aceste caracteristici, s-au creat limbajele de programare. Limbajele de programare sint limbaje artificiale ce servesc la descrierea algoritimilor prin instrucțiuni. Instrucțiunile sint executate de calculator, se desfășoară într-un interval finit de timp și au

un efect bine definit. Algoritimul descris într-un limbaj de programare se numește program; programarea este activitatea de elaborare a programelor și este executată de programator.



Se pot vedea acum două componente alcătuesc o unitate funcțională: hardware și software. Hardware este partea care realizează prelucrarea informației, executând instrucțiunile programelor, iar software - programele înseși. Cele două componente se numesc hardware și software.

"Hardware" este un termen englezesc care înseamnă la origine "artemole de fierărie și menaj" [1]; semnificația sa a fost extinsă însă la totalitatea circuitelor, dispozitivelor și echipamentelor calculatorului. Practic, prin hardware se înțelege tot ceea ce are legătură cu partea electronică, electrică sau mecanică (circuit, piese electronice, relee, cabluri, șase etc.).

"Software" este tot un termen englezesc, construit prin antiteză cu hardware (hard = tare, soft = moale; ware = marfă). Prin el se desemnează totalitatea programelor cu care este echipat un calculator.

În calculatoarele actuale, software-ul reprezintă cam 80%, iar hardware-ul, 20% (altă valoare, cit și ca performanțe) și disproporția continuă să crească. Principalul motiv este flexibilitatea software-ului; schimbînd programele - operație ce se poate face în fracțiuni de secundă - se pot rezolva numeroase probleme din diferite domenii de activitate, cu aceeași configurație hardware.

HARDWARE

Calculatorul prelucerează informații codificate numeric în sistemul binar; prelucrarea se efectuează prin operații aritmetice, funcții logice și transferuri de informație și are loc automat în urma executării unui șir de instrucțiuni - alcătuit un program care specifică operațiile elementare efectuate și operanzii folosiți. Ca urmare, calculatoarele trebuie să îndeplinească anumite condiții:

- existența unui mediu de intrare de la care se pot introduce un număr nelimitat de date și instrucțiuni;
- utilizarea unei memorii în care se păstrează datele de intrare și instrucțiunile și în care se depozitează rezultatele în ordinea dorită;
- existența unei unități funcționale capabilă să execute operații aritmetice și logice asupra oricărui operand citit din memorie;
- existența unui mediu de ieșire prin intermediul căruia se furnizează utilizatorului un număr nelimitat de rezultate;
- existența unei unități funcționale capabilă să ia decizii, cu scopul de a stabili ordinea de execuție a instrucțiunilor în funcție de rezultatele obținute;
- memorarea instrucțiunilor și datelor în aceeași formă, astfel încit să se poată prelucra programe (ca date de intrare) pentru a obține alte programe (ca rezultate).

În figura 1 este dată organizarea generală a hardware-ului calculatorului, organizare ce urmărește tocmai realizarea cerințelor de mai sus.

UCP - Unitatea Centrală de Prelucrare (CPU - Central Processing Unit)

UCP are rolul de a:

- efectua prelucrarea propriu-zisă prin execuția instrucțiunilor;
- dirija activitatea celorlalte dispozitive.

UCP este compusă din:

- unitatea aritmetică-logică UAL (ALU Arithmetic Logic Unit);
- registre - Reg;
- unitatea de comandă Ucd (Control Unit).

UAL efectuează operații aritmetice, logice, de comparare, decizie, etc. asupra operanzilor citiți din memorie în registrele generale, sub acțiunea semnalelor de comandă și control primite de la Ucd.

Registrele sint circuite speciale destinate păstrării informației binare în timpul prelucrării ei în UCP. Unele registre sint accesibile programatorului, altele nu. Registrele accesibile programatorului:

- registre generale (general purpose registers) păstrează operanzii prelucrați de UAL;
- registrul de stare a programului (program status register) - conține informații asupra rezultatului ultimei operații din UAL: rezultat zero, pozitiv/negativ, depășire, truncchiere, transport etc;
- numărătorul de program (program counter) - conține adresa următoarei instrucțiuni de executat;

- registre de bază, index, indicatorul de stivă (base, index registers, stack pointer) - registre folosite în diferite moduri de acces la instrucțiuni și date aflate în memorie.

Registrele neaccesibile programatorului:

- registrul de instrucțiuni - păstrează instrucțiunea pe timpul execuției sale în UCP;
- registrul de adrese - folosit pentru formarea adresei necesare accesului la memorie sau U I/O.

MEM - Memoria (memory, storage)

Memoria păstrează programele (pe durata exe-

cuției lor de către UCP) și informațiile asociate acestora (date de intrare, rezultate); este compusă dintr-un ansamblu de locuri de stocare fiindu-i asociată fiecare în inter-diferențe de adresă; la fiecare adresă este asociat un număr fix, care reprezintă unitatea adresabilă, și numit în general, cuvînt al memoriei. Asupra memoriei se pot efectua operații de citire și scriere a informației pe baza unei adrese; citirea presupune obținerea informației de la locația specificată prin adresă, iar scrierea - depunerea ei în locația corespunzătoare adresei.

Există, în mare, două tipuri de memorii:

- memorii RAM (Random Access Memory - memorie cu acces aleator), asupra cărora se pot executa operații de scriere și citire a conținutului, fiind astfel destinate păstrării datelor intermediare, rezultatelor, programelor a căror prezență este necesară pentru un timp limitat. Dezavantajul RAM-urilor este că își pierd conținutul la oprirea alimentării, făcînd astfel necesară prezența ROM-urilor;

- memorii ROM (Read Only Memory - memorie numai pentru citire), care pot fi doar citite și al căror conținut nu se pierde la oprirea alimentării. Ele sint programate "pe viață", fie de către fabricant, fie de utilizator; în acest din urmă caz, memoria se numește programabilă (PROM); dacă beneficiarul poate anula conținutul memoriei și înscrie un altul, atunci memoria se numește reprogramabilă (EPROM - Erasable PROM).

U I/O - Unitățile de Intrare/Ieșire (I/O C - Input/Output Channels)

U I/O are rolul de a controla activitatea echipamentelor periferice (EP), asigurînd astfel transferul datelor între acestea și UCP sau Mem, prin:

- memorarea temporară a datelor aflate în transfer;
- conversia reprezentării datelor;
- serializarea sau deserializarea datelor;
- comanda și controlul unor operații specifice EP (deplasarea capetelor discurilor, rebobinarea benzilor magnetice etc.);
- păstrarea unor informații de stare referitoare la EP (nepregătit, neoperațional, ocupat etc.) sau la operația în curs de desfășurare (detectarea unei erori la controlul datelor).

U I/O permit astfel creșterea eficienței utilizării UCP, aceasta nemaiînd nevoită să se sincronizeze cu operațiile de I/O (viteza de execuție a acestora fiind mult diferită de viteza de execuție a instrucțiunilor în UCP). Tot în acest scop, s-au creat U I/O programabile ce lucrează ca un calculator specializat de I/O: UCP introduce un program (cu datele necesare: adresa și lungimea mesajului) în U I/O și inițiază execuția sa, putînd apoi să continue prelucrarea informațiilor aflate deja în memorie; U I/O indică UCP, printr-un semnal de control, terminarea transferului sau apariția unui eveniment neprevăzut pentru ca UCP să ia deciziile corespunzătoare; de asemenea, UCP poate interveni în timpul transferului pentru testarea stării acestuia sau a EP și poate opri transferul.

EP - Echipamentele Periferice (Peripheral Devices)

EP asigură introducerea/extragerea informației în/din calculator prin conversia între formele de reprezentare (accesibile calculatorului) și formele externe (accesibile utilizatorului, memoriei externe sau liniilor de comunicație).

EP pot fi:

- EP de intrare - asigură conversia spre calculator (citiitorul de cartele perforate, citiitorul de bandă perforată etc.);
- EP de ieșire - asigură conversia dinspre calculator (perforatorul de cartele, perforatorul de bandă, imprimanta, plotter-ul etc.);
- EP de intrare/ieșire - asigură conversia în ambele sensuri (terminalul video, teletipiminatorul, discul magnetic, caseta magnetică, floppy-disk-ul etc.);

Magistralele (Buses)

Magistralele [1] sint grupuri de conductoare folosite în comun de unitățile funcționale pentru transmiterea semnalelor ce codifică un vector binar. După semnificația semnalelor transmise, magistratele pot fi magistrate de adrese, de date sau de control.

Pe magistrala de date se transmit atit operanzii necesari execuției instrucțiunilor, cit și instrucțiunile înseși. De capacitatea ei depinde puterea de calcul.

Adresele locațiilor de memorie sau ale U I/O se transmit pe magistrala de adrese. Capacitatea sa determină cantitatea maximă de memorie internă ce poate fi folosită și numărul maxim de U I/O ce pot fi conectate (dacă n este numărul de conductoare ale magistralei, atunci UCP va putea folosi maximum 2^n adrese).

Magistrala de control este folosită la transmiterea de comenzi și informații despre starea

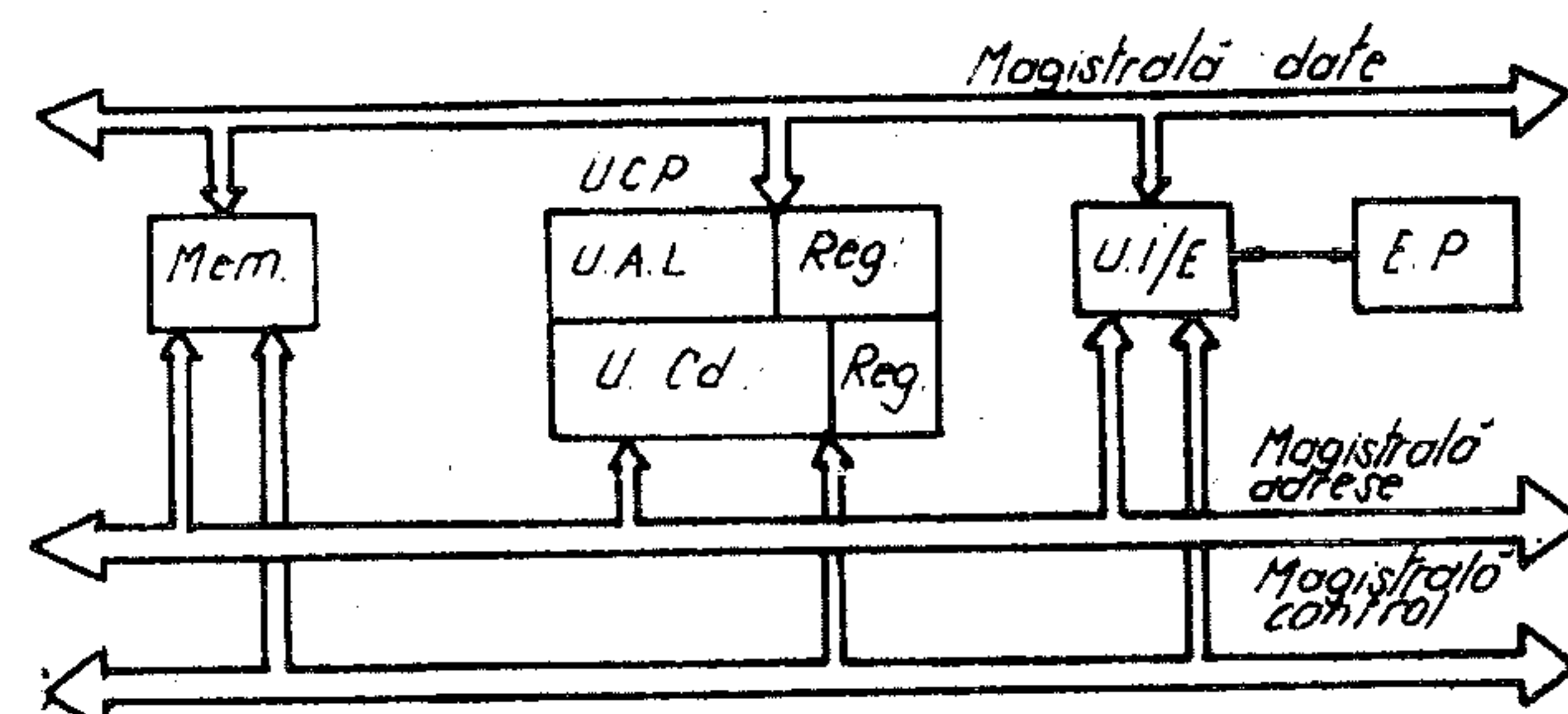


FIG. 1

unităților funcționale interconectate.

SOFTWARE

Există, în mare, două tipuri de software: software de aplicație și software de sistem.

Prin software de aplicație se înțelege programele scrise de utilizator pentru rezolvarea problemelor sale specifice cu ajutorul calculatorului. Scrierea, depunerea și execuția acestora sint mult ușurate de software-ul de sistem.

Rolul software-ului de sistem (sau software de bază) este de a asigura gestiunea resurselor calculatorului (memorie, timp al UCP, U I/O), eliberînd astfel utilizatorul de această sarcină și permițîndu-i să se concentreze asupra problemei specifice ce o are de rezolvat. Printre programele de sistem se află:

- asamblorul [3]. După cum se știe, programele scrise în limbajul calculatorului (sau limbaj-mașină), sint lungi șiruri de biți; calculatorul le manipulează cu ușurință, oamenii însă nu. Programele în limbaj mașină le apar oamenilor lungi, obositoare, confuze și fără înțeles. O îmbunătățire evidentă este de a atribui un nume fiecărui cod de instrucțiune (care este un număr binar); acest nume se numește mnemonic și el descrie intuitiv cam ce face instrucțiunea. Se obține astfel un limbaj de asamblare, care este mai ușor de înțeles de către om. Asamblorul este un program de traducere a programului din limbaj de asamblare (numit program sursă) în secvențe binare ale limbajului mașină (numit program obiect). De asemenea, asamblorul permite și alte facilități - cum ar fi asocierea de nume simbolice locațiilor de memorie, registrelor UCP și unităților I/O. Asamblorul are și dezavantaje legate de dependența lor de limbajul mașină al unui anumit tip de calculator: programatorul trebuie să cunoască în detaliu calculatorul pe care îl folosește, să se concentreze asupra setului de instrucțiuni al acestuia mai degrabă decit asupra problemei ce o are de rezolvat, de aici decurgînd și lipsa de portabilitate a programelor (programele nu se pot executa decit pe un anumit tip de calculator);

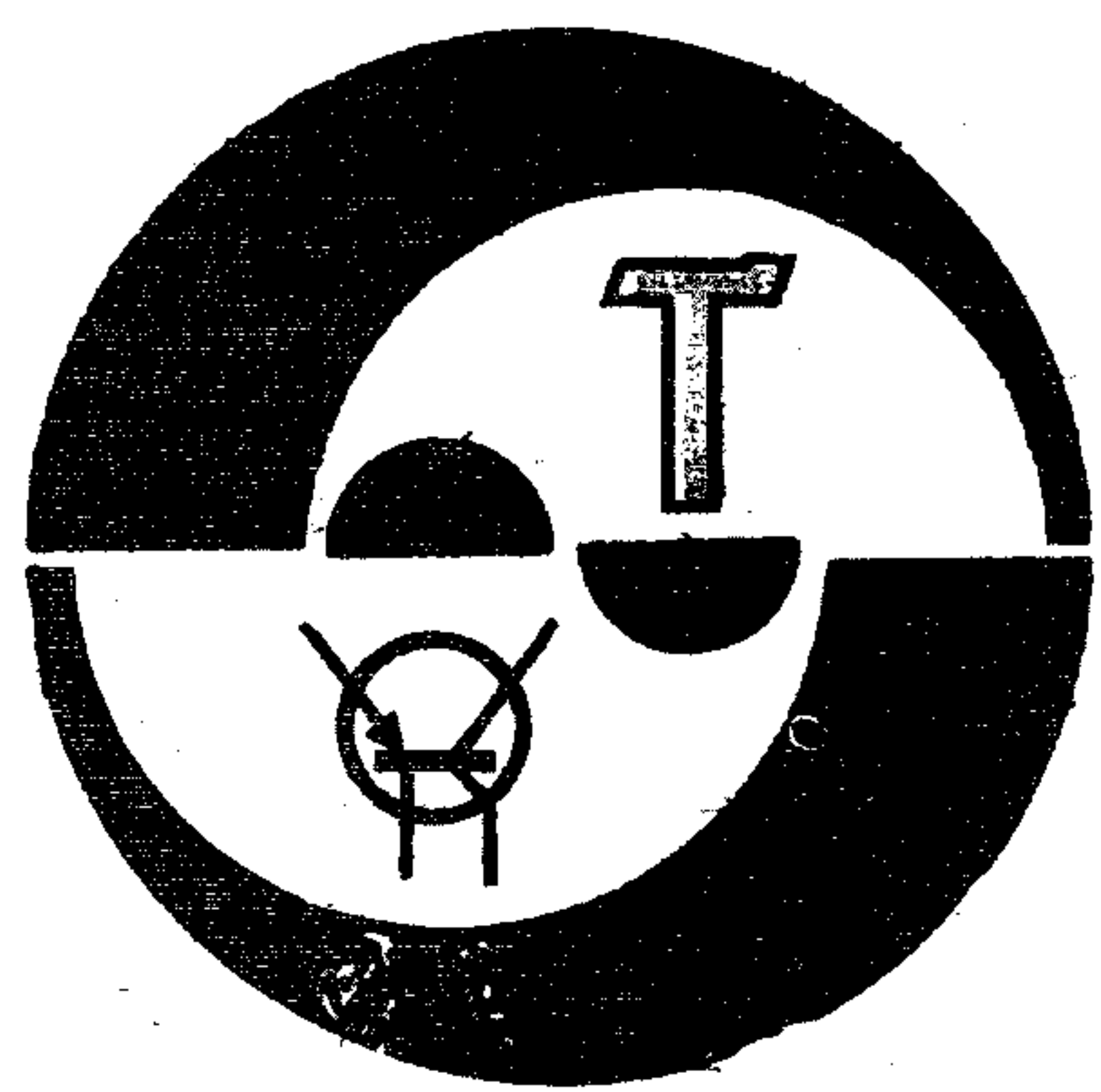
- compilatorul [3]. Soluția la multe din dificultățile asociate folosirii limbajului de asamblare este folosirea unui limbaj de nivel înalt (limbaj "orientat pe procedură"). Aceste limbaje permit descrierea rezolvării unei probleme în forme ce sint orientate mai degrabă spre acea problemă decit spre calculatorul folosit. Compilatorul este programul care traduce programe din limbajul de nivel înalt în limbajul mașină. Exemple de limbaje de nivel înalt sint FORTRAN (FORMULA TRANSLATION - pentru calcule tehnico-științifice), COBOL (COMMON Business Oriented Language - pentru domeniul economic administrativ), LISP (LIST Processor - pentru inteligență artificială), PASCAL (un limbaj structurat), C (parte integrantă a sistemului de operare UNIX cu avantaje în ce privește generarea de cod compact) ADA (un limbaj complex, structurat, aplicabil în foarte multe domenii) etc;

- interpretorul - este un program care acceptă instrucțiuni și comenzi de nivel înalt, pe care le interpretează în momentul execuției fără să genereze cod. Au viteză scăzută, dar un grad mai înalt de interactivitate, fiind foarte populare mai ales printre amatori (ex. BASIC);
- editorul de legături - permite legarea mai multor programe compilate sau asamblate anterior (scrise eventual, în limbaje diferite și aflate într-o bibliotecă de programe) într-unul singur;

- încărcătorul - încarcă un program în limbaj mașină de pe un mediu extern în memorie și îl lansează în execuție;
- monitorul - cel mai important program de sistem avînd rolul de a supraveghea întreaga activitate a calculatorului; el primește ordine de la utilizator pentru a lansa în execuție diferite programe (de sistem sau de aplicație), gestionează resursele calculatorului și asistă programul utilizatorului în timpul execuției (facilitîndu-i în special operațiile de intrare-ieșire și tratarea erorilor ce pot apare).

BIBLIOGRAFIE

1. *** - Dicționar de informatică, Ed. științifică și enciclopedică, București, 1981
2. Knuth D. E. - Tratat de programare calculatoarelor, Vol. I - Algoritmi fundamentali, Ed. Tehnică, București, 1974
3. Lance A. Leventhal - 8080A/8085 Assembly Language Programming, Osborne & Associates, Inc. Berkeley, California, 1978



MICROCALCULATORUL

L/B 881

PAULIAN NICOARA Y03NP
RUSOVICI ION Y03JP

Microcalculatorul L/B881 a fost realizat în ideea mini-mizării componentelor înglobate, fără însă a renunța la o serie de facilități considerate ca strict necesare. El utilizează într-o proporție covârșitoare componente de fabricație românească. Începând din acest număr, vom descrie modul de realizare practică a calculatorului, urmând apoi să demonstrăm și câteva aplicații și programe.

GENERALITATI

Caracteristicile principale ale microcalculatorului L/B881 sunt:

* unitatea centrală: microprocesor de 8 biți tip 8080A;

* memoria ROM: 4 buc. a câte 1, 2 sau 4 kocteți (maxim 16 kocteți);

* memoria RAM: dinamică, maxim 48 kocteți;

* periferice:
interfață serială programabilă;
2 interfețe paralele programabile;
3 timere programabile;
controlor de video display (64 de caractere și 26 de rânduri cu posibilități grafice 128/78 pixeli);
interfață pentru tastatură;
interfață pentru casetofon;
interfață pentru imprimantă serie V24 (RS 232);

* sistem întreruperi: 8 nivele programabile, cu tabelă de salturi în memoria RAM.

Toate componentele microcalculatorului sunt montate pe o singură placă de circuit imprimat, iar comunicarea cu exteriorul se face prin trei conectori ale căror semnale au fost grupate pe funcțiuni.

Placa se montează într-o cutie împreună cu claviatura, sistemul de interconectare și sursa de alimentare.

PRINCIPIUL DE FUNCTIONARE

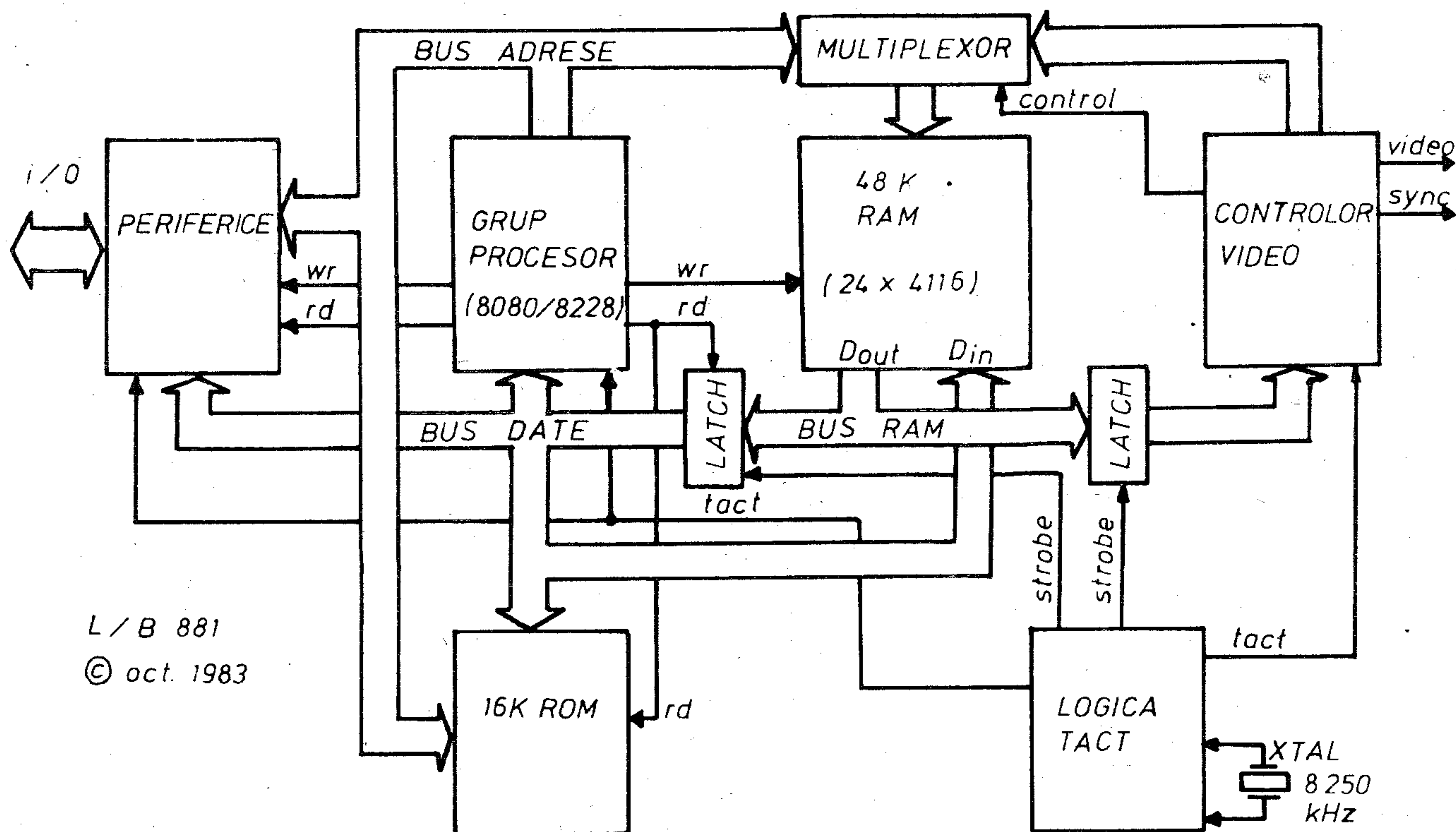
În vederea clarificării unor aspecte generale de funcționare, cele ce urmează se vor referi la figura 1.

Rezolvarea problemelor de refresh al memoriei dinamice și a ecranului s-a făcut prin multiplexare, astfel încît pe un ciclu de procesor (aprox. 720 ns) au loc două cicluri de acces la memorie: unul pentru procesor și unul pentru controlorul video. Datele din memorii sunt strobate alternativ în două registre de 8 biți și pot fi accesate după nevoie de procesor sau controlor. În timp ce procesorul nu are nevoie de date la fiecare ciclu (pentru el memoria pare statică prin intermediul latch-ului), controlorul video trebuie în mod absolut necesar ca la fiecare ciclu de 720 ns să ia o nouă dată din memorie pentru a o afișa pe ecran. De fapt, ciclul de 720 ns este impus tocmai de viteza de succedare a caracterelor pe un rînd (respectiv 64).

În această situație, la un ciclu de memorie de 360 ns și utilizînd o tehnică de selecție prin pinul de CAS (Column Address Strobe) al memoriilor, reîmprospătarea acestora se face automat la fiecare două rînduri de ecran (64x2=128 rînduri reîmprospătate, adică întregul banc de 48 kbytes).

În figura 2 este prezentată schema electrică a plăcii L/B881. Partea de timing pleacă de la oscilatorul cu cristal pe frecvența de 8250 kHz, realizat cu o parte din porțile circuitului integrat U1. Urmăază un divizor cu 6 realizat cu U6 din care se obțin principalele semnale ale sistemului (U5, U7, U8 și U16): timpul de RAS (Row Address Strobe) și de CAS (Column Address Strobe) atît pentru accesul procesorului cit și al controlorului video, cele două semnale de tact ale procesorului (care sînt aduse la nivelele MOS prin doi operatori open-collector din U16), semnalul de Status Strobe pentru 8228, precum și semnalele care comandă multiplexorul de adrese ale memoriei.

Se observă în continuare lanțul de divizoare pentru obținerea adreselor de linie (U28 și U19) și rînduri (U29, U20 și U31), plus grupul de porți care asigură resetarea numărătoarelor și obținerea semnalelor de sincronizare pe verticală și orizontală (U21, U22, U23 și U30). Multiplexorul de adrese este realizat cu circuitele 74153 (U17, U18, U26 și U27). El transmite alternativ către memorie cele două rînduri de adrese de 2x7 biți (deci 4 la 1). La rîndul ei, memoria are pe ieșire două latch-uri de 8 biți care rețin datele pentru procesor (U44) și controlor video (U43). Pe partea video, datele sînt transmise generatorului de caractere (U42), care la rîndul său le transmite serializatorului format din cele două registre de deplasare (U32 și U33), în timp ce pe partea procesorului, datele sînt depuse pe bus-ul principal de date al micro-



L/B 881
© oct. 1983

sistemului atunci cind este necesar (linia MEMR).

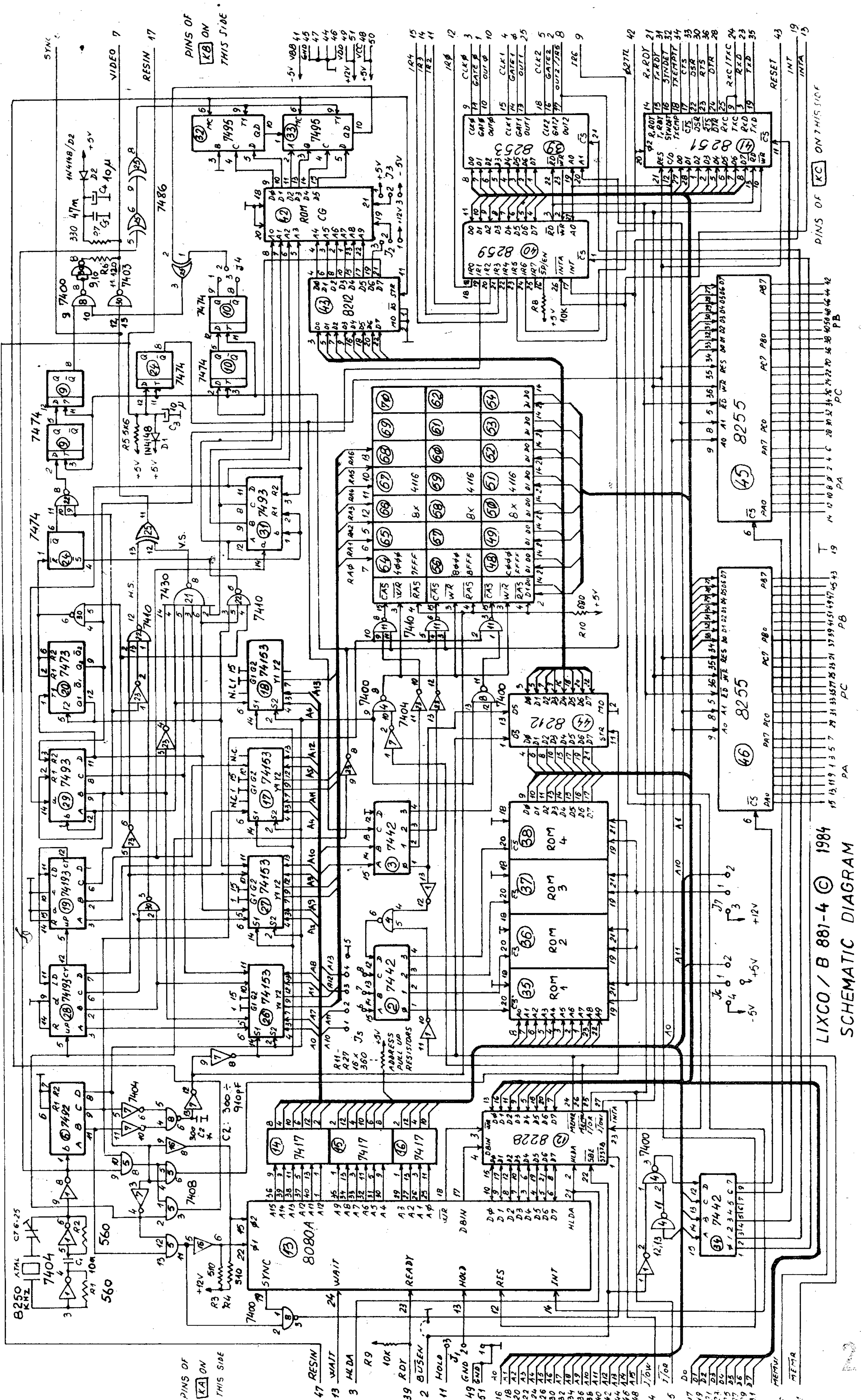
Semnalul video serializat este trecut printr-un operator XOR care are posibilitatea să-l inverseze funcție de bitul 7 al memoriei, iar apoi este combinat cu semnalele de sincronizare TV și scos în afara plăcii folosind un NAND open-collector. Se observă că atât porțiunile de blanking de margine a ecranului cit și reversarea video sint întirziate cu două perioade de tact (U9 și U10), ca urmare a faptului că ele survin direct din RAM, fără o întirziere suplimentară pe generatorul de caractere.

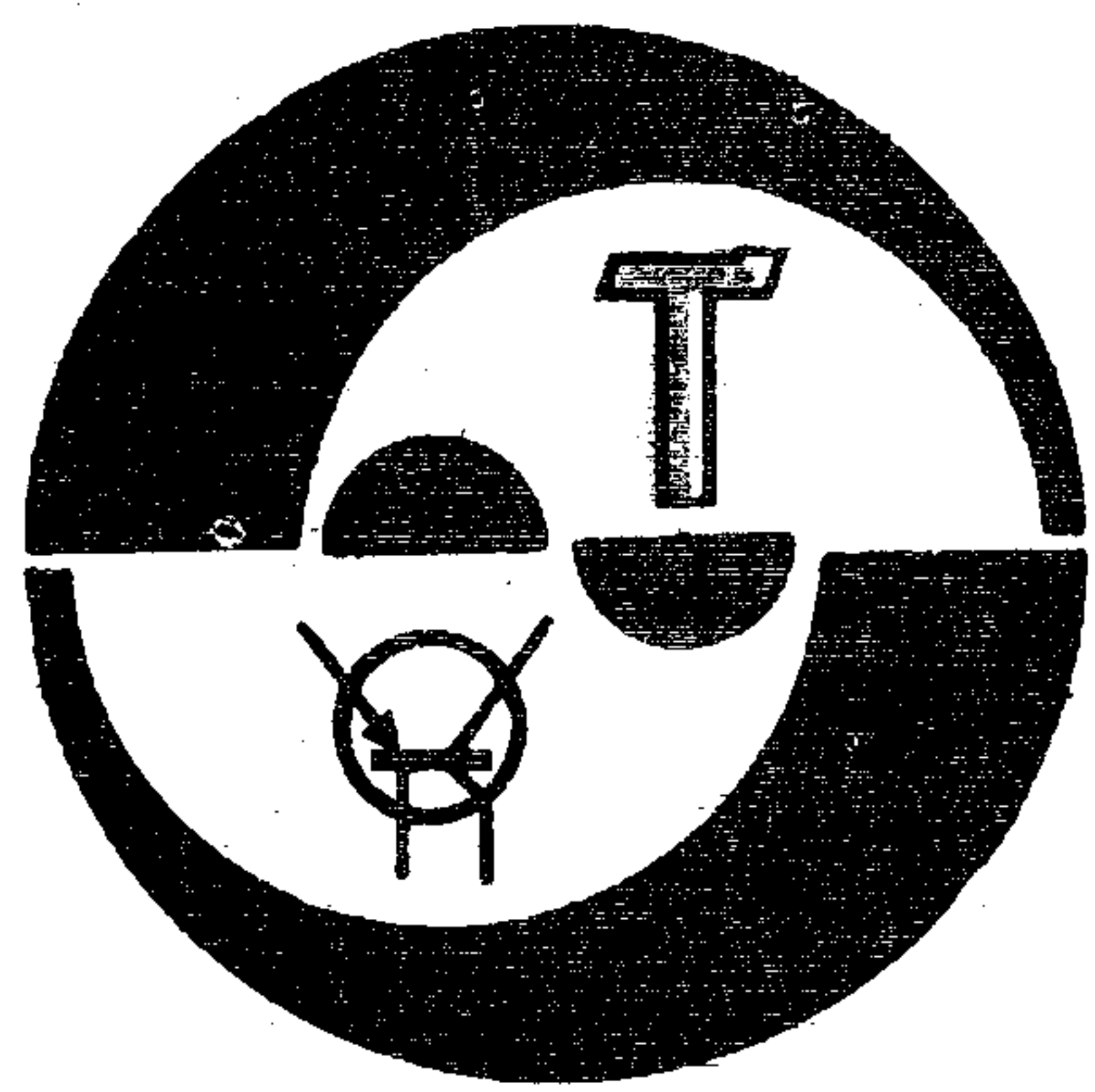
Pe partea de procesor, sistemul este compus din grupul CPU (8080A - U13 și 8228 - U12), la care se remarcă absența generatorului de tact 8224 datorită unor impedimente care ar fi apărut din forma asimetrică a lui FI2 și ar fi afectat sistemul de utilizare multiplexată a memoriei dinamice (8224 generează un semnal FI2 cu raport de umplere 4/5, în timp ce logica utilizată la L/B881 generează un raport 3/3 folosind o divizare cu 6); un tampon de buffere pe magistrala de adrese realizat cu operatori open-collector (U14, U15 și U16), decodificatoare de adrese pentru memorii (U2 și U3) și dispozitive I/O (U34), memoriile ROM (U35 la U38) și RAM (U48 la U70). Sistemul de periferice include un USART 8251 pentru comunicații serie (U41), un timer programabil 8253 (U39), un controlor de întreruperi programabil 8259 (U40) și două interfețe paralele programabile PPI 8255 (U45 și U46).

Pe placă se mai remarcă prezența unor jumperi care configurează:

- * diferite tipuri de memorii EPROM folosite;
- * semnale utilizabile în afara plăcii;
- * inversarea video.

Descrierea modului de poziționare a acestor jumperi va fi făcută în numărul viitor, odată cu alte detalii constructive. Cei interesați pot lua legătura cu autorii prin intermediul redacției pentru obținerea unor informații legate de documentația plăcii imprimante.





TEHNICĂ MODERNĂ

MICROCALCULATORUL

L/B 881

NICOARA PAULIAN
ION RUSOVICI
STEFAN BORDEANU

Y03NP
Y03JF
Y03DP

În acest număr sînt tratate cîteva probleme legate de interfața cu lumea exterioară a plăcii principale a microcalculatorului L/B881 și anume claviatura, casetofonul și sursa de alimentare.

INTERFAȚA CONECTORULUI KB

Pe conectorul KB este fixată o placă de circuit imprimat (de fapt placa este infiptă în piciorușele conectorului), care conține circuitele de formare a semnalului provenit din casetofon, un repetor pentru Bell (clopot), un potențiomtru pentru reglajul nivelului video și interfața standard serie RS232c (fig. 1).

Pentru partea de casetofon, semnalele culese de la mufa de line-out sînt amplificate cu un 741 și apoi aplicate pe de o parte unui monostabil cu perioada de aprox. 0,3 ms din care se obține un semnal de întrerupere pentru 8259, nivelul 4 și pe de altă parte direct unei intrări (PC0) a PPI 8255. Analizarea și recon-

stituirea datelor de pe banda magnetică se fac prin software de către monitorul rezident 881/Mon (care va fi descris în numărul viitor), la fiecare întrerupere generată de un front crescător provenit din înregistrare.

Poziționarea jumperilor de pe această placă se face astfel:

- J1, J2 și J3 se ștrapează. Ele furnizează tactul necesar celor trei timere din cadrul 8253, din FI2. În cazul în care este necesară utilizarea la unul din aceste timere a unei frecvențe de tact externă, se desface Jumperul corespunzător și se aplică semnalul pe intrarea respectivă (CLK0, CLK1 sau CLK2).

- J4 și J5 se ștrapează. Ele reprezintă semnalele de RXRDY și TXEMPTY ale USART-ului care sînt în mod normal cuplate pe nivelele de întreruperi 2 și 3. Dacă nu se urmărește modul de lucru cu USART-ul pe întreruperi sau este necesară utilizarea nivelelor respective de întreruperi în alte scopuri, atunci Jumperii nu se mai montează și se cuplează sem-

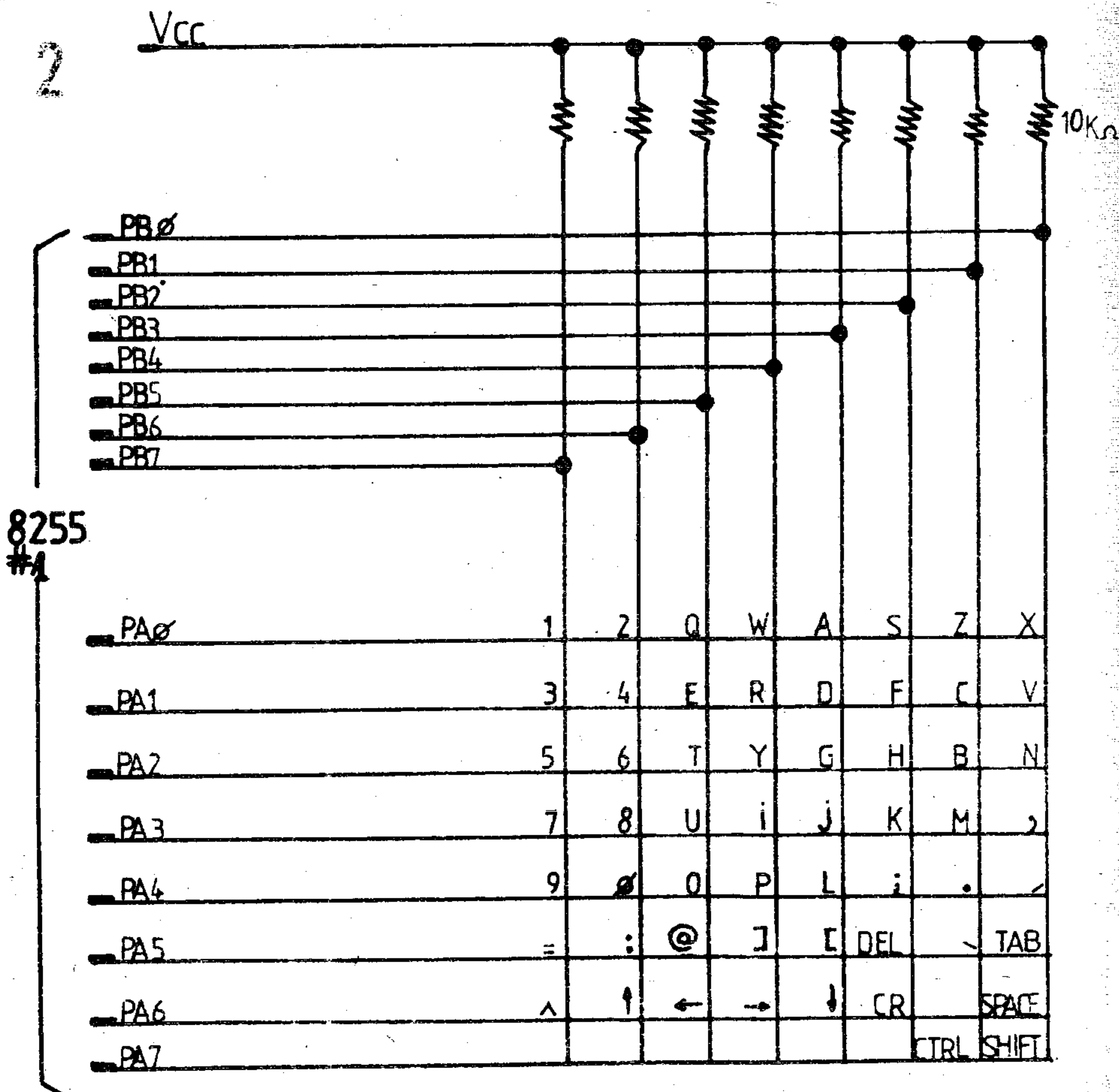
nalele externe.

- J6 și J7 reprezintă cuplarea intrărilor USART-ului fie pe nivel TTL fie pe nivel RS232c, prin circuitele de interfață MC1488 și MC1489. Dacă se urmărește

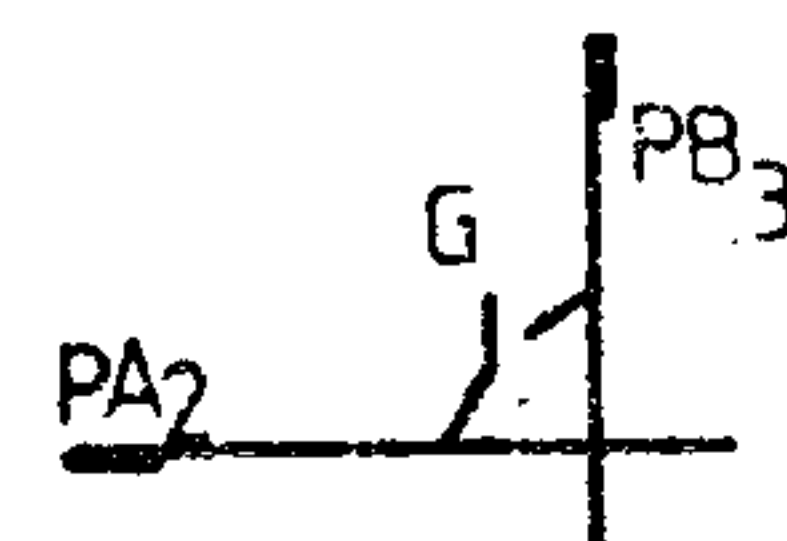
utilizarea USART-ului în ambele situații, se recomandă montarea unui mic comutator pe spatele cutiei care să realizeze trecerea rapidă de la un mod la celălalt.

CLAVIATURA

Claviatura reprezintă interfața cu utilizatorul și a fost realizată prin codificare prin program folosind o



NOTA:



DENOTĂ UN ÎNTRERUPĂTOR NORMAL DESCHIS

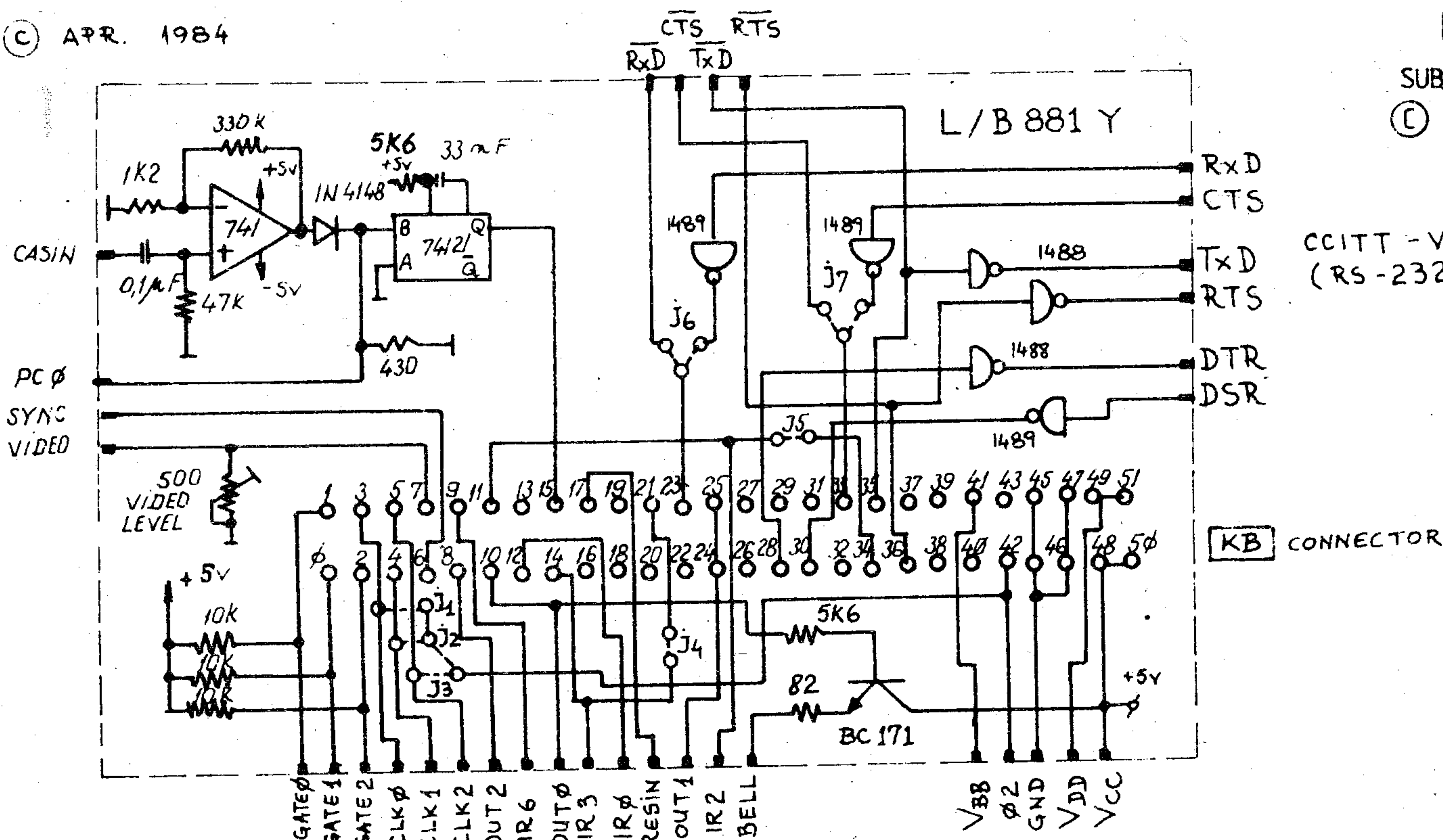
L/B 881

SUBJECT: KEY BOARD SECTION-SCHEMATIC DIAGRAM

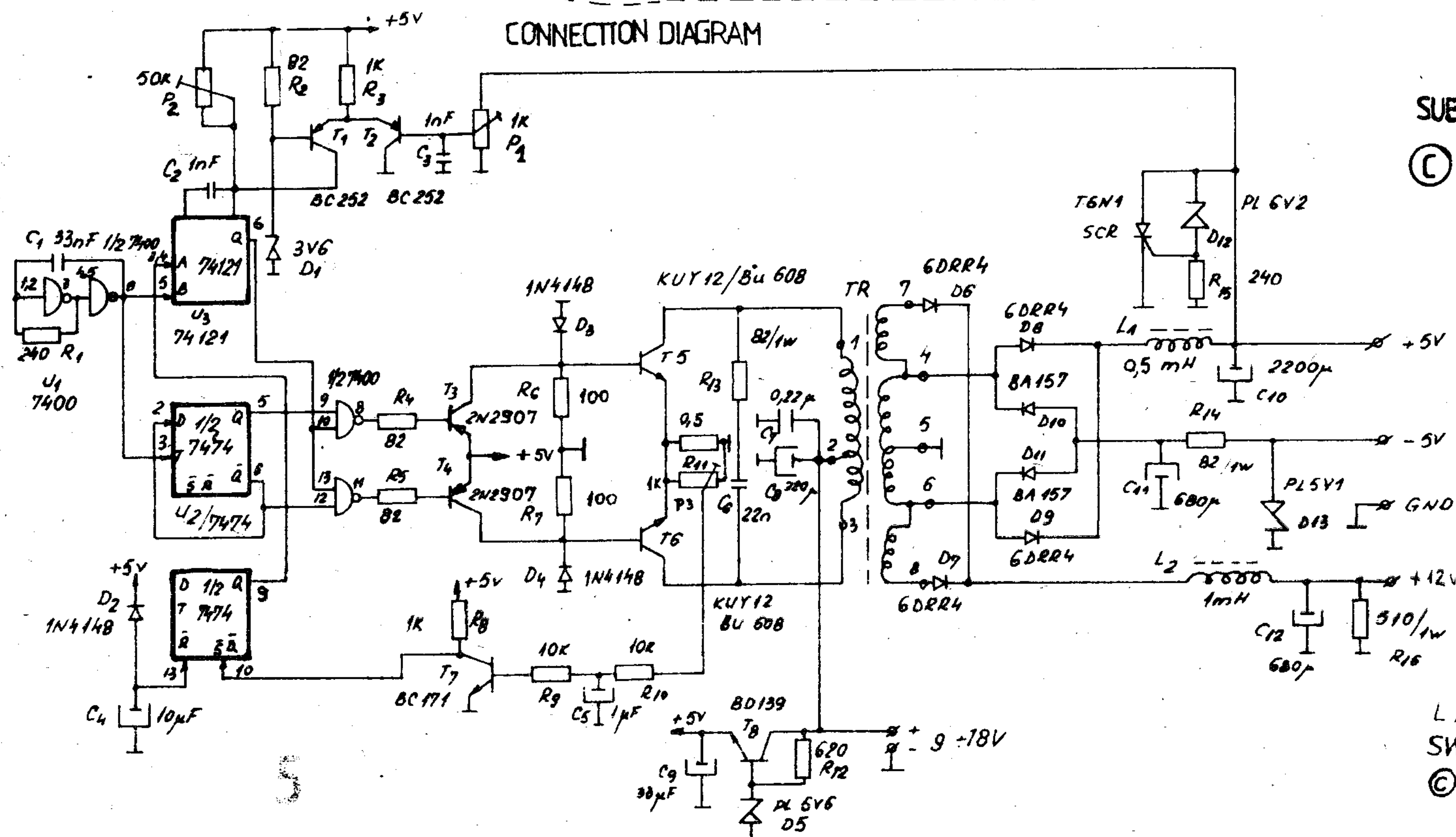
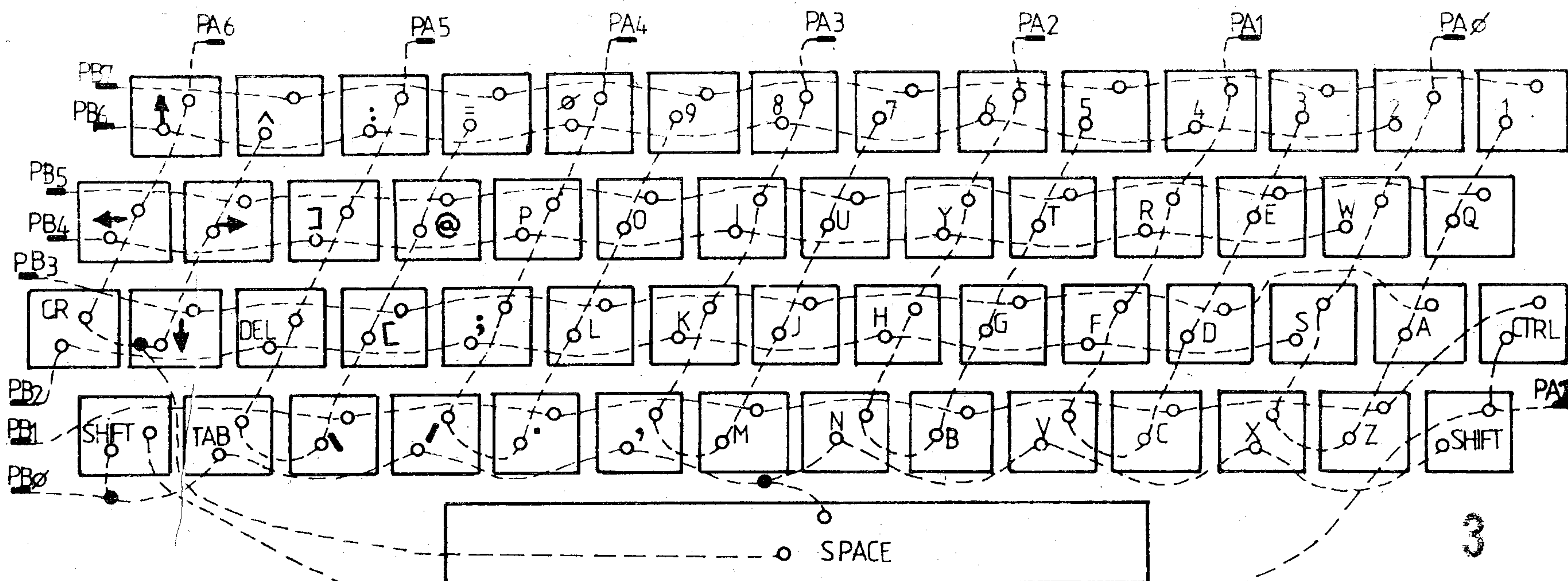
© DEC. 1983

L/B 881
SUBJECT: L/B 881 Y INTERFACE BOARD

© APR. 1984



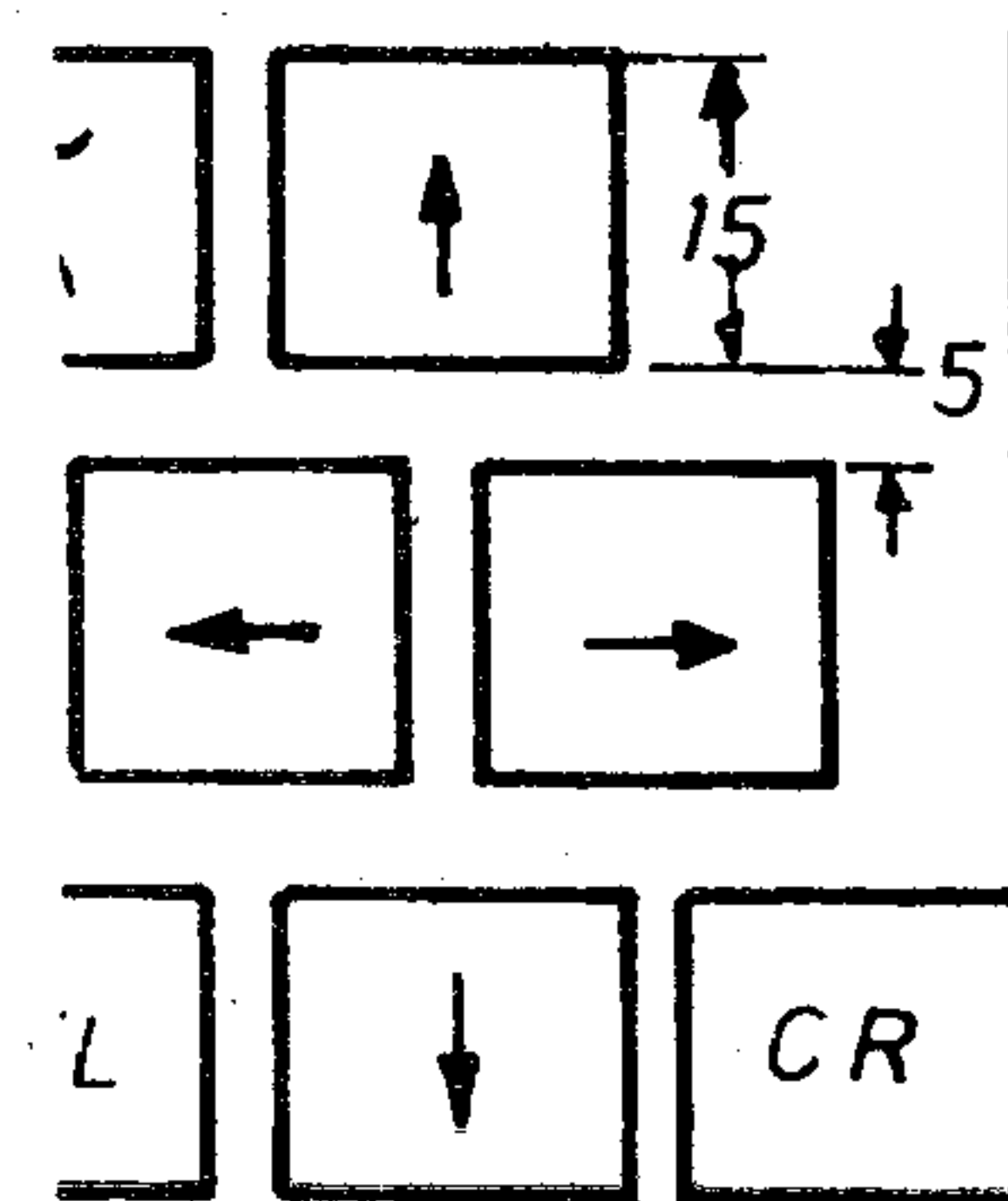
rețea de taste cuplate între ele sub forma unei matrice. În figurile 2, 3 și 4 sînt date detaliile de amplasare a tastelor, schema electrică și schema de interconectare. Se recomandă păstrarea dimensiunilor date intrucit acestea sînt standardizate după mașinile obișnuite de scris. După realizarea fixării mecanice, se execută cablajul folosind fire subțiri sau realizînd o placă de circuit special în acest scop. Legătura cu placa de bază se va face printr-un mîunchi de 16 fire care va avea la celălalt capăt conectorul ce se va infișe în



L/B 881

SUBJECT KEYBOARD SECTION - SWITCH

© DEC 1983



L/B 881 PSPY-2
SWITCH MODE POWER SUPPLY
© Aug. 1985

placă (KC). Tot pe acest conector se pot cupla și cele 8 rezistențe. Pentru marcarea clapeilor se pot folosi diferite procedee ca pantograful, letrasetul, rondele de plastic adeziv etc.

SURSA DE ALIMENTARE

Un aspect deosebit de important (și critic) al microcalculatorului este sursa de alimentare. Mai jos este dat consumul total al plăcii L/B881:

1,6 A la 5 v;
0,7 A la 12 v;
0,1 A la -5 v.

Rezolvarea problemei alimentării poate fi făcută în două moduri: sursă liniară sau în comutație. Descriem în continuare o variantă de sursă în comutație. Randalmentul sursei prezentate nu este foarte mare, în jur de 57%, funcție de tensiunea de alimentare și asta datorită sistemului de comandă în lățime a impulsurilor, care este realizat cu trei circuite integrate TTL și care trebuie alimentate la 5v. Dezavantajul este compensat

de simplitatea schemei și posibilitățile ei de a lucra la tensiuni de alimentare între 9 și 18 volți.

Principiul de funcționare este următorul: semnalul preluat de la oscilatorul local pe aprox. 64 kHz realizat cu două porți NAND este divizat pe de o parte de către un bistabil tip D și pe de alta este aplicat monostabilului U3. Perioada de declanșare a monostabilului este determinată de rezistența echivalentă a joncțiunii CE a tranzistorului T1 din etajul diferențial format din T1-T2 și condensatorul C2. Etajul diferențial este tocmai amplificatorul de eroare prin care se închide bucla de reglaj a convertorului. Prin două porți NAND, semnalele din ieșirile bistabilului sunt modulate în lățime proporțional cu variația sarcinii și aplicate etajului prefinal și apoi final în push-pull. S-a ales soluția cu etaj final în contratimp tocmai pentru a putea asigura o funcționare corectă a sursei la tensiuni de alimentare reduse. În colectoarele tranzistoarelor finale

se află un transformator pe miez de ferită al cărui secundar este proiectat de așa manieră încât să se obțină toate tensiunile necesare microcalculatorului. Se remarcă sistemul de filtraj cu bobine ca și grupul de deparazitare format din C6 și R13. Sursa este protejată la scurtcircuit prin tranzistorul T7 care monitorizează curentul etajului final și acționează bistabilul D în cazul unei depășiri exagerate (peste 3 amperi); protecția la supratensiune este realizată prin tiristorul SCR și dioda Zenner din poartă care pun sursa în scurtcircuit urmînd să acționeze în continuare fie protecția la supracurent, fie siguranța fuzibilă.

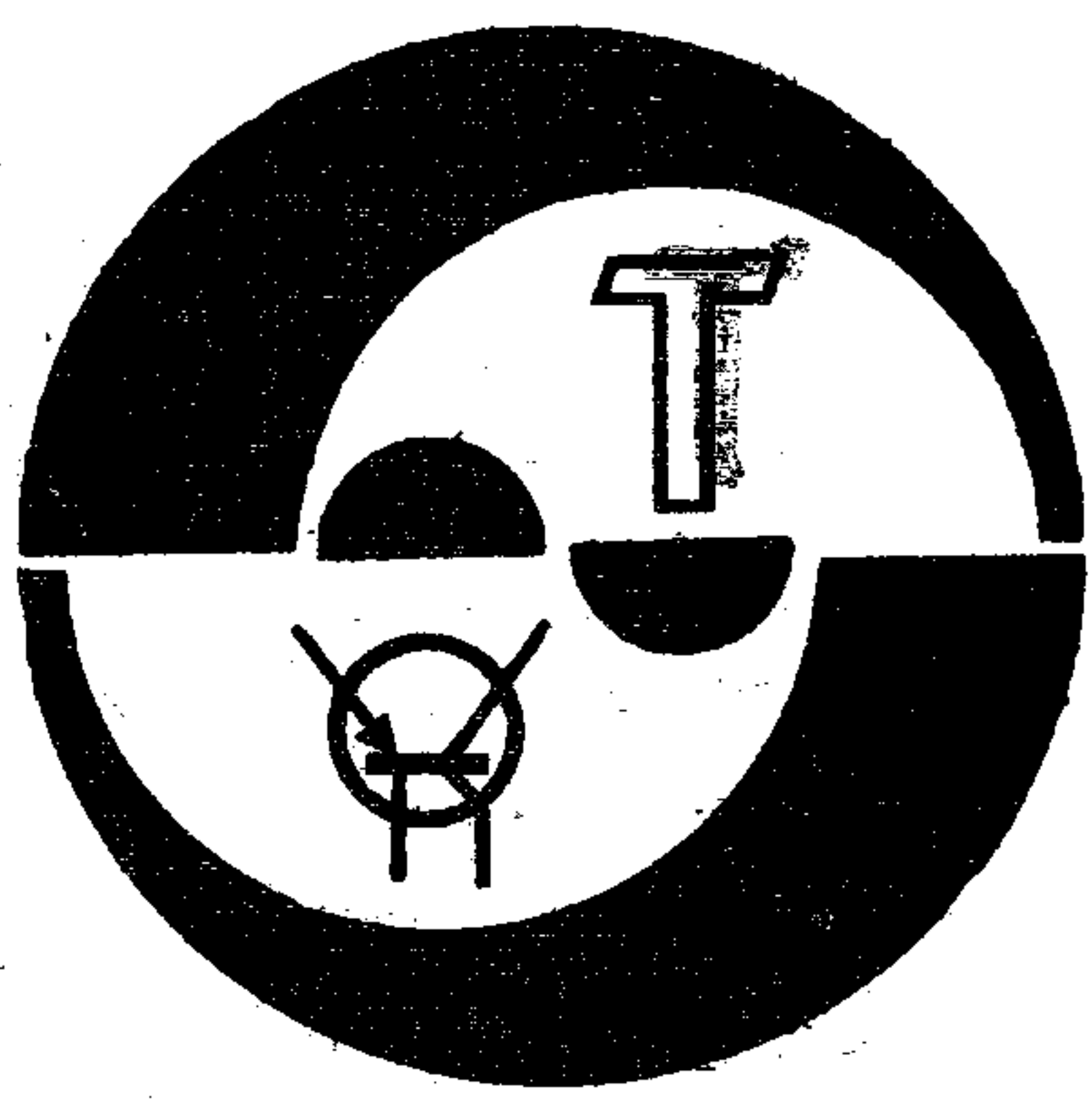
Se menționează faptul că acest convertor nu generează spike-uri la pornire sau oprire pe nici una din alimentări, iar riplul nu depășește 100 mV. Din punct de vedere mecanic, piesele sînt montate pe două plăcuțe de circuit imprimat cu dimensiunile de aprox. 120x70 mm și așezate "sandwich" cu niște distanțieri de alamă între două table de aluminiu ce

servesc de radiatoare pentru tranzistoarele finale și respectiv diodele redresoare de pe ramura de 5v.

Transformatorul este bobinat pe un tor de ferită (de tipul T34x23x12,7 A5 - ICSITE) și are 2x11 spire în primar cu sîrmă de 0,9mm CuEm, iar secundarul are 2x11 spire cu sîrmă de 0,9mm CuEm pentru 5v la care sînt inseriate înfășurările pentru 12v care au cite 13 spire cu sîrmă de 0,6mm CuEm. L1 și L2 sînt bobinate pe două oale de ferită (de tipul 025x16A1400 A5 - ICSITE) pînă la umplere, L1 cu sîrmă de 0,9mm CuEm iar L2 cu sîrmă de 0,5 - 0,6mm CuEm.

Reglarea se face cu o sarcină cuplată pe 5v și una pe 12v care să fie cit mai apropiate de condițiile reale de lucru (respectiv 2,5 ohmi/5W pe 5v și 24 ohmi/5W pe 12v), urmîrind că umplerea maximă (limitată din P2) să fie de 45%. Tensiunea de 5v se reglează din P1, iar cea de 12v rezultă automat. Protecția la supracurent se reglează din potențiometrul P3 pentru un curent de 3 Amperi.

(CONTINUARE ÎN NR. VIITOR)



MICROCALCULATORUL

L/B 881

(URMARE DIN NR. TRECUT)

NICOARA PAULIAN YO3NP
ION RUSOVICI YO3JF
ROMEO BURADA YO9CFR

CUPLAREA CU TELEVIZORUL

Comunicarea dintre utilizator și microcalculator se face prin intermediul claviaturii și a monitorului TV (interfața dintre om și mașină). În numărul trecut am văzut cum se realizează claviatura, acum vom rezolva problema cuplării semnalului video la un televizor obișnuit. Desigur, se poate folosi un monitor TV profesional, dar cum acest lucru nu este posibil întotdeauna, vom face apel la televizorul din casă.

Interfațarea microcalculatorului cu televizorul se poate face în două moduri: fie cuplind semnalul video direct la intrarea amplificatorului video al televizorului, fie prin intermediul unui modulator RF la borna de antenă. În primul caz se va obține o calitate foarte bună a imaginii dar este necesară o intervenție în televizor pentru a monta o mufă de cuplare; deasemeni, operațiunea nu se poate face decât pe un televizor care are transformator de separație față de rețeaua de curent alternativ (de ex. tip "Sport"). Pentru a evita accidentele verificați cu atenție dacă tipul de televizor pe care îl veți utiliza respectă condiția de separare galvanică față de rețea! În cazul televizoarelor portabile tip "Sport", sunt date două posibilități de cuplare: pentru TV cu tranzistoare (fig. 1) și pentru TV cu circuite integrate (fig. 2).

În cazul în care modificările de mai sus nu sunt posibile, în fig. 3 este prezentat un modulator RF care poate fi realizat într-o cutie din tablă de conserve de mici dimensiuni montată chiar pe mufa BNC exterioară microcalculatorului. Elementele de circuit sunt date pentru canalul 8 TV, dar pot fi ușor modificate pentru alte canale. Evident, calitatea imaginii va fi mai scăzută datorită spectrului larg de frecvență al semnalului video generat de microcalculator (8 MHz), față de lărgimea amplificatorului de medie frecvență a televizorului (5,5 MHz), dar posibilitatea cuplării la orice televizor compensează acest dezavantaj.

MONTAREA MECANICĂ ȘI CABLAREA MICROCALCULATORULUI

În figura 4 sunt date câteva sugestii de montare mecanică iar în figura 5 este dat planul de cablare generală a microcalculatorului. Se recomandă respectarea riguroasă a tipului de conectoare utilizat pentru a se asigura compatibilitatea. Într-o primă fază nu este necesară montarea și cablarea tuturor conectoarelor, cel mai important fiind însă cel notat în schemă cu "MISC".

Se va asigura o ventilație prin convecție naturală suficientă prin găurirea plăcii de bază și a capacului. În ce privește construcția mecanică propriu-zisă, este reco-

mandată folosirea tablei de aluminiu pentru a evita pătrunderea cimpurilor de radiofrecvență generate de emițătoare, pe de o parte sau afectarea unor instalații de recepție din apropiere, datorită sursei de alimentare sau a calculatorului propriu-zis. Montarea întrerupătorului de rețea și a butonului de RESET se va face pe spatele cutiei, pentru a se evita acționarea lor accidentală. Transformatorul de rețea utilizat poate fi cel de la televizorul "Sport".

POZITIONAREA JUMPERILOR

Înainte de montare, sau în cazul în care se schimbă tipul de EPROM utilizat, este necesară o repositionare a jumperilor din placă. Mai jos este dată semnificația și modul de legare a acestora:

- J1 = linia de HOLD a procesorului; se leagă 1 cu 2 pentru lucru normal sau 2 cu 3 în conjuncție cu un alt BUS-MASTER exterior.
- J2, J3 = tipul de EPROM utilizat pentru generatorul de caractere; pentru 2708 se leagă J2, 1 cu 2 și J3, 2 cu 3; pentru 2716 se leagă J2, 2 cu 3 și J3, 1 cu 2.
- J4 = semnalul video: 1 cu 2 normal; 2 cu 3 inversat.
- J5, J6 și J7 = configurarea după tipul de EPROM utilizat în sistem. Atenție! nu se poate utiliza decât un singur tip de EPROM în toate soclurile de pe placă (adică ori 2708 de la un capăt la altul ori 2716 etc.).

se leagă 2708 2716 2732

J5	1 cu 6	2 cu 6	3 cu 6
	2 cu 7	3 cu 7	4 cu 7
	3 cu 8	4 cu 8	5 cu 8

J6	1 cu 4	1 cu 3	1 cu 2
----	--------	--------	--------

J7	1 cu 3	1 cu 2	1 cu 2
----	--------	--------	--------

Placa de bază a microcalculatorului L/B881 poate fi extinsă extern folosind conectorul KA, care conține toate BUS-urile și semnalele importante ale sistemului. Organizarea memoriei interne a microcalculatorului este pe 4 pagini de câte 16 kbytes, astfel:

- * de la 0 la 3FFF - pagina de ROM (EPROM)

- * de la 4000 la 7FFF - prima pagină de RAM

- * de la 8000 la BFFF - a doua pagină de RAM

- * de la C000 la FFFF - a treia pagină de RAM în care se află și zona ecranului, stiva și variabilele monitorului, fiind singura pagină absolut necesară microcalculatorului.

În ce privește expansiunea cu circuite de intrare/ieșire, subliniem că BUS-urile de date și control sunt de tipul three-state, în timp ce cel de adrese este open-

collector, lucruri de care trebuie ținut seama când se proiectează un controlor extern. Deasemeni, se va urmări ca adresele perifericelor externe să nu se suprapună peste cele ale perifericelor din sistem, care sunt:

- * de la 0 la 1F (int. controller și timer)

- * de la 30 la 3F (USART)

- * de la 60 la 7F (interfețe paralele)

Tot pe conectorul KA este scos și semnalul BUSEN (câtre 8228), care are un ștrap la masă pe placă ce trebuie eliminat în cazul utilizării externe.

În continuare sunt date semnificațiile diferitelor conectoare și insistăm asupra importanței respectării standardizării propuse la legarea lor, pentru a permite interconectarea unor periferice externe.

Semnificația pinilor conectoarelor la placa L/B881

Nr. pin	KA	KB	KC
0.....	MEMU.....	GATE1.....	PA42
1.....	MEMR.....	GATE0.....	PA41
2.....	BUSEN.....	GATE2.....	PA52
3.....	HLDA.....	CLK0.....	PA51
4.....	I/OW.....	CLK1.....	PA62
5.....	I/OR.....	CLK2.....	PA61
6.....	NC.....	SYNC.....	PA72
7.....	NC.....	VIDEO.....	PA71
8.....	NC.....	OUT2.....	PA32
9.....	NC.....	IR6.....	PA31
10.....	NC.....	OUT0.....	PA22
11.....	HOLD.....	IR2.....	PA21
12.....	NC.....	IR0.....	PA12
13.....	WAIT.....	INTA.....	PA11
14.....	NC.....	IR3.....	PA02
15.....	NC.....	IR4.....	PA01
16.....	AO.....	NC.....	NC
17.....	DO.....	RESIN.....	NC
18.....	A1.....	NC.....	NC
19.....	D1.....	INT.....	GND
20.....	A2.....	NC.....	PC72
21.....	D2.....	RXRDY.....	PC71
22.....	A3.....	NC.....	PC62
23.....	D3.....	RXD.....	PC61
24.....	A4.....	RX/TX CLOCK.....	PC52
25.....	D4.....	OUT1.....	PC51
26.....	A5.....	NC.....	PC42
27.....	D5.....	NC.....	PC41
28.....	NC.....	DTR.....	PC02
29.....	D6.....	NC.....	PC01
30.....	A6.....	DSR.....	PC12
31.....	D7.....	TXRDY.....	PC11
32.....	A7.....	SYNDET.....	PC22
33.....	NC.....	CTS.....	PC21
34.....	A8.....	TXEMPTY.....	PC32
35.....	NC.....	TXD.....	PC31
36.....	A9.....	RTS.....	PB02
37.....	NC.....	NC.....	PB01
38.....	A10.....	NC.....	PB12
39.....	READY.....	NC.....	PB11
40.....	A11.....	NC.....	PB22
41.....	NC.....	-5V (VBB).....	PB21
42.....	A12.....	FI 2 (CLK).....	PB72
43.....	NC.....	RESET OUT.....	PB71
44.....	A13.....	GND.....	PB62
45.....	NC.....	GND.....	PB61
46.....	A14.....	GND.....	PB52
47.....	RESIN.....	GND.....	PB51
48.....	A15.....	+5V (VCC).....	PB42
49.....	GND.....	+12V (VDD).....	PB41
50.....	NC.....	+5V (VCC).....	PB32
51.....	GND.....	+12V (VDD).....	PB31

Semnificația pinilor conectoarelor externe

* Conectorul de BUS

1. MEMU	20. MEMR
2. BUSEN	21. HLDA
3. I/OW	22. I/OR
4. AO	23. HOLD
5. A1	24. WAIT
6. A2	25. DO
7. A3	26. D1
8. A4	27. D2
9. A5	28. D3
10. A6	29. D4
11. A7	30. D5
12. A8	31. D6
13. A9	32. D7
14. A10	33. READY
15. A11	34. RESIN
16. A12	35. GND
17. A13	36. RESET
18. A14	37. FI2 TTL
19. A15	

* Conectorul MISC

1. +Vcc	14. OUTQ
2. GATE0	15. OUT1
3. GATE1	16. OUT2
4. GATE2	17. IRO
5. CLK0	18. IR2
6. CLK1	19. IR3
7. CLK2	20. IR6
8. FI2 TTL	21. N.C.
9. N.C.	22. PC4
10. PC1	23. PC5
11. PC2	24. PC6
12. PC3	25. PC7
13. GND	

* Conectorul V24 serial port

1. Protective ground
2. Tx Data
3. Rx Data
4. RTS
5. CTS
6. DSR
7. Signal Ground
20. DTR

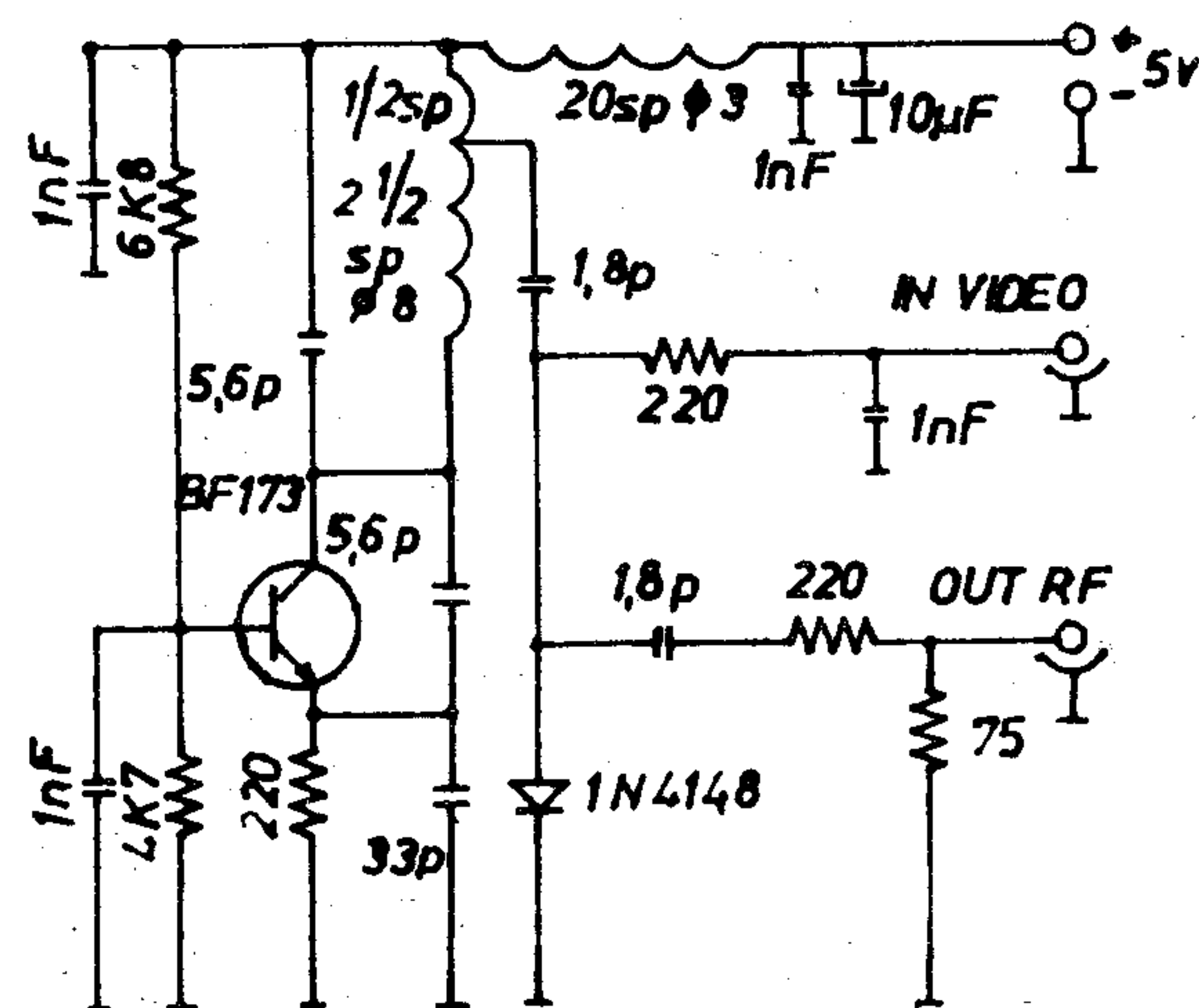
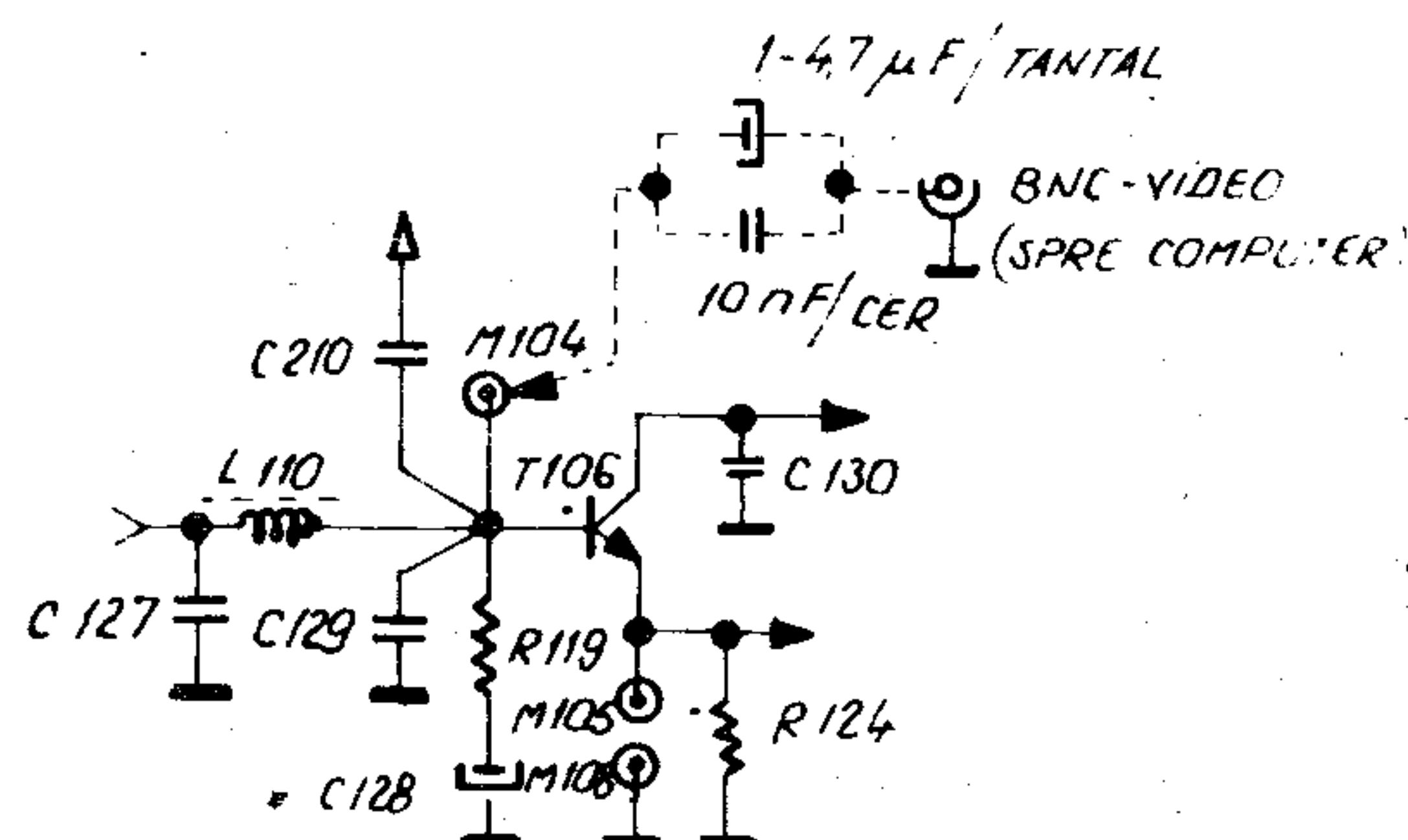
* Conectorul portului paralel opțional

1. PA0	14. PB0
2. PA1	15. PB1
3. PA2	16. PB2
4. PA3	17. PB3
5. PA4	18. PB4
6. PA5	19. PB5
7. PA6	20. PB6
8. PA7	21. PB7
9. PC0	22. PC4
10. PC1	23. PC5
11. PC2	24. PC6
12. PC3	25. PC7
13. GND	

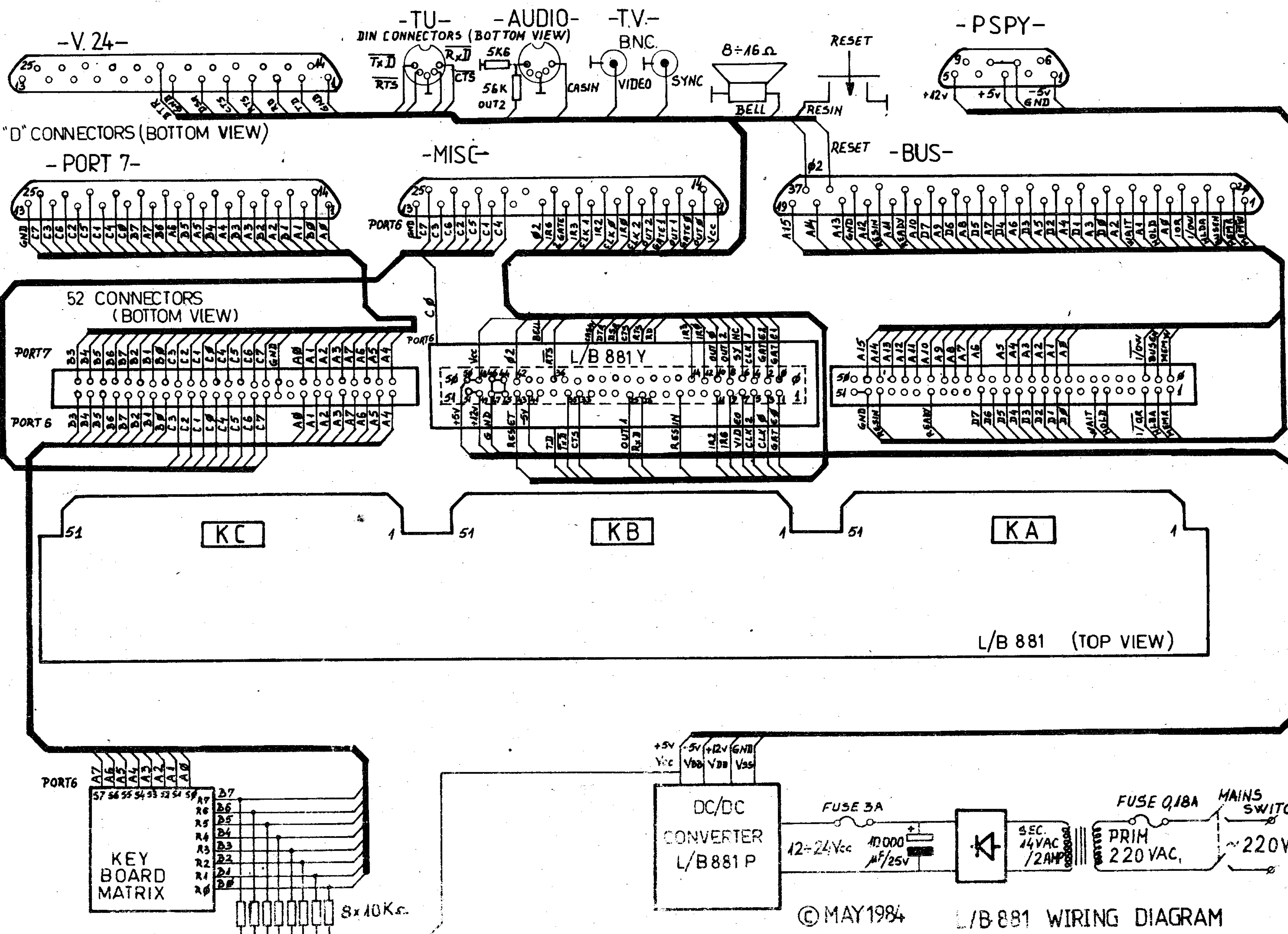
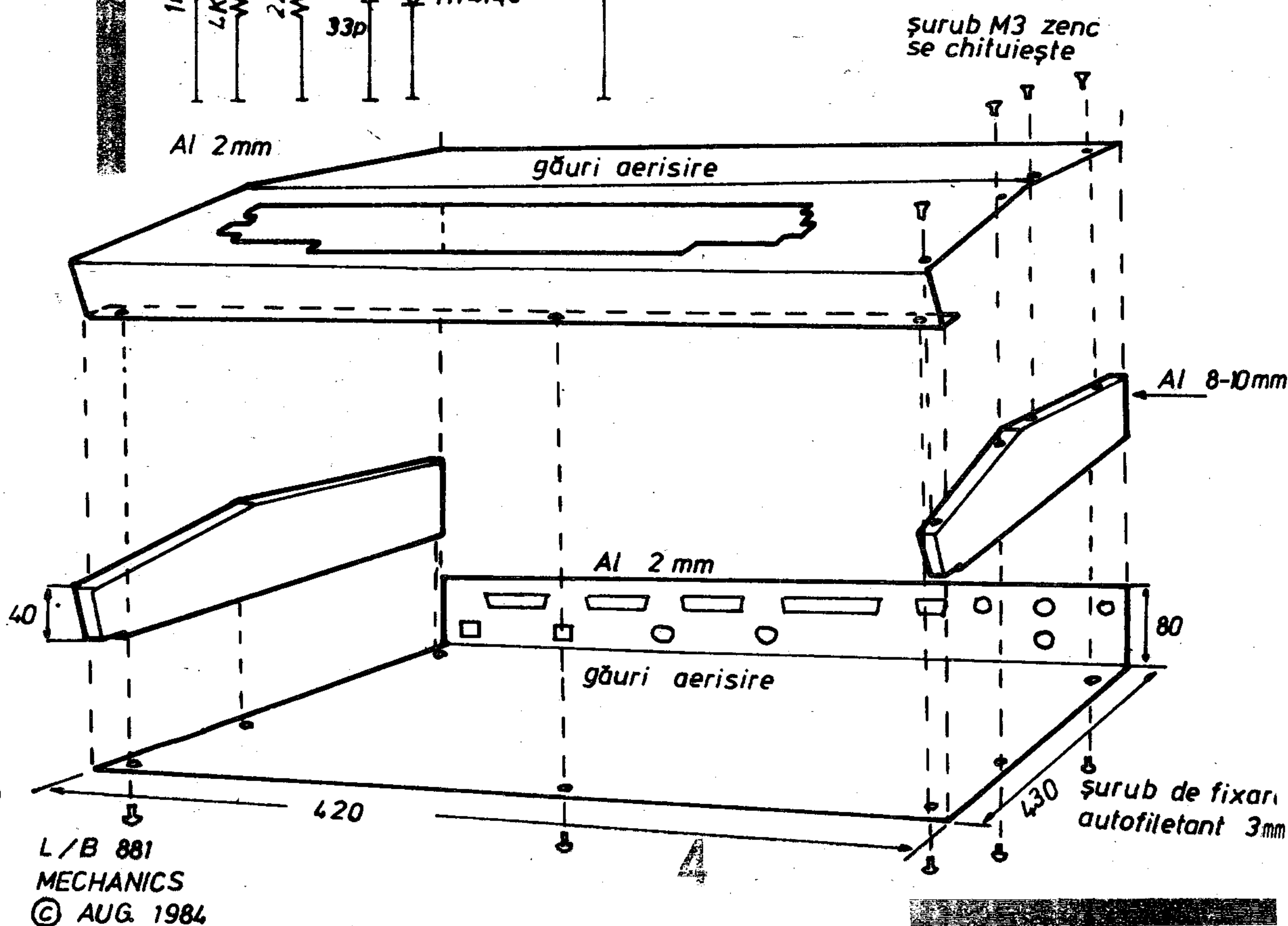
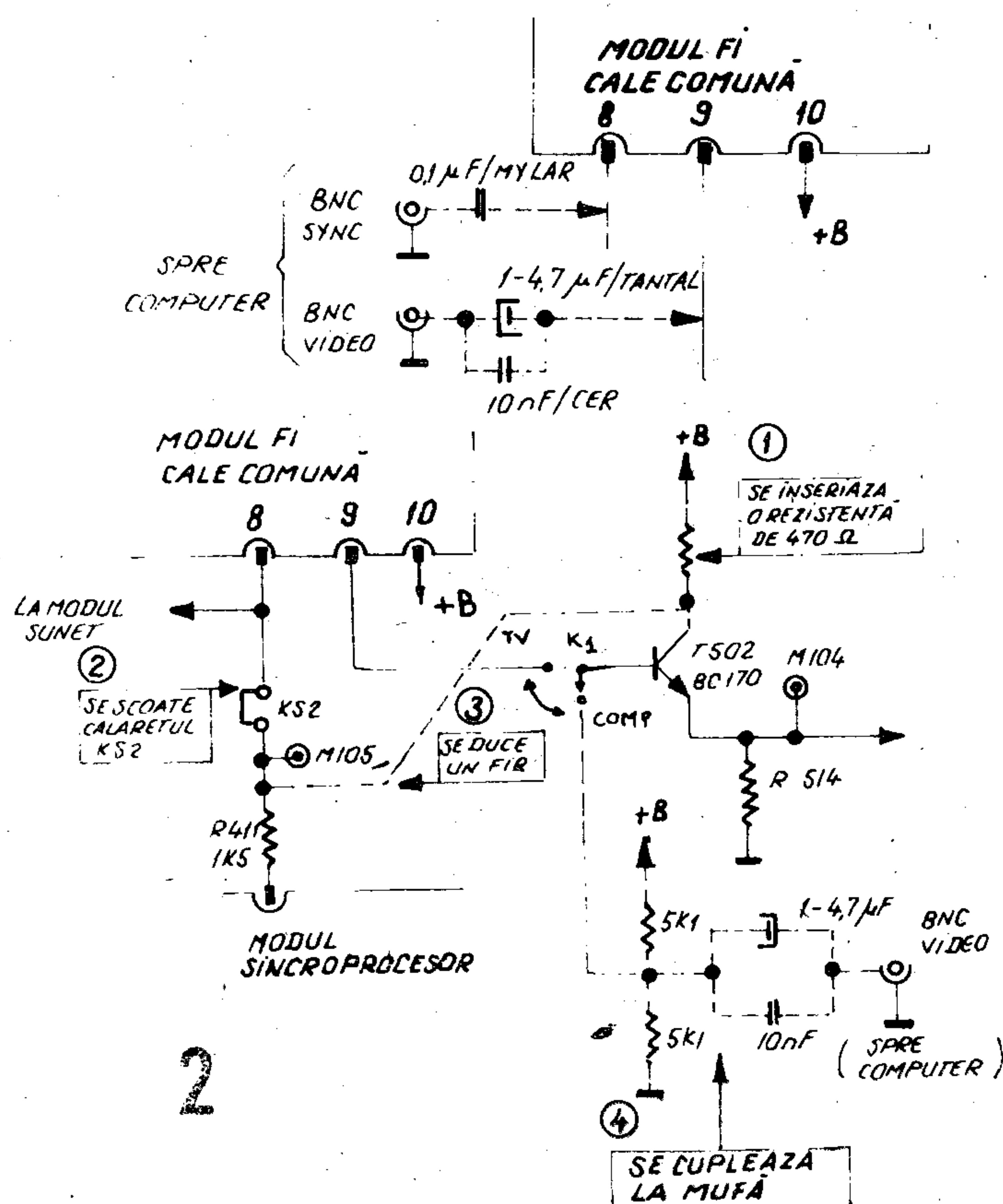
* Conectorul PSPY (pentru alimentare în exterior)

1. -5v
3. +5v
5. +12v
7. GND
8. GND

În numărul viitor vom continua cu descrierea etapelor de punere în funcțiune a microcalculatorului prin publicarea listingului generatorului de caractere și a unui program de test.

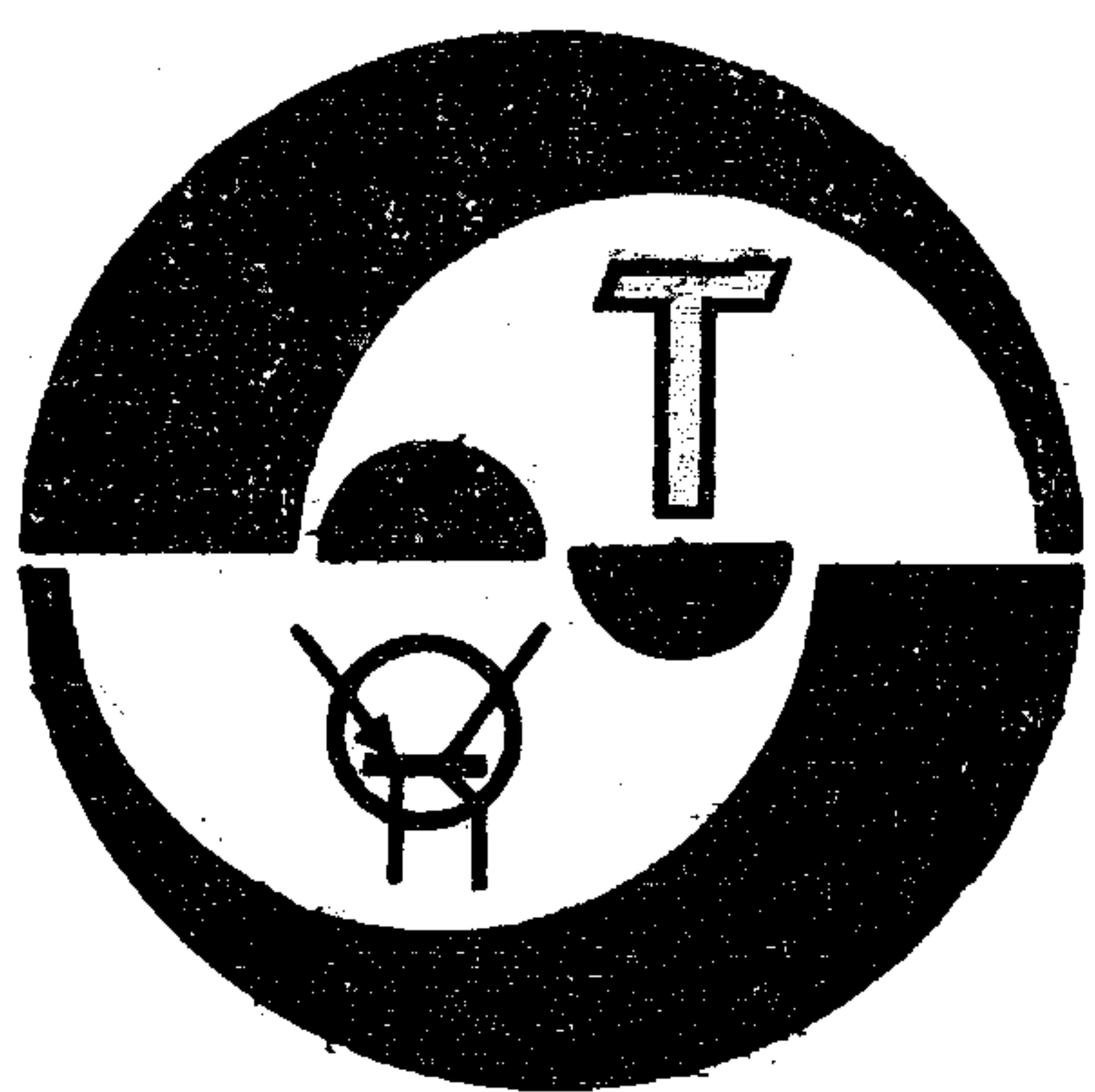


(CONTINUARE ÎN NR. VIITOR)



© MAY 1984

L/B 881 WIRING DIAGRAM



MICROCALCULATORUL

L/B881

**NICOARA PAULIAN
ION RUSOVICI
GHEORGHE CHITA
LIVIU IONESCU**

Realizarea practică a plăcii poate fi făcută fie în wrapping fie pe un cablaj imprimat. Față de cele publicate în numărul din decembrie 1985, facem precizarea că în schema de principiu nu au fost trecute condensatoarele de decuplare de pe alimentare. Cei ce vor realiza placa trebuie să țină seama că trebuie montat câte un condensator multistrat (10-100 nF) la fiecare grup de cîte 5 TTL-uri și la fiecare memorie dinamică. Deasemenea, cîte un condensator cu tantă la fiecare banc de memorii dinamice (pe fiecare tensiune) și din loc în loc răspîndiți pe placă, în funcție de configurația existentă. Placa originală realizată de autori conține 18 condensatori cu tantă și 41 de condensatori multistrat. Încă un sfat: evitați pe cît posibil utilizarea de socluri la circuitele integrate (mărginiți-vă numai la EPROM-uri).

Vom descrie în continuare modul de punere în funcțiune a microcalculatorului L/B881. Se presupune că placa a fost realizată, sursa de alimentare a fost testată și furnizează toate tensiunile corecte, cuplajul cu televizorul a fost făcut ca și toate celelalte conexiuni ale plăcii cu exteriorul. Înainte de a cupla tensiunile, este necesară implantarea generatorului de caractere; conținutul acestuia este dat în tabela de pe această pagină. Se observă că este vorba de un EPROM de tipul 2716 organizat într-o matrice 9x6.

Se trece la testarea propriuzisă. Se începe prin a cupla tensiunile de alimentare, măsurînd consumurile pe cele trei tensiuni. Acestea sînt:

- între 1,5 și 1,8 A pe 5 volți;
- între 250 și 800 mA pe 12 volți (diferența mare se datorește numărului de memorii implantate care poate varia între 8 și 24).
- aprox. 5 mA pe -5 volți (în cazul în care EPROM-urile folosite în sistem sînt de tipul 2708, consumul pe această ramură va crește pînă la aprox 150 mA). Dacă există diferențe mari față de cele de mai sus, se vor urmări traseele (scurte-circuite sau intreruperi), condensatorii cu tantă sau eventuala piesă defectă.

Urmează apoi testarea controlorului video. Se verifică oscilatorul cu cristal, lanțul de număratoare pe orizontală și verticală. Cu ajutorul unui osciloscop se verifică prezența semnalelor de sincronizare pe verticală (pinul 12 de la U25) și orizontală (pinul 13 de la U25). În acest moment, ar trebui deja ca pe ecranul televizorului să apară niște semne (alfanumerice sau grafice); în caz contrar, se verifică toată partea de timing a microsistemului, ca și serializatorul cu cele două 7495 (U32 și U33), blanking-ul ecranului (U9), generatoarele semnalelor RAS și CAS ale memoriilor dinamice și latch-ul video (U43). Dacă totul este însă normal, se poate trece la partea a doua a testărilor și anume punerea în funcțiune a procesorului (U13).

Pentru ușurarea acestei sarcini, se va programa un EPROM cu un program de test special conceput ca prin rularea lui să se poată iden-

tifica și elimina rapid eventualele probleme. Programul de test prezentat în continuare în format sursă, are și rolul de a demonstra cititorilor modul de abordare și rezolvare a unei probleme de software în limbaj de asamblare. Pentru cititorii neavizați: dacă programul pare greu sau de loc de înțeles, nu trebuie să vă alarmați, cu timpul lucrurile se vor lămurii. Pentru moment, trebuie să introduceți codul obiect generat prin asamblarea programului sursă într-un EPROM de 16 Kocteți (2716). Cîteva lămuriri: pe prima coloană a listingului sînt date adresele absolute din memoria EPROM, iar în a doua și a treia conținutul lor (respectiv codurile instrucțiunilor și operanzii). Atenție însă, macroasamblorul M80 MicroSoft cu ajutorul căruia a fost asamblat programul sursă prezintă particularitatea că listează operanzii de doi octeți într-un format diferit de standardul Intel, adică mai întîi cel mai semnificativ octet și apoi cel mai puțin semnificativ, cum de altfel pare mai normal (toate procesoarele Intel extrag mai întîi cel mai puțin semnificativ octet din memorie și apoi pe cel mai semnificativ); practic, va trebui ca la toți operanzii pe doi octeți să faceți o inversare la introducerea în memoria EPROM.

Exemplu (vezi listingul):

la adresa 0 se introduce 21
la adresa 1 se introduce 00
la adresa 2 se introduce F8
la adresa 3 se introduce 01
la adresa 4 se introduce 80
la adresa 5 se introduce 06
la adresa 6 se introduce 36
la adresa 7 se introduce 00

și așa mai departe.

În cazul în care constructorul are probleme cu programarea EPROM-urilor, poate lua legătura cu autorii (în scris) prin intermediul redacției.

Se introduce EPROM-ul în soclul marcat pe schemă ROM1 (U35) și se repornește microcalculatorul.

Pentru a vedea ce ar trebui să se întîmple, vom consulta listingul programului sursă. La început, programul presupune că totul în sistem este defect (mai puțin procesorul și memoria EPROM), drept care după o prealabilă ștergere a ecranului trece la testarea zonei de memorie folosită pentru stivă, operație care durează aprox. 3 secunde (de notat folosirea unui macro pentru afișarea locației defecte, ca urmare a inexistenței stivei). Dacă testul reușește, se afișează acest lucru și se trece la testarea memoriei din ecran (care se vede ca o agitație de caractere "ciudate" pe ecran). În cazul în care există o eroare la testarea stivei, programul va afișa mesajul "??? Memory error at XXXX: YY/ZZ", unde XXXX reprezintă adresa octetului eronat, YY valoarea citită și ZZ valoarea ce ar fi trebuit citită. Se vor verifica adresele de la multiplexoare și memorii, precum și semnalele de date care vin/pleacă la/dela memoriile dinamice; o altă sursă de erori poate proveni și din selectorul de memorii (U3).

În numărul următor vom continua cu partea a doua a listingului programului de test și vom comenta totodată fazele de punere la punct a microcalculatorului, în paralel cu descrierea funcționării programului.

2716 JOB: display data buffer <CR>

```
0000 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
0010 38 38 38 00 00 00 00 00 00 00 00 00 00 00 00 00
0020 07 07 07 00 00 00 00 00 00 00 00 00 00 00 00 00
0030 3F 3F 3F 00 00 00 00 00 00 00 00 00 00 00 00 00
0040 00 00 00 38 38 38 00 00 00 00 00 00 00 00 00 00
0050 38 38 38 38 38 38 00 00 00 00 00 00 00 00 00 00
0060 07 07 07 38 38 38 00 00 00 00 00 00 00 00 00 00
0070 3F 3F 3F 38 38 38 00 00 00 00 00 00 00 00 00 00
0080 00 00 00 07 07 07 00 00 00 00 00 00 00 00 00 00
0090 38 38 38 07 07 07 00 00 00 00 00 00 00 00 00 00
00A0 07 07 07 07 07 07 00 00 00 00 00 00 00 00 00 00
00B0 3F 3F 3F 07 07 07 00 00 00 00 00 00 00 00 00 00
00C0 00 00 00 3F 3F 3F 00 00 00 00 00 00 00 00 00 00
00D0 38 38 38 3F 3F 3F 00 00 00 00 00 00 00 00 00 00
00E0 07 07 07 3F 3F 3F 00 00 00 00 00 00 00 00 00 00
00F0 3F 3F 3F 3F 3F 3F 00 00 00 00 00 00 00 00 00 00
0100 00 00 00 00 00 00 38 38 38 00 00 00 00 00 00 00
0110 38 38 38 00 00 00 38 38 38 00 00 00 00 00 00 00
0120 07 07 07 00 00 00 38 38 38 00 00 00 00 00 00 00
0130 3F 3F 3F 00 00 00 38 38 38 00 00 00 00 00 00 00
0140 00 00 00 38 38 38 38 38 38 00 00 00 00 00 00 00
0150 38 38 38 38 38 38 38 38 38 00 00 00 00 00 00 00
0160 07 07 07 38 38 38 38 38 38 00 00 00 00 00 00 00
0170 3F 3F 3F 38 38 38 38 38 38 00 00 00 00 00 00 00
0180 00 00 00 07 07 07 38 38 38 00 00 00 00 00 00 00
0190 38 38 38 07 07 07 38 38 38 00 00 00 00 00 00 00
01A0 07 07 07 07 07 07 38 38 38 00 00 00 00 00 00 00
01B0 3F 3F 3F 07 07 07 38 38 38 00 00 00 00 00 00 00
01C0 00 00 00 00 00 00 3F 3F 3F 00 00 00 00 00 00 00
01D0 38 38 38 3F 3F 3F 38 38 38 00 00 00 00 00 00 00
01E0 07 07 07 3F 3F 3F 38 38 38 00 00 00 00 00 00 00
01F0 3F 3F 3F 3F 3F 3F 38 38 38 00 00 00 00 00 00 00
0200 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
0210 00 04 04 04 04 04 00 04 00 00 00 00 00 00 00 00
0220 00 0A 0A 0A 0A 0A 00 00 00 00 00 00 00 00 00 00
0230 00 0A 0A 1F 0A 1F 0A 0A 00 00 00 00 00 00 00 00
0240 00 04 0F 14 0E 05 1E 04 00 00 00 00 00 00 00 00
0250 00 18 19 02 04 08 13 03 00 00 00 00 00 00 00 00
0260 00 08 14 14 08 15 12 0D 00 00 00 00 00 00 00 00
0270 00 02 04 08 00 00 00 00 00 00 00 00 00 00 00 00
```

```
0280 00 04 08 10 10 10 08 04 00 00 00 00 00 00 00 00
0290 00 04 02 01 01 01 02 04 00 00 00 00 00 00 00 00
02A0 00 00 04 15 0E 15 04 00 00 00 00 00 00 00 00 00
02B0 00 00 04 04 1F 04 04 00 00 00 00 00 00 00 00 00
02C0 00 00 00 00 00 00 04 04 08 00 00 00 00 00 00 00
02D0 00 00 00 00 1F 00 00 00 00 00 00 00 00 00 00 00
02E0 00 00 00 00 00 00 00 04 00 00 00 00 00 00 00 00
02F0 00 00 01 02 04 08 10 00 00 00 00 00 00 00 00 00
0300 00 0E 11 13 15 19 11 0E 00 00 00 00 00 00 00 00
0310 00 04 0C 04 04 04 04 0E 00 00 00 00 00 00 00 00
0320 00 0E 11 01 02 04 08 1F 00 00 00 00 00 00 00 00
0330 00 0E 11 01 06 01 11 0E 00 00 00 00 00 00 00 00
0340 00 02 06 0A 12 1F 02 02 00 00 00 00 00 00 00 00
0350 00 1F 10 1E 01 01 11 0E 00 00 00 00 00 00 00 00
0360 00 02 04 08 0E 11 11 0E 00 00 00 00 00 00 00 00
0370 00 1F 01 01 02 04 08 10 00 00 00 00 00 00 00 00
0380 00 0E 11 11 0E 11 11 0E 00 00 00 00 00 00 00 00
0390 00 0E 11 11 0E 02 04 08 00 00 00 00 00 00 00 00
03A0 00 00 00 04 00 00 00 04 00 00 00 00 00 00 00 00
03B0 00 00 00 04 00 00 04 04 08 00 00 00 00 00 00 00
03C0 00 02 04 08 10 08 04 02 00 00 00 00 00 00 00 00
03D0 00 00 00 1F 00 1F 00 00 00 00 00 00 00 00 00 00
03E0 00 08 04 02 01 02 04 08 00 00 00 00 00 00 00 00
03F0 00 0E 11 02 04 04 04 04 00 00 00 00 00 00 00 00
0400 00 0E 11 15 17 16 10 0F 00 00 00 00 00 00 00 00
0410 00 04 0A 11 11 1F 11 11 00 00 00 00 00 00 00 00
0420 00 1E 09 09 0E 09 09 1E 00 00 00 00 00 00 00 00
0430 00 3E 11 10 10 10 11 0E 00 00 00 00 00 00 00 00
0440 00 1E 09 09 09 09 09 1E 00 00 00 00 00 00 00 00
0450 00 1F 10 10 1E 10 10 1F 00 00 00 00 00 00 00 00
0460 00 1F 10 10 1E 10 10 10 00 00 00 00 00 00 00 00
0470 00 0F 10 10 10 13 11 0F 00 00 00 00 00 00 00 00
0480 00 11 11 11 1F 11 11 11 00 00 00 00 00 00 00 00
0490 00 0E 04 04 04 04 04 0E 00 00 00 00 00 00 00 00
04A0 00 01 01 01 01 01 11 0E 00 00 00 00 00 00 00 00
04B0 00 11 12 14 13 14 12 11 00 00 00 00 00 00 00 00
04C0 00 10 10 10 10 10 1F 00 00 00 00 00 00 00 00 00
04D0 00 11 18 15 15 11 11 11 00 00 00 00 00 00 00 00
04E0 00 11 11 19 15 13 11 11 00 00 00 00 00 00 00 00
04F0 00 0E 11 11 11 11 11 0E 00 00 00 00 00 00 00 00
0500 00 1E 11 11 1E 10 10 10 00 00 00 00 00 00 00 00
0510 00 0E 11 11 11 15 12 0D 00 00 00 00 00 00 00 00
0520 00 1E 11 11 1E 14 12 11 00 00 00 00 00 00 00 00
0530 00 0E 11 10 0E 01 11 0E 00 00 00 00 00 00 00 00
```

```
0540 00 1F 04 04 04 04 04 00 00 00 00 00 00 00 00 00
0550 00 11 11 11 11 11 11 0E 00 00 00 00 00 00 00 00
0560 00 11 11 11 0A 0A 0A 04 00 00 00 00 00 00 00 00
0570 00 11 11 11 15 15 1B 11 00 00 00 00 00 00 00 00
0580 00 11 11 0A 04 0A 11 11 00 00 00 00 00 00 00 00
0590 00 11 11 0A 04 04 04 04 00 00 00 00 00 00 00 00
05A0 00 1F 01 02 04 08 10 1F 00 00 00 00 00 00 00 00
05B0 00 1F 18 18 18 18 1F 00 00 00 00 00 00 00 00 00
05C0 00 00 10 08 04 02 01 00 00 00 00 00 00 00 00 00
05D0 00 1F 03 03 03 03 03 1F 00 00 00 00 00 00 00 00
05E0 00 00 00 04 0A 11 00 00 00 00 00 00 00 00 00 00
05F0 00 00 00 00 00 00 1F 00 00 00 00 00 00 00 00 00
0600 00 08 04 02 00 00 00 00 00 00 00 00 00 00 00 00
0610 00 00 00 0E 01 0F 11 0F 00 00 00 00 00 00 00 00
0620 00 10 10 1E 11 11 11 1E 00 00 00 00 00 00 00 00
0630 00 00 0E 10 10 10 10 0E 00 00 00 00 00 00 00 00
0640 00 01 01 0F 11 11 11 0F 00 00 00 00 00 00 00 00
0650 00 00 00 0E 11 1F 10 0E 00 00 00 00 00 00 00 00
0660 00 02 04 04 0E 04 04 04 00 00 00 00 00 00 00 00
0670 00 00 00 0F 11 11 0F 01 06 00 00 00 00 00 00 00
0680 00 10 10 1E 11 11 11 11 00 00 00 00 00 00 00 00
0690 00 04 00 0C 04 04 04 0E 00 00 00 00 00 00 00 00
06A0 00 02 00 06 02 02 02 12 0C 00 00 00 00 00 00 00
06B0 00 10 10 12 14 18 14 12 00 00 00 00 00 00 00 00
06C0 00 0C 04 04 04 04 04 0E 00 00 00 00 00 00 00 00
06D0 00 00 00 1A 15 15 15 15 00 00 00 00 00 00 00 00
06E0 00 00 00 1E 11 11 11 11 00 00 00 00 00 00 00 00
06F0 00 00 00 0E 11 11 11 0E 00 00 00 00 00 00 00 00
0700 00 00 00 1E 11 11 1E 10 10 00 00 00 00 00 00 00
0710 00 00 00 0F 11 11 0F 01 01 00 00 00 00 00 00 00
0720 00 00 00 16 18 10 10 10 00 00 00 00 00 00 00 00
0730 00 00 00 0E 10 0E 01 1E 00 00 00 00 00 00 00 00
0740 00 04 04 0E 04 04 04 02 00 00 00 00 00 00 00 00
0750 00 00 00 11 11 11 11 0E 00 00 00 00 00 00 00 00
0760 00 00 00 11 11 11 0A 04 00 00 00 00 00 00 00 00
0770 00 00 00 11 11 15 15 0A 0C 0C 00 00 00 00 00 00
0780 00 00 00 11 0A 04 0A 11 00 00 00 00 00 00 00 00
0790 00 00 00 11 11 11 0F 01 06 00 00 00 00 00 00 00
07A0 00 00 00 1F 02 04 08 1F 00 00 00 00 00 00 00 00
07B0 00 02 04 04 08 04 04 02 00 00 00 00 00 00 00 00
07C0 00 04 04 04 04 04 04 00 00 00 00 00 00 00 00 00
07D0 00 08 04 04 02 04 04 0C 00 00 00 00 00 00 00 00
07E0 00 00 00 01 0E 10 00 00 00 00 00 00 00 00 00 00
07F0 15 2A 15 2A 15 2A 15 2A 15 00 00 00 00 00 00 00
```


title 881/Test V2.1 (C) 1986 Lixco Software
subttl Hardware Test

; created sep. 1985
; last revision 18 feb. 1986

; Programul 881/Test se găsește într-un EPROM de la
; adresa 0 și execută următoarele teste (în ordine):
; - testarea memoriei stivă;
; - testarea memoriei de ecran;
; - testarea pe rind a celor trei bancuri de memorie;
; - testarea perifericelor (în ordine: 8259, 8255, 8253, 8251).
; În cazurile de insucces, programul afișează eroarea (locția
; de memorie defectă sau perifericul necorespunzător); la tes-
; tarea stivei, programul se oprește în caz de insucces, în-
; rest însă, trece la testul următor. Oprirea se face într-o
; buclă care incrementează adresele pe magistrală de la 0 la
; FFFF hex, pentru o eventuală testare a lor cu osciloscopul.

;nmout este o macroinstrucțiune folosită pentru tipărirea unui
; număr hex de 8 biți pe ecran. S-a recurs la un macro și
; nu la o subrutină pentru că stiva nu poate fi utilizată.
; Input: A = octetul de afișat
; HL = adresa unde urmează a fi afișat.
; Output: D = octetul de afișat
; Distrugere: AF, D, HL

```
nmout macro
    mov     d,a      ; Salvare număr de tipărit
    rrc     ; Conversie în ASCII a celor mai
    rrc     ; semnificativi 4 biți
    ani     00001111B
    adi     '0'
    cpi     '9'+1    ; Mai mare decât 9 ?
    jc      $+5       ; Nu, salt (cifra este între 0 și 9)
    adi     7         ; Altfel, este între A și F hex
    mov     m,a      ; Afișare în memoria ecranului
    inx     h
    mov     a,d      ; Conversie în ASCII a celor mai puțin
    ani     00001111B ; semnificativi 4 biți
    adi     '0'
    cpi     '9'+1
    jc      $+5
    adi     7
    mov     m,a      ; Notă: pointerul pe ecran rămâne
    inx     h        ; pregătit pentru o nouă afișare
endm
```

.phase 0

; *** Punctul de intrare în program ***

```
0000 21 F800 ; Sterge ecranul
      lxi     h,rowA ; Inceput ecran în HL
```

```
0003 01 0680
0006 36 00
0008 23
0009 08
000A 78
000B B1
000C C2 0006
```

```
lxi     b,rowling*nrows ; Contor lungime ecran în BC
loop1: mvi     m,0      ; Umple memoria ecran cu 0
      inx     h
      dcx     b
      mov     a,b
      ora     c
      jnz     loop1
```

; *** Test RAM stivă și variabile ***

```
000F AF
0010 21 FFFF
0013 01 017F
0016 77
0017 BE
0018 C2 021C
001B 28
001C 08
001D 5F
001E 78
001F B1
0020 78
0021 C2 0016
0024 3C
0025 C2 0010
0028 31 FF00
002B 21 F800
002E 22 FF35
0031 21 0375
0034 CD 0334
```

```
xra     a      ; Byte de test inițial = 0
loop15: lxi     h,hotram
      lxi     b,hotram-endscr ; Test zona RAM între sfârșit
      ; ecran și ultima locație
loop2:  mov     m,a      ; Inscribe byte de test
      cmp     m      ; ... și apoi verifică
      jnz     error    ; Eroare dacă nu se potrivește
      dcx     h
      dcx     b
      mov     e,a      ; Salvare byte test
      mov     a,b
      ora     c
      mov     a,e      ; Refacere byte test
      jnz     loop2
      inr     a      ; Schimbă valoare byte test
      jnz     loop15 ; Dacă nu am trecut prin toate valorile
      ; continuă testul
      lxi     sp,stack ; RAM stivă OK, deci se poate
      lxi     h,rowA    ; Inceput ecran în HL
      shld    mcurs      ; Inițializare cursor
      lxi     h,stkmsg   ; Test reușit, afișează mesaj
      call    outstr
```

; *** Test RAM ecran ***

```
0037 21 F840
003A 11 FE80
003D CD 02BC
0040 DA 021C
0043 21 F800
0046 01 0680
0049 36 00
004B 23
004C 08
004D 78
004E B1
004F C2 0049
0052 21 F800
0055 11 F83F
0058 CD 02BC
005B D2 0064
005E CD 0348
0061 C3 006A
0064 21 038E
0067 CD 0334
006A 21 F800
006D 06 40
006F 36 20
```

```
lxi     h,rowB      ; Inceput zonă test în HL
lxi     d,endscr    ; Sfinșit zonă test în DE
call    ramtst
jc      error        ; Dacă ecranul este okay, ștergere
lxi     h,rowA      ; Inceput ecran în HL
lxi     b,rowling*nrows ; Contor lungime ecran în BC
clsc05: mvi     m,0      ; Umple memoria ecran cu 0
      inx     h
      dcx     b
      mov     a,b
      ora     c
      jnz     clsc05
      lxi     h,rowA      ; Test primul rind
      lxi     d,rowB-1
      call    ramtst
      jnc     tram05      ; Test reușit, salt
      call    teserr      ; Altfel, afișează locația
      jmp     tram10      ; defectă
tram05:  lxi     h,scrok   ; Afișare rezultat favorabil
      call    outstr
tram10:  lxi     h,rowA      ; Sterge primul rind
      mvi     b,rowling
tram13:  mvi     m,' '
```

```
0071 23      inx     h
0072 05      dcr     b
0073 C2 006F jnz     tram13
0076 06 40   mvi     b,rowling ; Afișare "miră" pentru
0078 21 FE40 lxi     h,lastrw ; verificare video controler
007B 3E 30   pict05: mvi     a,'0'
007D 77      pict10: mov     m,a      ; Ultimul rind va fi numerotat
007E 23      inx     h
007F 05      dcr     b
0080 CA 008C jz      pict15
0083 3C      inr     a
0084 FE 3A   cpi     '9'+1
0086 C2 007D jnz     pict10
0089 C3 007B jmp     pict05
008C 06 1A   pict15: mvi     b,nrows ; Se numerotează și sfârșitul
008E 21 F83F lxi     h,rowB-1 ; tuturor rindurilor
0091 11 0040 lxi     d,rowling
0094 3E 30   pict17: mvi     a,'0'
0096 77      pict20: mov     m,a
0097 19      dad     d
0098 05      dcr     b
0099 CA 00A5 jz      pict25
009C 3C      inr     a
009D FE 3A   cpi     '9'+1
009F C2 0096 jnz     pict20
00A2 C3 0094 jmp     pict17
00A5 21 FDC0 pict25: lxi     h,row22 ; Afișează miră grafică pe
00A8 0E 1F   mvi     c,(rowling/2)-1 ; rindul 22
00AA 16 20   mvi     d,' '
00AC 1E 9F   mvi     e,graph
00AE 72      pict30: mov     m,d
00AF 23      inx     h
00B0 73      mov     a,e
00B1 23      inx     h
00B2 0D      dcr     c
00B3 C2 00AE jnz     pict30
00B6 21 F800 lxi     h,rowA ; Se aduce cursorul pe
00B9 22 FF35 shld    mcurs ; primul rind
00BC 21 0375 lxi     h,stkmsg ; ... și se reface primul mesaj
00BF CD 0334 call    outstr
00C2 21 03A8 lxi     h,palmsg ; Avertizează utilizatorul
00C5 CD 0334 call    outstr ; de durată testului următor
00C8 21 F880 lxi     h,rowA+(2*nrows) ; Poziționare cursor
00CB 22 FF35 shld    mcurs ; pe rindul următor
```

; *** Test bancuri memorie ***

```
00CE 21 C000 lxi     h,bank1 ; Verificare primul banc
00D1 11 F7FF lxi     d,rowA-1 ; până în ecran
00D4 CD 02BC call    ramtst
00D7 D2 00E0 jnc     tram15 ; Test reușit, salt
00DA CD 0348 call    teserr ; Altfel, afișează locația
00DD C3 00E6 jmp     tram20 ; defectă
00E0 21 03E8 tram15: lxi     h,bank1ok ; Afișare primul bank ok
00E3 CD 0334 call    outstr
00E6
```

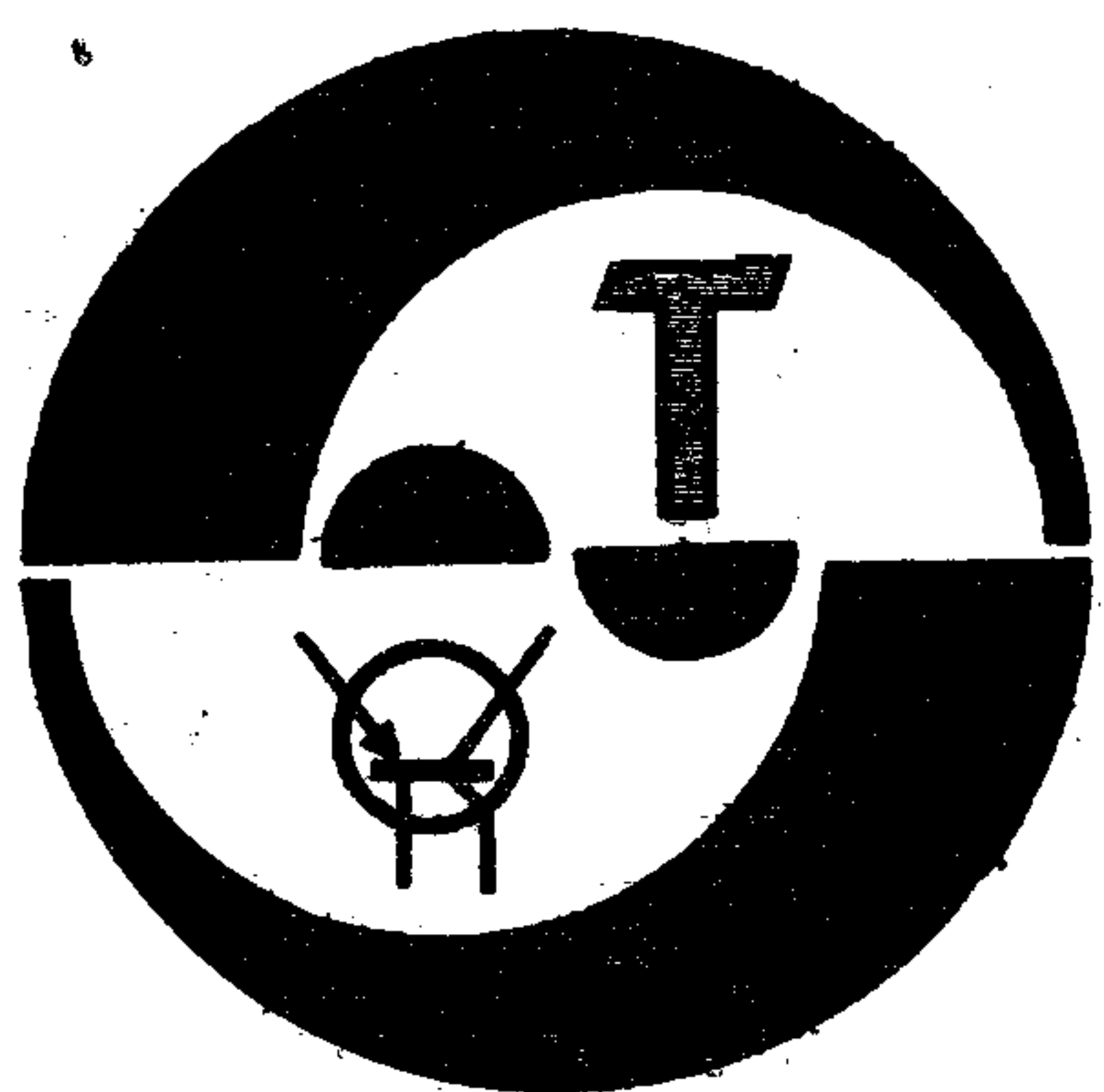
```
00E6 21 8000 lxi     h,bank2 ; Verificare al doilea banc
00E9 11 BFFF lxi     d,bank1-1
00EC CD 02BC call    ramtst
00EF D2 00F8 jnc     tram30
00F2 CD 0348 call    teserr
00F5 C3 00FE jmp     tram35
00F8 21 041D tram30: lxi     h,bnk2ok
00FB CD 0334 call    outstr
00FE 21 4000 tram35: lxi     h,bank3 ; Verificare al treilea banc
0101 11 7FFF lxi     d,bank2-1
0104 CD 02BC call    ramtst
0107 D2 0110 jnc     tram45
010A CD 0348 call    teserr
010D C3 0116 jmp     tint
0110 21 043C tram45: lxi     h,bnk3ok
0113 CD 0334 call    outstr
```

; *** Test controler intreruperi ***

```
tint:  lxi     h,row7 ; Poziționare cursor
      shld    mcurs
      mvi     a,(jmp) ; Inițializare vector intreruperi
      sta     iri
      lxi     h,irout1
      shld    iri+1
      mvi     a,icw1 ; Inițializare PIC 8259
      out     intct0
      mvi     a,icw2
      out     intct1
      mvi     a,mask1
      out     intct1
      xra     a      ; Valoare inițială pentru test
      sta     tesloc
      ci
      call    delay ; ... așteaptă o intrerupere
      lda     tesloc ; Verifică dacă s-a executat rutina
      inr     a      ; pe intrerupere
      jz      tint05 ; Da, salt (totul este ok)
      lxi     h,interr ; Nu, afișare eroare
      call    outstr
      jmp     tppi
```

; *** Test porturi paralele ***

```
0151 3E 80   tppi:  mvi     a,pow ; Configurare toate porturile pe output
0153 D3 63   out     parsta
0155 3E 55   mvi     a,va1a ; Inscrisiere porturi
0157 D3 60   out     porta
0159 3E AA   mvi     a,va1b
015B D3 61   out     porta
015D 3E 5A   mvi     a,va1c
015F D3 62   out     porta
0161 D3 60   in      porta ; Citire + verificare
0163 FE 55   cpi     va1a ; Port A corect ?
0165 C2 017F jnz     tppi05 ; Nu, salt
0168 D3 61   in      porta ; Port B corect ?
```

TEHNICĂ MODERNĂ

MICROCALCULATORUL

L/B 881

NICOARA PAULIAN
ION RUSOVICI
GHORGHE CHITA
LIVIU IONESCU

Continuăm cu descrierea punerii la punct a microcalculatorului.

În cazul în care la reset nu se întâmplă nimic (adică ștergerea ecranului), este de presupus că ansamblul microprocesor-PROM nu funcționează corect. Se vor verifica cele două circuite (8080 și 8228) precum și logica de selecție a PROM-urilor și generatoarele de ceas.

După trecerea testelor de memorie a stivei și ecranului, programul începe testarea sistematică a memoriei RAM principale (bancul de la C000 la F7FF hex). Și în acest caz, prima eroare detectată este afișată după care programul se oprește într-o buclă ce ușurează testarea mai departe cu osciloscopul (se execută o instrucțiune MOV A,M incrementând registrul index HL - vezi listișul la adresa 2ABh, eticheta TEND).

Înainte de testarea RAM-urilor, programul afișează o "miră" constituită din numărarea pe verticală și orizontală a numărului de caractere a ecranului; se poate întâmpla să lipsească unele cifre, sau să fie dublate, caz în care defecțiunea trebuie căutată în lanțul de număratoare care baleiază ecranul

sau în multiplexoare. De exemplu, dacă lipsesc primele două rânduri de sus ale ecranului, problema apare datorită unui 7493 necorespunzător în locul lui U29. În unele cazuri se poate remedia fără înlocuirea circuitului montând un condensator de aprox. 10 nF între pinul 3 și masă. Dacă însă apare o puternică desincronizare pe orizontală, cauza poate fi în grupul U19-U28; și aici se poate încerca montarea unui condensator de aprox. 500 pF între pinul 11/U23 și masă. Dacă defecțiunea persistă, se vor schimba circuitele.

Tot pe "miră" se va constata prezența unor caractere grafice în partea de jos a ecranului; succesiunea lor a fost aleasă în așa fel încât să pună în evidență eventualele imperfecțiuni de timing în comutarea pe video-reverse a caracterelor serializate (întirzieri diferite pe porțile care constituie partea de ieșire video a microcalculatorului). Dacă punctele ce formează șirul de caractere grafice sînt curate, fără linii verticale, sistemul funcționează corect; în caz contrar trebuie executată o compensare folosind condensatori de valori între 180 și 360 pF ce se vor monta prin tatonare fie între

pinul 10/U33 și masă, fie între pinul 3/U25 și masă (există situații cînd trebuie montate ambele condensatoare).

În continuare programul testează și celelalte bancuri de memorie (în cazul în care ele există), apoi trece la testarea perifericelor din sistem. Trebuie remarcat că pentru o corectă executare a acestei porțiuni a programului, este necesar să se cupleze exterior (pe conectorul KB) semnalele de TxD și RxD împreună, precum și semnalul CTS la masă. Deasemeni, este necesar ca CLK1, 2 și 3 să fie legate la FI2, GATE0, 1 și 2 la +Vcc prin rezistențele de 10 K, și OUT1 la Rx/TxClock (USART).

Testarea perifericelor include (în ordine) controlul de intreruperi (8259), interfața paralelă programabilă de la adresa 60h (8255/U46), numărătorul programabil (8253) și interfața serie programabilă USART (8251). De semnalat faptul că nefuncționarea circuitului 8253 va semnaliza eroare și pentru 8251, întrucît frecvența de ceas a acestuia din urmă este asigurată de către numărătorul programabil.

Funcționarea incorectă a circuitelor periferice (unul sau mai

multe) se poate datora fie unor defecte interne (se vor schimba circuitele), fie unor defecte provenite din modul de adresare și selecție a acestora. Se vor verifica în acest sens semnalele de CS (Chip Select), decodificatorul de adrese pentru periferice (U34), apariția corectă a adreselor A0 și/sau A1 pentru selecția registrelor interne, semnalele I/OR și I/OW, precum și a bus-ului de date.

În momentul depășirii acestor probleme puteți considera operația de punere la punct a microcalculatorului terminată. Începînd din numărul viitor vom publica programul monitor standard al microcalculatorului L/B881. Evident, se poate folosi orice alt monitor, adaptat sau scris special în acest scop, dar pentru a se păstra compatibilitatea cu programele deja scrise este recomandată utilizarea monitorului 881/Mon.

Cu articolul din acest număr se încheie descrierea părții hardware a microcalculatorului L/B881; mulțumiri din partea autorilor se cuvin pentru Rodica Avram, Tatiana Rusovici pentru numeroasele desene executate și Neamtu Napoleon pentru sugestii valoroase la partea de mecanică și design; deasemeni realizatorul primei machete, Gigi Alexandrescu, un pasionat al tehnicii microprocesoarelor, care ar fi citit cu bucurie rîndurile de față.

881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-4
Hardware Test

```
016A FE AA      cpi   valb
016C C2 017F    jnz   tppi05
016F DB 62      in    portc ; Port C corect ?
0171 FE 5A      cpi   valc
0173 C2 017F    jnz   tppi05
0176 21 0489    lxi    h,ppioK ; Afișare rezultat ok
0179 CD 0334    call  outstr
017C C3 0185    jmp    ttimer
017F          tppi05:
017F 21 049E    lxi    h,ppibad ; Afișare eroare
0182 CD 0334    call  outstr
; *** Test timere ***
0185          ttimer:
0185 mvi    a,cvt0; Inițializare timere ca generatoare
0187 out    timsta
0189 mvi    a,cvt1
018B out    timsta
018D mvi    a,cvt2
018F out    timsta ; Incărcare și pornire timere
0191 xra    a
0192 out    timer0
0194 out    timer0
0196 out    timer1
0198 out    timer1
019A out    timer2
019C out    timer2
019E mvi    a,cvt0 ; Oprește timerele pentru citire
01A0 out    timsta
01A2 mvi    a,cvt1
01A4 out    timsta
01A6 mvi    a,cvt2
01A8 out    timsta
01AA in    timer0 ; Verificare valoare oprire
01AC cpi    val1
01AE jnz   ttim10
01B0 in    timer0
01B2 cpi    val0
01B4 jnz   ttim10
01B6 in    timer1
01B8 cpi    val2
01BA jnz   ttim10
01BC in    timer1
01BE cpi    val0
01C0 jnz   ttim10
01C2 in    timer2
01C4 cpi    val3
01C6 jnz   ttim10
01C8 in    timer2
01CA cpi    val0
01CC jnz   ttim10
01CE lxi    h,tmok ; Test timere reușit
01D0 call  outstr
01D2 jmp    tusart
01D4          ttim10:
01D4 lxi    h,tmibad
01D6 call  outstr
; *** Test USART ***
01E3          tusart:
01E3 mvi    a,mode ; Inițializare USART
01E5 out    sersta
```

881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-5
Hardware Test

```
01E7 3E 37      mvi    a,cmd
01E9 D3 31      out    sersta
01EB 3E 7F      mvi    a,cvt10 ; Inițializare timer care dă clock-ul
01ED D3 13      out    timsta
01EF 3E 78      mvi    a,78h
01F1 D3 11      out    timer1
01F3 AF         xra    a
01F4 D3 11      out    timer1
01F6 3E AA      mvi    a,vaib ; Transmite date de test
01F8 D3 30      out    serdat ; ce va fi așteptată la recepție
01FA CD 033E    call  delay ; Așteptare sfîrșit emisie
01FD DB 30      in    serdat ; Citire date recepție
01FF FE AA      cpi    valb ; Este aceeași ?
0201 jz    tusar7 ; Da, salt (totul este ok)
0204 21 04E5    lxi    h,serbad
0207 CD 0334    call  outstr ; Nu, afișare eroare
020A C3 0213    jmp    over
020D          tusar7:
020D lxi    h,serok
0210 call    outstr
; *** Test terminat ***
0213          over:
0213 lxi    h,okmsg
0216 call    outstr
0219 jmp    tend
; Rutina afișare locație de memorie defectă
021C          error:
021C xchg
021D lxi    h,rowA+26 ; Pregătire pointer pentru
021F mov    b,a ; afișare
0220 d, a ; în B este valoarea înscrisă
0221 d, a ; în C este valoarea citită
0222 mov    c,a ; Afișează adresa incriminată
0223 mov    a,d
0224 mov    d,a ; Salvare număr de tipărit
0225 rrc ; Conversie în ASCII a celor mai
0226 rrc ; semnificativi 4 biți
0227 rrc
0228 rrc
0229 ani    00001111B
022B adi    '0'
022C cpi    '9'+1 ; Mai mare decît 9 ?
022F jz    $+5 ; Nu, salt (cifra este între 0 și 9)
0230 jz    $+5 ; Altfel, este între A și F hex
0232 mov    m,a ; Afișare în memoria ecranului
0234 h
0235 mov    a,d ; Conversie în ASCII a celor mai puțin
0236 ani    00001111B ; semnificativi 4 biți
0237 adi    '0'
0239 cpi    '9'+1
023B jz    $+5
023D jz    $+5
023F mov    m,a ; Notă: pointerul pe ecran rămîne
0240 h ; pregătit pentru o nouă afișare
0242 mov    a,e
0243 nmout
0244 mov    d,a ; Salvare număr de tipărit
0245 rrc ; Conversie în ASCII a celor mai
0246 rrc ; semnificativi 4 biți
0247 rrc
```



```

0248 OF + rrc
0249 OF + rrc
024A E6 OF + ani 00001111B
024C C6 30 + adi '0'
024E FE 3A + cpi '9'+1 ; Mai mare decit 9 ?
0250 DA 0255 + jc $+5 ; Nu, salt (cifra este intre 0 si 9)
0253 C6 07 + adi 7 ; Altfel, este intre A si F hex
0255 77 + mov m,a ; Afișare in memoria ecranului
0256 23 + inx h
0257 7A + mov a,d ; Conversie in ASCII a celor mai puțin
0258 E6 OF + ani 00001111B ; semnificativi 4 biți
025A C6 30 + adi '0'
025C FE 3A + cpi '9'+1
025E DA 0263 + jc $+5
0261 C6 07 + adi 7
0263 77 + mov m,a ; Notă: pointerul pe ecran rămâne
0264 23 + inx h ; pregătit pentru o nouă afișare
0265 23 + inx h
0266 78 + mov a,b ; Afișează valoarea înscrisă
nmout
0267 57 + mov d,a ; Salvare număr de tipărit
0268 OF + rrc
0269 OF + rrc
026A OF + rrc
026B OF + rrc
026C E6 OF + ani 00001111B
026E C6 30 + adi '0'
0270 FE 3A + cpi '9'+1 ; Mai mare decit 9 ?
0272 DA 0277 + jc $+5 ; Nu, salt (cifra este intre 0 si 9)
0275 C6 07 + adi 7 ; Altfel, este intre A si F hex
0277 77 + mov m,a ; Afișare in memoria ecranului
0278 23 + inx h
0279 7A + mov a,d ; Conversie in ASCII a celor mai puțin
027A E6 OF + ani 00001111B ; semnificativi 4 biți
027C C6 30 + adi '0'
027E FE 3A + cpi '9'+1
0280 DA 0285 + jc $+5
0283 C6 07 + adi 7
0285 77 + mov m,a ; Notă: pointerul pe ecran rămâne
0286 23 + inx h ; pregătit pentru o nouă afișare
0287 36 2F + mvi m,'/' ; Afișează un separator...
0289 23 + inx h
028A 79 + mov a,c ; ... și valoarea găsită
nmout
028B 57 + mov d,a ; Salvare număr de tipărit
028C OF + rrc
028D OF + rrc
028E OF + rrc
028F OF + rrc
0290 E6 OF + ani 00001111B
0292 C6 30 + adi '0'
0294 FE 3A + cpi '9'+1 ; Mai mare decit 9 ?
0296 DA 029B + jc $+5 ; Nu, salt (cifra este intre 0 si 9)
0299 C6 07 + adi 7 ; Altfel, este intre A si F hex
029B 77 + mov m,a ; Afișare in memoria ecranului
029C 23 + inx h
029D 7A + mov a,d ; Conversie in ASCII a celor mai puțin
029E E6 OF + ani 00001111B ; semnificativi 4 biți
02A0 C6 30 + adi '0'
02A2 FE 2A + cpi '9'+1
02A4 DA 02A9 + jc $+5
02A7 C6 07 + adi 7
02A9 77 + mov m,a ; Notă: pointerul pe ecran rămâne
02AA 23 + inx h ; pregătit pentru o nouă afișare

```

```

02DE DA 02D7 jc load
02E1 79 mov a,c ; Restaurare pattern
02E2 E1 pop h ; și adresa de început
02E3 E5 push h
02E4 BE read: ; Verificare zonă
02E5 37 cmp m ; Este corect ?
02E6 C2 02F3 stc
02E9 07 jnz read05 ; Nu, abandonare test cu CY = 1
02EA 23 rlc ; Rotire pattern pentru următoarea
02EB 4F inx h ; locație
02EC CD 0300 mov c,a
02EF 79 call hilo
02F0 DA 02E4 mov a,c
02F3 02F3 read05: jc read
02F4 C1 pop h
02F5 C9 pop b
ret

;hexasc convertește un digit hex într-un caracter ASCII.
; Input: A = 8 bit hex digit
; Output: A = 8 bit data, caracter ASCII
; Distrugere: AF
hexasc:
02F6 E6 OF ani 00001111B ; Dacă cifra este între 0-9
02F8 C6 30 adi '0' ; adună '0'
02FA FE 3A cpi '9'+1
02FC D8 rc
02FD C6 07 adi 7 ; Dacă este mai mare
02FF C9 ret ; transformă în A-F

;hilo compară registrele duble HL și DE.
; Output: CY=1 DE > HL
; CY=0 DE <= HL
; Z=1 DE = HL
; Distrugere: AF
hilo:
0300 7C mov a,h ; Compară MSByte
0301 BA cmp d
0302 C0 rnz
0303 7D mov a,l ; ... și eventual și LSByte
0304 BB cmp e
0305 C9 ret

;prnum trimite un octet la consolă transformat în ASCII
; Input: A = 8 bit data
; Distrugere: AF
prnum:
0306 F5 push psw
0307 OF rrc ; Transformă cei mai semnificativi
0308 OF rrc ; patru biți într-un caracter ASCII
0309 OF rrc
030A OF rrc
030B CD 02F6 call hexasc
030E CD 0315 call output ; Afișează primii patru biți
0311 F1 pop psw ; Restul de patru biți
0312 CD 02F6 call hexasc ; este transformat și afișat

;output scrie un caracter la poziția curentă a cursorului.
; Input: A = caracterul de afișat
output:
0315 F5 push psw
0316 D5 push d
0317 E5 push h

```

```

; Test abandonat sau terminat
tend:
02AB 7E mov a,m ; Buclă pentru testare adrese
02AC 23 inx h ; ... eventual cu osciloscopul
02AD C3 02AB jmp tend

;irouti rutină de întrerupere nivel 1. Semnalizează execuția
; prin modificarea conținutului adresei 'tesloc'.
irouti:
02B0 F5 push psw
02B1 3E FF mvi a,true ; Ridicarea flag
02B3 32 FFF0 sta tesloc
02B6 3E FF mvi a,mask ; Mascare toate IR
02B8 D3 01 out intcl ;
02BA F1 pop psw
02BB C9 ret

;ramst testează o zonă de RAM prin înscrisuri și citiri
; succesive în tehnică barber-pole.
; Input: HL = început zonă
; DE = sfârșit zonă
; Distrugere: AF, BC
ramst:
02BC 01 08FE lxi b,0FEh ; C conține pattern inițial, B contor
ramt05:
02BD CD 02D4 call testit ; Test RAM
02BE D8 rc ; Return în caz de eroare
02BF 79 mov a,c ; Complementează pattern
02C0 2F cma
02C1 2F mov c,a
02C2 CD 02D4 call testit ; Test cu pattern complementat
02C3 D8 rc
02C4 79 mov a,c ; Refacere și rotire pentru un nou test
02C5 2F cma
02C6 07 rlc
02C7 4F mov c,a
02C8 05 dcr b
02C9 4F mov b,b
02CA 05 jnz ramt05
02CB 05 ora
02CC 05 ret

;testit face înscrisura și citirea propriu-zisă a RAM-ului cu
; un pattern pe care îl rotește la fiecare locație. Dacă
; găsește o eroare, o afișează și abandonează procedura.
; Input: HL = început zonă
; DE = sfârșit zonă
; C = pattern inițial
; Output: CY = 1 locație defectă
; CY = 0 toată zona ok
; Distrugere: AF
testit:
02D4 C5 push b
02D5 E5 push h
02D6 71 mov m,c ; Prima înscrisure
02D7 7E ; Înscrisure zonă
02D8 07 mov a,m ; Rotire pattern pentru următoarea
02D9 23 rlc ; locație
02DA 77 inx h
02DB CD 0300 mov m,a
call hilo

```

```

0318 2A FF35 lhld mcurs
031B FE 0D cpi cr ; Trebuie afișat un "return" ?
031D CA 0325 jz crcmd ; Da, salt
0320 77 mov m,a ; Nu, afișează caracter
0321 23 inx h ; Avansează cursor
0322 C3 032D jmp exit

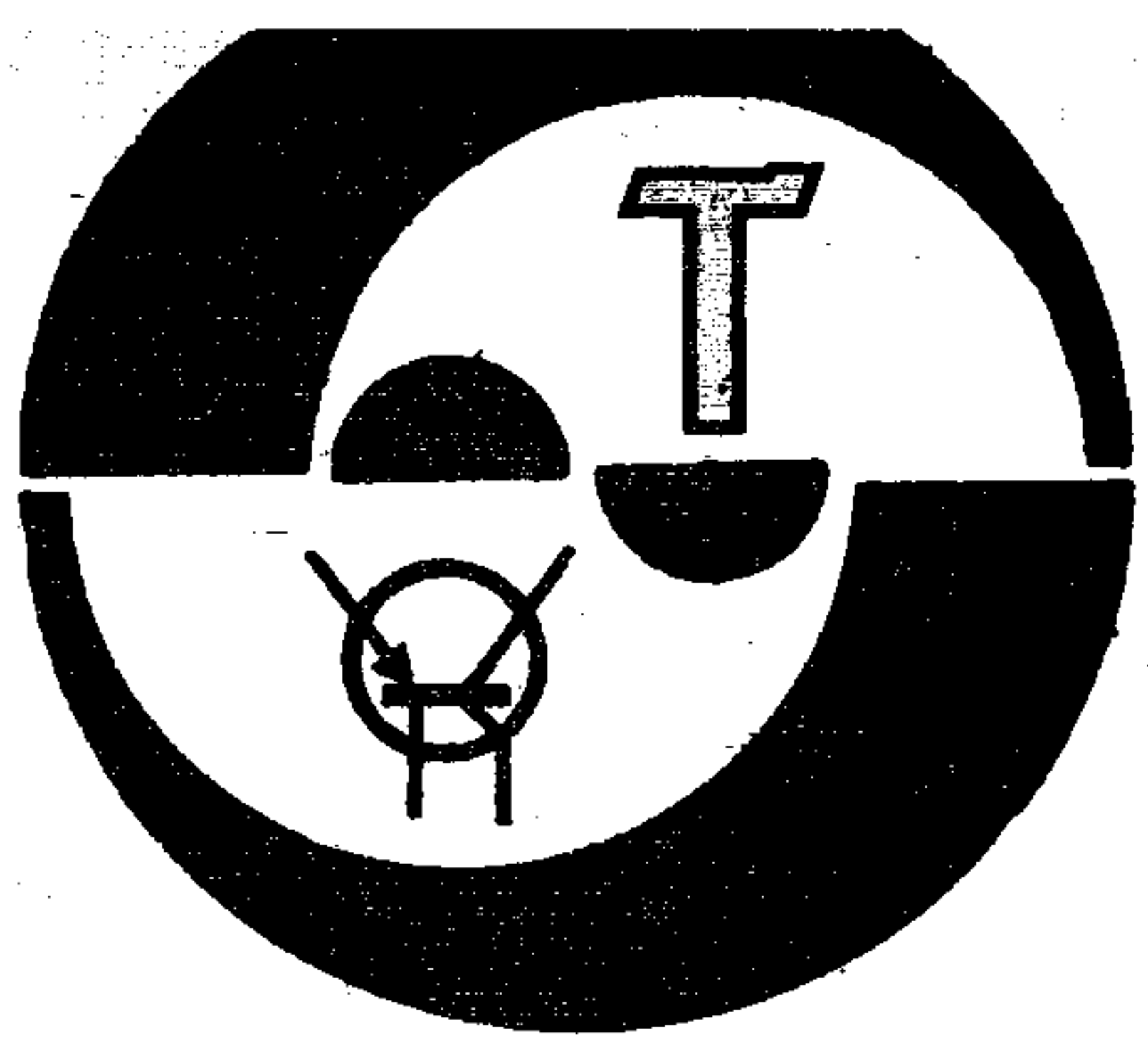
0325 3E C0 crcmd: mvi a,0C0h ; Obține adresa început rind următor
0327 A5 ana l
0328 6F mov l,a
0329 11 0040 lxi d,rowlng
032C 19 dad d
032D 22 FF35 exit: shld mcurs ; Salvare noul pointer
0330 E1 pop h
0331 D1 pop d
0332 F1 pop psw
0333 C9 ret

;outstr tipărește un șir de caractere terminat cu null (0) la
; poziția curentă a cursorului.
; Input: HL = adresa de început a șirului
; Distrugere: AF, HL
outstr:
0334 7E mov a,m
0335 B7 ora a
0336 C8 rz
0337 CD 0315 call output
033A 23 inx h
033B C3 0334 jmp outstr

;delay este o buclă de așteptare de aproximativ o secundă.
; Distrugere: AF, HL
delay:
033E 21 0000 lxi h,0
0341 2B dcx h
0342 7D mov a,l
0343 B4 ora h
0344 C2 0341 jnz delay5
0347 C9 ret

;teserr afișează adresa, conținutul și valoarea inițială a unei
; locații de RAM găsite necorespunzătoare de "testit".
; Input: HL = adresa
; A = valoare inițială
; Distrugere: AF
teserr:
0348 F5 push psw
0349 E5 push h
034A 21 0407 lxi h,errmsg ; Afișare mesaj eroare
034D CD 0334 call outstr
0350 E1 pop h ; ... adresa
0351 7C mov a,h
0352 CD 0306 call prnum
0355 7D mov a,l
0356 CD 0306 call prnum
0359 3E 3A mvi a,'.'
035B CD 0315 call output
035E 3E 20 mvi a,' '
0360 CD 0315 call output
0363 7E mov a,m ; ... valoarea găsită
0364 CD 0306 call prnum
0367 3E 2F mvi a,'/'

```

MICROCALCULATORUL

L/B 881

**NICOARA PAULIAN
ION RUSOVICI
GHEORGHE CHITA
LIVIU IONESCU**

Pentru a putea fi utilizat, un calculator are nevoie de un sistem oarecare de operare care să-i poată asigura compatibilitatea programelor; acesta este de regulă monitorul, care reprezintă o "prelungire" a hardware-ului în software. Este complicat și inutil ca fiecare program utilizator să-și construiască propriile lui rutine de intrare/ieșire (claviatură, display) de exemplu, cind acestea pot fi înglobate într-un program rezident, standardizat și apelate ori de câte ori este necesar. Pentru L/B881 a fost elaborat un monitor reprezentând minimul de funcții absolut necesar, dar care poate fi extins cu un editor de texte și un asamblor pentru mnemonicele microprocesorului 8080. Monitorul minim ocupă 3 Kocteți (versiunea 2.4) iar cel extins ocupă 8 Kocteți (881/Sys V1.6). Cele două versiuni sînt perfect compatibile între ele din punct de vedere al programelor aplicative. În continuare referirile se vor face la versiunea minimă, care va fi publicată sub formă de listing hex începînd din numărul viitor.

Monitorul realizează următoarele funcțiuni importante:

- asigură interfața cu utilizatorul (claviatura scanată prin soft pe portul paralel 8255 și terminal video display ocupînd o parte din memoria procesorului);
- asigură interfața cu suportul de memorie externă (casetă magnetică);
- controlează interfața serie și traductorul acustic (bell);
- asigură funcțiile ceasului de timp real;
- realizează funcțiile minime de examinare/modificare a memoriei și registrelor procesorului;
- permite inserarea de programe direct în memorie, în format hex;
- asigură lansarea și asistă execuția programelor utilizator;
- facilitează depanarea programelor prin implantarea de puncte de oprire (breakpoint).

Monitorul este organizat în două părți distincte: o colecție de subrutine (care ocupă aproximativ 1 Koctet) și procedurile care implementează funcțiile de bază. Subrutinele din prima parte au punctele de intrare fixe (deci compatibile de la o versiune la alta) și pot fi folosite din programe externe monitorului. Avînd în vedere importanța deosebită a conținutului și modului de operare a acestor subrutine pentru cei ce vor scrie programe, vom publica într-unul din numerele viitoare listîngul sursă al primei părți a monitorului.

Monitorul comunică cu utilizatorul în mod interactiv. Dialogul constă în introducerea de către utilizator a comenzilor de la cla-

viatură și afișarea răspunsurilor monitorului pe un terminal CRT, fie în forma unui mesaj tipărit, fie sub forma începerii unei activități. La pornire sau în urma acționării butonului RESET, monitorul tipărește un mesaj de identificare, intrînd în modul de așteptare a comenzilor.

Comenzile sînt sub forma unui caracter alfabetic care specifică tipul comenzii, urmat de o listă de parametri alfanumerici. Parametrii numerici sînt în general sub formă hexazecimală și pot avea de la 1 la 4 digiți. Numere mai lungi pot fi introduse, dar nu vor fi luate în considerare decît ultimele 4 caractere. Caracterele alfabetice pot fi atît cu litere mari, cit și mici.

Monitorul va afișa caracterele introduse de la claviatură pe prima linie a ecranului, care este constituită într-un buffer de comenzi numit DISPLAY. Pot fi introduse mai multe comenzi separate prin terminatorul ";". Ultima comandă introdusă trebuie încheiată prin apăsarea tastei RETURN, ceea ce va determina trecerea la analiza și execuția fiecărei comenzi de pe DISPLAY în ordinea introducerii.

Dacă în timpul introducerii, utilizatorul dorește corectarea unor caractere deja introduse, el are la dispoziție fie cele două taste CURSOR STINGA și CURSOR DREAPTA cu ajutorul cărora se poate manevra cursorul pe DISPLAY pentru a opera schimbările necesare, fie tasta CANCEL (CTRL X) care va anula toate datele de pe DISPLAY. Introducerea spațiilor în cîmpul comenzilor sau al parametrilor este opțională, monitorul ignorîndu-le în timpul analizei. Delimitatorul valid al parametrilor este ",". Dacă litera ce simbolizează o comandă este urmată de virgule consecutive, parametrii respectivi vor fi considerați nuli.

În cazul uneia sau mai multor comenzi eronate, monitorul va afișa mesajul "Error" și concomitent va scoate în evidență comanda (sau comenzile) respective prin video-reversare.

Monitorul folosește a doua linie a ecranului, numită STATUS exclusiv pentru uz propriu (afișarea unor mesaje, a orei curente, ș.a.).

1. COMENZILE MONITORULUI

1.1. Comanda "P"

a. Format: PBnnnn<cr>

Permite modificarea vitezei de lucru (BAUD RATE) a USART-ului. Tactul de emisie-recepție pentru USART este furnizat de unul din cele trei numărătoare programabile ale circuitului LSI 6253 P.I.T. (adica TIMER 1). TIMER 1 va diviza un tact de 1375 kHz cu valoarea reprezentată de parametrul nnnn.

Relația de calcul este:

nnnn = 85938/Bd.rate

De pildă, dacă se dorește o vite-

ză de 1200 Bd, utilizatorul va trebui să execute comanda FB72<cr> această asigurînd tactul necesar.

b. Format: FChmm<cr>

Comanda FC permite inițializarea ceasului de timp real, afișat în extrema dreaptă a zonei STATUS. Parametrul care o însoțește reprezintă ora (hh) și minutul (mm) curent. De exemplu, comanda FC715<cr> va determina afișarea orei 07:15:00. La pornire, ceasul este adus automat la zero în cadrul inițializărilor monitorului.

c. Format: FI<cr> sau FInnn<cr>

Are ca efect tipărirea unui header "Lixco 881/Mon" pe linia curentă a imprimantei și considerarea acestuia ca început de pagină. În forma a doua, cele trei caractere (obligatoriu trei!) reprezintă numărul paginii curente, și se va afișa în header. La fiecare pagină nouă acest număr va fi afișat și apoi incrementat.

Exemplu: FI 3<cr>

Lungimea unei pagini este de 72 rînduri, utile fiind numai 64, restul fiind folosite astfel: 3 pentru header și 5 pentru separarea paginilor. Cele două valori (64 și 5) sînt implicate la inițializare, dar pentru cazul cînd se dorește utilizarea altui format, există posibilitatea modificării unor locații de RAM, la adresele FF61 și FF62, cu noile valori (valori ce trebuie date în hex). Modificarea se va face cu comanda H și va fi urmată de un FI.

d. Format: FOaaaa<cr>

Comanda FO realizează setarea vectorului OVECT la adresa aaaa. Aceasta va determina trimiterea datelor afișate pe ecran spre unul sau mai multe periferice conectate la microcalculator, ai căror driveri software se găsesc în memorie la adresa aaaa. Pentru aceasta, se pot folosi porturile sistemului (paralel și/sau serie). În acest scop rutina OUTPUT are prevăzută posibilitatea extinderii canalului de ieșire. Ea face afișarea pe ecran a caracterului din registrul A și cheamă o subrutină numită OVECT a cărei adresă de intrare este în RAM. Folosind comanda FOaaaa utilizatorul va inițializa vectorul de output auxiliar la adresa aaaa, unde a fost implementat programul (driverul) de ieșire adițional (serie sau paralel). Dacă se dorește intreruperea transmiterii prin OVECT a datelor afișate pe ecran spre porturile auxiliare, o nouă comandă FO<cr> (fără parametru) va realiza resetarea vectorului OVECT și deci, afișarea numai pe CRT.

e. Format: FP<cr>

Comanda FP setează vectorul OVECT la adresa driverului soft pentru

portul serie, conținut în monitor. Resetarea se face printr-o comandă FO<cr> (fără parametru). De semnalat faptul că după execuția comenzii FP, comanda H cu doi parametri va tipări și la imprimantă zona de memorie respectivă. Același lucru se va întîmpla și cu comanda R.

f. Format: FXaaaa<cr>

Comanda FX este utilă în cazul unor extensii de comenzi la monitor scrise și executate în RAM. Comanda setează vectorul XVECT la adresa aaaa, ceea ce va determina un salt necondiționat al monitorului la adresa specificată în comandă, în cazul execuției comenzii X.

1.2. Comanda "G"

Format: Gssss(,bbbb,cccc)<cr>

Comanda G transferă controlul procesorului din monitor în programul utilizator. Parametrul ssss trebuie să fie o adresă din memorie, care conține prima instrucțiune a programului ce se dorește a se executa. Dacă se dorește ca la sfîrșitul rîndirii programului utilizator să se efectueze o reîntoarcere în monitor, se poate executa o instrucțiune RST7, prin care se asigură și salvarea registrelor CPU pentru o eventuală analiză ulterioară.

Programul în curs de rulare poate fi intrerupt în orice moment de utilizator prin apăsarea clapei ESCAPE (CTRL I), controlul sistemului fiind trecut monitorului, care va afișa pe STATUS mesajul "Monitor control", și va trece în modul de așteptare a comenzilor. Ulterior se poate relua execuția programului care a fost intrerupt, din locul respectiv, prin execuția unei comenzi G<cr> (fără parametru).

Parametrii (,bbbb,cccc) sînt opționali și se utilizează în fața de punere la punct a programelor scrise în limbajul de asamblare. Ei reprezintă două puncte de intrerupere (breakpoint), care pot fi introduse în programul în curs de depanare. Astfel, comanda G4100,41E2<cr> va determina execuția de la adresa 4100 la 41E2, după care se va afișa mesajul "Break" împreună cu registrele procesorului, monitorul preluînd apoi controlul. Programul poate fi reluat din locul în care a fost intrerupt printr-o nouă comandă G cu sau fără breakpoint-uri. Dacă cursul unui program poate lua la un moment dat două căi distincte (ca urmare a unei instrucțiuni de salt condiționat), se pot insera cele două breakpointuri pe fiecare ramură, urmîrind astfel drumul parcurs de procesor (ex. G4100,41E2,41F6<cr>). Sistemul de breakpoint funcționează corect doar în cazul în care se folosește o stivă diferită de a monitorului în programul utilizatorului.

881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-10
Hardware Test
0369 CD 0315 call output
036C F1 pop psr ;... și valoarea inițială
036D CD 0306 call prnm
0370 3E 0D mvi 3,cr
0372 C3 0315 jmp output

0375 stkm sg: db ' * Stack memory okay...',cr,0
0375 20 2A 20 53
0379 74 61 63 68
037D 20 6D 65 6D
0381 6F 72 79 20
0385 6F 6B 61 79
0389 2E 2E 2E 0D
038D 00
038E scrok: db ' * Screen memory okay...',cr,0
038E 20 2A 20 53
0392 63 72 65 65
0396 6E 20 6D 65
039A 6D 6F 72 79
039E 20 6F 6B 61
03A2 79 2E 2E 2E
03A6 0D 00
03A8 patm sg: db cr,cr,cr,cr,cr,
03A8 0D 0D 0D 0D
03AC 0D 20 20 20
03B0 20 20 20 20
03B4 20 20
03B6 28 42 65 20
03BA 70 61 74 69
03BE 65 6E 74 2C
03C2 20 69 74 20
03C6 6D 61 79 20
03CA 74 61 6B 65
03CE 20 61 20 77
03D2 68 69 6C 65
03D6 20 2E 2E 2E
03DA 20 52 41 4D
03DE 20
03DF 74 65 73 74
03E3 69 6E 67 29
03E7 00
03E8 bnklok: db ' * RAM bank C000-FFFF okay...',cr,0
03E8 20 2A 20 52
03EC 41 4D 20 62
03F0 61 6E 6B 20
03F4 43 30 30 30
03F8 2D 46 46 46
03FC 46 20 6F 6B
0400 61 79 2E 2E
0404 2E 0D 00
0407 20 3F 3F 3F
040B 20 4D 65 6D
040F 6F 72 79 20
0413 65 72 72 6F
0417 72 20 61 74
041B 20 00
041D 20 2A 20 52
0421 41 4D 20 62
0425 61 6E 6B 20
0429 38 30 30 30
042D 2D 42 46 46

881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-11
Hardware Test
0431 46 20 6F 6B
0435 61 79 2E 2E
0439 2E 0D 00
043C bnk3ok: db ' * RAM bank 4000-7FFF okay...',cr,0
043C 20 2A 20 52
0440 41 4D 20 62
0444 61 6E 6B 20
0448 34 30 30 30
044C 2D 37 46 46
0450 46 20 6F 6B
0454 61 79 2E 2E
0458 2E 0D 00
045B 20 3F 3F 3F
045F 20 50 49 43
0463 20 38 32 35
0467 39 20 64 65
046B 66 65 63 74
046F 69 76 65 0D
0473 00
0474 20 2A 20 50
0478 49 43 20 38
047C 32 35 39 20
0480 6F 6B 61 79
0484 2E 2E 2E 0D
0488 00
0489 ppiok: db ' * PPI 8255 okay...',cr,0
0489 20 2A 20 50
048D 50 49 20 38
0491 32 35 35 20
0495 6F 6B 61 79
0499 2E 2E 2E 0D
049D 00
049E 20 3F 3F 3F
04A2 20 50 50 49
04A6 20 38 32 35
04AA 35 20 64 65
04AE 66 65 63 74
04B2 69 76 65 0D
04B6 00
04B7 20 2A 20 50
04BB 49 54 20 38
04BF 32 35 33 20
04C3 6F 6B 61 79
04C7 2E 2E 2E 0D
04CB 00
04CC 20 3F 3F 3F
04D0 20 50 49 54
04D4 20 38 32 35
04D8 33 20 64 65
04DC 66 65 63 74
04E0 69 76 65 0D
04E4 00
04E5 20 3F 3F 3F
04E9 20 55 53 41
04ED 52 54 20 38
04F1 32 35 31 20
04F5 64 65 66 65
04F9 63 74 69 76

0431 46 20 6F 6B
0435 61 79 2E 2E
0439 2E 0D 00
043C bnk3ok: db ' * RAM bank 4000-7FFF okay...',cr,0
043C 20 2A 20 52
0440 41 4D 20 62
0444 61 6E 6B 20
0448 34 30 30 30
044C 2D 37 46 46
0450 46 20 6F 6B
0454 61 79 2E 2E
0458 2E 0D 00
045B 20 3F 3F 3F
045F 20 50 49 43
0463 20 38 32 35
0467 39 20 64 65
046B 66 65 63 74
046F 69 76 65 0D
0473 00
0474 20 2A 20 50
0478 49 43 20 38
047C 32 35 39 20
0480 6F 6B 61 79
0484 2E 2E 2E 0D
0488 00
0489 ppiok: db ' * PPI 8255 okay...',cr,0
0489 20 2A 20 50
048D 50 49 20 38
0491 32 35 35 20
0495 6F 6B 61 79
0499 2E 2E 2E 0D
049D 00
049E 20 3F 3F 3F
04A2 20 50 50 49
04A6 20 38 32 35
04AA 35 20 64 65
04AE 66 65 63 74
04B2 69 76 65 0D
04B6 00
04B7 20 2A 20 50
04BB 49 54 20 38
04BF 32 35 33 20
04C3 6F 6B 61 79
04C7 2E 2E 2E 0D
04CB 00
04CC 20 3F 3F 3F
04D0 20 50 49 54
04D4 20 38 32 35
04D8 33 20 64 65
04DC 66 65 63 74
04E0 69 76 65 0D
04E4 00
04E5 20 3F 3F 3F
04E9 20 55 53 41
04ED 52 54 20 38
04F1 32 35 31 20
04F5 64 65 66 65
04F9 63 74 69 76

interr: db ' ??? PIC 8259 defective',cr,0
irlok: db ' * PIC 8259 okay...',cr,0
ppibad: db ' ??? PPI 8255 defective',cr,0
timok: db ' * PIT 8253 okay...',cr,0
timbad: db ' ??? PIT 8253 defective',cr,0
serbad: db ' ??? USART 8251 defective',cr,cr,cr,cr,cr,0

881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-12
Hardware Test
04FD 65 0D 0D 0D
0501 0D 0D 0D
0504 serok: db ' * USART 8251 okay.',cr,cr,cr,cr,cr,0
0504 20 2A 20 55
0508 53 41 52 54
050C 20 38 32 35
0510 31 20 6F 6B
0514 61 79 2E 0D
0518 0D 0D 0D 0D
051C 00
051D okm sg: db ' *** End of test ***',cr,cr,cr,cr
051D 20 2A 2A 2A
0521 20 45 6E 64
0525 20 6F 66 20
0529 74 65 73 74
052D 20 2A 2A 2A
0531 0D 0D 0D 0D
0535 4C 69 78 63
0539 6F 20 38 38
053D 31 2F 54 65
0541 73 74 20 58
0545 32 2E 31 20
0549 20
054A 28 43 29 20
054E 31 39 38 36
0552 20 4C 69 78
0556 63 6F 20 52
055A 6F 6E 74 77
055E 61 72 65 0D

05FF true equ 0FFh ; Carriage Return code
0600 cr equ 0Dh ; Un caracter grafic
060F graph equ 9Fh ; Inițializări 8259
0616 icw1 equ 16h ; IRI nemascati
06FF icw2 equ 0FFh ; Toate intreruperile mascate
06FD mask1 equ 0FDh ; Adresa pentru icw1, ocw2/3, IRR, ISR
06FF mask equ 0FFh ; Adresa pentru ocul, icw2, IRR
0600 intct0 equ 0 ; Specific End Of Interrupt level 1
0601 intct1 equ 1 ; Porturile initializate ca output
0608 pcw equ 80h ; Adresa port A PPI
060D porta equ 60h ; Adresa port B PPI
0611 portb equ 61h ; Adresa port C PPI
0616 portc equ 62h ; Adresa PPI status
061B parsta equ 55h ; Data inscrisa in portul A
0655 vala equ 0AAh ; Data inscrisa in portul B
06AA valb equ 5Ah ; Data inscrisa in portul C
063E valc equ 3Eh ; Control Word Timer 0
067E cwt0 equ 7Eh ; Control Word Timer 1
068E cwt1 equ 0BEh ; Control Word Timer 2
067F cwt2 equ 7Fh ; Control Word Timer 1 pentru baud rate
0610 timer0 equ 10h ; Adresa timer 0
0611 timer1 equ 11h ; Adresa timer 1
0612 timer2 equ 12h ; Adresa timer 2
0613 timsta equ 13h ; Adresa status timer
06FF val0 equ 0FFh ; Valoare de test timer MSB
0692 val1 equ 92h ; Valoare de test timer 0 LSB
0696 val2 equ 96h ; Valoare de test timer 1 LSB
069E val3 equ 9Eh ; Valoare de test timer 2 LSB
060E mode equ 0CEh ; Cuvint de mod USART
0627 cmd equ 37h ; Comanda USART
0631 sersta equ 31h ; Adresa status USART

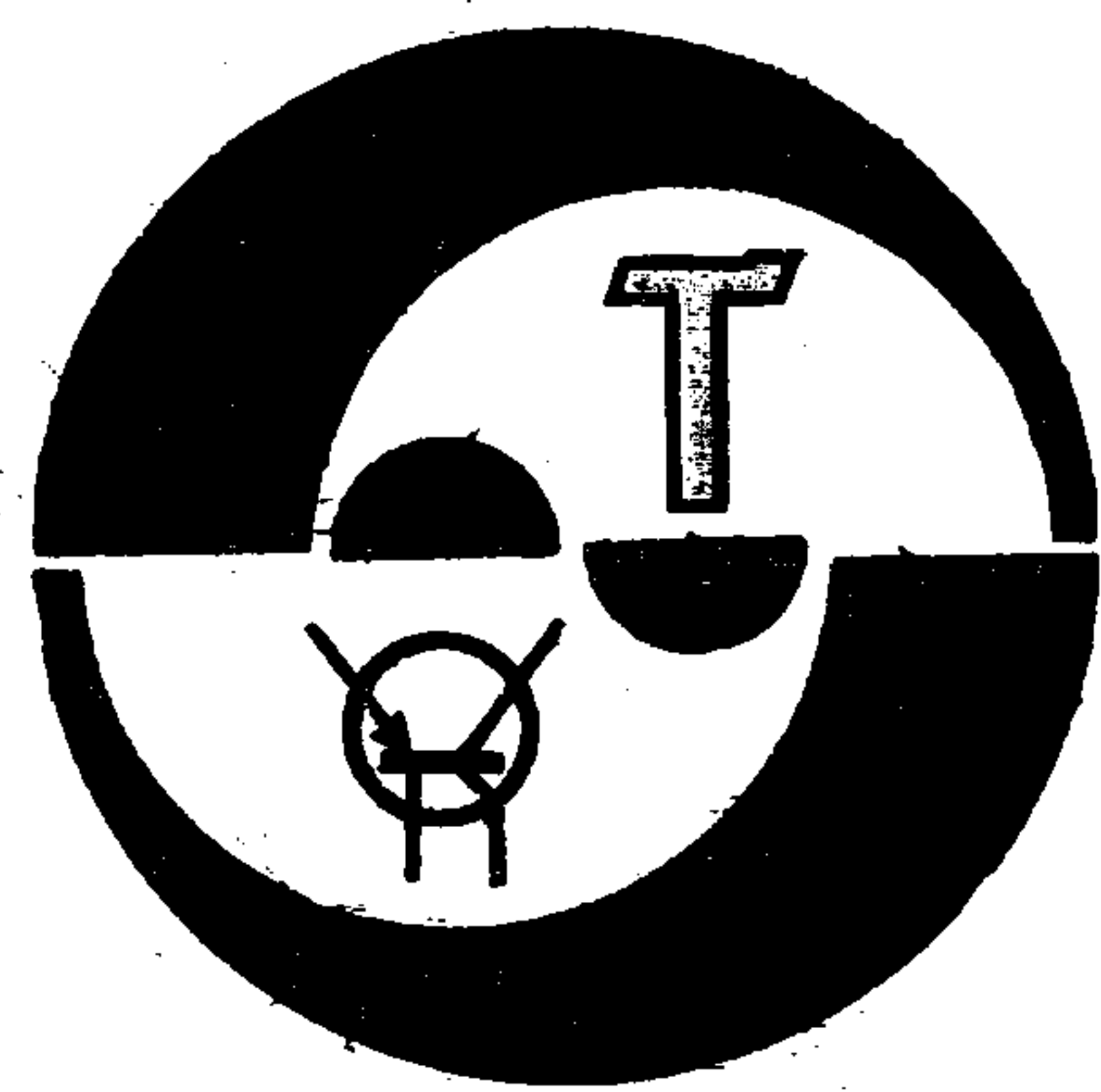
881/Test V2.1 (C) 1986 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-13
Hardware Test
0030 serdat equ 30h ; Adresa date USART
; rowlng equ 64 ; Lungimea unui rind in bytes
; nrow equ 26 ; Numarul de rinduri ale ecranului
; bank3 equ 4000h ; Inceput RAM
; bank2 equ 8000h ; Inceput banc din mijloc
; bank1 equ 0C000h ; Inceput primul banc de RAM
; rowA equ 0F800h ; Inceput memorie ecran
; rowB equ rowA+rowlng ; Al doilea rind al ecranului
; row7 equ 0FA00h ; Alt rind
; lastrw equ 0FE40h ; Ultima linie a ecranului
; endscr equ lastrw+rowlng ; Primul byte liber după ecran
; row22 equ lastrw-(2*rowlng) ; Un alt rind
; stack equ 0FF00h ; Stiva de lucru
; irl equ 0FF04h ; Vector pentru intreruperi nivel 1
; mcurs equ 0FF35h ; Pointerul de cursor
; tesloc equ 0FF0Fh ; Adresa de test pentru intreruperi
; hotram equ 0FFFFh ; Ultima locație de RAM

; dephase
end

Macros:
NMOUT

Symbols:
BANK1 C000 BANK2 8000 BANK3 4000 BNK10K C0E8
BNK20K 041D BNK30K 043C CLSC05 0047 CMD 0037
CR 000D CRCHD 0325 CWT0 003E CWT1 007E
CWT10 007F CWT2 00BE DELAY 033E DELAYS 0341
ENDSCR FE80 ERM SG 0407 ERROR 021C EXIT 032D
GRAPH 009F HEXASC 02F6 HLD 036D HOTRAM FFFF
ICW1 0016 ICW2 00FF INTCT0 0000 INTCT1 0001
INTERR 0458 IRI FF04 IRI0K 0474 IRI0T1 0280
LASTRW FE40 LOAD 02D7 LOOP1 0006 LOOP15 0010
LOOP2 0016 MASK 00FF MASK1 00FD MCURS FF35
MODE 00CE NROWS 001A OKMSG 051D OUTPUT 0315
OUTSTR 0334 OVER 0213 PARSTA 0063 PATMSG 03A3
PCW 0080 PICT05 007B PICT10 0079 PICT15 008C
PICT17 0094 PICT20 0095 PICT25 00A5 PICT30 00AE
PORTA 0060 PORTB 0061 PORTC 0062 PPIBAD 049E
PPIOK 0489 PRNUM 0306 RAMT05 02BF RAMTST 028C
READ 02E4 READ05 02F3 ROW22 FDC0 ROW7 FA00
ROWA FB00 ROWB FB40 ROWLNG 0040 SCROK 039E
SER01 0061 SERBAD 04E5 SERDAT 0030 SEROK 0504
SERSTA 0031 STACK FF00 STKMSG 0375 TEND 02AB
TESERR 0348 TESLOC FFFD TEST11 02D4 TIMBAD 04CC
TIMER0 0010 TIMER1 0011 TIMER2 0012 TIMOK 04B7
TIMSTA 0013 TINT 0116 TINT05 014B TPPI 0151
TPPI05 017F TRAM05 0084 TRAM10 008A TRAM13 008F
TRAM15 00E0 TRAM20 00E6 TRAM30 00F9 TRAM35 00FE
TRAM45 0110 TRUE 00FF TTIM10 01D8 TTIMER 0185
TUSAR7 028D TUSART 01E3 VAL0 00FF VAL1 0092
VAL2 0093 VAL3 009E VALA 0055 VALB 00FA
VALC 005A

No Fatal error(s)



MICROCALCULATORUL L/B 881

**NICOARA PAULIAN
LIVIU IONESCU
ION RUSOVICI
GHEORGHE CHITA**

In acest număr, paralel cu descrierea comenzilor, este dat in intregime (in format hex) monitorul 881/Mon, versiunea 2.4. După cum am mai arătat, prima parte a monitorului reprezintă o colecție de subrutine apelabile din orice program utilizator; datorită importanței deosebite a acestei părți, vom publica și listingul sursă. Listingul se adresează în special celor ce intenționează să dezvolte programe în asamblare pentru L/B881, ajutându-i să înțeleagă funcționarea subrutinelor respective. Veți găsi continuarea lui în numerele viitoare.

1.3. Comanda "L"

Format: L titlu(,aaaa)<cr>

Comanda L este utilizată pentru încărcarea de date sau programe în memorie de pe caseta magnetică. Comanda se desfășoară astfel:
- pe STATUS se afișează mesajul "System busy";

- microcalculatorul așteaptă recepționarea înregistrării cu titlul specificat în comandă;

- dacă din bandă se recepționează un alt titlu, numele acestuia va fi tipărit pe STATUS împreună cu zona de memorie pe care o ocupă, microcalculatorul așteptând în continuare titlul indicat inițial; se poate părăsi această stare prin apăsarea tastei CANCEL (CTRL X), controlul fiind dat interpretorului de comenzi al monitorului;

- dacă recepționează titlul dorit, monitorul va activa un indicator cliptor pe STATUS și va proceda la transferul datelor ce vin de pe bandă începând cu adresa de început care a fost specificată la salvarea inițială; dacă a fost specificat și parametrul opțional (,aaaa), atunci adresa de început din memorie va fi chiar aaaa. În situația în care noua adresă de început este aleasă în așa fel încât blocul de date depășește adresa maximă de memorie (FFFF), operațiunea va înceta imediat cu afișarea mesajului "Errors in file xxxx".

- simultan cu transferul datelor

în memorie se face și controlul CRC (CYCLIC REDUNDANCY CHECK).

- în final se va afișa pe STATUS un mesaj ce indică dacă încărcarea s-a efectuat cu sau fără erori.

Comanda L<cr> (fără parametru) va determina afișarea pe STATUS a titlurilor și adreselor înregistrărilor de pe bandă în ordinea recepționării lor.

1.4. Comanda "M"

a. Format: Mssss<cr>

Comanda M cu un parametru va afișa zona de memorie dintre adresa ssss și adresa ssss+256. Fiecare linie de pe ecran va începe cu adresa primei locații de memorie afișată urmată de alte 16 locații de memorie. După terminarea afișării, cursorul va fi poziționat pe ecran în dreptul locației specificate prin ssss, iar pe STATUS se va tipări adresa efectivă pe care se află cursorul.

În acest moment se pot vizualiza datele din zona respectivă de memorie, se pot schimba cu altele noi

(format HEX), se pot introduce programe întregi, având la dispoziție setul de comenzi al cursorului și comenzile N (pentru afișarea următoarei pagini de 256 octeți) și P (pentru afișarea paginii anterioare de 256 octeți). Comanda poate fi încheiată prin apăsarea tastei RETURN.

Dacă la manevrarea cursorului sau la introducerea datelor se depășesc limitele paginii afișate, monitorul va intra automat în zona următoare sau anterioară, în funcție de sensul manevrării cursorului.

Dacă în timpul introducerii datelor a fost efectuată o greșeală (caractere non-HEX), pe STATUS va apare un mesaj de eroare, iar locația respectivă din memorie va rămâne nealterată. Cu această ocazie, întreaga pagină din ecran este reafiată, putându-se astfel urmări modificările din memorie.

b. Format: Mssss,eeee<cr>

Comanda M urmată de doi parametri realizează afișarea în formatul prezentat în aliniatul precedent a datelor cuprinse în memorie, între adresele ssss și eeee. Această comandă este utilă pentru un "vidaj de memorie" pe o imprimantă. Este

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1

name ('MONRUT')
title 881/Mon (C) 1985 Lixco Software
subttl User Low Level Monitor Routines

Created: 01 Mar 1985
Last revision: 03 Mar 1985

; "881 - Monitor routines" contains the main routines
; used in all 881 monitors and resident operating systems.

extrn succes,main13,init
extrn errmsg,null,out05,pagrut,ird4,ird5,iwr5,msg3

aseg

start: jmp init ; Monitor cold entry point (reset)
return: jmp succes ; Successful extension return point
error: jmp main13 ; Erroneous extension return point

;getnm Takes ASCII parameters from Display, converts them to
; hex and pushes them into stack. Default param's are 0.
; Input: B = 8 bit data, param's number,
; DE = 16 bit addr, pointer to first digit on Disp.
; Output: CY = 1 hex error or to many param's,
; Top of stack = param's, in reverse order,
; DE = 16 bit addr, pointer on Disp after ;.
; Destroys: all.

getnm:

gnm05: mvi c,0

inr c
push b
call gethx
pop b
push h
jc gnm10
cpi term
jz gnm15
dcr b
jnz gnm05

gnm10:

pop h
xthl
dcr c
jnz gnm10
stc
ret

gnm15:

dcr b
rz
lxi h,0
xthl
push h
jmp gnm15

0000
0000 C3 0000*
0003 C3 0000*
0006 C3 0000*

0009 0E 00
000B 0C
000C C5
000D CD 00B8
0010 C1
0011 E3
0012 E5
0013 DA 001F
0016 FE 3B
0018 CA 0027
001B 05
001C C2 000B
001F
001F E1
0020 E3
0021 0B
0022 C2 001F
0025 37
0026 C9
0027
0027 05
0028 C8
0029 21 0000
002C E3
002D E5
002E C3 0027

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-1
User Low Level Monitor Routines

;sb2 Two bytes subtraction routine (HL = HL - DE).
; Input: HL, DE = 16 bit integers.
; Output: HL = result.
; Destroys: AF, HL.

sb2:

mov a,
sub e
l,
mov a,h
sbb d
mov h,e
ret

Restart entry point (rst 7).

rstart: jmp rvect

hexerr: push h
;erorms Outputs Bell and prints "Error" on Status.
; Destroys: AF, HL.

erorms: call bell
lxi h,errmsg
jmp strist

;clsta Clears Status line.
; Destroys: HL, AF.

clsta:

lxi h,null

;strist Prints an ASCII string on Status line and clears the
; rest of line.
; Input: HL = 16 bit addr, string's beginning (terminator
; is null).
; Destroys: HL, AF.

strist:

push d
lxi d,row1+64

str05:

mov a,h
ora a
jz str10
stax d
inx h
inx d
jmp str05

str10:

mvi a,120

str15:

xchg
mvi m,
inx h
cmp l
jnz str15
pop d
ret

0031 7D
0032 93
0033 6F
0034 7C
0035 9A
0036 67
0037 C9

0038
0038 C3 FF20
003B E5
003B

003C CD 0070
003C 21 0000*
003F C3 004E
0042

0045 21 0000*

0048 D5
0049 11 F840
004C 7E
004D E7
004E CA 0057
0051 12
0052 23
0053 13
0054 C3 004C
0057 3E 78
0059 EB
005A 36 20
005C 23
005D B0
005E C2 005A
0061 D1
0062 C9

0000 C3 FC 03 C3 55 09 80 CA 05 0E 00 0C C5 CD B8 00
0010 C1 E3 E5 DA 1F 00 FE 3B CA 27 00 05 C2 0B 00 E1
0020 E3 0D C2 1F 00 37 C9 05 C8 21 00 00 E3 E5 C3 27
0030 00 7D 93 6F 7C 9A 67 C9 C3 20 FF E5 CD 7D 00 21
0040 A0 05 C3 48 00 21 F7 05 D5 11 40 F8 7E B7 CA 57
0050 00 12 23 13 C3 4C 00 3E 78 EB 36 20 23 BD C2 5A
0060 00 D1 C9 D6 30 D8 FE 17 3F D8 FE 0A 3F D0 D6 07
0070 FE 0A C9 E6 0F C6 30 FE 3A D8 C6 07 C9 C5 01 18
0080 05 78 CD 90 03 C1 C9 F5 DB 31 E6 01 CA 88 00 F1
0090 D3 30 C9 0D C2 A1 00 0E 0A 3A 76 F8 EE 80 32 76
00A0 F8 7C BA C0 7D BB C9 3E 3F BB 3E 3B D8 1A CD 1B
00B0 02 FE 20 C0 13 C3 A7 00 21 00 00 44 CD A7 00 13
00C0 FE 2C C8 FE 3B C8 CD 63 00 D8 29 29 29 29 4F 09
00D0 C3 BC 00 F5 C5 D5 E5 47 2A 35 FF FE 20 D2 18 01
00E0 FE 1F CA 1D 01 FE 1E CA 48 01 FE 08 CA 6C 01 FE
00F0 0A CA 65 01 FE 0D CA 5C 01 FE 0C CC AC 01 00 10

0400 3E 37 D3 31 3E 83 32 1B FF D3 63 3E C3 32 04 FF
0410 32 47 FF 32 20 FF 21 3D 05 22 48 FF 21 56 04 22
0420 21 FF 21 00 FF 22 26 FF F9 21 46 FF 3E C9 BE CA
0430 3C 04 77 32 94 FF 21 00 00 CD 55 03 21 7F 06 22
0440 05 FF 3E C9 32 4A FF 32 23 FF CD AC 01 21 BE 05
0450 CD 48 00 C3 AA 04 F3 22 2A FF E1 22 28 FF F5 21
0460 02 00 39 22 26 FF F1 31 32 FF F5 C5 D5 31 00 FF
0470 2A 3E FF 3A 42 FF 77 2A 40 FF 3A 43 FF 77 EB 2A
0480 28 FF 2B CD A1 00 EB CA 9C 04 2A 3E FF CD A1 00
0490 CA 9C 04 21 A8 05 CD 48 00 C3 AA 04 EB 22 28 FF
04A0 EB 21 B8 05 CD 48 00 CD 3A 0A CD 9E 01 21 00 F8
04B0 22 33 FF AF 32 37 FF 3E BF D3 13 3E 16 D3 00 3E
04C0 FF D3 01 3E FD D3 01 FB CD 94 FF CD 7D 00 3E 01
04D0 32 0B FF CD DB 01 47 CD 9E 01 CD 45 00 78 FE 0D
04E0 CA F6 04 FE 0C CC AC 01 CD 70 01 CD DB 01 FE 18
04F0 CC 9E 01 C3 DE 04 3E 3B CD 70 01 3E 02 32 0B FF

0800 40 3A 3D 20 FF 0D 0A 1F 08 1E 5E 58 5A 53 41 57
0810 51 22 21 56 43 46 44 52 45 24 23 4E 42 48 47 59
0820 54 26 25 3C 4D 4B 4A 49 55 28 27 3F 3E 2B 4C 50
0830 4F 30 29 09 7C 5F 7B 7D 60 2A 2D 20 FF 0D 0A 1F
0840 08 1E 7E 06 03 CD 09 00 DA 3D 05 C1 E1 D1 78 B1
0850 CA 59 08 CD 53 02 C3 52 09 7C B5 CA 7E 08 CD CB
0860 01 CD AC 01 7B E6 F0 5F CD AC 09 CD ED 03 D2 52
0870 09 1B EB CD A1 00 EB 13 DA 68 08 C3 52 09 21 4A
0880 FF 7E 32 5F FF 36 C9 CD AC 01 EB 7D E6 F0 5F 54
0890 D5 E5 21 00 F9 22 35 FF 0E 10 CD AC 09 0D C2 9A
08A0 08 E1 E5 7D 93 47 E6 0F 4F 07 81 C6 05 4F 78 07
08B0 07 47 E6 C0 81 4F 78 E6 03 47 21 00 F9 09 22 35
08C0 FF D1 0E FF C5 21 5A F8 CD 5E 02 C1 CD 18 02 F5
08D0 CD 45 00 F1 FE 0D CA 4B 09 FE 4E CA 3E 09 FE 50
08E0 CA 90 09 CD D3 00 FE 1F CA 17 09 FE 1E CA A1 09
08F0 FE 0A CA 96 09 FE 08 CA 62 09 CD 63 00 21 46 09

0100 CC 7D 00 FE 0F CA 0E 01 FE 0E C2 13 01 2F E6 80
0110 32 37 FF E1 D1 C1 F1 C9 3A 37 FF 80 77 23 11 80
0120 FE CD A1 00 DA 56 01 E5 01 80 F8 11 C0 F8 21 C0
0130 05 1A 02 13 03 2B 7C B5 C2 31 01 01 40 20 21 40
0140 FE 70 23 0D C2 41 01 E1 11 C0 FF 19 11 80 F8 CD
0150 A1 00 D2 56 01 EB 22 35 FF C3 13 01 3E C0 A5 6F
0160 C3 56 01 10 01 11 40 00 19 C3 1E 01 2B C3 4C 01
0170 E5 F5 2A 33 FF FE 20 D2 87 01 FE 1F CA 88 01 FE
0180 08 CA 96 01 F1 E1 C9 77 23 3E 40 BD C2 90 01 2B
0190 22 33 FF C3 84 01 7D B7 CA 90 01 C3 8F 01 21 40
01A0 F8 2D 36 20 C2 A1 01 22 33 FF EB C9 F5 C5 D5 E5
01B0 21 80 F8 01 00 06 36 20 23 0B 79 B0 C2 B6 01 21
01C0 80 F8 C3 56 01 FF 3E 20 C3 CD 01 3E 0D CD D3 00
01D0 FE 0A C2 CE 03 CD 4A FF C3 FB 03 E5 2A 35 FF 7E
01E0 32 13 FF 2A 33 FF 7E 32 17 FF 3A 0B FF 32 44 FF
01F0 21 1B FF 7E E6 20 CA F3 01 7E E6 DF 77 3A 32 FF

0500 CD A7 00 DA CE 04 13 D5 67 01 A0 03 CD 40 03 C3
0510 3D 05 CD A7 00 13 01 55 09 C5 F5 CD B8 00 C1 DA
0520 3C 05 78 FE 42 CA 72 03 FE 4F CA 80 03 FE 58 CA
0530 6E 03 FE 50 CA 7D 03 FE 43 CA 55 03 D1 D1 1B 3E
0540 40 BB DA 4F 05 1A EE 80 12 FE BB 13 C2 3F 05 CD
0550 3C 00 C3 FB 04 06 03 CD 09 00 DA 3D 05 E1 22 40
0560 FF 7E 32 43 FF 36 FF E1 22 3E FF 7E 32 42 FF 36
0570 FF E1 7D B4 CA 7A 05 22 28 FF F3 31 2C FF D1 C1
0580 F1 2A 26 FF F9 2A 28 FF E5 2A 2A FF FB C9 41 20
0590 46 42 20 43 44 20 45 48 20 4C 50 43 20 53 50 20
05A0 A0 C5 F2 F2 EF F2 A0 00 4D 6F 6E 69 74 6F 72 20
05B0 63 6F 6E 74 72 6F 6C 00 42 72 65 61 6B 00 4C 69
05C0 78 63 6F 20 38 38 31 2F 4D 6F 6E 20 56 32 2E 34
05D0 00 4E 6F 20 45 72 72 6F 72 73 20 69 6E 20 46 69
05E0 6C 65 3A 00 A0 D3 F9 F3 F4 E5 ED A0 E2 F5 F3 F9
05F0 A0 00 53 61 76 65 64 00 F5 3E 40 D3 12 3E 03 D3

0900 DA 3B 00 0C 0D CA 0F 09 07 07 07 07 06 0F 21 06
0910 F0 F5 1A A0 E1 B4 12 79 EE FF 4F CA C4 08 3E 1F
0920 CD D3 00 13 7B E6 0F C2 C4 08 C5 01 10 00 CD 45
0930 02 C1 3E FD BC C2 C4 08 21 10 00 C3 88 09 21 00
0940 01 D1 19 C3 8B 08 EB D1 C3 90 08 D1 3A 5F FF 32
0950 4A FF CD 45 00 D1 CD A7 00 13 FE 3B C2 56 09 C3
0960 FB 04 79 EE FF 4F C2 C4 08 3E 08 CD D3 00 1B 7B
0970 E6 0F FE 0F C2 C4 08 C5 01 F0 FF CD 45 02 C1 3E
0980 F8 BC C2 C4 08 21 F0 FF EB E3 19 EB E1 C3 90 08
0990 21 00 FF C3 41 09 21 10 00 19 EB 2A 35 FF C3 32
09A0 09 21 F0 FF 19 EB 2A 35 FF C3 7F 09 CD 33 02 CD
09B0 C6 01 06 10 1A 13 CD 38 02 CD C6 01 05 C2 B4 09
09C0 C3 CB 01 CD 3A 0A 0E 00 79 0F 0F B7 17 17 17 5F
09D0 16 00 21 84 F9 19 22 35 FF CD 18 02 F5 CD 45 00
09E0 F1 FE 0D CA 11 0A FE 08 CA 08 0A FE 1F CA FE 09
09F0 47 CD 63 00 21 C8 09 DA 3B 00 78 CD D3 00 0C 79

0200 E6 7F F5 AF 32 44 FF 3A 17 FF 2A 33 FF 77 3A 13
0210 FF 2A 35 FF 77 F1 E1 C9 CD DB 01 FE 61 D8 FE 7B
0220 D0 D6 20 C9 4F 0F 0F 0F 0F CD 73 00 47 79 CD 73
0230 00 4F C9 7A CD 38 02 7B C5 CD 24 02 78 CD CD 01
0240 79 C1 C3 CD 01 21 00 00 DA 4E 02 2A 35 FF 09 22
0250 35 FF C9 1A 02 CD A1 00 03 13 C2 53 02 C9 7A CD
0260 63 02 7B CD 24 02 70 23 71 23 C9 3E B1 D3 13 06
0270 CF 3E F1 32 3A FF 21 F8 05 22 11 FF 21 08 06 CD
0280 BE 02 21 1B FF 3A 3A FF E6 01 C8 7E E6 20 CA 85
0290 02 7E E6 DF 77 3A 32 FF FE 18 C2 85 02 3E C7 D3
02A0 00 DB 01 F6 30 D3 01 3E BF D3 13 37 C9 06 DF 3E
02B0 BF D3 13 3E 75 D3 12 3E 13 D3 12 21 50 06 22 15
02C0 FF 3E C3 32 10 FF 32 14 FF 3E C3 D3 00 DB 01 A0
02D0 D3 01 21 E4 05 01 60 F8 7E B7 C8 02 23 03 C3 D8
02E0 02 3A 3A FF E6 02 CA E1 02 AF 32 3A FF 3A 3D FF
02F0 C3 1B 03 AF 06 10 21 FE 02 E5 C5 CD 1F 03 2A 38

0600 12 3E 64 D3 00 F1 FB C9 FB F5 E5 CD 75 06 23 7E
0610 1F 77 3C C2 34 06 2B 3A 60 FF 96 CA 25 06 21 C5
0620 01 86 C2 34 06 21 3B 06 22 15 FF AF 32 3A FF 3E
0630 08 32 3B FF E1 3E 65 D3 00 F1 C9 FB F5 E5 CD 75
0640 06 3A 3B FF 3D C2 31 06 7E 23 77 3E 02 C3 2C 06
0650 FB F5 E5 CD 75 06 21 75 13 DA 5F 06 21 88 06 7D
0660 D3 12 7C D3 12 3A 3B FF 3D C2 31 06 3A 3D FF 32
0670 3C FF C3 2B 06 21 3C FF DB 62 1F 7E 1F 77 C9 FB
0680 F5 C5 D5 E5 21 07 FF 35 C2 AA 06 36 0F 3A 44 FF
0690 47 E6 01 CA 9D 06 2A 33 FF 7E EE 80 77 78 E6 02
06A0 CA AA 06 2A 35 FF 7E EE 80 77 21 45 FF 7E B7 CA
06B0 BA 06 35 C2 BA 06 3E 3F D3 13 21 FB 06 E5 21 0F
06C0 FF 35 C0 36 33 06 02 11 39 30 21 7F F8 34 7B BE
06D0 D0 72 2B 34 3E 35 BE D0 72 2B 2B 05 C2 CD 06 2B
06E0 3E 32 BE CA EF 06 23 34 7B BE D0 72 2B 34 C9 23
06F0 34 3E 34 BE C0 72 2B 72 C3 23 FF 21 60 00 DB FF

0A00 FE 18 CA C6 09 C3 C8 09 0D F2 C8 09 0E 17 C3 C8
0A10 09 11 84 F9 21 31 FF 06 06 E5 21 00 00 0E 04 CD
0A20 D9 03 EB E3 72 2B 73 2B D1 13 13 13 05 C2 19
0A30 0A CD 63 0A CD CB 01 C3 55 09 CD AC 01 CD CB 01
0A40 21 04 F9 22 35 FF 11 8E 05 0E 06 06 03 1A CD CD
0A50 01 13 05 C2 4D 0A 06 05 CD C6 01 05 C2 58 0A 0D
0A60 C2 4B 0A CD CB 01 21 84 F9 22 35 FF 21 31 FF 0E
0A70 06 56 2B 5E 2B CD 33 02 06 04 CD C6 01 05 C2 7A
0A80 0A 0D C2 71 0A C9 CD AD 02 3E FF 47 CD 09 03 05
0A90 C2 8C 0A 3E 16 CD 09 03 06 10 CD A7 00 13 FE 2A
0AA0 C2 A5 0A 3E AC CD 09 03 05 CA FF 0A E6 7F FE 2C
0AB0 C2 9A 0A 06 02 CD 09 00 DA FE 0A D1 E1 CD 04 03
0AC0 EB CD 04 03 E5 21 00 00 22 38 FF E1 EB 0E 0A 7E
0AD0 CD 09 03 CD 93 00 23 DA CF 0A CD F3 02 AF 32 4D
0AE0 FF 21 F2 05 3E D1 3E C9 32 94 FF CD 48 00 21 4D
0AF0 FF CD D5 02 CD 9D 02 CD 7D 00 C3 55 09 D1 CD 9D

0300 FF CD 04 03 7C CD 09 03 7D F5 3A 3A FF E6 02 C2
0310 0A 03 F6 02 32 3A FF F1 32 3D FF C5 E5 06 08 F5
0320 2A 38 FF 17 7D 17 6F 7C 17 67 D2 34 03 EE 10 67
0330 7D EE 21 6F 22 38 FF F1 07 05 C2 1F 03 E1 C1 C9
0340 0A 03 FE FF C8 BC CA 4E 03 03 03 C3 40 03 0A 6F
0350 03 0A 67 C1 E9 7D F5 7C 21 78 F8 CD 63 02 36 3A
0360 23 F1 CD 63 02 36 3A 23 36 30 23 36 30 C9 22 48
0370 FF C9 3E 7F D3 13 7D D3 11 7C D3 11 C9 21 87 00
0380 22 4B FF 7C B5 3E C9 CA 8C 03 3E C3 32 4A FF C9
0390 F5 3E 3F D3 13 79 D3 10 78 D3 10 F1 32 45 FF C9
03A0 4D 43 08 47 55 05 52 C3 09 56 04 0B 53 86 0A 4C
03B0 05 0B 46 12 05 58 47 FF FF FF FF FF FF FF FF
03C0 FF FF FF FF FF FF FF FF FF FF FF FF FF CD 4A
03D0 FF FE 0D C0 3E 0A C3 CD 01 1A CD 63 00 29 29 29
03E0 29 85 6F 7C CE 00 67 13 0D C2 D9 03 C9 3A 32 FF
03F0 FE 18 CA DB 01 FE 20 CC DB 01 37 C9 3E CE D3 31

0700 EE E9 25 77 11 FE 07 21 D3 07 01 08 00 7B D3 60
0710 07 5F DB 61 FE FF C2 2D 07 09 15 C2 0D 07 21 1B
0720 FF 3E 70 A6 77 AF 32 03 FF C3 CC 07 23 0F DA 2C
0730 07 11 54 07 D5 56 3E 7F D3 60 DB 61 E6 03 FE 02
0740 DA 49 07 C0 0E 38 09 56 C9 7A FE 40 DB CD 1B 02
0750 D6 40 57 E1 3A 1B FF 47 E6 40 CA 62 07 7A CD 1B
0760 02 57 78 E6 80 CA 85 07 3E 08 A0 C2 7E 07 3A 03
0770 FF C6 40 32 03 FF D2 CC 07 04 78 C3 C9 07 78 E6
0780 10 C2 CC 07 05 3E 80 B0 47 32 1B FF 7A 32 1F FF
0790 FE 1B C2 9C 07 E1 D1 C1 F1 C3 56 04 FE 1C C2 A7
07A0 07 78 EE 40 C3 C9 07 FE 1D C2 B2 07 78 EE 10 C3
07B0 C9 07 32 32 FF 21 F7 05 0E 64 3E 08 AE 2B 0D C2
07C0 BC 07 B7 C2 CC 07 3E A0 B0 32 1B FF 3E 61 D3 00
07D0 C3 13 01 78 7A 73 61 77 71 32 31 76 63 66 64 72
07E0 65 34 33 6E 62 68 67 79 74 36 35 2C 6D 6B 6A 69
07F0 75 38 37 2F 2E 3B 6C 70 6F 30 39 09 5C 7F 5B 5D

0B00 02 C3 3D 05 3E AF 32 5F FF CD 6B 02 DA 52 09 01
0B10 10 00 D5 21 4C FF CD E1 02 23 32 92 FF E6 7F 77
0B20 0D CA E2 0B FE 2C CA 35 0B CD A7 00 13 BE CA 16
0B30 0B 47 C3 16 0B CD A7 00 13 FE 3B CA 43 0B BE CA
0B40 43 0B 47 36 00 4F D5 CD E1 02 67 CD E1 02 6F CD
0B50 E1 02 57 CD E1 02 5F E5 21 00 00 22 38 FF 22 95
0B60 FF E1 3A 5F FF B7 C2 96 0B B0 C2 CB 0B 79 FE 2C
0B70 C2 8B 0B 3A 92 FF B7 FA E2 0B EB CD 31 00 E3 EB
0B80 CD B8 00 D1 DA FD 0A EB 19 EB 3E F1 F1 3E C3 32
0B90 94 FF E5 C3 9B 0B 47 AF 32 92 FF 0E 01 CD E1 02
0BA0 05 04 C2 A6 0B 77 CD 93 00 23 DA 9D 0B CD E1 02
0BB0 CD E1 02 2A 38 FF 7D B4 3A 92 FF 21 D4 05 C2 E9
0BC0 0B 21 D1 05 B7 F2 E5 0A C3 9D 02 D5 E5 21 4D FF
0BD0 CD 48 00 21 52 F8 D1 CD 5E 02 36 2D 23 D1 CD 5E
0BE0 02 D1 D1 CD 6F 02 C3 0C 0B B7 F2 E5 0A E3 EB 42
0BF0 4B 1B CD 53 02 E1 C3 E6 0A FF FF FF FF FF 1A

util deci de reținut că în timp ce comanda M cu un parametru afișează doar pe CRT, comanda M cu doi parametri utilizează și vectorul OVECT.

c. Format: Nssss,eeee,dddd<cr>

Comanda M cu trei parametri va produce mutarea datelor din memorie de la adresa ssss pînă la adresa eeee inclusiv, la adresa de destinație dddd. Conținutul cimpului sursă va rămîne neschimbat.

ATENȚIE ! Dacă adresa dddd este situată între adresele ssss și eeee, monitorul va executa mutarea pînă ce zona sursă va fi epuizată,

dar începînd cu adresa dddd datele vor fi eronate. Această proprietate poate fi folosită pentru a executa un "Fill memory". De exemplu, dacă la adresa 4000 se introduce data FF și se execută comanda

M4000,7FFF,4001<cr>
toată zona de memorie cuprinsă între 4000 și 8000 inclusiv va conține octeți de FF.

. Comanda "R"

Format: R<cr>

Comanda R oferă posibilitatea examinării și modificării conținu-

tului registrelor procesorului. Pe ecran se va afișa un tabel ca în exemplul de mai jos:

A	F	B	C	D	E	H	L	PC	SP
07F3	0010	41FF	4100	01C5	FF00				

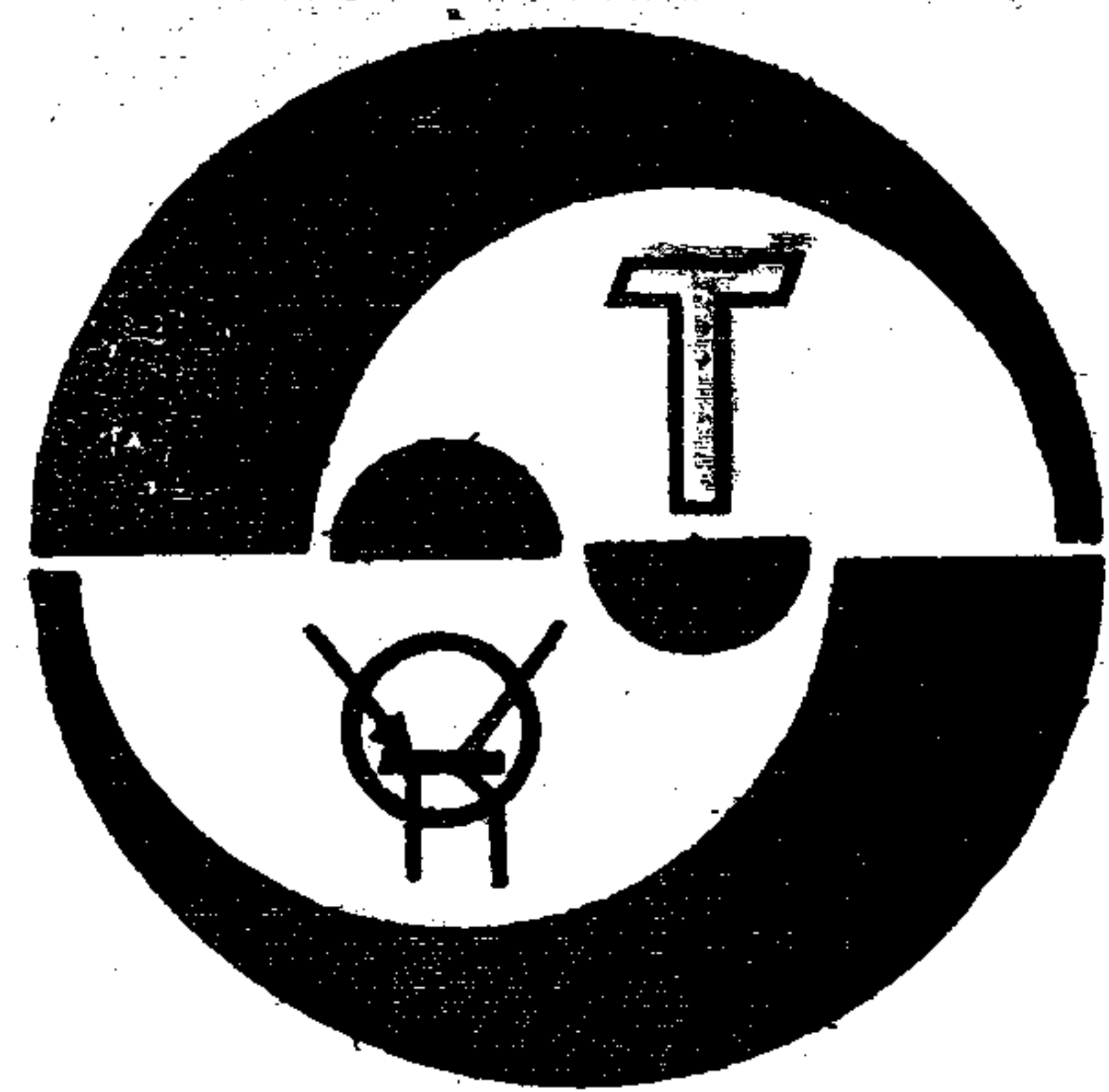
Folosind tastele de orientare a cursorului, se poate ajunge și modifica conținutul oricăruia din registrele procesorului, singurele date valide ce pot fi introduse fiind caractere HEX. În cazul unei greșeli, un mesaj de eroare va fi afișat pe STATUS, fără însă să altereze valoarea registrului respectiv. Ieșirea din comandă se face

prin apăsarea tastei RETURN.

Dacă înainte de execuția comenzii R s-a executat comanda FP, registrele vor fi tipărite și prin OVECT (adică pe imprimantă), atît înainte cît și după eventualele corecții aplicate.

De subliniat faptul că registrele afișate reprezintă de fapt o reflectare a acestora în niște locații de memorie; reactualizarea locațiilor respective nu se face decît în urma execuției unei instrucțiuni RST 7 sau a unei comenzi de revenire forțată în monitor, cu ESCAPE (ctrl []).

(CONTINUARE ÎN NUMĂRUL VIITOR)



TEHNIA MODERNA

MICROCALCULATORUL

L/B 881

NICOARA PAULIAN
LIVIU IONESCU
ION RUSOVICI
GHEORGHE CHITA

1.6. Comanda "S"

Format: S titlu, ssss, eeee <cr>

Comanda S asigură salvarea unei zone de memorie pe caseta magnetică. Casetofonul trebuie să fie conectat și pornit pe poziția ÎNREGISTRARE. Comanda este executată imediat, monitorul afișând mesajul "System busy" pe STATUS. Datele sunt transferate cu o viteză de aprox. 2000 Bd, începutul fiecărei înregistrări conținând un preambul de 256 octeți de OFFH, care se poate recunoaște ușor după tonul constant de 1000Hz.

Parametrii comenzii sunt:

- titlu, care reprezintă numele dat de utilizator înregistrării respective, nume după care va fi recunoscută ulterior la încărcarea în memorie. Lungimea maximă a titlului este de 16 caractere alfanumerice. De semnalat că titlurile cu litere mari și mici sunt echivalente.

- ssss și eeee sunt adresele de început, respectiv de sfârșit ale

zonei de memorie ce va fi salvată.

Preambulul de 1000Hz este transmis indiferent dacă există sau nu o eroare în lista parametrilor. Comanda va calcula și CRC-ul, care va fi depus pe bandă la sfârșitul înregistrării. În timpul înregistrării, pe STATUS va apare un indicator clipitor, care simbolizează faptul că datele sunt în curs de transferare. La sfârșitul înregistrării se va tipări mesajul "Saved", iar controlul va fi dat interpretorului de comenzi al monitorului.

1.7. Comanda "V"

Format: V <cr>

Comanda V permite verificarea corectitudinii unei înregistrări. Verificarea se face asupra datelor înregistrate pe casetă, nefiind necesară existența lor și în memorie (nu se face nici un transfer sau comparație cu memoria). Comanda se execută imediat, se afișează "System busy", iar microcalculatorul așteaptă începutul unei înre-

gistrări (preambulul). Dacă acesta se recepționează corect, monitorul va începe verificarea înregistrării și va activa indicatorul clipitor de pe STATUS, după care va fi afișat un mesaj ce reflectă dacă există sau nu erori pe banda magnetică. Verificarea are loc prin CRC.

1.8. Comanda "X"

Format: X <cr>

Comanda X este concepută ca o extensie la lista de comenzi acceptate de monitor. Executarea ei constă dintr-un salt necondiționat la adresa XVECT, unde începe extensia, adresă setată anterior prin comanda FX. ATENȚIE! Acționarea butonului de REȘET va reseta și vectorul XVECT. În cazul utilizării unei extensii se recomandă reintrarea în monitor prin vectorii RETURN (în caz de succes) sau ERROR. Totodată trebuie conservată stiva și poziționarea sistemului de întreruperi al monitorului.

Adresele pentru vectori:

RETURN = 0003; ERROR = 0006.

2. Observații

Organizarea monitorului a fost făcută astfel încât o serie de subrutine cu caracter general să poată fi utilizate de programele externe. Mai jos sunt scoase în evidență câteva particularități ale unor subrutine esențiale; vom reveni mai pe larg în numărul viitor.

Rutina OUTPUT interpretează următoarele coduri:

- 09h (tab) provoacă deplasarea cursorului până la următoarea poziție de tabulare, memorată în tabelul de la adresa OFF66h (max. 16 octeți). Această tabelă se inițializează cu valori particulare la fiecare intrare într-un program (ex. editor, asamblor), deci utilizatorul este dator să prevadă în programul său o astfel de inițializare. De exemplu, editorul din cadrul sistemului de operare extins 881/Sys inițializează tabulatorii din 8 în 8.

- 0Dh (return) este automat însoțit de un line feed (0Ah).

- 0Ch (form feed) realizează atât ștergerea ecranului, cât și saltul la pagină nouă pe imprimantă (dacă vectorul OVECT este setat în acest sens).

(CONTINUARE ÎN NUMĂRUL VIITOR)

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-2
User Low Level Monitor Routines

; aschex Converts ASCII character to hex digit.
; Input: A = 8 bit data, ASCII char.
; Output: CY = 1 hex error,
; A = 8 bit hex digit.
; Destroys: AF.

0063
0063 D6 30
0065 DB
0066 FE 17
0068 3F
0069 DB
006A FE 0A
006C 3F
006D D0
006E D6 07
0070 FE 0A
0072 C9

aschex:

sui '0'
rc
cpi 17h
cmc
rc
cpi 0Ah
cmc
rnc
sui 7
cpi 0Ah
ret

; hexasc Converts a hex digit to corresponding ASCII char.
; Input: A = 8 bit hex digit.
; Output: A = 8 bit data, ASCII char.
; Destroys: AF.

0073
0073 E6 0F
0075 C6 30
0077 FE 3A
0079 DB
007A C6 07
007C C9

hexasc:

ani 0Fh
adi '0'
cpi '9'+1
rc
adi 7
ret

; bell Sends a 2.6 KHz signal to a loudspeaker.
; Destroys: AF.

007D
007D C5
007E 01 0518
0081 78
0082 CD 0390
0085 C1
0086 C9

bell:

push b
lxi b, val00
mov a, b
call beep
pop b
ret

; serdrv Soft driver for serial port.
; Input: A = 8 bit data to be send.

0087
0087 F5
0088
0088 DB 31
008A E6 01
008C CA 0088
008F F1
0090 D3 30
0092 C9

serdrv:

push psu
serdr5:
in sersta
ani l
jz serdr5
pop psu
out serdat
ret

blink:

dec c
jnz hilo
mvi c, 10
lda row1+118
xri 80h
sta row1+118

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-3
User Low Level Monitor Routines

; hilo Two bytes comparison (HL & DE).
; Output: CY = 1 DE > HL
; CY = 0 DE < HL
; Z = 1 DE = HL.
; Destroys: AF.

00A1
00A1 7C
00A2 BA
00A3 C0
00A4 7D
00A5 BB
00A6 C9

hilo:

mov a, h
cmp d
rnz
mov a, l
cmp e
ret

; getch Gets a char. from Disp and converts it to capitals.
; Input: DE = pointer on Display.
; Output: CY = 1 if end of Display line,
; A = 8 bit char. or ';' if CY = 1.
; Destroys: AF, DE.

00A7
00A7 3E 3F
00A9 BB
00AA 3E 3B
00AC DB
00AD 1A
00AE CD 021B
00B1 FE 20
00B3 C0
00B4 13
00B5 C3 00A7

getch:

mvi a, 63
cmp e
mvi a, term
rc
ldax d
call conv
cpi '
rnz
inx d
jmp getch

; gethx Takes a parameter from Display line.
; Input: DE = pointer on param's first digit.
; Output: CY = 1 hex error,
; HL = 16 bit data, parameter,
; DE = 16 bit addr, pointer on Display after
; separator,
; A = 8 bit data, param's separator.
; Destroys: all.

00B8
00B8 21 0000
00BB 44
00BC CD 00A7
00BF 13
00C0 FE 2C
00C2 C8
00C3 FE 3B
00C5 C8
00C6 CD 0063
00C7 DB
00CA 29
00CB 29
00CC 29
00CD 29
00CE 4F
00CF 09
00D0 C3 00BC

gethx:

lxi h, 0
mov b, h

geth05:

call getch
inx d
cpi '
rz
cpi term
rz
call aschex
rc
dad h
dad h
dad h
dad h
mov c, a
dad b
jmp geth05

; locrl Handles CRT-controller.
; Writes a char. in Main area at cursor CRT position.

; Interprets following control codes:
; * arrows (up, down, right and left).
; * FF - Form Feed, clear screen code.
; * Bell.
; * SI and SO for video reverse and normal video.
; Other ASCII codes lower than 20h are ignored.
; Input: A = 8 bit char.

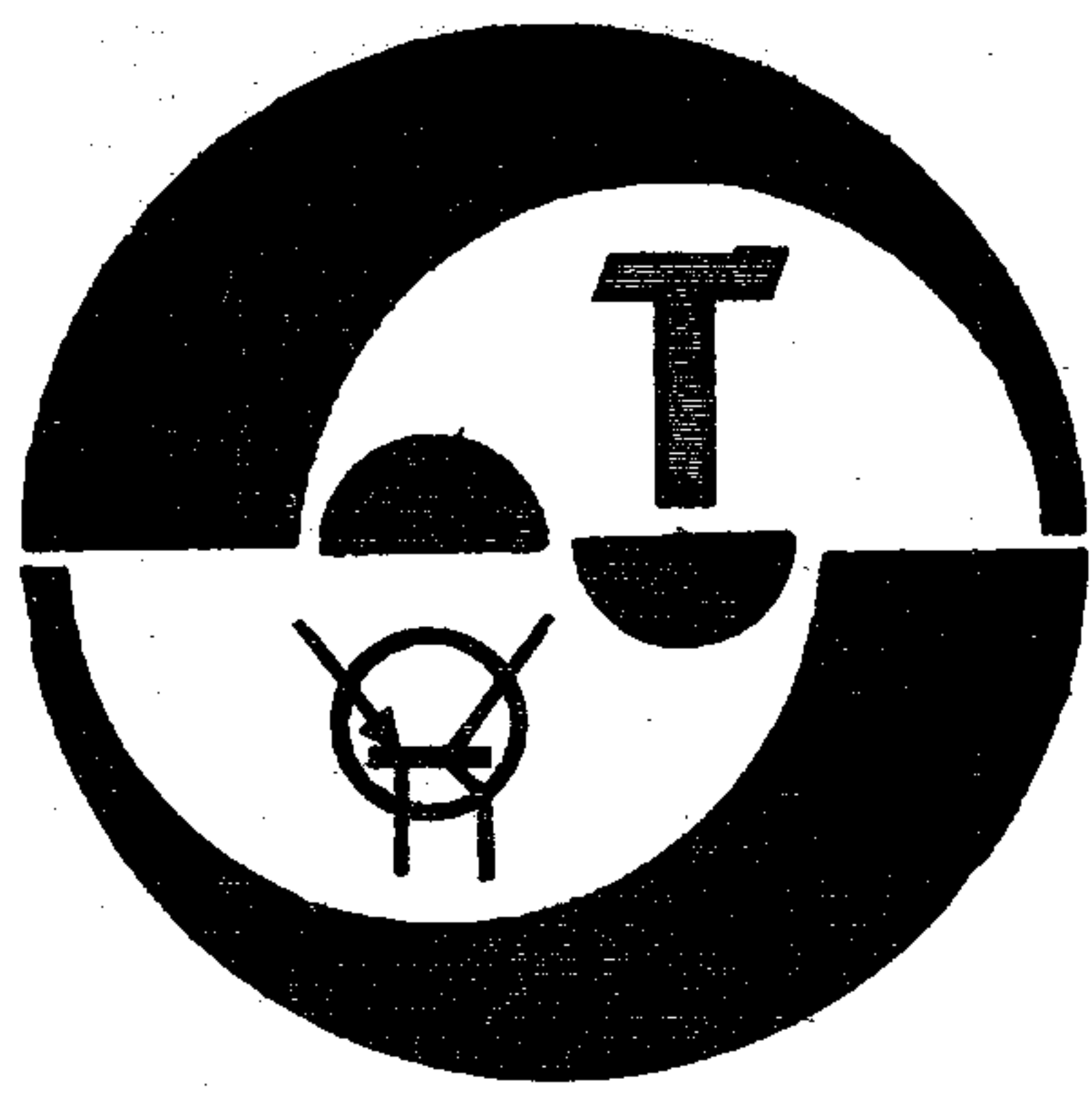
```
0003      F5      locrt: push  psw
0004      C5      push  b
0005      D5      push  d
0006      E5      push  h
0007      47      mov    b,a
0008      2A FF35  lhd    pcurs
0009      FE 20    cpi    print
000A      D2 0118 jnc    rar
000B      FE 1F    cpi    htcnd
000C      CA 011D jz     uar
000D      FE 1E    cpi    vtcnd
000E      CA 0148 jz     bs
000F      FE 0A    cpi    bscnd
0010      CA 0165 jz     lf
0011      FE 0D    cpi    lfcmd
0012      CA 015C jz     crcmd
0013      FE 0C    cpi    ff
0014      CC 01AC cz     clsc
0015      FE 07    cpi    bel
0016      CC 007D cz     bell
0017      FE 0F    cpi    si
0018      CA 010E jz     revont1
0019      FE 0E    cpi    so
001A      C2 0113 jnz    exit
001B      2F      revon: cma
001C      E6 80    ani    80h
001D      32 FF37 sta    revsu
001E      E1      exit: pop    h
001F      D1      pop    d
0020      C1      pop    b
0021      F1      pop    psw
0022      C9      ret
0023      3A FF37 print: lda    revsu
0024      80      add    b
0025      77      mov    m,a
0026      23      htcnd: inx    h
0027      11 FE80 pr10: lxi    d,0FE80h
0028      CD 00A1 call   hilo
0029      DA 0156 jc     pr40
002A      E5      push   h
002B      01 F880 lxi    b,row1+128
002C      11 F8C0 lxi    d,row1+192
002D      21 05C0 lxi    h,1600-128
002E      1A      pr20: ldax   d
002F      02      stax   b
0030      13      inx    d
```

```
0134      03      inx    b
0135      2B      dcx    h
0136      7C      mov    a,h
0137      85      ora    l
0138      C2 0131 jnz    pr20
0139      01 2040 lxi    b,2040h
013A      21 FE40 lxi    h,row1+1600
013B      70      pr30: mov    m,b
013C      23      inx    h
013D      0D      dcr    c
013E      C2 0141 jnz    pr30
013F      E1      pop    h
0140      7C      vtcnd: lxi    d,-64
0141      11 FFD0 dad    d
0142      19      pr35: lxi    d,row1+128
0143      11 F880 call   hilo
0144      CD 00A1 jc     pr40
0145      D2 0156 jnc    xchg
0146      EB      pr40: shld   mcurs
0147      22 FF35 jmp    exit
0148      C3 0113 crcmd: mvi    a,0C0h
0149      3E C0    ana    l
014A      A5      mov    l,a
014B      6F      jmp    pr40
014C      C3 0156 mic:   dw     1001h
014D      1001    lfcmd: lxi    d,64
014E      11 0040 dad    d
014F      19      jmp    pr10
0150      C3 011E bscmd: dcx    h
0151      2B      jmp    pr35
0152      C3 014C disp:  Writes a char. in Display line, at cursor crt. position
0153      2B      ; Interprets following control codes:
0154      C3 014C ; * arrows (left and right).
0155      C3 014C ; Input: A = 8 bit char.
```

```
0170      E5      push   h
0171      F5      push   psw
0172      2A FF33 lhd    dcurs
0173      FE 20    cpi    ' '
0174      D2 0187 jnc    dprint
0175      FE 1F    cpi    rar
0176      CA 0188 jz     htdcnd
0177      FE 08    cpi    bs
0178      CA 0196 jz     bscnd
0179      F1      dexit: pop    psw
017A      E1      pop    h
017B      C9      ret
017C      77      dprint: mov    m,a
017D      23      htdcnd: inx    h
017E      3E 40    mvi    a,64
017F      BD      cmp    l
0180      C2 0190 jnz    dpr10
```

```
018F      2B      dpr10: dex    h
0190      22 FF33 shld   dcurs
0191      C3 0184 jmp    dexit
0192      7D      bscmd: mov    a,l
0193      B7      ora    a
0194      CA 0190 jz     dpr10
0195      C3 018F jmp    dpr10-1
0196      21 F840 ;cldis Clears Display line and resets DCURS pointer.
0197      21 F840 ; Destroys: HL, DE, F.
0198      21 F840 cldis: lxi    h,row1+64
0199      20      cldisl: dcr    l
0200      36 20    mvi    m,' '
0201      C2 01A1 jnz    cldisl
0202      22 FF33 shld   dcurs
0203      EB      xchg
0204      C9      ret
0205      21 F840 ;clsc Clears screen (Main area) and resets MCURS pointer home
0206      21 F840 clsc: push   psw
0207      C5      push   b
0208      D5      push   d
0209      E5      push   h
020A      21 F880 lxi    h,row1+128
020B      01 0600 lxi    b,1664-128
020C      36 20    mvi    m,' '
020D      23      inx    h
020E      0B      dcx    b
020F      79      mov    a,c
0210      80      ora    b
0211      C2 01B6 jnz    cls05
0212      21 F880 lxi    h,row1+128
0213      C3 0156 jmp    pr40
0214      FF      uic:   db     0FFh
0215      21 F880 ;spout Sends a blank to console via output routine.
0216      C3 0156 ; Destroys: AF.
0217      3E 20    spout: mvi    a,' '
0218      C3 01C0 jmp    output
0219      3E 20    ;crouit Sends a CR to console via output routine.
0220      C3 01C0 ; Destroys: AF.
0221      3E CD    crouit: mvi    a,cr
0222      3E CD    ;output Sends a char. from A to locrt and ovec. Doubles CR
0223      3E CD    ; with LF. Interprets TAB code. Pages listing on printer.
0224      3E CD    ; Input: A = 8 bit char. to send.
0225      3E CD    ; Destroys: F (and A if CR).
0226      3E CD    output: call   locrt
0227      3E CD    cpi    lf
0228      3E CD    0D 00D3
0229      FE 0A    01D0
```

```
01D2      C2 0000* jnz    out05
01D3      CD FF4A call   ovec
01D4      C3 0000* jmp    pagrut
01D5      21 F840 ;input Takes byte from keyboard buffer, if kstat bit 5 is set.
01D6      21 F840 ; Handles both cursors.
01D7      21 F840 ; Output: A = 8 bit data from keyboard.
01D8      21 F840 ; Destroys: AF.
01D9      21 F840 input: push   h
01DA      2A FF35 lhd    mcurs
01DB      7E      mov    a,m
01DC      32 FF13 sta    cschar
01DD      2A FF33 lhd    dcurs
01DE      7E      mov    a,m
01DF      32 FF17 sta    dschar
01E0      3A FF08 lda    cursw
01E1      32 FF44 sta    cursw2
01E2      21 FF18 lxi    h,kstat
01E3      7E      in10: mov    a,m
01E4      E6 20    ani    20h
01E5      CA 01F3 jz     in10
01E6      7E      mov    a,m
01E7      E6 DF    ani    0DFh
01E8      77      mov    m,a
01E9      3A FF32 lda    kbuff
01EA      E6 7F    ani    7Fh
01EB      F5      push   psw
01EC      AF      xra    a
01ED      32 FF44 sta    cursw2
01EE      3A FF17 lda    dschar
01EF      2A FF33 lhd    dcurs
01F0      77      mov    m,a
01F1      3A FF13 lda    cschar
01F2      2A FF35 lhd    mcurs
01F3      F1      mov    m,a
01F4      E1      pop    psw
01F5      C9      ret
01F6      21 F840 ;inputc Reads a char. via input routine and converts it to
01F7      21 F840 ; capitals.
01F8      21 F840 ; Destroys: AF.
01F9      21 F840 inputc: call   input
01FA      21 F840 ;conv Converts to capitals the character from A register.
01FB      21 F840 ; Destroys: AF.
01FC      21 F840 conv: cpi    'a'
01FD      08      rc     'z'+1
01FE      FE 7B    cpi    'z'+1
01FF      D0      rnc
0200      D6 20    sui    20h
0201      C9      ret
0202      21 F840 ;cnvns Dispatches byte from A in two ASCII char's.
0203      21 F840 ; Input: A = 8 bit, two hex digits.
0204      21 F840 ; Output: BC = 16 bit ASCII corresponding two bytes.
0205      21 F840 ; Destroys: AF, BC.
```

MICROCALCULATORUL L/B 881

NICOARA PAULIAN
LIVIU IONESCU
ION RUSOVICI
GHEORGHE CHITA

3. SISTEMUL DE ÎNTRERUPERI

Microprocesorul 8080 are implementată posibilitatea lucrului pe intreruperi prin prezența unui pin având această funcțiune (INT), ceea ce îi permite să gestioneze un singur nivel de intreruperi fără logică externă. În general, microcalculatoarele sunt prevăzute să lucreze pe intreruperi sub o formă sau alta; în cazul lui L/B881 intreruperile sunt deosebit de importante intrucit au condus la optimizarea hardware a construcției sale. Datorită faptului că un singur nivel de intrerupere era insuficient, a fost inclus în sistem un controlor programabil (Intel 8259) ce îi asigură o deosebită flexibilitate.

În continuare vom explica modul în care L/B881 folosește sistemul de intreruperi pentru a veni în ajutorul utilizatorului în dezvoltarea programelor sale. De la început trebuie subliniat faptul că L/B881 funcționează în permanență sub un mediu "intrerupt", fapt ce

are unele implicații în dezvoltarea programelor.

3.1. Aspecte hardware

Din punct de vedere hardware, sistemul de intreruperi al microcalculatorului L/B881 se compune dintr-un controlor de intreruperi 8259 și liniile INT/INTA ale grupului procesor 8080/8228. Mecanismul de funcționare este următorul: în momentul în care oricare din liniile IR0-IR7 ale circuitului 8259 devine activă (trece în unu), acesta activează linia INT a procesorului; dacă procesorul are intreruperile nemascate (bistabilul intern INTE este în poziția activă), el termină instrucțiunea în curs și recunoaște intreruperea prin activarea liniei INTA către 8259 care pune pe magistrala de date instrucțiunea CALL (OCDh). Ca urmare, procesorul execută încă două cicluri de citire (activând linia INTA de două ori) la care 8259 depune pe magistrală vectorul intreruperii respective, după cum a fost programat la inițializare. Pentru simplificare, în descrierea

de mai sus au fost omise sistemele de determinare a priorității și a măștii de intreruperi; detalii suplimentare pot fi găsite în foaia de catalog a circuitului 8259 sau într-una din numeroasele lucrări apărute pe această temă.

Cele 8 nivele de intreruperi sunt alocate după cum urmează:

- IR0 liber;
- IR1 claviatură, ceas de timp real, cursoare;
- IR2, IR3 USART;
- IR4, IR5 sistem casetă;
- IR6, IR7 liber;

Nivelele libere sunt scoase la conector și pot fi utilizate în aplicații ce necesită intreruperi; similar, IR2/IR3 care sunt scoase la conector și au prevăzute două Jumpere pe placa de interfață a conectorului KB: în cazul în care nu se lucrează cu USART-ul pe intreruperi, ele pot fi folosite în alte scopuri. IR1 este însă dedicat monitorului: pe el este cuplat un semnal de 50 Hz (20 ms) ce provine din circuitele de sincronizare pe cadre TV. După cum vom arăta în continuare, monitorul folosește aceste intreruperi pentru rezolva-

rea claviaturii, a ceasului de timp real și a cursoarelor. Nivelele IR4 și IR5 sunt dedicate casetei, dar IR5 care este legat la ieșirea OUT2 a divizorului programabil 8253 poate fi folosit și în alte scopuri. IR5/OUT2 formează un instrument puternic de lucru în stabilirea unor intervale de timp exacte în cadrul unor programe, ca urmare a posibilității de intrerupere a procesorului de către divizorul programabil.

3.2. Aspecte software

Monitorul 881/Mon (ca și 881/Sys) inițializează controlorul de intreruperi alocind o tabelă de vectori în RAM începând de la adresa OFF00h. Toate nivelele sunt mascate, mai puțin IR1. Vectorii sunt dispuși la un interval de patru octeți, după cum urmează:

OFF00 = IR0	OFF04 = IR1
OFF08 = IR2	OFF0C = IR3
OFF10 = IR4	OFF14 = IR5
OFF18 = IR6	OFF1C = IR6

Atenție la schimbarea vectorilor de intreruperi: ei nu ocupă decât trei octeți (JMP ADDR), al patrulea este folosit de monitor ca locație de variabilă și nu trebuie distrus!

(CONTINUARE ÎN NUMĂRUL VIITOR)

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-8
User Low Level Monitor Routines

```
0224      4F      cnvnm:  mov     c,a
0224      0F      rrc     c,a
0225      0F      rrc     c,a
0226      0F      rrc     c,a
0227      0F      rrc     c,a
0228      0F      rrc     c,a
0229      CD 0073  call    hexasc
022C      47      mov     b,a
022D      79      mov     a,c
022E      CD 0073  call    hexasc
0231      4F      mov     c,a
0232      C9      ret

;wdout Sends two bytes (ASCII packed) to console via output
; routine.
; Input: DE = 16 bit data.
; Destroys: AF.

0233      7A      wdout:  mov     a,d
0234      CD 0238  call    nmout
0237      7B      mov     a,e

;nmout Sends byte (ASCII packed) to console via output routine
; Input: A = 8 bit data.
; Destroys: AF.

0238      C5      nmout:  push    b
0238      CD 0224  call    cnvnm
0239      78      mov     a,b
023C      CD 01CD  call    output
0240      79      mov     a,c
0241      C1      pop     b
0242      C3 01CD  jmp     output

;corr Corrects MCURS position.
; Input: CY = 1 and BC = cursor's absolute addr. in screen,
; CY = 0 and BC = positive or negative offset for
; current position.
; Output: HL = 16 bit addr, cursor's new position.
; Destroys: AF, HL.

0245      21 0000  corr:   lxi     h,0
0245      DA 024E  jc      corr05
0248      2A FF35  jhld   mcurs
024E      09      dad     b
024F      22 FF35  shld   mcurs
0252      C9      ret

;mvsr Moves memory to right, between given addr's.
; Input: DE = 16 bit addr, begin of source area,
; HL = 16 bit addr, end of source area,
; BC = 16 bit addr, begin of destination area.
; Destroys: AF, BC, DE.

0253      1A      mvsr:   ldax    d
0253      02      stax    b
0254      02      call   hilo
0255      CD 00A1  call   inx
0258      03      inx     b
```

881/Mon (C) 1985 Lixco Software MACRO-80 3.36 17-Mar-80 PAGE 1-9
User Low Level Monitor Routines

```
0259      13      inx     d
025A      C2 0253  jnz     mvsr
025D      C9      ret

;wdsta Converts in ASCII four hex digits and stores them in
; memory at HL addr. (possible a screen addr.)
; Input: DE = 16 bit data, hex digits,
; HL = 16 bit addr, pointer in memory.
; Destroys: AF, BC, HL.

025E      7A      wdsta:  mov     a,d
025E      CD 0263  call    twoset
025F      7B      mov     a,e
0262      7B      twoset:  mov     a,e

;twoset Converts in ASCII two hex digits and stores them in
; memory at HL addr. (possible a screen addr.)
; Input: A = 8 bit data, hex digits,
; HL = 16 bit addr, pointer in memory.
; Destroys: AF, BC, HL.

0263      CD 0224  twoset:  call    cnvnm
0266      70      mov     m,b
0267      23      inx     h
0268      71      mov     m,c
0269      23      inx     h
026A      C9      ret

;crinit Inits cassette device for read operation. Routine first
; hunts a SYNC code and then passes to Working Mode.
; Output: CY = 1 if "Cancel" from kbrd. in Hunt Mode.
; Destroys: AF, BC, HL.

026B      3E B1   crinit:  mvi     a,cwt2
026B      D3 13   out     timsta
026C      06 CF   mvi     b,0CFh
0271      3E F1   mvi     a,0F1h
0273      32 FF3A sta     cstat
0276      21 0000* lxi     h,ird4
0279      22 FF11  shld   ir4+1
027C      21 0000* lxi     h,ird5
027F      CD 02BE  call    cinit
0282      21 FF1B  lxi     h,kstat

0285      3A FF3A  crin05:  lda     cstat
0285      E6 01   ani     i
0288      C8      rz      a,m
0288      7E      mov     a,m
028C      E6 20   ani     20h
028E      CA 0285  jz      crin05
0291      7E      mov     a,m
0292      E6 DF   ani     0DFh
0294      77      mov     a,a
0295      3A FF32  lda     kbuff
0298      FE 18   cpi     can
029A      C2 0285  jnz     crin05

;casend Disables cassette device at end of transfer operation.
; Destroys: AF.

029D      3E C7   casend:  mvi     a,icw4
```



```
029F 03 00      out    intct0
02A1 0B 01      in     intct1
02A3 F6 30      ori     30h
02A5 03 01      out    intct1
02A7 3E BF      mvi     a,cwt20
02A9 03 13      out    timsta
02AB 37          stc
02AC C9         ret

;cwinit Inits cassette device for write operation.
; Destroys: AF, BC, HL.

02AD          cwinit:
02AD 06 DF      mvi     b,0DFh
02AF 3E BF      mvi     a,cwt20
02B1 03 13      out    timsta
02B3 3E 75      mvi     a,val211
02B5 03 12      out    timer2
02B7 3E 13      mvi     a,val21h
02B9 03 12      out    timer2
02BB 21 0000*   lxi     h,ivr5
02BE          cinit:
02BE 22 FF15    shld    ir5+1
02C1 3E C3      mvi     a,0C3h
02C3 32 FF10    sta     ir4
02C5 32 FF14    sta     ir5
02C7 3E C3      mvi     a,icw3
02C9 03 00      out    intct0
02CB 0B 01      in     intct1
02CD A0         ana     b
02CF 03 01      out    intct1

;waitms Prints "System busy" in the middle of Status line.
; Destroys: AF, BC, HL.

02D2          waitms:
02D2 21 0000*   lxi     h,msg3

;nwstri Prints an ASCII string in the middle of Status line.
; Input: HL = 16 bit addr, string's begining (terminator
; is null).
; Destroys: AF, BC, HL.

02D5          nwstri:
02D5 01 F860    lxi     b,row1+96
02D8          nwstri:
02D8 7E         mov     a,m
02D9 B7         ora     a
02DA C8         rz
02DB 02         stax    b
02DC 23         inx     h
02DD 03         inx     b
02DE C3 02D8    jmp     nwstri

;casin Takes a byte from cassette buffer if cstat bit 1 is set
; Shifts bits through CRC.
; Output: A = 8 bit data from tape.
; Destroys: AF.

02E1          casin:
02E1 3A FF3A    lda     cstat
02E3 E6 02      ani     2
02E5 CA 02E1    jz      casin
02E7 AF         xra     a
```

```
032A 02 0334    jnc     crc05
032D EE 10      xri     pgen
032F 67         mov     h,a
0330 7D         mov     a,l
0331 EE 21      xri     pgen1
0333 6F         mov     l,a
0334          crc05:
0334 22 FF38    shld    crc
0337 F1         pop     psw
0338 07         rlc
0339 05         dcr     b
033A C2 031F    jnz     crc03
033B E1         pop     h
033C C1         pop     b
033D C9         ret

;onkey Handles a jump table. Every entry is a key and an addr.
; Terminator is 0FFh. If key not found, returns.
; Input: BC = 16 bit addr. of table,
; H = 8 bit data, key.
; Destroys: AF, BC, HL.

0340          onkey:
0340 0A         ldax    b
0341 03         inx     b
0342 FE FF      cpi     0FFh
0344 C8         rz
0345 BC         cmp     h
0346 CA 034E    jz      onky05
0349 03         inx     b
034A 03         inx     b
034B C3 0340    jmp     onkey
034E          onky05:
034E 0A         ldax    b
034F 6F         mov     l,a
0350 03         inx     b
0351 0A         ldax    b
0352 67         mov     h,a
0353 C1         pop     b
0354 E9         pchl

;cset,extset,brset,pset,oset
; Sets real-time clock, xvect, baud-rate.
; Sets ovect to serial output driver or an user addr.
; Resets ovect if addr. is null.
; Input: HL = 16 bit data.
; Destroys: AF or nothing (AF, BC, HL at cset).

0355          cset:
0355 7D         mov     a,l
0356 F5         push    psw
0357 7C         mov     a,h
0358 21 F878    lxi     h,row1+120
035B CD 0263    call    twoset
035E 36 3A      mvi     m,' '
0360 23         inx     h
0361 F1         pop     psw
0362 CD 0263    call    twoset
0365 36 3A      mvi     m,' '
0367 23         inx     h
0368 36 30      mvi     m,'0'
036A 23         inx     h
036B 36 30      mvi     m,'0'
036D C9         ret
```

```
02EA 32 FF3A    sta     cstat
02ED 3A FF3D    lda     byte
02F0 C3 031B    jmp     crcrut

;cwrend Shifts through CRC two null bytes and writes CRC
; code on magnetic tape.
; Destroys: AF, BC, HL.

02F3          cwrend:
02F3 A4         xra     a
02F4 06 10      mvi     b,16
02F6 21 02FE    lxi     h,cwrd5
02F9 E5         push    h
02FA C5         push    b
02FB CD 031F    call    crc03
0301          cwrd5:
0301 2A FF38    lhd     crc
0301 CD 0304    call    wdcas

;wdcas Sends two bytes to magnetic tape and shifts them
; through CRC.
; Input: HL = 16 bit data.
; Destroys: AF.

0304          wdcas:
0304 7C         mov     a,h
0305 CD 0309    call    casout
0308 7D         mov     a,l

;casout Sends a byte from A to magnetic tape and shifts it
; through CRC.
; Input: A = 8 bit data.
; Destroys: AF.

0309          casout:
0309 F5         push    psw
030A 3A FF3A    lda     cstat
030B E6 02      ani     2
030D C2 030A    jnz     casout+1
030F F6 02      ori     2
0310 32 FF3A    sta     cstat
0311 F1         pop     psw
0312 32 FF3D    sta     byte

;crcrut Cyclic Redundancy Check routine. Shifts byte from A
; through CRC. Result (CRC word) is in RAM location "CRC"
; Input: A = 8 bit data.
; Output: RAM loc. "CRC" = new rest.
; Destroys: AF.

031B          crcrut:
031B C5         push    b
031C E5         push    h
031D 06 08      mvi     b,8
031F          crc03:
031F F5         push    psw
0320 2A FF38    lhd     crc
0323 17         ral
0324 7D         mov     a,l
0325 17         ral
0326 6F         mov     l,a
0327 7C         mov     a,h
0328 17         ral
0329 67         mov     h,a
```

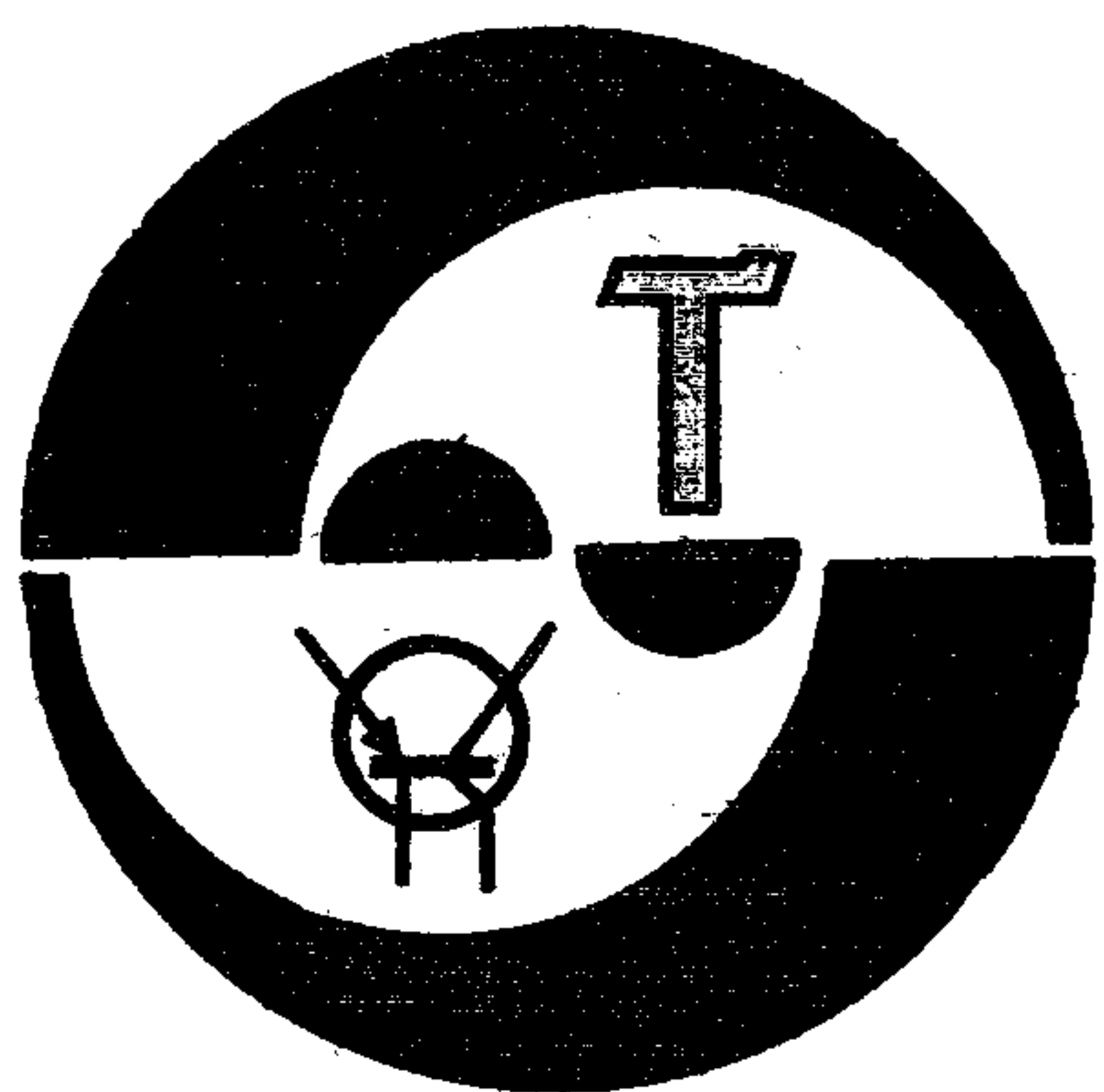
```
036E          extset:
036E 22 FF48    shld    xvect+1
0371 C9         ret
0372          brset:
0372 3E 7F      mvi     a,cwt1
0374 03 13      out    timsta
0376 7D         mov     a,l
0377 03 11      out    timer1
0379 7C         mov     a,h
037A 03 11      out    timer1
037C C9         ret
037D          pset:
037D 21 0087    lxi     h,serdrv
0380          oset:
0380 22 FF48    shld    ovect+1
0383 7C         mov     a,h
0384 B5         ora     l
0385 3E C9      mvi     a,0C9h
0387 CA 038C    jz      oset1
038A 3E C3      mvi     a,0C3h
038C          oset1:
038C 32 FF4A    sta     ovect
038F C9         ret

;beep Sends an acoustic signal to the loudspeaker.
; Do not wait emission to complete.
; Input: BC = 16 bit BCD integer,value that will divide
; the internal 1375 KHz frequency to form
; the output signal,
; A = 8 bit integer, multiple of 20 msec, sound's
; length. If A = 0, infinite sound, (until Reset
; or another call beep).

0390          beep:
0390 F5         push    psw
0391 3E 3F      mvi     a,cwt0
0393 03 13      out    timsta
0395 79         mov     a,c
0396 03 10      out    timer0
0398 78         mov     a,b
0399 03 10      out    timer0
039B F1         pop     psw
039C 32 FF45    sta     cntbip
039F C9         ret

; Monitor equates:

0031          sersta equ 31h
0030          serdat equ 30h
007F          cwt1  equ 7Fh
000D          cr    equ 0Dh
000A          lf    equ 0Ah
0007          bel    equ 7
0008          bs    equ 8
001E          uar    equ 1Eh
000C          ff     equ 'L'-40h
0018          can    equ 'X'-40h
000E          so     equ 0Eh
000F          si     equ 0Fh
0013          timsta equ 13h
0010          timer0 equ 10h
0011          timer1 equ 11h
0012          timer2 equ 12h
```

MICROCALCULATORUL

L/B 881

**NICOARA PAULIAN
LIVIU IONESCU
ION RUSOVICI
GHEORGHE CHITA**

Nivelul 1 de intrerupere funcționează permanent și deservește o rutină care rezolvă problemele de codare a claviaturii, clipirea cursorilor și incrementarea ceasului de timp real. Una din cele mai importante implicații ale acestui fapt este aceea că secvența de oprire a unui program utilizator cu instrucțiunea HLT nu funcționează corect (așa cum sînt date exemple în unele lucrări de programarea microprocesorului 8080):

```
...  
instrucțiuni  
...  
hlt
```

De fapt, instrucțiunea HLT trebuie interpretată mai corect drept "wait for interrupt" (așteaptă intreruperea) decît o oprire totală a procesorului. În manualul Intel se specifică că procesorul 8080 iese din starea de HALT doar la RESET sau la activarea pinului INT (cu condiția ca bistabilul INTE să fie activ). Deci la orice intrerupere recunoscută, procesorul iese din starea de HALT, după executarea intreruperii și trece la execuția instrucțiunii imediat următoare lui HLT, care în exemplul de mai sus nu este specificată, ducînd la rezultate imprevizibile.

Rezolvarea corectă a situației de mai sus se face cu instrucțiunea RST7, care este tratată de către monitor ca un punct de breakpoint. La întîlnirea ei, procesorul execută un CALL la adresa 38H unde se află un vector spre rutina din monitor ce execută salvarea stării curente a procesorului; urmează apoi revenirea în monitor și afișarea mesajului "Monitor control".

De asemeni instrucțiunea DI (disable interrupts) trebuie folosită cu multă grijă. Este important de reținut faptul că la fiecare 20 msec. apare o intrerupere și că un DI pe o perioadă mai lungă duce la pierderea corectitudinii ceasului. Programele utilizator nu trebuie să "omoare" decît pentru perioade scurte sistemul de intreruperi (circa 500 instrucțiuni).

O altă consecință demnă de remarcat este aceea că nu se pot obține întîzieri prin bucle software decît dacă acestea nu sînt critice. Cauza este evidentă: lungimea execuției unei rutine pe nivelul 1 de intrerupere este foarte variabilă, funcție de diverși parametri cum ar fi valoarea momentană a variabilelor ceasului de timp real, faptul că este sau nu o tastă apăsată, momentul aprinderii sau stingerii cursorului (sau cursorilor) etc.

Ca urmare, prin natura asincronă a apariției intreruperilor față de programul rulat nu se poate conta pe valori exacte de timp ale buclelor software. Pentru perioade de timp ce depășesc sute de milisecunde, problema se rezolvă însă foarte elegant chiar cu ajutorul intreruperilor. Să presupunem că dorim să

obținem o întîzire de 160 msec.:

```
delay:  
    mvi b,8 ; 8 * 20 ms = 160 ms  
del10:  
    hlt ;Așteaptă intrerup.  
    dcr b ;A venit  
    jnz del10;Dacă contorul nu e  
    ret ; zero, mai așteaptă
```

Rutina de mai sus este foarte bună pentru timpi relativ lungi. În cazul în care dorim să obținem întîzieri mai scurte, se poate folosi nivelul de intrerupere 5 (așa cum vom arăta mai jos).

Datorită flexibilității sistemului de intreruperi al microcalculatorului L/B881, există posibilitatea execuției unei rutine suplimentare pe nivelul 1. Dacă este necesară execuția unei părți a programului utilizator la fiecare 20 msec., se poate reinițializa în acest scop vectorul nivelului 1. Sînt două cazuri: cînd rutina utilizatorului trebuie executată înainte de rutina monitorului sau după aceasta. În primul caz soluția este deosebit de simplă, una din posibilități fiind:

```
inir1:    Inițializarea nivelului  
          ; 1 de intrerupere  
          lhd iri+1;Se salvează vectorul  
          shld temp ; rul original  
          lxi h,nir;Se pune noua adresă  
          shld iri+1; să  
          ... ;Alte instrucțiuni  
          ... ; ale programului.  
  
nir:      ;Aici este noul punct de  
          push h ; intrare a intrerup-  
          push d ; perilor, nivel 1  
          push b ;Salvarea registre-  
          push psw ; lor  
          ... ;Corpul rutinei de  
          ... ; pe intrerupere  
          pop psw  
          pop b ;Se restaurează re-  
          pop d ; gistrel  
          lhd temp ;Se readuce valoarea  
          xthl ; originală ce se  
          ret ; schimbă cu cea a  
          ;registrii HL din stivă  
  
temp:    ds 2  
iri      equ OFF04h
```

La ieșirea din programul utilizator, trebuie refăcut sistemul de intreruperi astfel:

```
exitir:  
    lhd temp  
    shld iri+1  
    ...
```

În al doilea caz, soluția este pînă la un punct similară, în sensul că se modifică la fel vectorul spre rutina din monitor și se execută apoi următoarea secvență:

```
nir:      xthl ;Se salvează adresa de  
          shld temp; întoarcere  
          lxi h,user;Se pune în loc  
          xthl ; noua adresă  
          push h  
          lhd temp ;Se recuperează  
          xthl ; adresa rutinei
```

```
ret ; normale ce se pune în  
... ; stivă și apoi se revine  
... ;Alte instrucțiuni  
  
user:  
    push h  
    push psw;Se salvează regiștrii  
    ...  
    ... ;Corpul rutinei  
    ...  
    pop psw;Se restaurează  
    lhd temp;Se recuperează  
    xthl ; adresa de întoar-  
    ret ; cere și se revine  
          ; din intrerupere
```

```
temp:    ds 2  
temp1:   ds 2
```

Deși metodele de mai sus nu sînt singurele posibile, ele asigură o flexibilitate manevrăre a nivelului 1 de intrerupere. Trebuie reținut faptul că rutina din monitor comandă circuitul 8259 și în funcție de contextul programului utilizator va folosi una sau alta din metode. În primul caz, utilizatorul va trebui să aibă în vedere comandarea circuitului 8259 în cazul în care rutina respectivă trebuie să poată fi intreruptă la rîndul ei de un alt nivel de prioritate mai ridicată. În al doilea caz orice nouă intrerupere va intrerupe execuția rutinei în curs (chiar provenind din nivelul unu dacă rutina utilizatorului este suficient de lungă), datorită faptului că rutina din monitor "rearmează" atît controlorul de intreruperi 8259 (printr-un SEOI - Specific End Of Interrupt), cit și procesorul (EI).

Nivelul 4 de intrerupere este folosit de monitor în conjuncție cu nivelul 5 pentru a asigura funcția de bază a citirii datelor de pe casetele magnetice. La fiecare front crescător provenit din bandă se generează o intrerupere pe nivelul 4 care execută o rutină de inițializare a timerului 2 cu o valoare standard de polare a intrării de casetă; practic, sistemul este analog cu un monostabil de precizie obținut prin software. În momentul în care timpul prescris s-a scurs, timerul 2 generează o intrerupere pe nivelul 5 care execută o rutină ce asigură citirea corectă a valorii bitului din intrare, făcînd și asamblarea în octeți.

La scrierea datelor, se folosește doar nivelul 5 care execută o rutină ce inițializează timerul 2 în funcție de valoarea bitului ce trebuie transmis. Ieșirea semnalului audio este chiar ieșirea OUT2 a timerului 2.

Nivelul de intrerupere 4 nu poate fi utilizat în alte scopuri; din contră însă, nivelul 5 prezintă facilități deosebite de interesante pentru programatori, din care vom scoate cîteva în evidență în cele ce urmează.

Mai devreme arătam că nu pot fi obținute valori de temporizări foarte scurte și exacte prin utilizarea nivelului 1 de intrerupere. Datorită faptului că nivelul 5 este

generat de ieșirea OUT2 a timerului 2, se poate programa timerul cu orice valoare de timp (rezoluția fiind chiar un tact de procesor, adică 727 nanosecunde) și aștepta intreruperea respectivă. În acest caz însă, este foarte important ca nivelul de intrerupere 5 să fie cel mai prioritar, altfel nivelul 1 va altera valorile de timp așteptate. Iată un exemplu:

```
iniic:    ;Inițializări  
          lxi h,usr5ir;Adresa rutinei  
          shld ir5+1 ; utilizatorului  
          mvi a,prior ;Noua prioritate  
          out intct0  
          in intct1 ;Se modifică mas-  
          ani 1101111b ; ca (nivelul  
          out intct1 ; 5 activ)  
          mvi a,true ;Inițializează și  
          sta test ; semaforul  
          mvi a,allow;Inițializare  
          out timer2 ; timer2  
          mvi valhig  
          out timer2  
  
wait:     ;Aici testează dacă s-a  
          lxi h,test ; scurs timpul  
  
loop:     mov a,m  
          ora a ;Gata?  
          jnz loop ;Nu, mai așteaptă  
          ... ;Alte instrucțiuni  
          ... ; uni  
  
stopir:   in intct1 ;Repoziționarea  
          ori 100000b ; măștii inițiale  
          out intct1  
          mvi a,oldpr ;... și a priori-  
          out intct0 ; tății normale  
          ... ;Alte instrucțiuni  
          ... ; uni  
  
usr5ir:   ;Rutina ce se execută pe  
          push psw ; intrerupere  
          xra a ;Sterge semaforul  
          sta test  
          mvi a,seoi5 ;Se reinițializează  
          out intct0 ; zează 8259  
          pop psw  
          ret ; și se revine  
  
test:     ds 1  
          equ 0  
intct0    equ 0  
intct1    equ 1  
timer2    equ 12h  
seoi5     equ 65h  
prior     equ 0C4h  
oldpr     equ 0C7h  
ir5       equ OFF14h  
true      equ OFFh  
allow     ;Valori definite de  
valhig    ; utilizator funcție de  
          ; durata temporizării
```

În exemplul de mai sus nu a fost inițializat modul de lucru al timerului 2, care se poate face fie în modul BCD zecimal, fie în modul hexazecimal (în primul mod factorul de divizare maxim este 9999, în timp ce în al doilea este 65535).

Nivelul 5 de intrerupere poate fi folosit și în scopul declanșării execuției unor rutine particulare programului utilizator ce necesită un timing foarte precis (cum ar fi simularea unor USART-uri prin software).

Deși dificil de implementat (și mai ales greu de depănat datorită naturii asincrone față de programul principal), rutinele pe intreruperi oferă satisfacții deosebite programatorului, odată puse la punct.

(CONTINUARE ÎN NUMARUL VIITOR)

TEHNIIUM 9/1986


```
0010 pgen equ 10h
0021 pgen1 equ 21h
0000 intct0 equ 0
0001 intct1 equ 1
F800 row1 equ 0F800h
00C3 icw3 equ 0C3h
00C7 icw4 equ 0C7h
FF00 ram equ 0FF00h
FF00 stack equ ram
0038 term equ 1
003F cwt0 equ 3Fh
0518 val00 equ 518h
00B1 cwt2 equ 0B1h
00BF cwt20 equ 0BFh
0075 val211 equ 75h
0013 val21h equ 13h

; Monitor variables:
; ***** "taboo" sequence for compatibility *****

; org ram

FF00 ir0 equ 0FF00h
; ds 3 ;
FF03 kstap equ 0FF03h
; ds 1 ;
FF04 ir1 equ 0FF04h
; ds 3 ;
FF07 cont equ 0FF07h
; ds 1 ;
FF08 ir2 equ 0FF08h
; ds 3 ;
FF0B cursw equ 0FF0Bh
; ds 1 ;
FF0C ir3 equ 0FF0Ch
; ds 3 ;
FF0F count1 equ 0FF0Fh
; ds 1 ;
FF10 ir4 equ 0FF10h
; ds 3 ;
FF13 cschar equ 0FF13h
; ds 1 ;
FF14 ir5 equ 0FF14h
; ds 3 ;
FF17 dschar equ 0FF17h
; ds 1 ;
FF18 ir6 equ 0FF18h
; ds 3 ;
FF1B kstat equ 0FF1Bh
; ds 1 ;
FF1C ir7 equ 0FF1Ch
; ds 3 ;
FF1F chabuf equ 0FF1Fh
; ds 1 ;

FF20 rvect equ 0FF20h
; ds 3 ;
FF23 dvect equ 0FF23h
; ds 3 ;

FF26 spsave equ 0FF26h
; ds 2 ;
FF28 pcsave equ 0FF28h
; ds 2 ;
```

```
FF2A lsave equ 0FF2Ah
; ds 2 ;
FF2C esave equ 0FF2Ch
; ds 2 ;
FF2E csave equ 0FF2Eh
; ds 2 ;
FF30 fsave equ 0FF30h
; ds 2 ;

FF32 kbuff equ 0FF32h
; ds 1 ;
FF33 dcurs equ 0FF33h
; ds 2 ;
FF35 mcurs equ 0FF35h
; ds 2 ;
FF37 revsw equ 0FF37h
; ds 1 ;
FF38 crc equ 0FF38h
; ds 2 ;
FF3A cstat equ 0FF3Ah
; ds 1 ;
FF3B cntr equ 0FF3Bh
; ds 1 ;
FF3C sreg equ 0FF3Ch
; ds 1 ;
FF3D byte equ 0FF3Dh
; ds 1 ;

FF3E badr1 equ 0FF3Eh
; ds 2 ;
FF40 badr2 equ 0FF40h
; ds 2 ;
FF42 biadr1 equ 0FF42h
; ds 1 ;
FF43 biadr2 equ 0FF43h
; ds 1 ;

FF44 cursw2 equ 0FF44h
; ds 1 ;
FF45 cntbip equ 0FF45h
; ds 1 ;
FF46 rflag equ 0FF46h
; ds 1 ;
FF47 xvect equ 0FF47h
; ds 3 ;
FF4A ovect equ 0FF4Ah
; ds 3 ;
FF4D cbuff equ 0FF4Dh
; ds 16 ;
FF5D tempwd equ 0FF5Dh
; ds 2 ;
FF5F tempbd equ 0FF5Fh
; ds 1 ;
; *****
FF60 csync equ 0FF60h
; ds 1 ;

FF61 rowpag equ 0FF61h
; ds 2 ;
FF63 flag equ 0FF63h
; ds 1 ;
FF64 lfctr equ 0FF64h
; ds 1 ;
```

No. of rows in page & free rows at eop
Paging on screen too (if 0)
Lines counter in page

```
FF65 tabind equ 0FF65h
; ds 1 ; Char's counter in line
FF66 tabtab equ 0FF66h
; ds 17 ; Tab's table
FF77 flagnp equ 0FF77h
; ds 1 ; No page number (if 0)
FF78 pageno equ 0FF78h
; ds 3+1 ; 3 bytes for page number & 00h

FF7C begtxt equ 0FF7Ch
; ds 2 ; Header's begin
FF7E codbeg equ 0FF7Eh
; ds 14 ; Assembler variables
FF80 codmax equ codbeg+2
FF82 symbeg equ codmax+2
FF84 symbm1 equ symbeg+2
FF86 global equ symbm1+2

FF8C begin equ 0FF8Ch
; ds 2 ; Text begin, after first marker
FF8E max equ 0FF8Eh
; ds 2 ; Text superior limit
FF90 count equ 0FF90h
; ds 2 ; Text final location (second marker)

FF92 bflag equ 0FF92h
; ds 2 ;
FF94 rsvect equ 0FF94h
; ds 3 ;

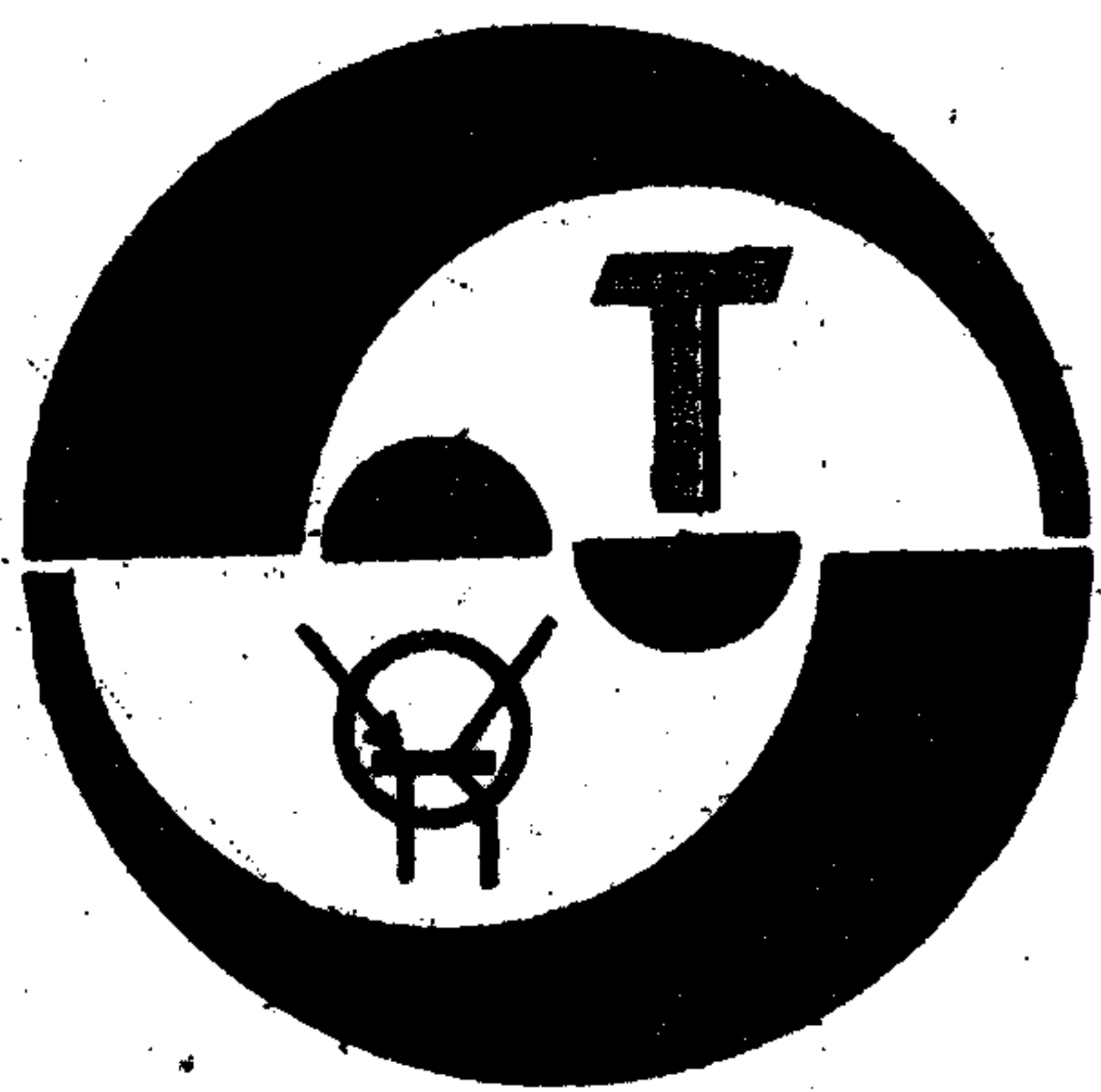
; ***** end of "taboo" sequence *****
FF97 free equ 0FF97h
end
```

Macros:

Symbols:

ASCHEX 0063	BADR1 FF3E	BADR2 FF40	BEEP 0390
BEGIN FF8C	BEGYT FF7C	BEL 0007	BELL 007D
BFLAG FF92	BIADR1 FF42	BIADR2 FF43	BLINK 0093
BRSET 0372	BS 0008	BSCMD 016C	BSOCHD 0196
BYTE FF3D	CAN 0018	CASEND 029D	CASIN 02E1
CASOUT 0309	CBUFF FF4D	CHABUF FF1F	CINIT 02BE
CLDIS 019E	CLDIS1 01A1	CLS05 01B6	CLSC 01AC
CLSTA 0045	CNT8IP FF45	CNTR FF38	CNNM 0224
CODBEG FF7E	CODMAX FF80	CONT FF07	CONV 021B
CORR 0245	CORR05 024E	COUNT FF90	COUNT1 FF0F
CR 000D	CRC FF38	CRC03 031F	CRC05 033A
CRCMD 015C	CRCRUT 031B	CRIN05 0285	CRINIT 026B
CROUT 01CB	CSAVE FF2E	CSCHAR FF13	CSET 0355
CSTAT FF3A	CSYNC FF60	CURSW FF0B	CURSW2 FF44
CWINIT 02AD	CWRD5 02FE	CWREND 02F3	CWTO 003F
CWT1 007F	CWT2 00B1	CWT20 00BF	DCURS FF33
DEXIT 0184	DISP 0170	DPR10 0190	DPRINT 0187
DSCHAR FF17	DVECT FF23	ERMSG 0040*	ERORMS 003C
ERROR 0006	ESAVE FF2C	EXIT 0113	EXTSET 036E
FF 000C	FLAG FF63	FLAGNP FF77	FREE FF97
FSAVE FF30	GETCH 0047	GETH05 00BC	GETHX 00B8
GETNM 0009	GLOBAL FF86	GNM05 000B	GNM10 001F
GNM15 0027	HEXASC 0073	HEXERR 003B	HILO 00A1
HTCMD 011D	HTDCMD 0188	ICW3 00C3	ICW4 00C7
INIO 01F3	INITS 0001*	INPUT 01DB	INPUTC 0218
INTCT0 0000	INTCT1 0001	IRO FF00	IR1 FF04
IR2 FF08	IR3 FF0C	IR4 FF10	IR5 FF14
IR6 FF18	IR7 FF1C	IRD4 0277*	IRD5 027D*
IWR5 02BC*	KBUFF FF32	KSTAP FF03	KSTAT FF1B
LF 000A	LFCMD 0165	LFCNTR FF64	LOCRT 00D3
LSAVE FF2A	MAIN13 0007*	MAX FF8E	MCURS FF35
NIC 0163	MSG3 02D3*	NVSR 0253	NMOUT 0238
NULL 0046*	NWSTR1 02D8	NWSTR1 02D5	ONKEY 0340
ONKY05 034E	OSET 0380	OSET1 038C	OUT05 01D3*
OUTPUT 01CD	OVECT FF4A	PAGEN1 FF78	PAGRUT 01D9*
PCSAVE FF28	PGEN 0010	PGEN1 0021	PR10 011E
PR20 0131	PR30 0141	PR35 014C	PR40 0156
PRINT 0118	PSET 037D	RAM FF00	RETURN 003
REVON 010D	REVSU FF37	RFLAG FF46	ROW1 0000
ROWPAG FF61	RSTART 0038	RSVECT FF94	RVECT FF20
SB2 0031	SERDAT 0030	SERDR5 0088	SERDRV 0087
SERSTA 0031	SI 000F	SO 000E	SPOUT 01C6
SERSTAVE FF26	SREG FF3C	STACK FF00	START 0000
STR05 004C	STR10 0057	STR15 005A	STRIST 0048
SUCCESS 0004*	SYMBEG FF82	SYMBMX FF84	TABIND FF65
TABTAB FF66	TEMPBD FF5F	TEMPWD FF5D	TERM 0038
TIMER0 0010	TIMER1 0011	TIMER2 0012	TIMSTA 0013
TWOSET 0263	UAR 001E	UIC 01C5	VAL00 0518
VAL21H 0013	VAL21L 0075	VTCHD 0143	WAITMS 02D2
WDCAS 0304	WDOUT 0233	WDSTA 025E	XVECT FF47

No Fatal error(s)



TEHNICĂ MODERNĂ

MICROCALCULATORUL

L/B 881

NICOARA PAULIAN
LIVIU IONESCU
ION RUSOVICI
GHEORGHE CHITA

Monitorul folosește exclusiv o zonă din memoria RAM, situată în ultima pagină (C000-FFFF). În această zonă, utilizatorul are la dispoziție spațiul dintre adresele C000-F7FF. Restul este folosit de sistem și monitor astfel:

- F800-FE7F memoria ecranului;
- FE80-FFFF 128 octeți pentru stivă;

- FF00-FFFF tabela de salturi pentru întreruperi, buffere și variabile ale monitorului.

Tot în această zonă se găsesc și locațiile ceasului de timp real. Ele pot fi citite sau modificate prin software și se găsesc la următoarele adrese (în format ASCII):

- F878 zeci ore;
- F879 unități ore;
- F87B zeci minute;
- F87C unități minute;
- F87E zeci secunde;
- F87F unități secunde.

Pentru activarea cursoroanelor în zonele denumite STATUS și MAIN (primele 2 două rinduri și respectiv celelalte 24 ale ecranului), se încarcă locația CURSU (adr. FFOB) după cum urmează:

- 00 = ambele cursoare stinse;
- 01 = STATUS aprins, MAIN stins;
- 02 = STATUS stins, MAIN aprins;
- 03 = ambele cursoare aprinse.

De remarcat ca orice lansare de program cu comanda G va activa cursorul pe MAIN.

Claviatura are câteva coduri cu semnificație aparte:

- Caps: pentru setarea și resetarea pe litere mari se folosește codul CTRL \.
- Autorepeat: pentru setarea și resetarea repetării automate a unui caracter se folosește codul CTRL J.
- Home: pentru ștergerea ecranului și poziționarea cursorului în stin-ga sus se folosește codul CTRL L.
- Videorevers: pentru afișarea pe CRT în video inversat se utilizează codul CTRL N, iar pentru revenire la normal, codul CTRL O.

În monitor, deși USART-ul nu este utilizat direct, el este inițializat cu 2 biți de stop, unul de start, 8 biți de date transmiși fără paritate și tactul de Bd.rate * 16. Dacă într-un program de utilizator este necesară o altă inițializare pentru USART, atunci acesta trebuie resetat software cu secvența:

```
mvi    a,40h
out    sersta
sersta equ 31h ; SERSTA este
; adresa registrului de stare
după care se poate face noua inițializare.
```

Interfața paralela PPI 1 este utilizată pentru intrarea de claviatură. Totuși, portul C este practic liber pentru utilizator și este programat de către monitor la inițializare ca PC0-PC3 input și PC4-PC7 output. În afară de PC0 care este folosit ca intrare pentru interfața de casetă, toate celelalte sunt libere. În cazul în care utilizatorul va folosi oricare din aceste porturi, este esențial ca

inițializarea lui PPI 1 să rămână neschimbată (pentru buna funcționare a claviaturii).

Assignarea timerelor (din cadrul LSI 8253) este următoarea:

- TIMER0 - Bell
- TIMER1 - USART Bd.rate
- TIMER2 - Timing caseta

Toate timerelor pot fi folosite de către utilizator fără nici un fel de restricție specială.

Utilizarea interrupt controller-ului este ceva mai delicată (vezi în numărul trecut). În principiu se poate reconfigura în orice poziție de prioritate având însă în vedere ca nivelul 1 să nu fie mascat, deoarece pe el funcționează claviatura, cursorul, ceasul și bell-ul.

Pe pagina alăturată este dat sumarul comenzilor și subrutinelor monitorului.

BIBLIOTECA DE PROGRAME A MICROCALCULATORULUI L/B881

Un calculator "trăiește" prin baza software pe care o posedă: dacă aceasta este redusă sau inexistentă, practic acel calculator este complet inutil. Până aici am prezentat modul de realizare hardware a calculatorului și monitorul minimal (sau "firmware"-ul cum i se mai spune). Am insistat asupra acestuia din urmă datorită importanței pe care o are în dezvoltarea de programe de aplicație.

În cele ce urmează vom face o scurtă trecere în revistă a principalelor programe care au fost scrise sau adaptate pe L/B881.

Sistemul de operare 881/Sys

881/Sys este un superset al monitorului 881/Mon, care include în componența sa, pe lângă un monitor extins, compatibil cu 881/Mon, un editor de texte și un asamblor pentru mnemonicele lui 8080. El este o necesitate pentru cei ce dezvoltă programe în limbajul de asamblare. Editorul de texte, orientat pe ecran, permite inserarea/ștergerea de caractere singulare, rinduri întregi sau zone de text. Conține și macrofacilități de genul "find string" și "find and substitute" (căutări de șiruri și înlocuiri), mutări și copieri de zone de text. Permite o editare comodă a textelor tip document sau a programelor sursă.

Asamblorul, parte integrantă a lui 881/Sys, permite utilizarea de etichete mnemonice, expresii complexe, operații ASCII, hex sau zecimali. Poate fi folosit cu tabele de simbolii externi pentru asamblarea unor programe sursă foarte lungi (compuse din mai multe bucăți).

881/Sys există numai în versiune de ROM, în locul monitorului 881/Mon și ocupă 8 Kocteți.

DDT

DDT (Dynamic Debugging Tool) = Instrument pentru depanare dinamică este un program destinat testării și depanării altor programe. DDT permite trasarea execuției unui

program, dezasamblarea lui, afișarea pe display a unei zone de memorie sub formă de caractere tipărite și modificarea ei într-un mod analog cu cel al comenzii "m" a monitorului. (De altfel, DDT funcționează ca o extensie a acestuia).

DDT este destinat în special depanării programelor utilizator pentru care există text sursă în memorie editat cu ajutorul editorului rezident. El folosește parametrii acestor programe (adresele de început și de sfârșit ale codului obiect generat la asamblare și adresa tabelului de simboluri), preluând din textul sursă, pentru trasarea sau dezasamblarea programelor. La trasare și dezasamblare adresele care există în tabela de simboluri sunt înlocuite cu simbolul corespunzător, ușurând astfel înțelegerea listărilor generate.

DDT poate fi folosit și pentru trasarea sau dezasamblarea unor programe pentru care nu există text sursă în memorie. Listele rezultate de la trasare sau dezasamblare pot fi scoase și pe un dispozitiv periferic auxiliar (de exemplu, o imprimantă).

Programul există atât în versiune de ROM cit și de casetă.

881/BASIC

Limbajul BASIC se bucură de o largă răspândire printre utilizatorii de microcalculatoare ca urmare a simplității sale, a modului interactiv de lucru și a puterilor sale facilități aritmetice. 881/BASIC este un interpretor scris special pentru acest microcalculator, folosindu-i din plin resursele.

Pe lângă funcțiile standard ale Basic-ului (ce includ și puternice facilități aritmetice, trigonometrice și logice), 881/BASIC conține și numeroase funcții grafice (PSET, PRESET, LINE, CIRCLE, DRAW) și sonore (PLAY); de semnalat posibilitatea de lucru multitasking (PLAY în background și/sau cu instrucțiunea ON TIMER).

Deosebit este și editorul "full-screen" care ajută enorm la introducerea în memorie și depanarea programelor; editorul este compatibil cu comenzile editorului din 881/Sys.

881/BASIC este compatibil cu Microsoft BASIC, asigurând astfel portabilitatea programelor BASIC scrise pe Commodore 64, Apple II, TRS-80, și familia M18/118-Felix CUB (MBASIC sau GW-BASIC sub CP/M). Programul are aprox. 15 Kocteți și există doar în versiune de casetă.

CIP

CIP (Cassette Interchange Program) este un program utilitar de casetă. Asigură copierea oricărui tip de fișier în scopul creerii de back-up-uri. Permite protejarea și/sau atribuirea statutului de autolansare a fișierelor scrise pe casete magnetice. Utilizarea sa este extrem de simplă și comodă.

CommPack

CommPack este un program destinat radioamatorilor pasionați de comu-

micațiile de date prin eter. Programul poate transmite și recepționa în următoarele moduri de lucru:

- * Morse: recepție automată între 40 și 350 semne/minut;

- emisie între 40 și 350 semne/minut în trepte de câte 10 s/m;

- * Baudot: emisie/recepție pe vitezele de 45,45; 50; 75; 100; 110 bauds;

- * ASCII: emisie/recepție pe vitezele de 45,45; 50; 75; 100; 110 bauds folosind paritate pară, impară, sau fără paritate (7 biți sau 8 biți ASCII).

Facilitățile pe care le include sunt foarte numeroase: buffer FIFO pentru claviatură, buffer pentru recepție, 10 memorii de lungime variabilă, posibilitatea de inversare a semnalului intrare/ieșire, split-screen, sistem sofisticat de lucru cu memoriile (folosind o stivă internă), utilizarea de variabile în memorii prin care se pot defini numele, RST-ul sau indicativul stațiilor corespondente, posibilitatea asignării unui header de început de transmisiune și multe altele.

CommPack are aproximativ 15 Kocteți și se lansează de la adresa 8000 hex de pe casetă.

Morse Tutor

Este un program destinat celor ce doresc să învețe sau să se antreneze în recepția codului Morse; practic, este un "profesor de telegrafie" ce transmite foarte corect, la viteză cerută, mesajele existente în memoria calculatorului. Viteza poate fi cuprinsă între 10 și 400 semne pe minut (standard Paris). Mesajele se generează cu ajutorul editorului din 881/Sys, programul funcționând ca o extensie a acestuia.

Jocuri

Ca pentru orice calculator, și pentru L/B881 au fost scrise sau adaptate numeroase jocuri de diverse tipuri (inteligentă artificială sau gen "arcade"). De semnalat dintre acestea programul lui Viorel Darie de Jucat șah ATOM 64 și cel al lui Dan Teodosiu OTHELLO (ce simulează jocul "Reversi"); din a doua categorie fac parte Penetrator, Frog, Rally, Invaders ș.a.

L/B881 a apărut și s-a dezvoltat inițial ca urmare a entuziasmului citorva pasionați ai informaticii; ulterior li s-au adăugat din ce în ce mai mulți care au avut fiecare în parte o contribuție mai mică sau mai mare la îmbogățirea bibliotecii software, ceea ce a dus la lărgirea domeniului de aplicabilitate a microcalculatorului.

Au fost trecute aici în revistă doar o parte din programele de a căror existență am aflat; pe lângă autorii acestor rinduri, se cuvin menționate și numele lui Sandru Nichita și Ovidiu Băloiu care au contribuit la îmbogățirea bibliotecii software a lui L/B881; probabil însă că sunt mulți alții printre cei ce și-au construit acest microcalculator ce au realizări remarcabile în domeniul programării, și pe care îi invităm să le publice în paginile revistei.

*** Citire din linia DISPLAY.

00A7 getch citește în A de la adresa din DE, ignoră spații, convertește la litere mari. CY=1 la sfârșitul liniei, altfel DE=adresa următorului caracter.
Distruge AF, DE.

00B8 gethx citește în HL un parametru hex de la adresa din DE și iese cu separatorul în A și adresa de după acesta în DE. CY=1 hex error.
Distruge totul.

0009 getnm citește în stivă 1-8 parametri hex funcție de B, de la adresa din DE, luând ca nuli parametri lipsă. CY=1 hex error sau prea mulți parametri.
Distruge totul.

*** Scriere în ASCII în memorie (eventual pe ecran).

0263 twoset scrie A în ASCII (2 caractere) la adresa din HL.
Distruge AF, BC, HL.

025E wdsta scrie DE în ASCII (4 caractere) la adresa din HL.
Distruge AF, BC, HL.

*** Subrutine de uz general.

00A1 hilo compară DE și HL. CY=1 DE > HL
CY=0 DE <= HL
Z=1 DE = HL
Distruge AF.

0031 sb2 efectuează HL=HL-DE.
Distruge AF, HL.

0253 mvsv transferă zona de la (DE, HL) la zona BC.
Distruge AF, BC, DE.

0340 onkey face saltul la o tabelă de adrese din BC prin cheia din H. Dacă nu există cheia, revine.
Distruge AF, BC, HL.

0087 serdrv scrie caracterul din A la portul serie.

*** Control al traductorului acustic.

007D bell trimite un semnal de 2,6 KHz.
Distruge AF.

0390 beep trimite un semnal cu lungimea multiplu de 20 ms dată în A și f=1375 KHz/(valoarea din BC) în BCD. Nu așteaptă să se termine operația.

*** Conversii.

021B conv convertește caracterul din A în litere mari.
Distruge AF.

0224 cnvnm transformă A în ASCII (2 caractere) în BC.
Distruge AF, BC.

0063 aschex convertește A într-o cifră hex. CY=1 hex error.
Distruge AF.

0073 hexasc convertește cifra hex din A în caracter ASCII.
Distruge AF.

*** Controlul vectorilor de sistem.

0355 cset setează ceasul la valoarea BCD din HL.
Distruge AF, BC, HL.

036E extset setează XVECT la adresa din HL.

0372 brset setează factorul de divizare pentru Baud-rate la valoarea BCD din HL.
Distruge A.

0380 oset setează vectorul OVECT la HL, sau îl resetează.
Distruge AF.

037D pset setează vectorul OVECT la driver-ul serie.
Distruge AF.

*** Control caseta audio.

026B crinit inițializează citirea și așteaptă SYNC.
La CTRL-X de la claviatură, iese cu CY=1.
Distruge AF, BC, HL.

02AD cwinit inițializează scrierea.
Distruge AF, BC, HL.

029D casend dezactivează caseta.
Distruge AF.

02E1 casin citește în A și shiftează prin CRC.
Distruge AF.

0309 casout scrie A și shiftează prin CRC.
Distruge AF.

0304 wdcas scrie H și L shiftind cei doi octeți prin CRC.
Distruge AF.

02F3 cwend scrie CRC-ul pe bandă.
Distruge AF, BC, HL.

031B crcrut shiftează A prin CRC.
Distruge AF.

SUMAR AL COMENZILOR MONITORULUI GRUPATE PE FUNCȚII

*** Comenzi de transfer cu caseta audio.

L titlu(,adr) caută și încarcă fișierul cu titlul specificat la adresa indicată sau la adresa de unde a fost salvat.

S titlu, adr1, adr2 salvează zona de memorie într-un fișier cu titlul specificat.

V verifică dacă primul fișier întâlnit este corect.

*** Comenzi de lucru cu memoria și registrele.

M adr afișează pe CRT o pagină de memorie și așteaptă corecții în aceasta.

M adr1, adr2 videază o zonă de memorie atît pe CRT cit și pe perifericul conectat prin OVECT.

M, adr1, adr2, adr3 transferă zona de memorie dintre primele adrese la zona care începe cu adr3.

R afișează registrele și așteaptă corecții.

*** Comanda de lansare în execuție.

G adr1(, adr2(, adr3)) transferă controlul programului de la adr1 sau continuă programul întrerupt anterior dacă adr1 nu apare sau este 0. Celelalte adrese sînt eventuale adrese de Breakpoint.

*** Comenzi de control.

FC hmmm setează ceasul la valoarea dată.

FB nnnn setează coeficientul de divizare pentru Baud-rate-ul USART-ului.

FX adr setează vectorul de extensie monitor.

FO adr setează/resetează vectorul suplimentar de ieșire OVECT.

FP setează vectorul OVECT la driver-ul serie USART.

*** Caractere speciale de control.

ESC (CTRL [, 1Bh) generează o întrerupere în program.

FS (CTRL \, 1Ch) bistabil soft pentru CAPS.

GS (CTRL], 1Dh) bistabil soft pentru autorepeat.

SUMAR AL SUBRUTINELOR GRUPATE PE FAMILII (Pentru detalii se va consulta textul sursă)

*** Citire de la claviatură.

01DB input citește în A un caracter.
Distruge AF.

0218 inputc citește în A și convertește la litere mari.
Distruge AF.

*** Scriere în zona MAIN a ecranului.

01CD output scrie A pe ecran și la OVECT, la CR face și LF.
Distruge F (și A la CR).

01C6 spout scrie un spațiu pe ecran și la OVECT.
Distruge AF.

01CB crout scrie CR, LF pe ecran și la OVECT.
Distruge AF.

00D3 locrt scrie A numai pe ecran.

FF4A ovect scrie A numai la OVECT.

01AC clsc șterge zona MAIN și pune cursorul în stînga sus.

0245 corr mută cursorul la adresa din BC pentru CY=1 sau adună la poziția sa valoarea din BC la CY=0.
Distruge AF, HL.

0238 nmout scrie A în ASCII (2 caractere) pe ecran și OVECT.
Distruge AF.

0233 wdout scrie DE în ASCII (4 caractere) pe ecran și OVECT.
Distruge AF.

*** Scriere în linia DISPLAY a ecranului.

0170 disp scrie A în linia DISPLAY.

019E cldis șterge linia DISPLAY.
Distruge F, DE, HL.

*** Scriere în linia STATUS a ecranului.

0048 strist scrie textul de la HL și șterge restul liniei.
Distruge AF, HL.

02D5 nwstri scrie textul de la HL în, a doua parte a liniei.
Distruge AF, BC, HL.

0045 clsta șterge linia STATUS.
Distruge AF, HL.

003C erorms afișează "Error" pe STATUS și face Bell.
Distruge AF, HL.

02D2 waitms afișează "System busy" pe STATUS, la mijloc.
Distruge AF, BC, HL.

DRIVER GRAFIC

CĂTĂLIN BRATU, YO4GF

Autorul programului prezentat în coloanele revistei noastre, CĂTĂLIN BRATU, este elev în clasa a X-a la Liceul „Mircea cel Bătrîn” din Constanța. Rezultatele foarte bune la învățătură, performanțele obținute pe linia creației tehnico-științifice cu realizări din domeniul informaticii — două titluri naționale la campionatul republican organizat de Federația Română de Radioamatorism — îl recomandă pe tânărul autor și vă invită, stimați cititori, la cunoașterea unei interesante realizări.

Programul următor realizează copierea ecranului pe orice imprimantă compatibilă EPSON (ex. ROBOTRON K6313, K6314 ș.a.).

Codul obiect poate fi rulat pe un microcalculator L/B881, și este autorelocabil la orice adresă, după cum vom vedea în continuare. Programul a fost scris în limbajul C compilat cu compilatorul Aztec C folosind un L/B881 prevăzut cu itate de disc flexibil rulind sub stemul de operare CP/M.

Codul listat mai jos se va introduce în memorie de la adresa 4000, după care se va verifica corectitudinea introducerii. După ce totul

este în regulă, se lansează programul cu comanda g4000<CR>. Dacă codul a fost introdus corect, pe linia STATUS va apărea mesajul: „Introduceți adresa de relocare:”. Se va introduce adresa de rulare a programului, alegerea fiind dictată, evident, de existența altor programe în memorie în acel moment. De exemplu, dacă doriți ca acesta să ruleze de la adresa 8000, veți introduce „8000<CR>”. Din acest moment este activată comanda <CTRL/P> care va copia literalmente conținutul ecranului (inclusiv caracterele grafice) pe coala imprimantei. De reținut că programul

```
/*      Print Screen function
 *      (C) 1987 MicroLines Software
 */
```

```
#define SERDRV 0x87
```

```
extern char chgen[];
char nl[] = { 27, 'J', 9, 0xD, 0 }; /* string for newline */
char initg[] = { 27, '*', 4, 128, 1, 0 }; /* string to init graphics */
char *ram;
int byte, x, i, row;
```

```
print()
{
    int y = 26;
    char *point = (char *)0xF800;
    register char *p;

    ram = chgen;
    oset(SERDRV); /* switch printer on serial port */
    brset(0x18); /* set baud rate at 4800 */

    while (y-- > 0) {
        for (row=0; row<3; row++) {
            x=64;
            ostr(" "); /* paper border */
            ostr(initg); /* switch printer to graphics mode */
            while (x-- > 0) {
                byte = *(point + 63 - x);
                /* get current byte from screen */
                for (i=0, p=ram+18*(byte & 0x7F)+6*row; i<6; i++) {
                    (byte & 0x80) ? ovect(*p++) ^ 7) : ovect(*p++);
                }
            }
            ostr(nl); /* write newline */
        }
        point += 64;
    }
    oset(0); /* switch printer off */
}
```

```
ostr(xx) /* output a string to printer */
register char *xx;
{
    while(*xx)
        ovect(*xx++);
}
```

este activat prin testarea anumitor condiții generate de către nivelul 1 de intreruperi și astfel poate fi invocat indiferent de programul rulat în microcalculator. Cât timp imprimanta va copia ecranul, sistemul va fi blocat.

În continuare sînt date alit

listingul sursă al modulului principal scris în C, citiți și codul obiect; acesta din urmă va fi introdus în microcalculator folosind comenzile monitorului rezident. Programul poate fi apoi salvat pe casetă pentru utilizare ulterioară.

```
8000 3E 01 32 0B FF CD 9E 01 21 0D 41 CD 48 00 CD DB
4010 01 FE 0B CA 1C 40 CD 70 01 C3 0E 40 06 01 CD 09
4020 00 DA 05 40 C1 3E 02 32 0B FF CD 45 00 CD 9E 01
4030 21 6D 40 3E 50 87 CA 53 40 5E 23 56 23 C5 EB 01
4040 2D 41 09 C1 F5 2B 7E 81 77 23 7E 88 77 F1 EB 3D
4050 C3 35 40 11 2D 41 21 F3 0B E5 09 44 4D E1 19 7E
4060 02 CD A1 00 0B 2B C2 5F 40 60 69 23 E9 05 00 0A
4070 00 0D 00 14 00 17 00 1B 00 1E 00 27 00 33 00 3B
4080 00 4A 00 4D 00 50 00 53 00 57 00 5B 09 F1 09 F4
4090 09 FB 09 03 0A 1A 0A 20 0A 23 0A 26 0A 2A 0A 2E
40A0 0A 35 0A 38 0A 3E 0A 41 0A 45 0A 49 0A 4D 0A 51
40B0 0A 55 0A 5B 0A 6A 0A 6D 0A 74 0A 7A 0A 7D 0A 83
40C0 0A 87 0A 8D 0A 93 0A 99 0A 9F 0A A2 0A A6 0A AA
40D0 0A B1 0A B4 0A B7 0A BD 0A C0 0A CF 0A D3 0A D7
40E0 0A E4 0A E8 0A EB 0A EE 0A F2 0A F6 0A FC 0B 13
40F0 0B 23 0B 33 0B 40 0B 44 0B 4B 0B 58 0B 6A 0B 8F
4100 0B 94 0B 9E 0B A3 0B AE 0B B9 0B BE 0B 49 6E 74
4110 72 6F 64 75 63 65 74 69 20 61 64 72 65 73 61 20
4120 64 65 20 72 65 6C 6F 63 61 72 65 3A 00 2A 05 FF
4130 22 6A 00 3E C3 32 69 00 21 12 00 22 05 FF FF 22
4140 6C 00 21 1F 00 E5 2A 6C 00 C3 69 00 E5 D5 C5 F5
4150 DB 01 32 70 00 3E FF D3 01 3A 1B FF E6 20 CA 55
4160 00 3A 32 FF FE 10 C2 55 00 3A 1B FF E6 BF 32 1B
4170 FF 21 00 00 39 22 6E 00 31 D4 00 CD D4 09 2A 6E
4180 00 F9 3A 70 00 D3 01 F1 C1 D1 E1 C9 D1 E1 E5 D5
4190 7D CD 4A FF B7 C9 00 00 00 00 00 00 00 00 00 00
41A0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
41B0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
41C0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
41D0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
41E0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
41F0 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4200 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4210 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4220 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4230 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4240 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 07
4250 07 07 00 00 00 00 00 00 00 00 00 00 00 07 07 00
4260 07 07 07 07 07 00 00 00 00 00 00 00 00 00 00 00
4270 07 07 07 07 07 07 00 00 00 00 00 00 00 00 07 07
4280 07 07 07 07 07 07 07 00 00 00 00 00 00 00 00 00
4290 00 00 00 00 00 00 00 00 00 00 00 00 07 07 00 00
42A0 00 00 00 00 07 07 00 00 00 00 00 00 00 07 07 00
42B0 00 00 00 00 00 00 00 00 00 00 00 07 07 00 00 07 07
42C0 07 00 00 00 00 00 00 00 07 07 07 07 07 00 00 00
42D0 07 07 07 00 00 00 00 00 00 00 00 00 00 00 07 07
42E0 07 07 07 07 07 00 00 00 00 00 00 00 07 07 00 00
42F0 00 07 07 07 07 07 00 00 00 00 00 00 00 00 00 00
4300 07 07 07 07 07 07 07 07 00 00 00 00 00 00 00 07
4310 07 07 07 07 07 07 07 07 07 07 07 07 00 00 00 00
4320 00 00 00 00 00 00 00 00 00 00 00 00 00 07 07 07
4330 00 00 00 07 07 07 00 00 00 00 00 00 00 00 00 07
4340 07 07 00 00 00 00 00 00 07 07 07 00 00 00 00 00
4350 00 07 07 07 00 00 00 07 07 07 07 07 07 00 00 00
```

```
4360 00 00 00 00 07 07 07 00 00 00 00 00 00 00 07 07
4370 07 07 00 00 00 07 07 07 00 00 00 00 07 07 00 00
4380 00 07 07 07 00 00 00 07 07 07 00 00 00 00 00 00
4390 07 07 07 07 07 07 00 00 00 07 07 07 00 00 00 07
43A0 07 07 07 07 07 07 07 07 00 00 00 07 07 07 00 00
43B0 00 00 00 00 00 00 00 00 00 00 00 07 07 07 07 07
43C0 00 00 00 07 07 07 00 00 00 00 00 00 07 07 07 07
43D0 07 07 00 00 00 00 00 00 07 07 07 00 00 00 07 07
43E0 07 07 07 07 00 00 00 00 07 07 07 07 07 00 00 00
43F0 07 07 07 07 07 07 00 00 00 00 00 00 00 00 00 07
4400 07 07 07 07 07 07 07 07 00 00 00 07 07 07 00 00
4410 00 07 07 07 07 07 07 07 07 07 00 00 00 00 00 00
4420 07 07 07 07 07 07 07 07 07 07 07 07 07 00 00 07
4430 07 07 07 07 07 07 07 07 07 07 07 07 07 00 00 00
4440 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00 00
4450 00 00 00 00 00 00 00 00 03 00 00 00 00 07 00 00
4460 00 00 02 00 00 00 00 00 03 00 03 00 00 04 00 04
4470 00 00 00 00 00 00 00 00 00 03 00 03 00 00 05 07
4480 05 07 05 00 00 06 00 06 00 00 00 01 03 01 01 00
4490 04 02 07 02 01 00 04 04 06 04 00 00 03 03 00 00
44A0 01 00 00 01 02 04 00 00 04 00 00 06 06 00 01 02
44B0 01 00 00 00 05 02 05 00 01 00 04 02 02 04 02 00
44C0 00 00 01 02 00 00 00 04 00 00 00 00 00 00 00 00
44D0 00 00 00 01 02 00 00 00 00 07 00 00 00 00 00 04
44E0 02 00 00 00 00 00 00 02 01 00 00 00 00 00 07 00
44F0 00 00 02 04 00 00 00 00 01 00 00 00 05 02 07 02
4500 05 00 00 00 04 00 00 00 00 00 01 00 00 00 02 02
4510 07 02 02 00 00 00 04 00 00 00 00 00 00 00 00 00
4520 00 00 00 00 00 00 00 00 01 06 00 00 00 00 00 00
4530 00 00 02 02 02 02 02 02 00 00 00 00 00 00 00 00
4540 00 00 00 00 00 00 00 00 00 00 00 00 02 00 00 00
4550 00 00 00 01 00 00 01 02 04 00 00 04 00 00 00 00
4560 00 00 01 02 02 02 01 00 07 01 02 04 07 00 04 02
4570 02 02 04 00 00 01 03 00 00 00 00 00 07 00 00 00
4580 00 02 06 02 00 00 01 02 02 02 01 00 00 00 01 02
4590 04 00 02 06 02 02 02 00 01 02 02 02 01 00 00 00
45A0 02 02 05 00 04 02 02 02 04 00 00 00 01 03 00 00
45B0 03 05 01 07 01 00 00 00 00 06 00 00 03 02 02 02
45C0 02 00 04 04 04 04 03 00 04 02 02 02 04 00 00 00
45D0 01 02 00 00 01 06 02 02 01 00 04 02 02 02 04 00
45E0 02 02 02 02 03 06 00 00 01 02 04 00 02 04 00 00
45F0 00 00 01 02 02 02 01 00 05 02 02 02 03 00 04 02
4600 02 02 04 00 01 02 02 02 01 00 04 02 02 03 04 00
4610 00 02 04 00 00 00 00 00 00 00 00 00 00 00 04 00
4620 00 00 00 00 02 00 00 00 00 00 00 00 00 00 00 00
4630 04 00 00 00 00 01 06 00 00 00 00 00 01 02 00 00
4640 02 05 00 00 00 00 00 00 04 02 00 00 00 00 00 00
4650 00 00 05 05 05 05 05 00 00 00 00 00 00 00 02 02
4660 01 00 00 00 00 00 00 00 05 02 00 00 02 04 00 00
4670 01 02 02 02 01 00 00 00 03 04 00 00 00 00 02 00
4680 00 00 01 02 02 02 01 00 07 00 07 03 04 00 04 02
4690 02 02 02 00 00 01 02 01 00 00 07 01 01 01 07 00
46A0 06 00 00 00 06 00 02 03 02 02 01 00 00 07 02 02
```

```
46B0 05 00 02 06 02 02 04 00 01 02 02 02 01 00 07 00
46C0 00 00 00 00 04 02 02 02 04 00 02 03 02 02 01 00
46D0 00 07 00 00 07 00 02 06 02 02 04 00 03 02 02 02
46E0 02 00 07 02 02 02 00 00 06 02 02 02 02 00 03 02
46F0 02 02 02 00 07 02 02 02 00 00 06 00 00 00 00 00
4700 01 02 02 02 02 00 07 00 00 01 01 00 04 02 02 02
4710 06 00 03 00 00 03 00 07 02 02 02 07 00 06 00 00
4720 00 00 06 00 00 02 03 02 00 00 00 00 07 00 00 00
4730 00 02 06 02 00 00 00 00 00 00 03 00 00 00 00 00
4740 07 00 04 02 02 02 04 00 03 00 00 01 02 00 07 02
4750 05 00 00 00 06 00 00 04 02 00 03 00 00 00 00 00
4760 07 00 00 00 00 00 06 02 02 02 02 00 03 01 00 01
4770 03 00 07 00 06 00 07 00 06 00 00 00 06 00 03 00
4780 00 00 03 00 07 04 02 01 07 00 06 00 00 00 06 00
4790 01 02 02 02 01 00 07 00 00 00 07 00 04 02 02 02
47A0 04 00 03 02 02 02 01 00 07 02 02 02 04 00 06 00
47B0 00 00 00 00 01 02 02 02 01 00 07 00 01 00 07 00
47C0 04 02 02 04 02 00 03 02 02 02 01 00 07 02 03 02
47D0 04 00 06 00 00 04 02 00 01 02 02 02 01 00 04 02
47E0 02 02 01 00 04 02 02 02 04 00 02 02 03 02 00 00
47F0 00 00 07 00 00 00 00 00 06 00 00 00 03 00 00 00
4800 03 00 07 00 00 00 07 00 04 02 02 02 04 00 03 00
4810 00 00 03 00 04 03 00 03 04 00 00 00 06 00 00 00
4820 03 00 00 00 03 00 07 00 03 00 07 00 06 04 00 04
4830 06 00 03 00 00 03 00 00 05 02 05 00 00 06 00 00
4840 00 00 06 00 03 00 00 00 03 00 00 04 03 04 00 00
4850 00 00 06 00 00 00 02 02 02 02 03 00 00 01 02 04
4860 00 00 06 02 02 02 02 00 03 03 02 02 02 00 07 07
4870 00 00 00 06 06 02 02 02 00 01 00 00 00 00 00 00
4880 00 04 02 01 00 00 00 00 00 00 04 00 02 02 02 03
4890 03 00 00 00 00 07 07 00 02 02 02 06 06 00 00 00
48A0 00 00 00 00 01 02 04 02 01 00 00 00 00 00 00 00
48B0 00 00 00 00 00 00 00 00 00 00 00 00 00 02 02 02
48C0 02 00 00 02 01 00 00 00 00 00 00 00 04 00 00 00
48D0 00 00 00 00 00 00 00 00 00 00 00 00 05 05 05 03 00
48E0 04 02 02 02 06 00 03 00 00 00 00 00 07 04 04 04
48F0 03 00 06 02 02 02 04 00 00 00 00 00 00 00 03 04
4900 04 04 00 00 04 02 02 02 00 00 00 00 00 00 03 00
4910 03 04 04 04 07 00 04 02 02 02 06 00 00 00 00 00
4920 00 00 03 05 05 05 03 00 04 02 02 02 00 00 00 00
4930 01 02 00 00 00 02 07 02 00 00 00 00 06 00 00 00
4940 00 00 00 00 00 00 03 04 04 04 07 00 00 04 05 05
4950 06 00 03 00 00 00 00 00 07 04 04 04 03 00 06 00
4960 00 00 06 00 00 00 02 00 00 00 00 04 07 00 00 00
4970 00 02 06 02 00 00 00 00 00 02 00 00 00 00 04 07
4980 00 00 02 01 01 06 00 00 03 00 00 00 00 07 01 01
4990 02 04 00 00 06 00 04 02 00 00 00 02 03 00 00 00
49A0 00 00 07 00 00 00 00 02 06 02 00 00 00 00 00 00
49B0 00 00 07 04 03 04 03 00 06 00 06 00 06 00 00 00
49C0 00 00 00 07 04 04 04 03 00 06 00 00 00 06 00 00
49D0 00 00 00 00 00 00 03 04 04 04 03 00 04 02 02 02
49E0 04 00 00 00 00 00 00 00 07 04 04 04 03 00 07 04
49F0 04 04 00 00 00 00 00 00 00 00 00 03 04 04 07 00
```


4A00 00 04 04 04 07 00 00 00 00 00 00 00 07 02 04 04
4A10 00 00 06 00 00 00 00 00 00 00 00 00 00 02 05
4A20 05 05 00 00 02 02 02 02 04 00 00 00 03 00 00 00
4A30 00 04 07 04 00 00 00 00 04 02 00 00 00 00 00 00
4A40 00 00 07 00 00 00 07 00 04 02 02 02 04 00 00 00
4A50 00 00 00 00 07 00 00 00 07 00 00 04 02 04 00 00
4A60 00 00 00 00 00 00 07 00 01 00 07 00 04 02 04 02
4A70 04 00 00 00 00 00 00 00 04 02 01 02 04 00 02 04
4A80 00 04 02 00 00 00 00 00 00 00 07 00 00 00 07 00
4A90 00 04 05 05 06 00 00 00 00 00 00 00 04 04 05 06
4AA0 04 00 02 06 02 02 02 00 00 00 01 02 00 00 00 02
4AB0 05 00 00 00 00 00 04 02 00 00 00 00 03 00 00 00
4AC0 00 00 05 00 00 00 00 00 06 00 00 00 00 02 01 00
4AD0 00 00 00 00 05 02 00 00 00 02 04 00 00 00 00 00
4AE0 00 00 00 00 01 02 02 02 04 00 00 00 00 00 00 02
4AF0 05 02 05 02 05 05 02 05 02 05 02 02 05 02 05 02

4B00 05 CD 65 0B FC FF 21 1A 00 EB 21 06 00 39 73 23
4B10 72 21 00 F8 EB 21 04 00 39 73 23 72 21 D4 00 22
4B20 20 4D 21 87 F0 E5 CD 5B 0B D1 21 18 00 E5 CD 51
4B30 0B D1 21 06 00 39 E5 7E 23 66 6F 2B EB E1 73 23
4B40 72 EB 23 7C B5 CA 0D 0B 21 00 00 22 28 4D C3 2C
4B50 0A 2A 28 4D 23 22 28 4D 2B 2A 28 4D 11 03 00 EB
4B60 CD A9 0B CA F7 0A 21 40 00 22 26 4D 21 16 0B E5
4B70 CD 21 0B D1 21 4B 0B E5 CD 21 0B D1 2A 26 4D 2B
4B80 22 26 4D 23 7C B5 CA EC 0A 21 04 00 39 5E 23 56
4B90 21 3F 00 19 EB 2A 26 4D CD C3 0B 5E 16 00 EB 22
4BA0 24 4D 21 00 00 22 22 4D 2A 28 4D 11 06 00 CD CB
4BB0 0B E5 2A 24 4D 11 7F 00 CD E3 0B 11 12 00 CD CB
4BC0 0B D1 19 EB 2A 20 4D 19 44 4D C3 AB 0A 2A 22 4D
4BD0 23 22 22 4D 2B 2A 22 4D 11 06 00 EB CD A9 0B CA
4BE0 E9 0A 2A 24 4D 11 80 00 CD E3 0B CA DB 0A 60 69
4BF0 23 44 4D 2B 5E 16 00 21 07 00 CD EB 0B E5 CD 5F

4C00 00 D1 C3 E6 0A 60 69 23 44 4D 2B 5E 16 00 D5 CD
4C10 5F 00 D1 C3 A0 0A C3 4F 0A 21 46 0B E5 CD 21 0B
4C20 D1 C3 24 0A 21 40 00 EB 21 04 00 39 E5 7E 23 66
4C30 6F 19 EB E1 73 23 72 C3 05 0A 21 00 00 E5 CD 5B
4C40 0B D1 C9 20 20 20 20 20 20 20 20 20 00 CD 65
4C50 0B 00 00 21 08 00 39 4E 23 46 60 69 7E B7 CA 45
4C60 0B 60 69 23 44 4D 2B 5E 16 00 D5 CD 5F 00 D1 C3
4C70 2D 0B C9 1B 4A 09 0D 00 1B 2A 04 80 01 00 D1 E1
4C80 E5 D5 CD 72 F3 7C B5 C9 D1 E1 E5 D5 CD 80 F3 7C
4C90 B5 C9 E1 C5 5E 23 56 23 44 4D 21 00 00 39 EB 39
4CA0 F9 D5 60 69 CD 82 0B EB E1 F9 C1 EB 7C B5 C9 E9
4CB0 7C B5 CA A4 0B C3 95 0B 7D 93 C2 95 0B 7C 92 CA
4CC0 A4 0B 21 00 00 AF C9 7D 93 C2 A4 0B 7C 92 CA 95
4CD0 0B 21 01 00 B5 C9 EB 7C AA FA BB 0B 7D 93 7C 9A
4CE0 3E 00 CE 00 6F 26 00 C9 7C 07 E6 01 6F 26 00 C9
4CF0 7B 95 6F 7A 9C 67 B5 C9 C5 44 4D 21 00 00 3E 10
4D00 29 EB 29 EB D2 DB 0B 09 3D C2 D3 0B C1 7D B4 C9
4D10 7C A2 67 7D A3 6F B4 C9 7C AA 67 7D AB 6F B4 C9