

SS50-100 BUS DESIGNATIONS

MC6800	MP-00
Pin	Name
1	D0
2	D1
3	D2
4	D3
5	D4
6	D5
7	D6
8	D7
9	A15
10	A14
11	A13
12	A12
13	A11
14	A10
15	A9
16	A8
17	A7
18	A6
19	A5
20	A4
21	A3
22	A2
23	A1
24	A0
25	GND
26	GND
27	GND
28	+5V
29	+5V
30	+5V
31	IO
32	$\overline{\text{IO}}$
33	INDEX
34	UD8
35	$\overline{\text{NMI}}$
36	$\overline{\text{IRQ}}$
37	UD7
38	UD6
39	$\Phi 2$
40	VMA
41	R / $\overline{\text{W}}$
42	$\overline{\text{RESET}}$
43	BA
44	$\Phi 1$
45	$\overline{\text{HALT}}$
46	UD4
47	UD3
48	UD2
49	UD1
50	UD0

MC6802	MP-02
Pin	Name
1	D0
2	D1
3	D2
4	D3
5	D4
6	D5
7	D6
8	D7
9	A15
10	A14
11	A13
12	A12
13	A11
14	A10
15	A9
16	A8
17	A7
18	A6
19	A5
20	A4
21	A3
22	A2
23	A1
24	A0
25	GND
26	GND
27	GND
28	+5V
29	+5V
30	+5V
31	IO
32	$\overline{\text{IO}}$
33	INDEX
34	UD8
35	$\overline{\text{NMI}}$
36	$\overline{\text{IRQ}}$
37	UD7
38	UD6
39	ECLK
40	VMA
41	R / $\overline{\text{W}}$
42	$\overline{\text{RESET}}$
43	BA
44	UD5
45	$\overline{\text{HALT}}$
46	UD4
47	UD3
48	UD2
49	UD1
50	UD0

MC6809	MP-09
Pin	Name
1	D0
2	D1
3	D2
4	D3
5	D4
6	D5
7	D6
8	D7
9	A15
10	A14
11	A13
12	A12
13	A11
14	A10
15	A9
16	A8
17	A7
18	A6
19	A5
20	A4
21	A3
22	A2
23	A1
24	A0
25	GND
26	GND
27	GND
28	+5V
29	+5V
30	+5V
31	IO
32	$\overline{\text{IO}}$
33	INDEX
34	MRDY
35	$\overline{\text{NMI}}$
36	$\overline{\text{IRQ}}$
37	$\overline{\text{FIRQ}}$
38	QCLK
39	ECLK
40	VMA
41	R / $\overline{\text{W}}$
42	$\overline{\text{RESET}}$
43	BA
44	BS
45	$\overline{\text{HALT}}$
46	$\overline{\text{DMA/BREQ}}$
47	UD3
48	UD2
49	UD1
50	UD0