## PPS DSP 2012



Prof. H.-A. Loeliger

## Lernkontrolle Session 5 vom 04. April 2012

http://www.isi.ee.ethz.ch/teaching/pps/prac\_dsp

V1.0/29 Okt 2008

In der Session 6 werdet ihr viel mit dem Datenspeicher arbeiten. Daher repetieren wir heute ein paar Lese- und Schreiboperationen.

Gib bei folgenden Operationen an wie sich die Register und der Speicherbereich verändern. Versuche die Aufgabe ohne auszuprobieren und nur mit Hilfe der "Programming Reference" zu lösen.

Eure Antworten werden korrigiert aber nicht bewertet. Jede Gruppe braucht nur ein Blatt abzugeben.

RO = [PO];

32-Bit Wertzuweisung von einem bestimmten Wert an der Adresse PO zu RO.

RO = W[PO] (Z);

Wertzureisung der ersten 16 Bits und Zero Extension im RO.H-Register

RO = W[PO] (X);

Wertzuweisung der ersten 16 Bits und Sign Extension im RO.H.

RO.L = W[PO];

Wie oben, einfach ohne Extension. RO.H bleibt mberührt.

W[PO] = RO; Die ersten 16 Bits (RO.L) von RO werden an die Adresse PO gespeichert.

RO = [PO++]:

Wie ganz oben, mit dem Unterschied, dass PO = PO + 4 nach der Wertzaweisung ist.

W[PO++] = RO;

Wie W[PO] = RO, mit, dem Unterschied dass PO = PO + Z nach der Wertzaweisung ist.