Losungsvorschlag: Session 2 Teil 1:1 Preprocessing: pp-debounce. S PO. H = HI(FIO_FLAG_C) wird zu PO.H = [[] OXFFC00704] >> 16) & OXFFFF] Die Adresse OxFFC00704 wird um 16 Rits nach rechts geshifted und mit lauter 1-en verundet, so erhält man den Wert OxFFCO was den ersten 16 Bits (ab MSB) entspricht. Diese Operation wird durch das HI(...) hervorgerufen. Assembler: Assembler: Assembler: Assembler: Source code

1:1

Source code

PP-debounce. S bijektiv debounce. O (nicht ausführbar)

und nicht lesbar Linker: de bonnce. o Linker de bonnce. x (aus führbar)
nicht lesbar Infos für Speicher shared libraries debounce. x ihex debounce hex (ausführbar und "leshar") Ausführbarer Code: Anfang: 4: "...670148E1..." NOP wurde ignoriert Ende: 12: "...BD051000..."

Grenzen: Je nach Komplexität kann der Code sehr unleserlich sein.

Selbst kontrolle:

Teil 2

JUMP: Springt an eine bestimmte Adresse und führt die folgenden Operationen aus. Alle Register bleiben unverändert.

CALL: Ähnlich wie JUMP, mit dem Unterschied, dass die Adresse der nächsten Instruktion (vor dem Sprung) in das Register RETS gespeichert wird. Mit der Instruktion RTS (Return from Subroutine) springt man wieder zurück (Adresse: RETS)

LINK X: Speichert das Register RETS at mod FP (Frame Pointer) auf den Stack, und alloziiert zusätzlich X Bytes auf dem Stack. X muss ein Vielfaches von 4 sein.

Die Instruktion kann auch folgendermassen aufgefasst werden:

[--SP] = RETS; * setzt den aktuellen FP auf den [--SP] = FP; Wert des Stackpointers

FP = 8P;

SP +=-X;

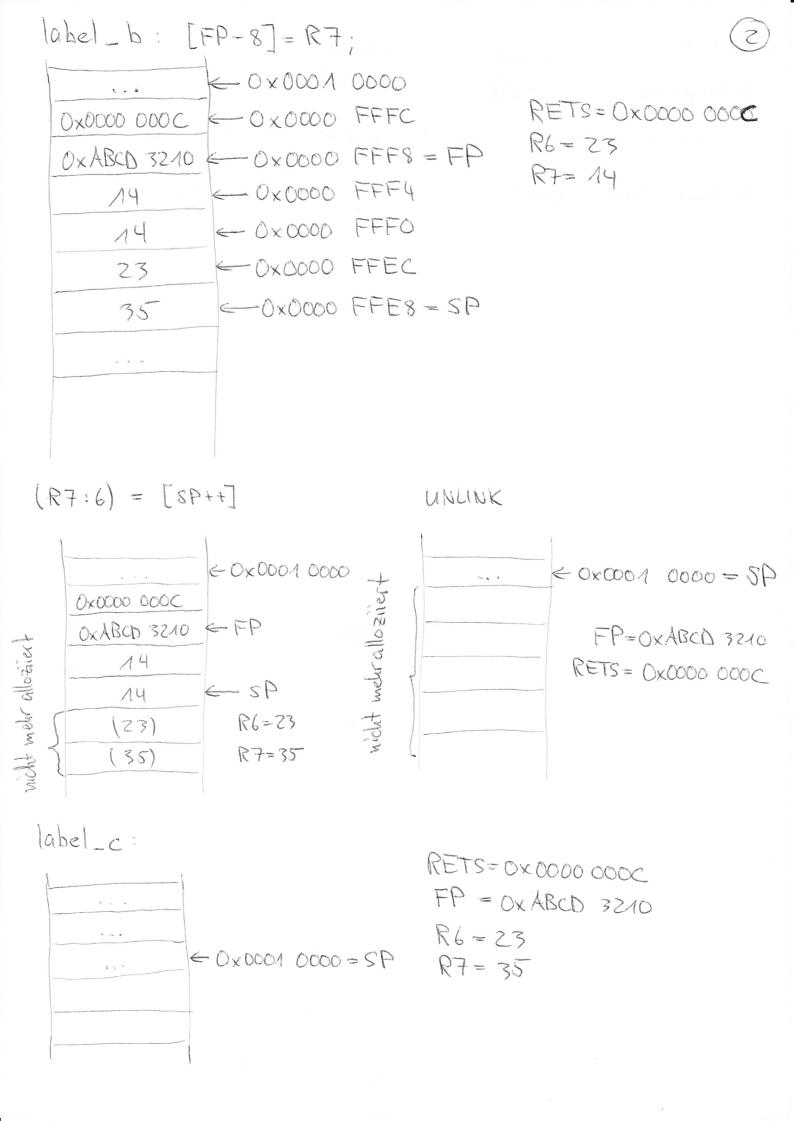
UNLINK: $SP = FP_i$ $FP = [SP++]_i$ $RETS = [SP++]_i$

- BASP

UNLINK und LINK gehören immer zusammen!

23

← SP



Bonus:

Dateigrosse: 9.0kB

H44 Bytes

Wir müssten Han vor den Assembler ansetzen. Die Überden Code

setzung würde durch einen Compiler Gerfolgen.