第一届中国 RISC-V 论坛 (The First China RISC-V Forum) "征稿通知"

一、论坛介绍(Introduction):

随着以 RISC-V 为主体的开源芯片生态的不断完善, IoT、AI、自动驾驶、移动终端等领域的芯片创新热情正在持续升温,国内外基于 RISC-V 的芯片如雨后春笋般迅速涌现,引发了从指令集到系统软件的整个芯片产业的巨大变革。围绕 RISC-V 搭建自由多元的交流平台,分享 RISC-V 的研发经验,探讨 RISC-V 的前沿技术动态和发展趋势,既是开放开源的精神所在,亦是互惠共赢的大势所趋。

RISC-V 国际基金会中国委员会、RISC-V 国际开源实验室 (RIOS)和中国开放指令生态(RISC-V)联盟,将携手举办首届"第一届中国 RISC-V 论坛"(The First China RISC-V Forum)。论坛将紧密围绕基于 RISC-V 的芯片生态的关键技术问题,邀请国内外相关领域学术界和产业界的专家学者,分享 RISC-V 处理器设计、开发工具、IP 核与 SoC 以及系统软件等领域的前沿研发成果,共同推动开源芯片设计理念在全世界的繁荣发展,驱动下一个计算架构发展的黄金时代。

网站: https://crvf2019.github.io 【论坛已开放注册】

时间: 2019年11月12日-13日

地点:广东省深圳市南山区清华大学深圳国际研究生院

主办单位: RISC-V 国际开源实验室(RIOS)

RISC-V 基金会中国委员会

中国开放指令生态(RISC-V)联盟(CRVA)

承办单位:清华-伯克利深圳学院(TBSI)

二、大会组织委员会(Organizing Committee):

论坛主席(General Chair):

谭章喜

清华-伯克利深圳学院 兼职教授

RIOS 实验室 副主任

指导委员会主席 (Steering Committee Chair):

方之熙

RISC-V 基金会中国委员会 主席

前英特尔公司 副总裁

首任英特尔中国研究院 院长

致象尔微 创始人兼首席科学家

程序委员会主席 (Program Committee Chair) :

包云岗

中国开放指令生态(RISC-V)联盟 秘书长

中国科学院计算技术研究所 研究员

鹏城实验室开源芯片院士工作室 执行负责人

本地主席(Local Chair):

陈伟坚

清华-伯克利深圳学院 副院长

三、程序委员会(Program Committee):

- 苏泓萌,晶心科技
- 陈渝,清华大学
- 戴伟民, 芯原微电子
- 戴东来, 致象尔微电子
- 胡振波,芯来科技
- 孟建熠,阿里平头哥
- 宋威,中国科学院信息工程研究所
- 唐丹,中国科学院计算技术研究所
- 武延军,中国科学院软件研究所
- Cissy Yuan, 睿思芯科

四、论坛议题(Topics):

论坛聚焦科研成果和技术经验分享,面向国内外在 RISC-V 及其软硬件生态上取得阶段性技术突破的专家学者们,公开征集报告。

- RISC-V 处理器核设计,覆盖乱序高性能核、低功耗等多种设计。
- 基于 FPGA 和 IC 的 RISC-V 芯片设计
- 编译器,工具链(调试器、跟踪器、加载器等)和 RISC-V 系统软件支持
- 开源 EDA 设计流程 (如 RTL 仿真器,综合,DFT,布局布线等)
- 领域专用体系结构设计(如 AI、IoT、自动驾驶等)
- 基于 RISC-V 的安全体系结构设计
- 基于 RISC-V 的 IP 和 SoC 设计
- RISC-V 的系统软件及应用软件接口规范等
- RISC-V 在教学领域的实践

四、投稿要求(Submission Guideline):

本届论坛以短文 (short paper)的方式征集报告,程序委员会将根据短文的质量,经讨论后决定是否录用。投稿要求如下:

- 中英文投稿皆可,但页数需不超过两页(不含参考文献和附录)。
- 短文模板可自由选择,但需提交 pdf 文档(推荐使用 ACM template)。
- 所提交稿件可以是未发表(或已发表)的论文、技术报告等
- 审稿方式为公开同行审稿(Open Peer Review),并非双盲 (Double-blind),**请在稿件中注明作者、单位和邮箱等信息。**
- 论坛重点关注 RISC-V 的技术突破,商业宣传类文章将不被录用。

重要日期	
投稿截止时间:	2019年10月20日
录取通知时间:	2019年10月27日

投稿链接:https://easychair.org/conferences?conf=crvf2019