

## Apéndice: Cronogramas Tema 3

### Problema 16

Cronograma 1: Buffer de 1 entrada.

Iteración	<-----Iteración 0 ----->										<-----Iteración 1 ----->												Iteración 2										Iteración 3											
Ciclo	01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44
movl %eax, a(,%esi,4)	A										-	-	A											-	-	A								-	-	A								
movl %eax, b(,%esi,4)		-	-	-	-	-	B							-	-	-	-	-	B						-	-	-	-	-	B						-	-	-	-	-	B			
incl %esi								i												i											i												i	
cmpl \$N, %esi									c												c											c												
jl A									j												j											j												
Ocupación bus	a[0]				b[0]				a[1]				b[1]				-	a[2]				-	b[2]				-	a[3]				-	b[3]											
# Buffer	0	1	1	1	1	1	0	1	1	1	1	1	0	1	1	1	1	1	0	1	1	1	1	1	0	1	1	1	1	1	0	1	1	1	1	1	0	1	1	1	1	1	0	1
Buffer[0]	a[0]				b[0]				a[1]				b[1]				-	a[2]				-	b[2]				-	a[3]				-	b[3]											

CPI = 2,399998 ..... Ancho de banda = .....

Cronograma 2: Buffer de 2 entradas

Iteración	It 0					It 1					It 2					It 3					It 4					It 5					It 6					It 7								
Ciclo	01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44
movl %eax, a(,%esi,4)	A				-	A					-	A					-	A					-	A					-	A					-	A					-	A		
movl %eax, b(,%esi,4)		B						B						B						B						B						B						B					B	
incl %esi			i						i						i						i						i						i						i					
cmpl \$N, %esi				c						c						c						c						c						c					c					
jl A					j						j						j						j						j						j					j				
Ocupación bus																																												
# Buffer	0	1	2	2	2	2	1	1	2	2	2	2	1	1	2	2	2	2	1	1	2	2	2	2	1	1	2	2	2	2	1	1	2	2	2	2	1	1	2	2	2	2	1	1
Buffer[0]	-			a[0]		-			a[1]		-			a[2]		-			a[3]		-			a[4]		-			a[5]		-			a[6]		-					-			
Buffer[1]	-	-		b[0]		-			b[1]		-			b[2]		-			b[3]		-			b[4]		-			b[5]		-			b[6]		-					-			

CPI = 1,199999 ..... Ancho de banda = .....

**Cronograma 3: Buffer de 3 entradas**

Iteración	It 0					It 1					It 2					It 3					It 4					It 5					It 6					It 7					It 8				
Ciclo	01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	
movl %eax, a(,%esi,4)	A					A					A					A					A					A					A					A					A				
movl %eax, b(,%esi,4)		B					B					B					B					B					B					B					B					B			
incl %esi			i					i					i						i					i					i						i						i				
cmpl \$N, %esi				c					c					c						c					c					c							c						c		
jl A					j					j					j					j					j					j					j					j					
Ocupación bus																																													
# Buffer	0	1	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	2	
Buffer[0]	-		a[0]			-		b[1]			-		-	-		a[3]		-		b[4]			-	-	-	-		a[6]		-		b[7]			-		-		-		-		-		
Buffer[1]	-	-		b[0]			-	-	-	-		a[2]			-		b[3]		-	-	-	-		a[5]		-		b[6]		-	-	-	-		a[8]			-		-		-		-	
Buffer[2]	-	-	-	-	-		a[1]			-		b[2]			-	-	-	-		a[4]		-		b[5]		-	-	-	-		a[7]			-		-		b[8]			-		-		

CPI = 1 Ancho de banda = .....

**Cronograma 4: Merge buffer de 3 entradas**

Iteración																																																
Ciclo	01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44				
movl %eax, a(,%esi,4)																																																
movl %eax, b(,%esi,4)																																																
incl %esi																																																
cmpl \$N, %esi																																																
jl A																																																
Ocupación bus																																																
# Buffer																																																
Buffer[0]																																																
Buffer[1]																																																
Buffer[2]																																																

CPI = ..... Ancho de banda = .....