

Nombre: Carlos Sansón Martín

Grupo: 22

Nombre: Agnès Masip Gómez

Hoja de respuesta al Estudio Previo

1. El número -23,75 en formato IEEE se expresa:

En simple precisión: 0xC1BE0000
En doble precisión: 0xC037000000000000

2. Dado el número 1048576,2:

Se codifica exacto en simple precisión (S/N): N
Error en simple precisión: 0,05
Se codifica exacto en doble precisión (S/N): N

3. Las instrucciones ensamblador: flds, fmuls, fadds y fstps sirven para:

La instrucción flds es para hacer un load con números de coma flotante. fmuls hace multiplicaciones en coma flotante, fadds hace sumas en coma flotante y fstps hace stores en coma flotante y hace un pop.

4. El primer código en ensamblador se ejecuta:

MIPS: 1281,54 MFLOPS: 196,92

El segundo código en ensamblador se ejecuta:

MIPS: 819,1 MFLOPS: 232,73
Speedup con respecto al primer código: 1,18

Comenta de forma crítica los resultados anteriores:

Como el speedup es superior a 1, eso quiere decir que el tiempo de ejecución del segundo código tiene mejor rendimiento.
