



— Legenda —

○ Pino de célula combinacional ou sequencial

⦿ Pino de *driver* de entrada primária

⦿ Entrada ou saída primária

⚡ *Slews* de entrada

→ Arcos combinacionais

→ Arcos combinacionais de *drivers* de entradas primárias

→ Interconexões

→ Arco sequencial

⌚ Restrição de desempenho

⊥ Capacitância da saída