

Ferramenta de *STA*

Leitura dos Arquivos de Entrada
.verilog, .sdc, .lib. spef

Geração do Grafo de Timing

Atualização das Informações Temporais
Propagação dos atrasos
Avaliação da restrição de desempenho

Parâmetros

Informações
Temporais

Ferramenta de otimização
para fluxo standard cell
(e.g., gate sizing)