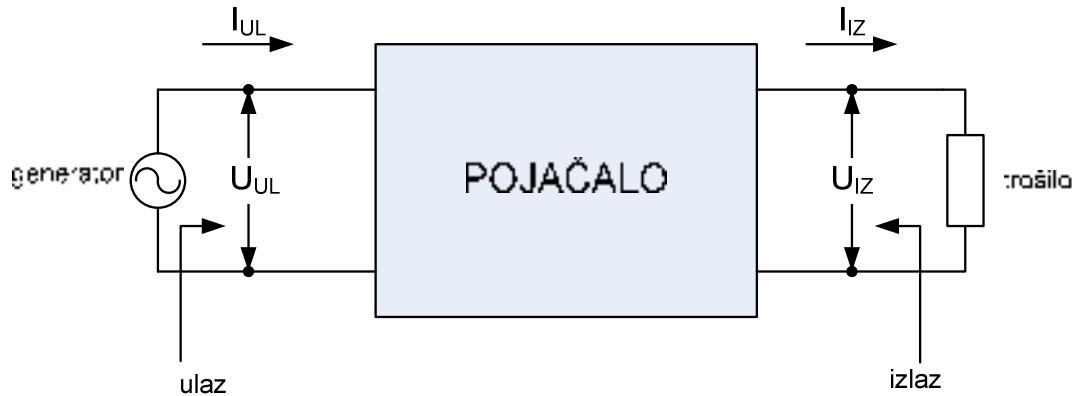


Elektronika III. kolokvij

Osnovni pojmovi o pojačalima.

Pojačala su linearni električni sklopovi namijenjeni pojačavanju električnih signala. Električki signal koji se pojačava može biti bilo strujni bilo naponski. Generator ulaznog signala priključen je na ulazne stezaljke, a na izlazne stezaljke priključeno je trošilo kojem se predaje pojačani signal, sl.1.1.



Sl.1.1. Pojačalo električnih signala

Veličine U_{ul} i I_{ul} su efektivne vrijednosti ulaznog napona i ulazne struje, dok su veličine U_{iz} i I_{iz} efektivne vrijednosti izlaznog napona i izlazne struje.

Definicija pojačanja i računanje pojačanja u decibelima.

Pojačanje snage definirano je omjerom snage izmjeničnog signala predanog trošilu i snage signala predanog ulaznom krugu pojačala:

$$G = \frac{P_{iz}}{P_{ul}} \quad (15)$$

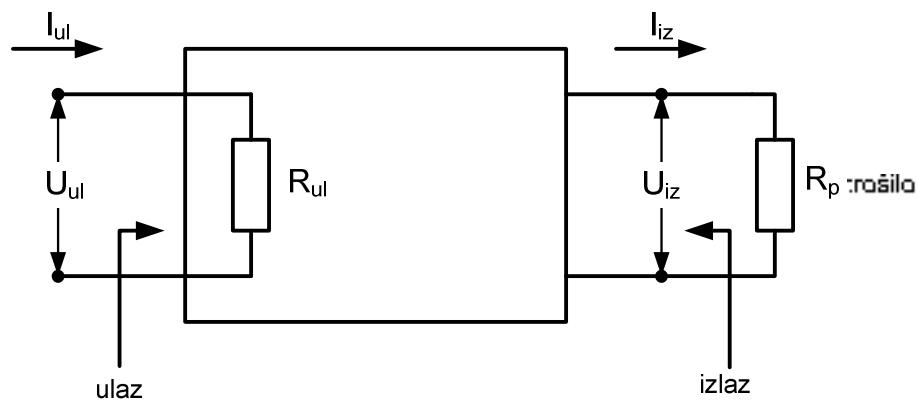
Pojačanje snage obično se izražava u decibelima [dB], na sljedeći način: $G[dB] = 10 \log \frac{P_{iz}}{P_{ul}}$

Npr. za $P_{ul} = 1 \text{ mW}$ i $P_{iz} = 1 \text{ W}$, pojačanje snage iznosi 1000 puta, odnosno 30 dB.

Ako se prema slici 1.6. snaga P_{iz} i P_{ul} izrazi pomoću odgovarajućih napona dobiva se:

$$P_{iz} = \frac{U_{iz}^2}{R_p} \quad ; \quad P_{ul} = \frac{U_{ul}^2}{R_{ul}} \quad (17)$$

$$G = 20 \log \frac{U_{iz}}{U_{ul}} + 10 \log \frac{R_{ul}}{R_p} \quad [\text{dB}] \quad (18)$$



Sl.1.6. Pojačanje snage pojačala

Ako je ispunjen uvjet $R_{ul}=R_p$ tada je pojačanje snage u decibelima jednako:

$$G = 20 \log \frac{U_{iz}}{U_{ul}} \quad [dB] \quad (19)$$

Isto tako može se pisati da je: $P_{iz} = I_{iz}^2 \cdot R_p ; P_{ul} = I_{ul}^2 \cdot R_{ul}$

$$G = 20 \log \frac{I_{iz}}{I_{ul}} + 10 \log \frac{R_p}{R_{ul}} \quad [dB] \quad (21)$$

Ako je ispunjen uvjet $R_{ul}=R_p$ tada je pojačanje snage u decibelima jednako: $G = 20 \log \frac{I_{iz}}{I_{ul}} \quad [dB]$

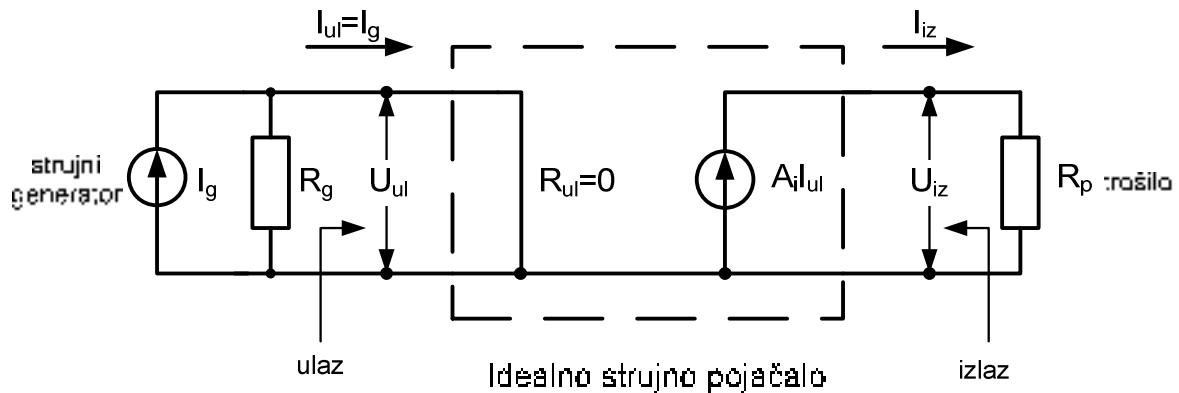
Pojačanje napona i struje također se izražava u decibelima:

$$A_v = 20 \log \frac{U_{iz}}{U_{ul}} \quad [dB] \quad A_i = 20 \log \frac{I_{iz}}{I_{ul}} \quad [dB]$$

Osnovne vrste pojačala

Strujno pojačalo

Idealno stujno pojačalo može se definirati sklopom na slici 1.2. Na ulaz pojačala priključen je strujni generator koji pojačalu daje strujni signal I_{ul} .



U idealnom strujnom pojačalu u izlaznom krugu nalazi se idealni strujni izvor koji daje struju: $I_{iz}=A_i I_{ul}=A_i I_g$

Faktor proporcionalnosti A_i je faktor strujnog pojačanja pojačala.

Za razliku od ulaznog izmjeničnog napona koji je jednak nuli, izlazni izmjenični napon idealnog strujnog pojačala ima vrijednost određenu izrazom:

$$U_{iz} = I_{iz} R_p = A_i I_{ul} R_p = A_i I_g R_p$$

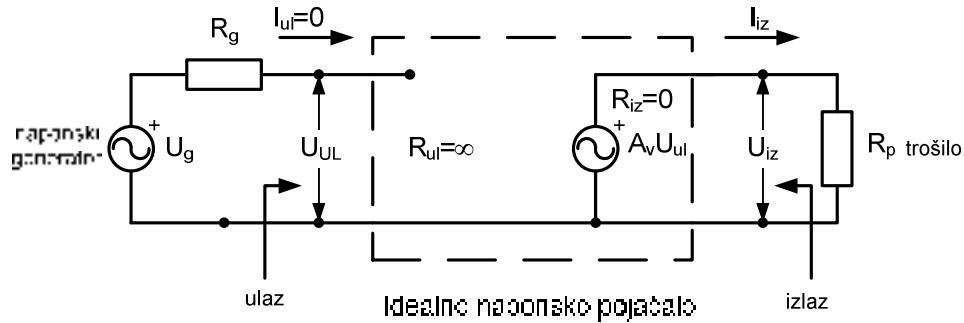
Budući da je snaga ulaznog signala jednaka nuli, pojačanje snage signala (definirano omjerom izlazne i ulazne snage) je beskonačno veliko.

$$G = \frac{P_{iz}}{P_{ul}} \quad (3)$$

Naravno, uz $P_{ul}=0$ konačnu snagu na izlazu pojačala dobiva se na račun snage iz istosmjernog izvora priključenog na pojačalo.

Naponsko pojačalo

Idealno naponsko pojačalo definirano je sklopom na slici 1.3. Ulazni izmjenični naponski signal U_{ul} generira u svakom trenutku na izlaznim stezalkama pojačala napon U_{iz} .



Izlazni napon određen je relacijom:

$$U_{iz} = A_v U_{ul} = A_v U_g \quad (4)$$

Faktor proporcionalnosti A_v je faktor naponskog pojačanja. Idealno naponsko pojačalo ima ulazni otpor beskonačno velik, a izlazni otpor jednak nuli. Ulazna struja I_{ul} je prema tome jednak nuli, a izlazna prema slici 1.3 iznosi:

$$I_{iz} = \frac{U_{iz}}{R_p} = \frac{A_v U_{ul}}{R_p} = \frac{A_v U_g}{R_p} \quad (5)$$

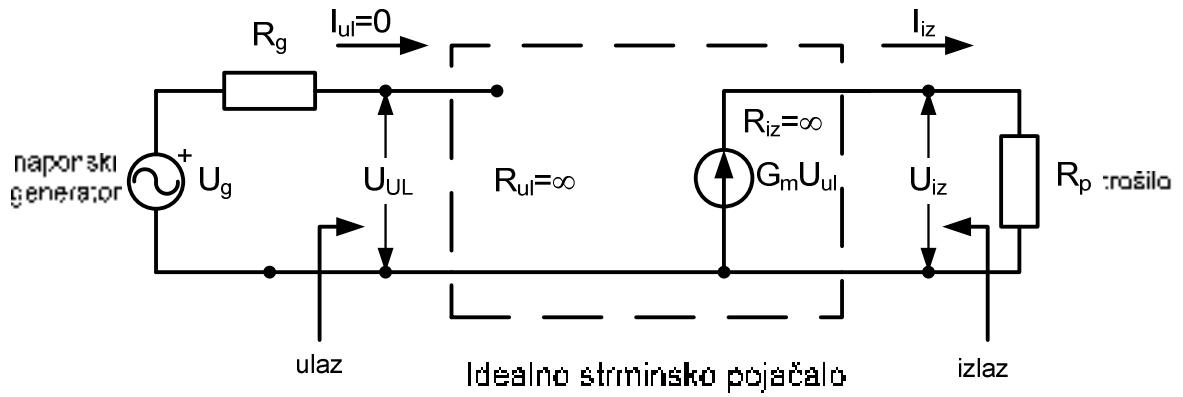
Ulazna snaga izmjeničnog signala jednaka je nuli, a izlazna je:

$$P_{iz} = U_{iz} I_{iz} = \frac{(A_v U_{ul})^2}{R_p} = \frac{(A_v U_g)^2}{R_p} \quad (6)$$

Strminsko pojačalo

U određenim vrstama pojačala ulazni naponski signal generira izlazni strujni signal pa je prijenosna funkcija jednaka omjeru izlazne struje i ulaznog napona. Ova vrsta pojačala naziva se strminsko pojačalo jer promjena ulaznog napona izaziva promjenu izlazne struje što se povezuje s pojmom strmine, npr. kod unipolarnih tranzistora.

Idealno strminsko pojačalo definirano je na slici 1.4.



Na ulaz pojačala priključen je naponski generator elektromotorne sile U_g koji daje pojačalu ulazni naponski signal U_{ul} . Budući da je ulazni otpor pojačala beskonačno velik, ulazni napon U_{ul} jednak je elektromotornoj sili U_g . Izlazna struja je:

$$I_{iz} = G_m U_{ul} = G_m U_g \quad (7)$$

Faktor proporcionalnosti je strmina pojačala G_m koja je jednaka omjeru struje i napona pa se najčešće izražava u mA/V.

Napon na trošilu priključenom na izlazu strminskog pojačala iznosi: $U_{iz} = I_{iz} R_p = G_m U_{ul} R_p = G_m U_g R_p$

Idealno strminske pojačalo ima naponsko pojačanje:

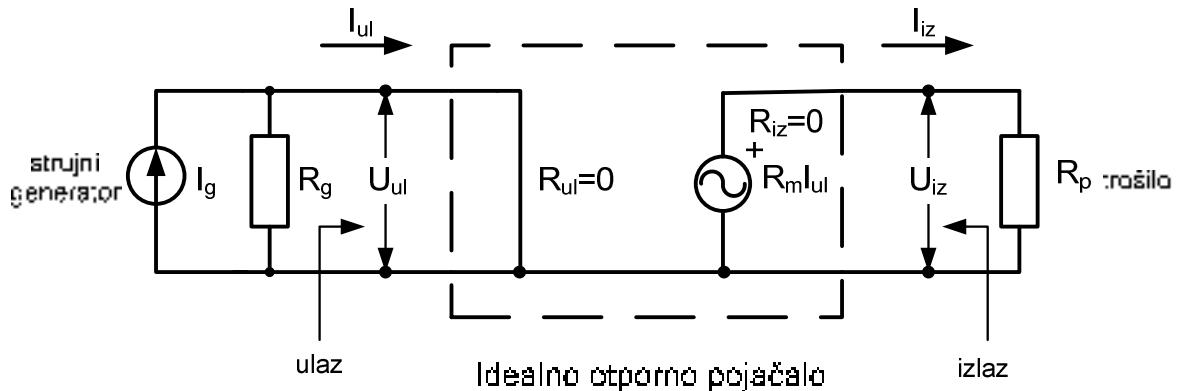
$$A_v = \frac{U_{iz}}{U_{ul}} = G_m R_p \quad (9)$$

Snaga predana trošilu je:

$$P_{iz} = U_{iz} I_{iz} = (G_m U_{ul})^2 R_p \quad (10)$$

Otporno pojačalo

Idealno otporno pojačalo definirano je sklopom na slici 1.5. Na ulaz pojačalu dovodi se strujni signal iz strujnog generatora. Budući da je ulazni otpor pojačala jednak nuli, ulazna struja pojačala I_{ul} jednaka je struci generatora I_g .



Izlazni napon proporcionalan je ulaznoj struci:

$$U_{iz} = R_m I_{ul} = R_m I_g \quad (11)$$

Faktor proporcionalnosti R_m je prijenosni otpor i izražava se u omima $[\Omega]$.

Izlazna struja iznosi:

$$I_{iz} = \frac{U_{iz}}{R_p} = \frac{R_m I_{ul}}{R_p}$$

Strujno pojačanje je:

$$A_i = \frac{I_{iz}}{I_{ul}} = \frac{R_m}{R_p}$$

Snaga predana trošilu je:

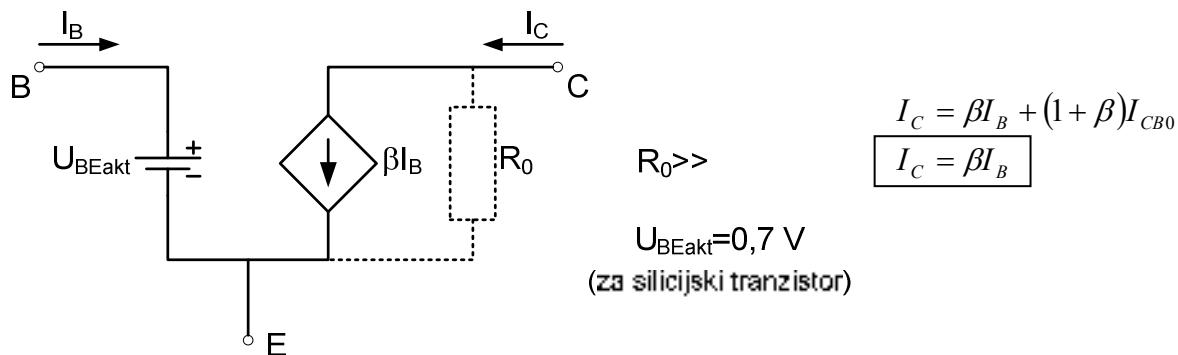
$$P_{iz} = U_{iz} I_{iz} = \frac{(R_m I_{ul})^2}{R_p}$$

Model bipolarnog tranzistora u statičkim uvjetima rada

Istosmjerni model (DC (direct current) model)

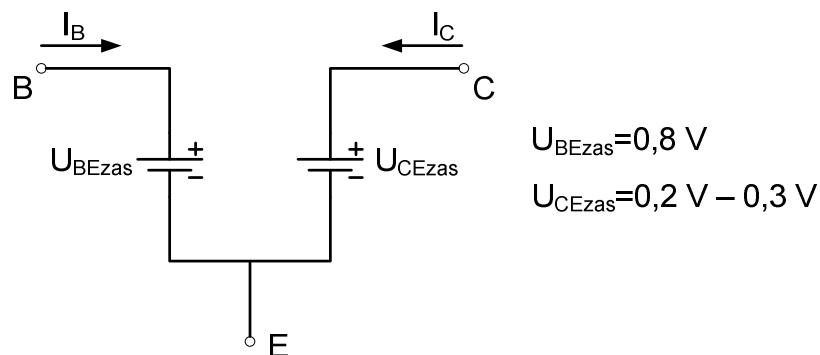
Bipolarni tranzistor se u istosmjernim uvjetima može nadomjestiti odgovarajućim modelom, ovisno o tome nalazi li se tranzistor u aktivnom području rada ili u području zasićenja. Za aktivno područje nadomjesni sklop sadrži jedan naponski izvor (U_{BEakt}) i jedan strujni izvor (βI_B), slika 1, dok za područje zasićenja nadomjesni sklop sadrži dva naponska izvora (U_{BEzas} i U_{CEzas}), slika 2. Tipične vrijednosti za silicijske tranzistore su: $U_{BEzas}=0,8$ V i $U_{CEzas}=0,3$ V.

Aktivno područje rada:



Slika 1. Model bipolarnog tranzistora u aktivnom području rada

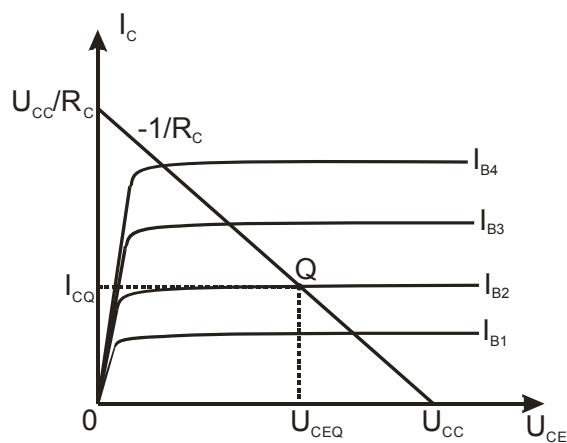
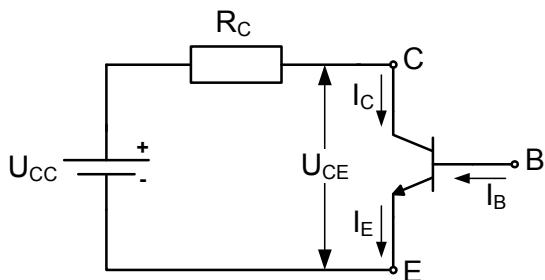
Područje zasićenja:



Slika 2. Model bipolarnog tranzistora u području zasićenja

Statička radna točka (definicija, određivanje statičke radne točke, stabilizacija)

Definicija



Iz obitelji izlaznih karakteristika izdvoji se jedna koja je definirana strujom baze tranzistora I_B . Zatim se u istom koordinatnom sustavu ucrti radni pravac, a u sjecištu tog radnog pravca i zadane karakteristike nalazi se statička radna točka (Q) koja je definirana naponom (U_{CEQ}) i strujom (I_{CQ}).

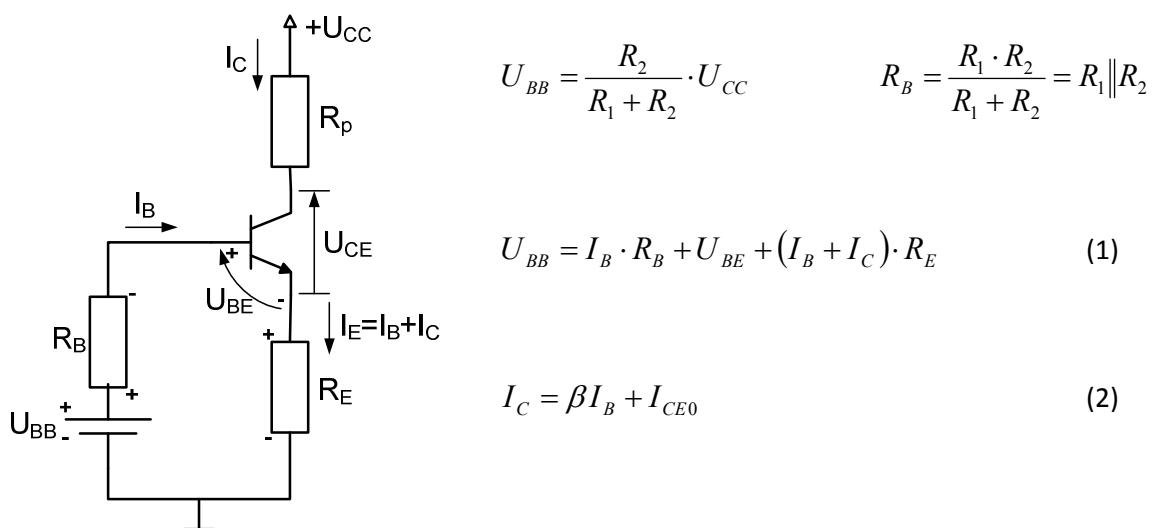
$$U_{CC} = I_C \cdot R_C + U_{CE} \dots \text{jednadžba radnog pravca}$$

Statička radna točka općenito je radna točka definirana naponom (U_{CEQ}) i strujom (I_{CQ}), a određuje se sjecištem statičkog radnog pravca i jedne izlazne karakteristike.

Određivanje statičke radne točke

Transformacija sklopa prema Theveninovom teoremu:

Djelitelj napona u krugu baze R_1-R_2 može se nadomjestiti izvorom i otporom:



Iz (1) i (2) slijedi:

$$I_C = \frac{\beta(U_{BB} - U_{BE}) + I_{CE0}(R_B + R_E)}{R_B + (1 + \beta)R_E} \quad (3)$$

Ako je $(1+\beta)R_E \gg R_B$ te ako je $\beta \gg 1$, tada je:

$$I_C \approx \frac{U_{BB} - U_{BE}}{R_E} + \frac{I_{CEO}}{1+\beta} \left(1 + \frac{R_B}{R_E} \right) \quad (4)$$

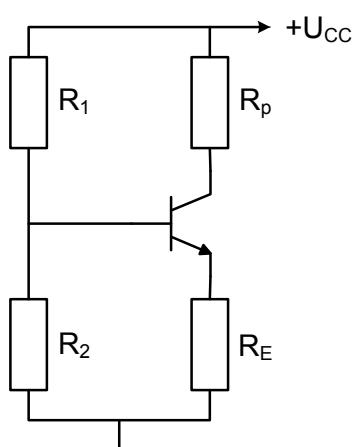
Budući da je kod silicijskih tranzistora $I_{CEO} \ll$ izraz (4) može se svesti na jednostavan oblik:

$$I_{CQ} \approx \frac{U_{BB} - U_{BEQ}}{R_E}, \quad (5)$$

gdje je U_{BEQ} napon U_{BE} u radnoj točki Q.

Prema izrazu (5) vidi se da struja I_{CQ} (struja kolektora u radnoj točki Q) ne ovisi o parametrima tranzistora koji su funkcija temperature, već samo o vrijednosti otpornika R_E .

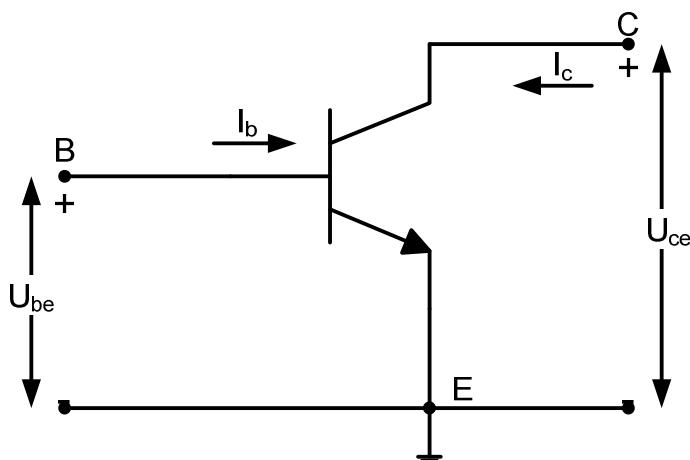
Stabilizacija



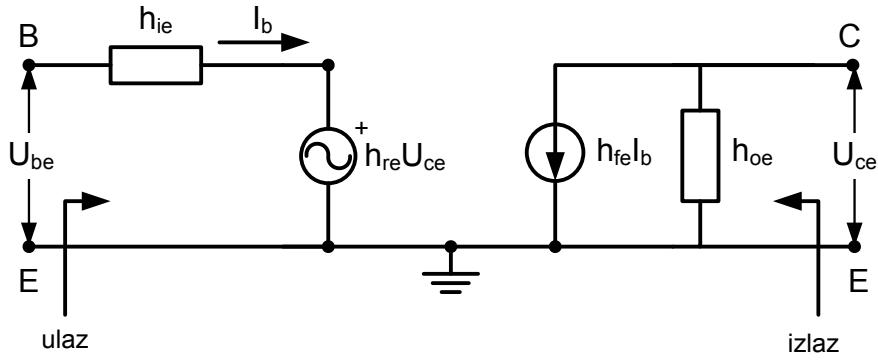
Tranzistor u spoju zajedničkog emitera raspolaže značajnim strujnim pojačanjem ako mu je statička radna točka smještena u normalnom aktivnom području. Stoga je vrlo bitno pravilno odrediti položaj statičke radne točke tranzistora. Da bi se izbjeglo pomicanje statičke radne točke prema području zasićenja koje bi dovelo do izobličenja ulaznog izmjeničnog signala, potrebno je izvršiti temperaturnu stabilizaciju statičke radne točke. Jedan od načina stabilizacije postiže se na način da se otpor u bazi R_B zamijeni djeliteljem $R_1 - R_2$, a u krug emitera spoji se otpor R_E . U dinamičkim uvjetima rada otpornik R_E ima određeni negativni utjecaj na pojačanje sklopa pa se ovakva stabilizacija radne točke naziva stabilizacijom pomoću emiterske degeneracije.

Dinamička svojstva u spoju zajedničkog emitera. Hibridni model

Dinamičku analizu moguće je provesti analitičkim postupkom ako se tranzistor zamjeni nadomjesnim sklopom za *mali signal i srednje frekvencije*. Mali signali ili linearni režim rada su termini koji se odnose na izmjenične komponente napona i struje. Amplitude promjena tih veličina su malene u usporedbi s istosmjernim vrijednostima u statičkoj radnoj točki pa se nelinearna karakteristika tranzistora u tom malom segmentu može linearizirati, a sam tranzistor nadomjestiti linearnim aktivnim četveropolom. Najčešće je to hibridni nadomjesni sklop koji je za spoj zajedničkog emitera prikazan na slici 2.1.



Sl.2.1. Spoj zajedničkog emitera



SI2.2. Hibridni nadomjesni isklop bipolarnog tranzistora za spoj zajedničkog emitera

Termin zajednički emiter znači da je emiter uzemljen, odnosno on je zajednička elektroda ulaznog dijela (krug baza - emiter) i izlaznog dijela (krug kolektor - emiter) tranzistora za izmjenični signal. Hibridni nadomjesni sklop opisan je hibridnim jednadžbama:

$$U_{be} = h_{ie}I_b + h_{re}U_{ce} \quad (1)$$

$$I_c = h_{fe}I_b + h_{oe}U_{ce} \quad (2)$$

gdje su h_{ie} , h_{re} , h_{fe} , h_{oe} hibridni parametri tranzistora u spoju zajedničkog emitera. Hibridni ili [h] parametri definirani su prema jednadžbama (1) i (2) kao:

$$h_{ie} = \frac{U_{be}}{I_b} \Big| U_{ce} = 0 \quad \text{ulazni otpor uz kratko spojeni izlaz}$$

$$h_{re} = \frac{U_{be}}{U_{ce}} \Big| I_b = 0 \quad \text{faktor naponskog povratnog djelovanja uz otvoreni ulaz}$$

$$h_f = \frac{I_c}{I_b} \Big| U_{ce} = 0 \quad \text{faktor strujnog pojačanja uz kratko spojeni izlaz}$$

$$h_{oe} = \frac{I_c}{U_{ce}} \Big| I_b = 0 \quad \text{izlazna vodljivost uz otvoreni ulaz}$$

Na temelju provedene analize za pojačalo u spoju zajedničkog emitera može se zaključiti:

1. U području relativno niskih frekvencija strujno pojačanje je, uz realno trošilo, negativan broj veći od jedinice, osim kod vrlo visokih vrijednosti otpora trošila. Ako je ispunjen uvjet $h_{oe}R_p < 0,1$, tada je prema relaciji (7), strujno pojačanje $A_v = -h_{fe}$, dakle neovisno o otporu trošila.
2. Naponsko pojačanje je, uz realno trošilo, negativan broj veći od jedinice, osim kod sasvim malih vrijednosti otpora priključenog trošila. S porastom otpora trošila iznos naponskog pojačanja raste i kada $R_p \rightarrow \infty$ prema relaciji

$$A_v = -\frac{h_{fe}}{h_{ie} \left(h_{oe} + \frac{1}{R_p} \right) - h_{re}h_{fe}} \quad (15)$$

Teži prema vrijednosti:

$$A_v = -\frac{h_{fe}}{h_{ie}h_{oe} - h_{re}h_{fe}} \quad (16)$$

3. Uzni otpor prema relaciji (10) ima vrijednost h_{ie} kod malih iznosa otpora trošila R_p . S porastom otpora trošila uzni otpor opada, težeći prema iznosu

$$R_{ul} = h_{ie} - \frac{h_{re}h_{fe}}{h_{oe}} \quad (17)$$

kada $R_p \rightarrow \infty$.

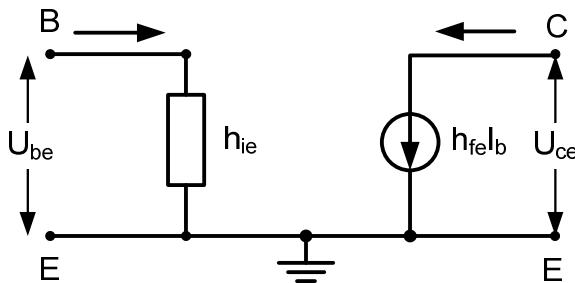
4. Izlazni otpor pojačala u spoju zajedničkog emitera prema relaciji (14) opada s porastom unutrašnjeg otpora generatora signala.

Idealizirani hibridni model

Ako je ispunjen uvjet $h_{oe}R_p < 0,1$, što znači da uz tipični iznos $h_{oe} < 10^{-4}$ S otpor trošila mora biti $R_p < 1 \text{ k}\Omega$. Tada će u nadomjesnom sklopu pojačala na slici 2.5. praktički sva struja h_{fel_b} koju daje strujni izvor u izlaznom krugu, teći kroz trošilo, pa strujno pojačanje neće ovisiti o njegovu otporu. U tom slučaju vodljivost h_{oe} može se zanemariti u odnosu prema vodljivosti priključenog trošila. S druge strane, moguća su pojednostavnjenja i u ulaznom krugu pojačala. Ako je na primjer $h_{re}=10^{-4}$ i $A_v=-100$, tada je:

$$h_{re}U_{ce} = h_{re}A_vU_{be} = 10^{-4} \cdot (-100) \cdot U_{be} = -0,01U_{be} \quad (18)$$

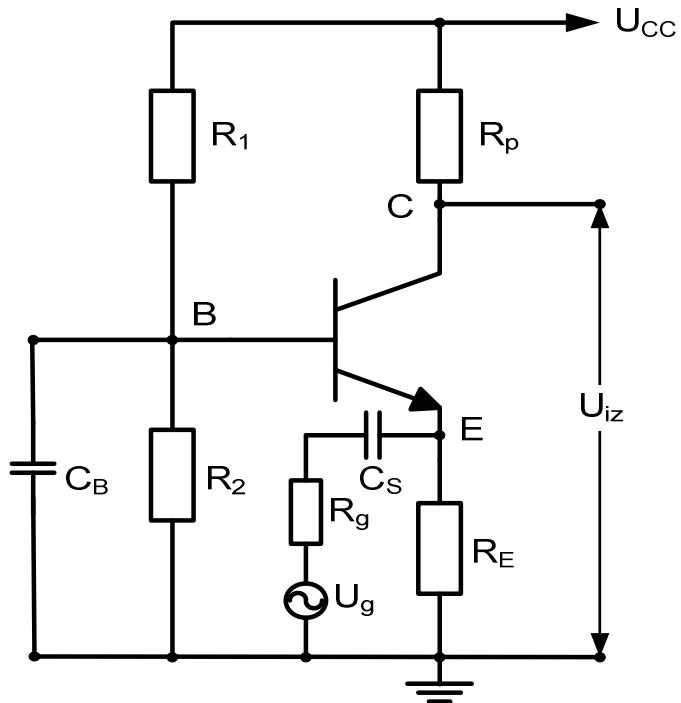
a to znači da je u ulaznom krugu nadomjesnog sklopa pojačala elektromotornu silu $h_{re}U_{ce}$ moguće zanemariti u odnosu prema ulaznom naponu U_{be} . U tom slučaju se ulazni krug tranzistora može dovoljno točno aproksimirati otporom h_{ie} . U navedenim uvjetima hibridni nadomjesni sklop tranzistora u spoju zajedničkog emitera poprima oblik prikazan na slici 2.7.



SI.2.7. Idealizirani model tranzistora za spoj zajedničkog emitera

Dinamička svojstva u spoju zajedničke baze

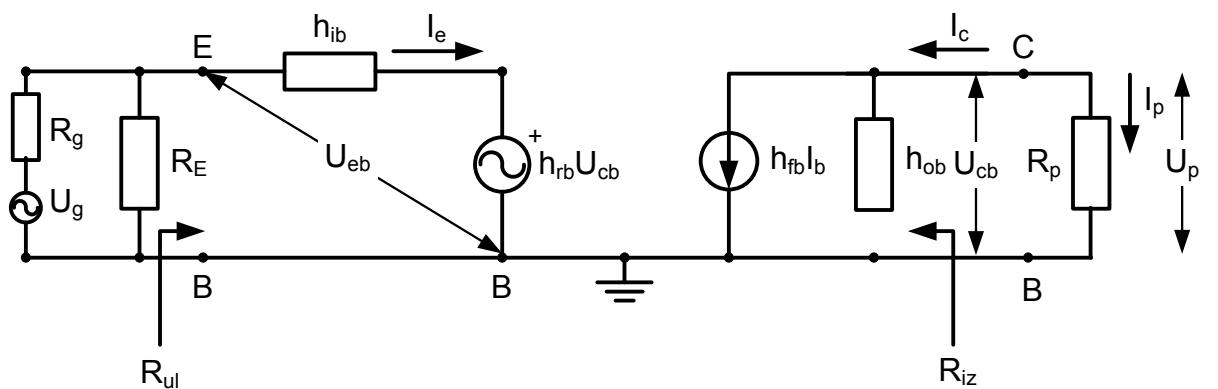
Praktična izvedba pojačala u spoju zajedničke baze prikazana je na slici 2.9. U dinamičkim uvjetima baza je uzemljena tj. ona je zajednička elektroda ulaznom i izlaznom krugu sklopa.



Sl.2.9. Pojačalo u spoju zajedničke baze

Otpornici R_1 , R_2 , R_p i R_E s izvorom napajanja sklopa U_{CC} osiguravaju odgovarajuću statičku radnu točku u normalnom aktivnom području rada. Ulazni izmjenični signal priključen je na emiter, a izlazni signal se uzima na kolektoru. Kondezator C_S odvaja statičke uvjete od kruga generatora signala, a kondezator C_B na frekvenciji signala ima zanemarivo malu reaktanciju te praktički u dinamičkim uvjetima bazu tranzistora spaja na zajedničku točku – uzemljenje. U području srednjih frekvencija je reaktancija kondezatora C_S zanemarivo malena.

Nadomjesni sklop pojačala sa slike 2.10. za mali izmjenični signal prikazan je na slici 2.11.



Sl.2.11. Nadomjesni sklop pojačala zajedničke baze

Strujno pojačanje:

$$A_i = \frac{I_p}{I_e} = -\frac{I_c}{I_e} = -\frac{h_{fb}}{1 + h_{ob}R_p} \quad (22)$$

Budući da je redovito $h_{ob}R_p \ll 1$, strujno pojačanje A_i je:

$$A_i \approx -h_{fb} \approx 1 \quad (23)$$

Ulagani otpor:

$$R_{ul} = \frac{U_{eb}}{I_e} = h_{ib} + h_{rb} A_i R_p = h_{ib} - \frac{h_{rb} h_{fb}}{h_{ob} + \frac{1}{R_p}} \quad (24)$$

Zbog malog iznosa parametra h_{rb} redovito je drugi član u izrazu (24) puno manji od h_{ib} , pa se za R_{ul} može pisati približan izraz:

$$R_{ul} \approx h_{ib} \quad (25)$$

Naponsko pojačanje:

$$A_v = \frac{U_p}{U_{eb}} = \frac{I_p R_p}{I_e R_{ul}} = A_i \frac{R_p}{R_{ul}} = -\frac{h_{fb}}{h_{ib} \left(h_{ob} + \frac{1}{R_p} \right) - h_{rb} h_{fb}} \quad (26)$$

Zbog odnosa $\frac{1}{R_p} \gg h_{ob}$ i $\frac{h_{ib}}{R_p} \gg h_{rb} h_{fb}$ za A_v može se približno pisati:

$$A_v = -h_{fb} \cdot \frac{R_p}{h_{ib}} \approx \frac{R_p}{h_{ib}} \quad (27)$$

Izlazni otpor:

$$R_{iz} = \frac{1}{h_{ob} - \frac{h_{rb} h_{fb}}{R_g + h_{ib}}} \quad (28)$$

gdje je $R'_g = R_g \| R_E$.

Osnovne karakteristike pojačala u spoju zajedničke baze :

1. U području relativno niskih frekvencija strujno pojačanje je, uz realno trošilo, pozitivan broj iznosa blizu jedinice, osim kod vrlo visokih iznosa otpora trošila. Ako je ispunjen uvjet $h_{ob} R_p < 0,1$ tada je strujno pojačanje $A_i \approx 1$, dakle neovisno o otporu trošila. Ta činjenica ukazuje na mogućnost primjene ovog sklopa kao praktički idealnog zavisnog strujnog izvora upravljanog ulaznim strujnim generatorom.
2. Naponsko pojačanje je, uz realno trošilo, pozitivan broj veći od jedinice, osim kod sasvim malih iznosa otpora trošila. S porastom otpora trošila naponsko pojačanje raste i kada $R_p \rightarrow \infty$, prema relaciji (26) teži iznosu:

$$A_v = -\frac{h_{fb}}{h_{ib} h_{ob} - h_{rb} h_{fb}} \quad (29)$$

3. Ulagani otpor, prema relaciji (24), ima vrijednost h_{ib} kod niskih iznosa otpora trošila. Porastom otpora trošila ulazni otpor raste težeći prema iznosu:

$$R_{ul} = h_{ib} - \frac{h_{rb} h_{fb}}{h_{ob}} \quad (30)$$

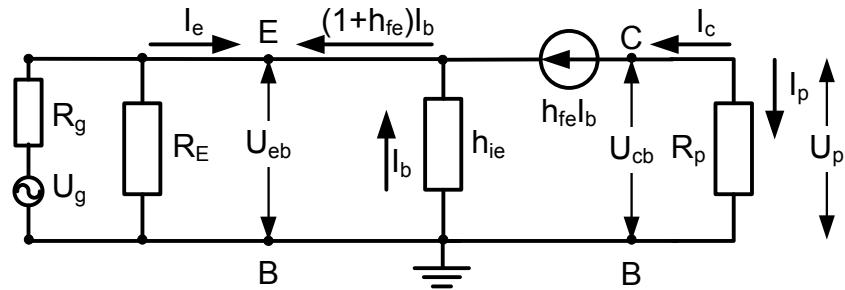
kada $R_p \rightarrow \infty$.

Po iznosu je ulazni otpor pojačala u spoju zajedničke baze manji nego kod pojačala u spoju zajedničkog emitera. Dok ulazni otpor pojačala u spoju zajedničkog emitera opada s otporom trošila, ulazni otpor pojačala u spoju zajedničke baze raste s otporom trošila.

- Izlazni otpor pojačala u spoju zajedničke baze veći je nego kod pojačala u spoju zajedničkog emitera i raste s porastom unutrašnjeg otpora generatora signala na ulazu sklopa.

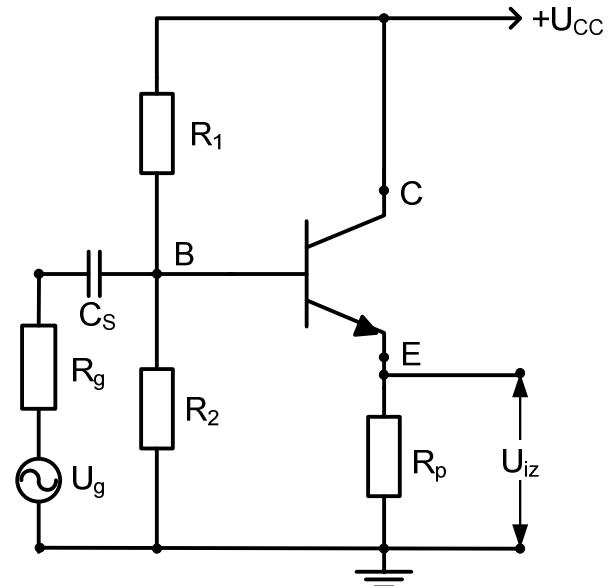
Pojednostavljeni prikaz pojačala u spoju zajedničke baze

Ako se za spoj zajedničke baze primjeni, radi jednostavnosti, idealizirani hibridni nadomjesni sklop tranzistora u spoju zajedničkog emitera, dobiva se idealizirani nadomjesni sklop pojačala u spoju zajedničke baze, sl.12.



Sl.2.12. Pojednostavljeni sklop pojačala u spoju zajedničke baze

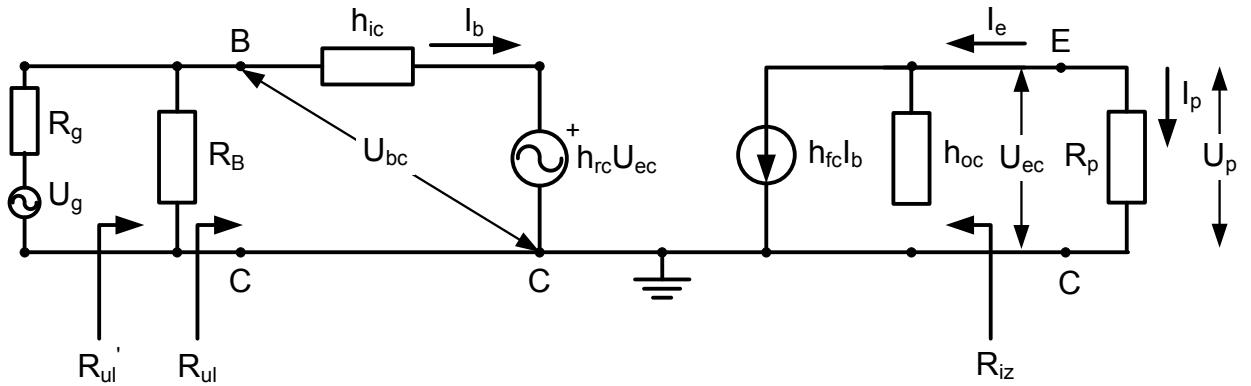
Tipična izvedba pojačala u spoju zajedničkog kolektora prikazana je na slici 2.13.



Sl.2.14. Pojačalo u spoju zajedničkog kolektora

Trošilo se nalazi u krugu emitera, dok je kolektor izravno spojen na kolektorskiju bateriju U_{CC} i time uzemljen za izmjenični signal. Naponsko djelilo u krugu baze R_1-R_2 osigurava određenu struju baze tranzistora. U dinamičkim uvjetima ta dva otpornika su paralelno spojena, sl 2.15.

cjeloviti sklop pojačala u spoju zajedničkog kolektora za mali izmjenični signal i srednje frekvencije, sl. 2.16.



Sl.2.16. Nadomjesni sklop pojačala u spoju zajedničkog kolektora

Strujno pojačanje:

$$A_i = \frac{I_p}{I_b} = -\frac{I_e}{I_b} = \frac{-h_{fe}}{1 + h_{oc}R_p} \quad (39)$$

Ako je ispunjen uvjet $h_{oc}R_p < 0,1$, strujno pojačanje približno iznosi $-h_{fe}$. Prema relacijama konverzije parametri za zajednički kolektor mogu se zamjeniti parametrima za zajednički emiter pa izraz za strujno pojačanje ima oblik:

$$A_i = \frac{1 + h_{fe}}{1 + h_{oc}R_p} \quad (40)$$

Dakle uz uvjet $h_{oc}R_p < 0,1$:

$$A_i = 1 + h_{fe} \quad (41)$$

U izrazima (40) i (41) su prema relacijama konverzije uvršteni hibridni parametri za zajednički emiter:

$$h_{fe} = -(1 + h_{fe}) \quad (42)$$

$$h_{oc} = h_{oe} \quad (43)$$

Strujno pojačanje pojačala u spoju zajedničkog kolektora je pozitivno i redovito puno veće od jedinice.

Ulazi otpor :

$$R_{ul} = \frac{U_{bc}}{I_b} = h_{ic} + h_{rc}A_iR_p \quad (44)$$

ako se preko relacija konverzije uvrste hibridni parametri za zajednički emiter:

$$h_{ic} = h_{ie}; h_{rc} = 1 - h_{re} \quad (45)$$

$$R_{ul} = h_{ie} + (1 - h_{re}) \frac{1 + h_{fe}}{1 + h_{oe}R_p} \cdot R_p \quad (46)$$

Budući da je $h_{re} \ll 1$ i $h_{oe}R_p < 0,1$ imamo:

$$R_{ul} = h_{ie} + (1+h_{fe})R_p \quad (47)$$

Ulagani otpor pojačala u spoju zajedničkog kolektora je prema relaciji (47) velik, i to prije svega zbog člana $(1+h_{fe})R_p$. Ako je npr. $h_{fe}=99$ i $R_p=2\text{ k}\Omega$, R_{ul} će iznositi $200\text{ k}\Omega$, uz zanemarenje otpora h_{ie} koji npr. može imati vrijednost oko $1\text{ k}\Omega$.

Naponsko pojačanje:

$$A_v = \frac{U_p}{U_{bc}} = \frac{U_{ec}}{U_{bc}} = -\frac{h_{fc}}{h_{ic}\left(h_{oc} + \frac{1}{R_p}\right) - h_{rc}h_{fc}} = -\frac{1 + h_{fe}}{h_{ie}\left(h_{oe} + \frac{1}{R_p}\right) + (1 - h_{re})(1 + h_{fe})} \quad (48)$$

Ako je $h_{oe}R_p < 0,1$ te uz $h_{re} \ll 1$:

$$A_v = \frac{1}{1 + \frac{h_{ie}}{(1 + h_{fe})R_p}} \quad (49)$$

Otpor R_p je obično istog reda veličine kao i h_{ie} te je redovito $h_{fe} \gg 1$, stoga je prema relaciji (49) naponsko pojačanje pojačala u spoju zajedničkog kolektora pozitivno i tek neznatno manje od jedinice. Toznači da svaka promjena napona na bazi izaziva praktički jednaku promjenu napona na emiteru, tj. da emiterski napon slijedi bazni. Zato se pojačalo u spoju zajedničkog kolektora zove i *emittersko sljedilo*.

Izlazni otpor:

$$R_{iz} = \frac{1}{h_{oc} - \frac{h_{rc}h_{fc}}{R_g + h_{ie}}} = \frac{1}{h_{oe} + \frac{(1 - h_{re})(1 + h_{fe})}{R_g + h_{ie}}} \quad (50)$$

Gdje je $R_g' = R_g || R_B$.

Budući da je $h_{re} \ll 1$ i da je drugi članu izrazu (49) u nazivniku puno veći od prvog člana, za izlazni otpor može se pisati izraz:

$$R_{iz} \approx \frac{R_g' + h_{ie}}{1 + h_{fe}} \quad (51)$$

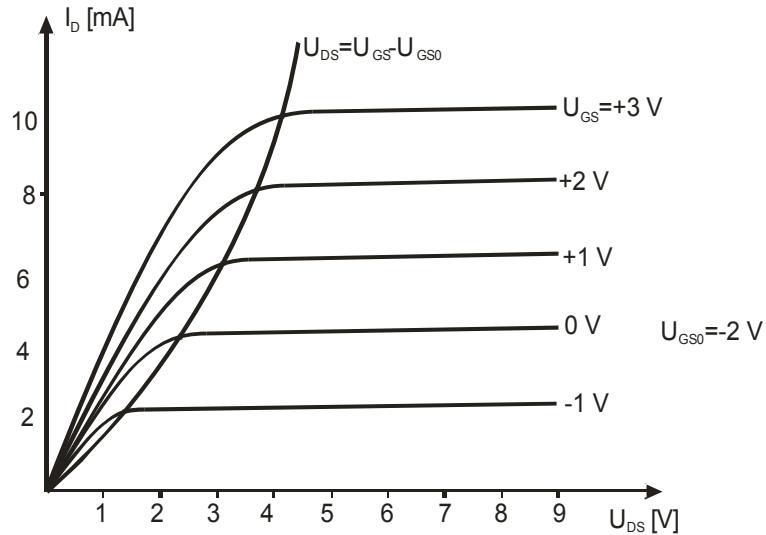
Osnovne karakteristike pojačala u spoju zajedničkog kolektora:

1. U području relativno niskih frekvencija strujno pojačanje je, uz realno trošilo, pozitivan broj veći od jedinice.
2. Naponsko pojačanje je, uz realno trošilo, pozitivno i blizu jedinice, ali uvijek manje od jedinice.
3. Ulagani otpor je velik i znatno veći od ulaznog otpora za spoj zajedničkog emitera i zajedničke baze.
4. Izlazni otpor je mali, manji nego kod pojačala sa zajedničkim emiterom i zajedničkom bazom.

Definicija statičkih uvjeta rada unipolarnih tranzistora

Unipolarni tranzistori (FET-ovi) mogu biti tehnološki izvedeni kao spojni FET-ovi ili kao MOSFET-ovi. Spojni FET-ovi su komponente osiromašenog tipa, dok MOSFET-ovi mogu biti ili komponente obogaćenog tipa ili komponente osiromašenog tipa. MOSFET-ovi osiromašenog tipa mogu raditi i s negativnim i s pozitivnim naponom na kontrolnoj ili upravljačkoj elektrodi. Zajedničko svojstvo svih FET-ova je vrlo visok ulazni otpor između kontrolne elektrode (vrata) i uvoda pa se FET-ovi upravljaju naponskim signalom za razliku od bipolarnih tranzistora koji se zbog niskog iznosa ulaznog otpora uglavnom upravljaju strujnim signalom.

Na slici 3.1. prikazane su izlazne statičke karakteristike idealnog n-kanalnog MOSFET-a osiromašenog tipa.



Slika 3.1. Izlazne karakteristike MOSFET-a osiromašenog tipa

Lijevo od krivulje $U_{DS}=U_{GS}-U_{GS0}$, gdje je U_{DS} napon između odvoda i uvoda, U_{GS} napon između vrata (kontrolne elektrode) i uvoda, a U_{GS0} napon praga je **triodno područje**. Struja odvoda I_D raste s naponom U_{DS} , uz stalan iznos napona U_{GS} sukladno izrazu:

$$I_D = K \left[(U_{GS} - U_{GS0})U_{DS} - \frac{1}{2}U_{DS}^2 \right] \quad (3.1.)$$

u području $U_{DS} < U_{GS} - U_{GS0}$.

K je konstanta MOSFET-a određena izrazom:

$$K = \mu_0 \frac{\epsilon_{0x}}{t_{0x}} \cdot \frac{W}{L} \quad (3.2.)$$

u kojem je:

μ_0 površinska pokretljivost slobodnih elektrona u kanalu između uvoda i odvoda, ϵ_{0x} je dielektrička konstanta (permitivnost), t_{0x} je debljina sloja silicij-dioksida (SiO_2) iznad područja kanala, w je širina, a L duljina kanala.

Zbog pojave na površini silicija i na međupovršini između silicija i oksidnog sloja površinska pokretljivost je manja od volumne.

Područje karakteristika gdje je $U_{DS} > U_{GS} - U_{GS0}$ opisano je jednadžbom:

$$I_D = \frac{K}{2} (U_{GS} - U_{GS0})^2 \quad (3.3.)$$

Pri naponu $U_{GS}=0$ struja $I_D = \frac{K}{2}(-U_{GS0})^2 = I_{DSS}$ pa se relacija (3.3.) može pisati kao:

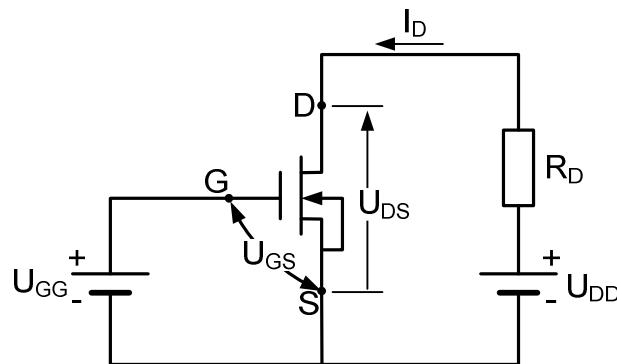
$$I_D = I_{DSS} \left(1 - \frac{U_{GS}}{U_{GS0}} \right)^2 \quad (3.4.)$$

Struja I_{DSS} je struja odvoda u području zasićenja pri naponu $U_{GS}=0$.

Određivanje statičke radne točke pojačala s unipolarnim tranzistorom

Triodno područje je područje relativno malog iznosa dinamičkog otpora, jer struja odvoda I_D pri konstantnom naponu U_{GS} relativno brzo raste s naponom U_{DS} te se u tom području idealni FET ne može u izlaznom krugu tretirati ni kao idealni naponski ni kao idealni strujni izvor.

Područje zasićenja je područje konstantne struje odvoda pri konstantnom naponu U_{GS} , te se u tom području rada idealni FET u izlaznom krugu ponaša kao idealni strujni izvor. Da bi se MOSFET doveo u statičku radnu točku u području zasićenja, potrebno je osigurati odgovarajuće napone U_{DS} i U_{GS} , što je i ilustrirano crtežom 3.2.

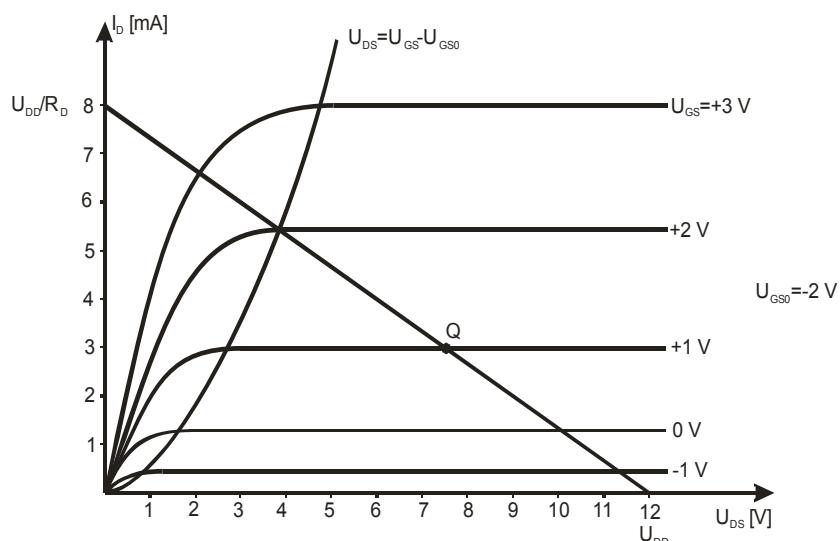


Slika 3.2. n-kanalni MOSFET. Definicija statičkih uvjeta.

Na slici 3.2. odabran je pozitivan predznak napona $U_{GS}=U_{GG}$, što znači da n-kanalni MOSFET radi u obogaćenom modu. Ako bi napon U_{GG} bio negativan, MOSFET bi radio u osiromašenom modu. Iz izlaznog kruga sklopa slijedi jednadžba radnog pravca:

$$U_{DD} = U_{DS} + I_D \cdot R_D \quad (3.5.)$$

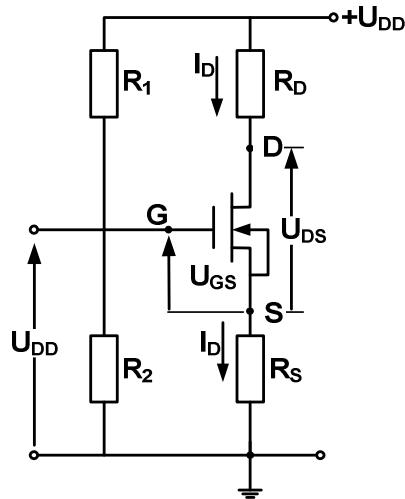
Odsječak radnog pravca na apscisi je U_{DD} , a na ordinati U_{DD}/R_D , slika 3.3.



Slika 3.3. Radni pravac u polju izlaznih karakteristika MOSFET-a

U odabranoj statičkoj radnoj točki napon $U_{GS}=+1$ V.

Praktična izvedba sklopa za podešavanje istosmjernih uvjeta (statičke radne točke) prikazana je na slici 3.4.



Slika 3.4. Sklop za podešavanje statičke radne točke MOSFET-a

Budući da je istosmjerna struja vrata (kontrolne elektrode) jednaka nuli, istosmjerni napon U_{GG} iznosi:

$$U_{GG} = U_{DD} \frac{R_2}{R_1 + R_2} \quad (3.6.)$$

Za ulazni krug sklopa (krug vrata-uvod) vrijedi jednadžba naponske ravnoteže:

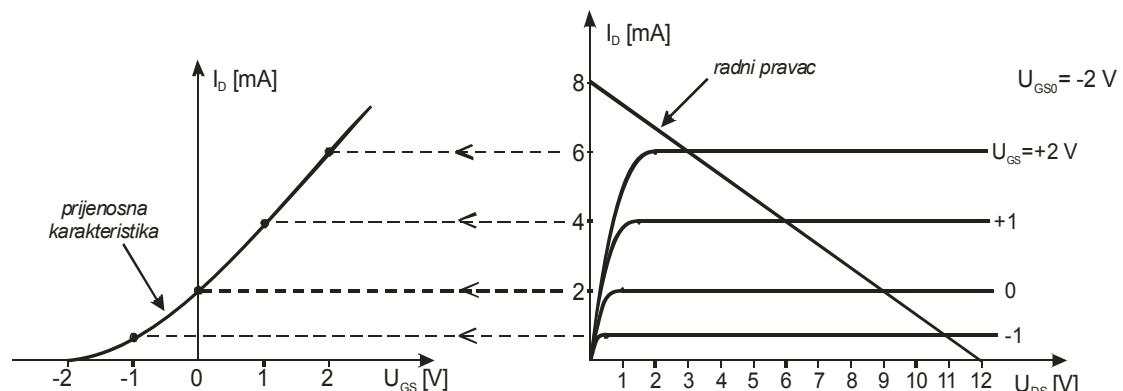
$$U_{GG} = U_{GS} + I_D \cdot R_S \quad (3.7.)$$

Napon U_{GG} , odnosno potencijal elektrode G prema uzemljenoj točki je stalan i određen je relacijom (3.6.). Stoga svaka promjena potencijala točke S (uvoda) prema uzemljenju uvjetuje odgovarajuću promjenu napona U_{GS} , odnosno struje I_D .

Za izlazni krug sklopa na slici 3.4. vrijedi jednadžba naponske ravnoteže:

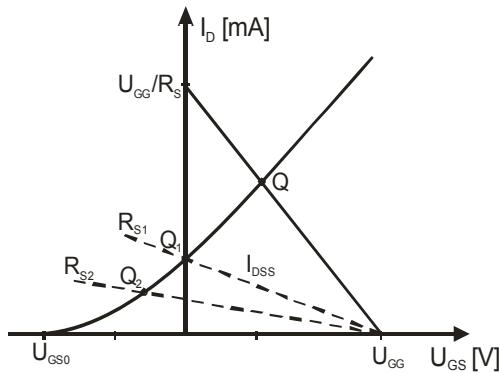
$$U_{DD} = I_D (R_D + R_S) + U_{DS}, \quad (3.8.)$$

koja je ujedno i jednadžba radnog pravca u polju izlaznih karakteristika. Pomoću radnog pravca i izlaznih karakteristika može se odrediti prijenosna karakteristika, slika 3.5.



Slika 3.5. Konstrukcija prijenosne karakteristike

Jednadžba (3.7.) je ujedno jednadžba radnog pravca u polju prijenosne karakteristike. Odsječak radnog pravca na apscisi je U_{GG} , a na ordinati U_{GG}/R_s , slika 3.6. Statička radna točka Q određena je sjecištem radnog pravca i prijenosne karakteristike.



Slika 3.6. Određivanje staticke radne točke na prijenosnoj karakteristici

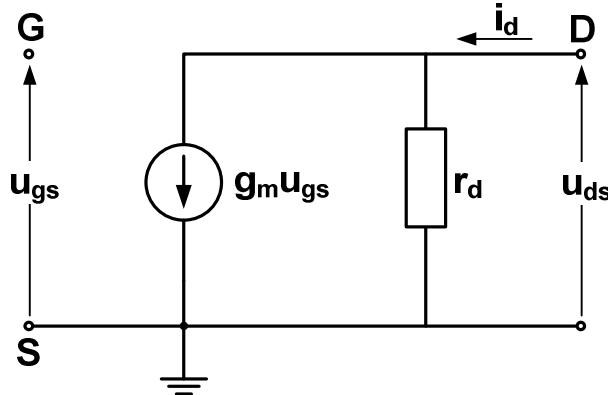
Na slici 3.6. ucrtana su (iscrtkano) još dva radna pravca za ilustraciju promjene staticke radne točke promjenom otpora R_s . Radna točka Q_1 kojoj odgovara otpor $R_{s1} > R_s$ je na ordinati gdje je $U_{GS}=0$, te MOSFET radi na granici obogaćenog i osiromašenog područja (moda). Radna točka Q_2 kojoj odgovara otpor R_{s2} je u području negativnih napona U_{GS} , te MOSFET radi u osiromašenom modu. Dakle, osim stabilizacijskog djelovanja na sklop, otpor R_s omogućava rad i u obogaćenom i u osiromašenom modu.

Unipolarni tranzistor u dinamičkim uvjetima rada. Nadomjesni model

Trenutna totalna vrijednost struje odvoda i_D može pisati kao:

$$i_d = g_m u_{gs} + \frac{1}{r_d} u_{ds} \quad (3.14.)$$

Na temelju relacije (3.14.) može se u uvjetima malih izmjeničnih signala i srednjih frekvencija nacrtati nadomjesni sklop, slika 3.7.



Slika 3.7. Nadomjesni sklop MOSFET-a za mali izmjenični signal sa strujnim izvorom

Množenjem lijeve i desne strane jednadžbe (3.14.) s veličinom r_d dobiva se:

$$i_d \cdot r_d = g_m \cdot r_d \cdot u_{gs} + u_{ds} \quad (3.15.)$$

Umnožak $g_m r_d$ označava se simbolom μ i poznat je kao faktor pojačanja, a sama jednadžba

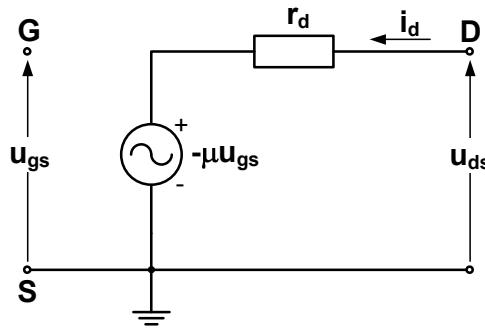
$$g_m \cdot r_d = \mu \quad (3.16.)$$

kao Barkhausenova jednadžba.

Dakle, (3.15.) može se pisati kao:

$$u_{ds} = -\mu \cdot u_{gs} + i_d \cdot r_d \quad (3.17.)$$

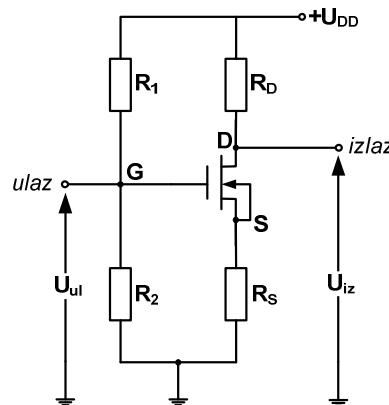
Na temelju relacije (3.17.) može se nacrtati nadomjesni sklop za mali izmjenični signal s naponskim izvorom.



Slika 3.8. Nadomjesni sklop MOSFET-a za mali izmjenični signal s naponskim izvorom

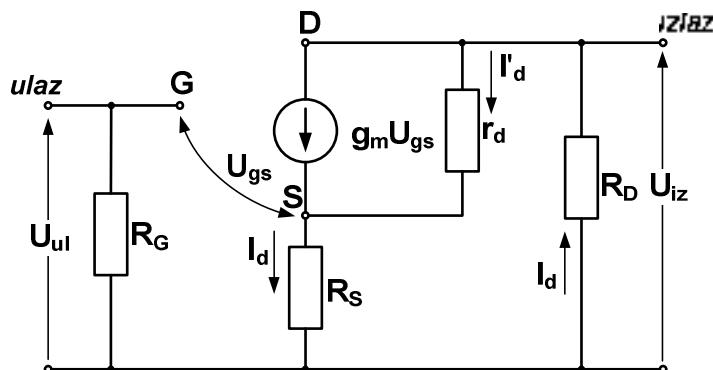
Dinamička svojstva pojačala u spoju zajedničkog uvoda

Na slici 3.9. prikazana je izvedba pojačala u spoju zajedničkog uvoda sa stabilizacijom staticke radne točke pomoću otpornika R_S u krugu uvoda. Dakle, uvod nije izravno uzemljen već je uzemljen (spojen na zajedničku točku) preko otpornika R_S . Ulazni signal je priključen na vrata (upravljačku elektrodu G), a izlazni signal se uzima s odvoda D. Otpornik R_D je ujedno i trošilo ako na izlaz sklopa nije uključen neki drugi otpornik.



Slika 3.9. Pojačalo u spoju zajedničkog uvoda s otpornikom R_S u krugu uvoda

Nadomjesni sklop pojačala sa slike 3.9. u dinamičkim uvjetima prikazan je na slici 3.10. Istosmjerni naponski izvor U_{DD} je za izmjenični signal kratki spoj te je otpornik R_1 paralelno spojen otporniku R_2 : $R_1 || R_2 = R_G$.



Slika 3.10. Nadomjesni sklop pojačala u spoju zajedničkog uvoda s otpornikom R_S u krugu uvoda

Izraz za struju odvoda:

$$I_d = \frac{\mu U_{ul}}{R_D + r_d + (1 + \mu)R_s}, \quad (3.21.)$$

gdje je $\mu = g_m \cdot r_d$.

Napon U_{iz} na trošilu R_D iznosi:

$$U_{iz} = -I_d \cdot R_D \quad (3.22.)$$

Naponsko pojačanje je po definiciji:

$$A_V = \frac{U_{iz}}{U_{ul}} = -\frac{I_d \cdot R_D}{U_{ul}} = -\frac{\mu R_D}{R_D + r_d + (1 + \mu)R_s} \quad (3.23.)$$

Otpornik R_S u krugu uvoda smanjuje naponsko pojačanje to više što je otpor R_S veći. To je degenerativni utjecaj (degeneracija uvoda) otpora R_S na naponsko pojačanje sklopa. Degenerativni utjecaj otpornika R_S može se u velikoj mjeri reducirati paralelno spojenim kondenzatorom koji na frekvenciji izmjeničnog signala praktički kratko spaja otpornik. U tom slučaju naponsko pojačanje slijedi iz izraza (3.23.) uz uvjet $R_S=0$.

$$A_V = -\frac{\mu R_D}{R_D + r_d} \quad (3.24.)$$

Pojačanje određeno izrazom (3.24.) je veće u odnosu prema pojačanju određenom izrazom (3.23.).

Ako su ispunjeni uvjeti:

$$\mu \gg 1; r_d \gg R_D \quad (3.25.)$$

relacija (3.23.) svodi se na oblik:

$$A_V \approx -\frac{g_m}{1 + g_m R_S} \cdot R_D = -g_m \cdot R_D \quad (3.26.)$$

Veličina $g_m' = \frac{g_m}{1 + g_m R_S}$ (3.27.) naziva se efektivna strmina.

Ako je još ispunjen uvjet:

$$g_m R_S \gg 1 \quad (3.28)$$

tada (3.26.) prelazi u oblik:

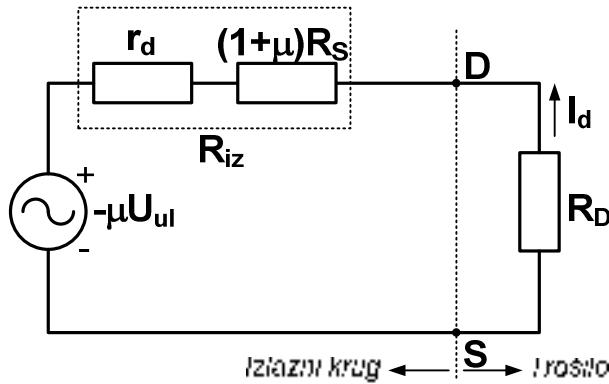
$$A_V \approx -\frac{R_D}{R_S} \quad (3.29.)$$

što znači da naponsko pojačanje ne ovisi o parametrima tranzistora, već o stabilnim pasivnim komponentama (otpornicima) kojima je moguće ostvariti naponsko pojačanje s velikom stabilnošću u širokom rasponu temperatura.

Izlazni otpor pojačala može se odrediti pomoću relacije (3.21.):

$$\mu U_{ul} = I_d [r_d + (1 + \mu)R_S] + I_d \cdot R_D \quad (3.30.)$$

i prema njoj nacrtanog nadomjesnog sklopa za izlazni krug pojačala:



Slika 3.11. Određivanje izlaznog otpora pojačala u spoju zajedničkog uvoda

Dakle, izlazni otpor jednak je:

$$R_{iz} = r_d + (1 + \mu)R_s \quad (3.31.)$$

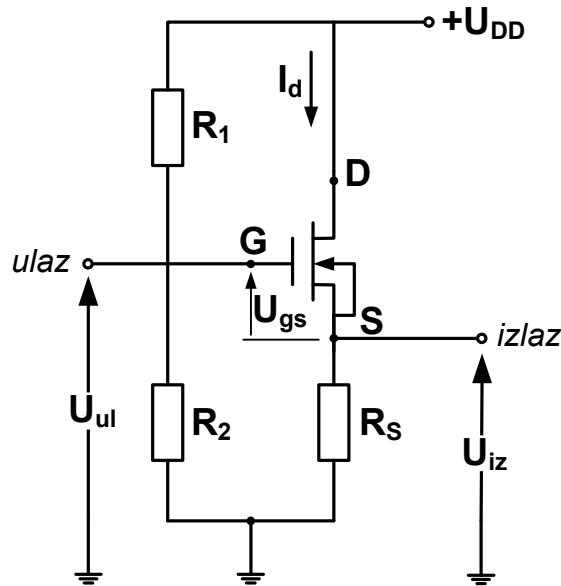
Degeneracijom uvoda povećava se izlazni otpor za iznos $(1+\mu)R_s$. Ako je otpornik R_s premošten kondenzatorom, tada R_{iz} , uz uvjet $R_s=0$, iznosi:

$$R_{iz} = r_d \quad (3.32.)$$

Ulagani otpor sklopa na slici 3.9. jednak je R_G i ne ovisi o degeneraciji uvoda.

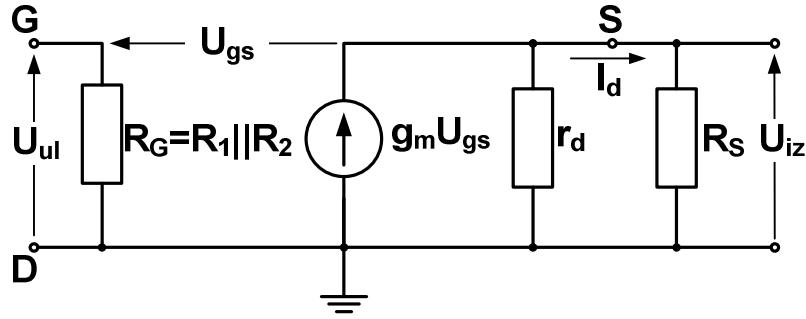
Dinamička svojstva pojačala u spoju zajedničkog odvoda

Osnovni sklop pojačala u spoju zajedničkog odvoda prikazan je na slici 3.12.



Slika 3.12. Pojačalo u spoju zajedničkog odvoda

Ulagani signal dovodi se na upravljačku elektrodu G, a izlazni signal se uzima s elektrode uvoda, gdje je otpornik R_s ujedno i trošilo sklopa. Nadomjesni sklop prikazan je na slici 3.13.



Slika 3.13. Nadomjesni sklop pojačala u spoju zajedničkog odvoda

Prema ulaznog krugu osnovnog pojačala, slika 3.12., može se napisati relacija:

$$U_{gs} = U_{ul} - U_{iz} \quad (3.33.)$$

Za izlazni krug nadomjesnog sklopa, slika 3.13., vrijedi relacija:

$$U_{iz} = g_m U_{gs} (r_d \| R_s) \quad (3.34.)$$

Izraz za naponsko pojačanje sklopa može se odrediti pomoću relacija (3.33.) i (3.34.):

$$A_V = \frac{U_{iz}}{U_{ul}} = \frac{g_m (r_d \| R_s)}{1 + g_m (r_d \| R_s)} \quad (3.35.)$$

Naponsko pojačanje pojačala u spoju zajedničkog odvoda je pozitivno, što znači da sklop ne obrće fazu izmjeničnog signala.

Kod realnih sklopova je obično ispunjen uvjet:

$$r_d \gg R_s \quad (3.36.)$$

pa se izraz (3.35.) može svesti na jednostavniji oblik:

$$A_V \approx \frac{g_m}{1 + g_m} \cdot R_s \quad (3.37.)$$

Ako je usto ispunjen uvjet $g_m R_s \gg 1$, tada je pojačanje A_V približno jednako jedinici.

Izlazni otpor pojačala može se odrediti na isti način kao i za pojačalo u spoju zajedničkog uvoda.

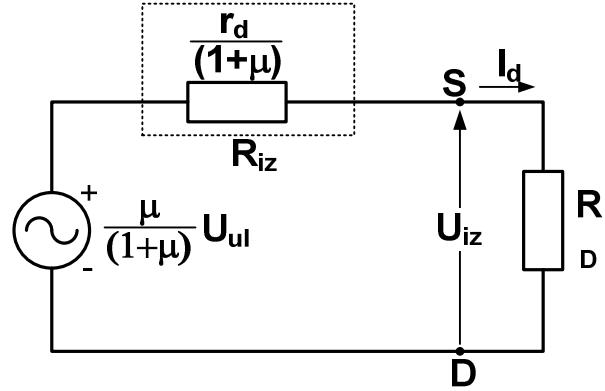
Iz izlaznog kruga nadomjesnog sklopa slijedi izraz za struju I_d :

$$I_d = \frac{U_{iz}}{R_s} = \frac{A_V U_{ul}}{R_s} \quad (3.38.)$$

Uvrštavanjem izraza za A_V (3.35.) u izraz (3.38.) dobiva se:

$$\frac{\mu}{1 + \mu} U_{ul} = I_d \frac{r_d}{1 + \mu} + I_d \cdot R_s \quad (3.39.)$$

što odgovara nadomjesnom sklopu, slika 3.14.:



Slika 3.14. Određivanje izlaznog otpora pojačala u spoju zajedničkog uvoda

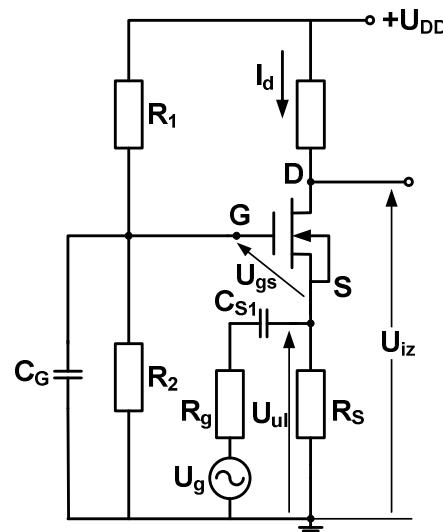
Dakle, za izlazni otpor pojačala u spoju zajedničkog odvoda može se pisati izraz:

$$R_{iz} = \frac{r_d}{1 + \mu} \quad (3.40.)$$

Kako je redovito $\mu \gg 1$, izlazni otpor je $R_{iz} \ll r_d$.

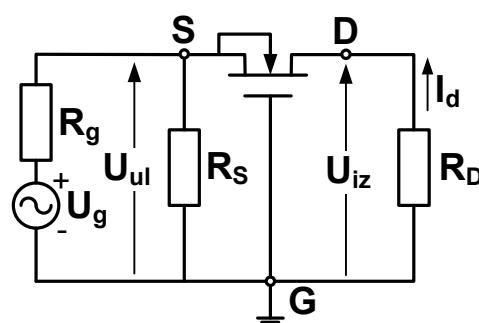
Dinamička svojstva pojačala u spoju zajedničke upravljačke elektrode

Osnovni sklop pojačala u spoju zajedničke upravljačke elektrode (vrata), prikazan je na slici 3.15. Izmjenični ulazni signal dovodi se u krug uvoda, a izlazni signal se uzima s odvoda.



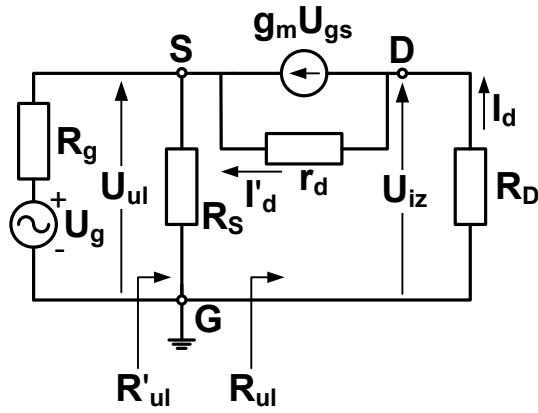
Slika 3.15. Pojačalo u spoju zajedničke upravljačke elektrode

Upravljačka elektroda je za izmjenični signal uzemljena preko kondenzatora, slika 3.16.



Slika 3.16. Prikaz pojačala u spoju zajedničke upravljačke elektrode u dinamičkim uvjetima

Nadomjesni sklop pojačala u spoju zajedničke upravljačke elektrode prikazan je na slici 3.17.



Slika 3.17. Nadomjesni sklop pojačala u spoju zajedničke upravljačke elektrode

Za sklop na slici 3.17. mogu se napisati ove relacije:

$$U_{ul} = U_{iz} - I_d \cdot r_d \quad (3.41.)$$

$$I_d' = I_d - g_m U_{gs} \quad (3.42.)$$

$$U_{iz} = -I_d \cdot R_D \quad (3.43.)$$

$$U_{gs} = -U_{ul} \quad (3.44.)$$

Na temelju gornjih relacija slijedi izraz za struju odvoda:

$$I_d = -\frac{(1+\mu)U_{ul}}{r_d + R_D}, \quad (3.45.)$$

odnosno naponsko pojačanje:

$$A_V = \frac{U_{iz}}{U_{ul}} = \frac{(1+\mu)R_D}{r_d + R_D} \quad (3.46.)$$

Naponsko pojačanje je pozitivan broj što znači da su ulazni i izlazni signal u fazi. Nadalje, iz izraza (3.46.) se vidi da naponsko pojačanje raste s otporom trošila od $A_V=0$ pri $R_D=0$ do $A_V=1+\mu$ pri $R_D \rightarrow \infty$.

Ulazni otpor pojačala R_{ul} određen je izrazom:

$$R_{ul} = \frac{U_{ul}}{-I_d} = \frac{U_{ul}}{U_{iz}} \cdot R_D = \frac{R_D}{A_V}, \quad (3.47.)$$

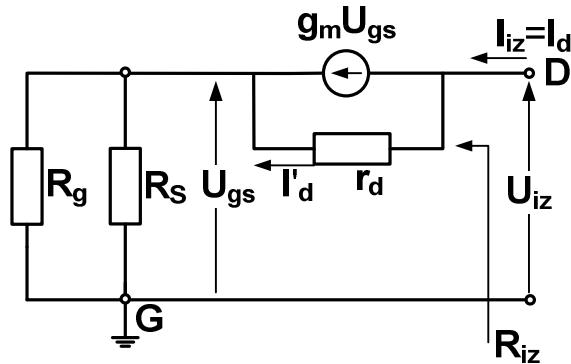
odnosno

$$R_{ul} = \frac{R_D + r_d}{1 + \mu}, \quad (3.48.)$$

a

$$R_{ul}' = R_{ul} \| R_S \quad (3.49.)$$

Izlazni otpor dobiva se kao omjer izlaznog napona i izlazne struje pri kratko spojenom naponu U_g , slika 3.18.



Slika 3.18. Određivanje izlaznog otpora

Za sklop na slici 3.18. mogu se napisati ove jednadžbe:

$$U_{iz} = I'_d \cdot r_d + I_d \cdot R_g \quad (3.50.)$$

$$I'_d = I_d - g_m U_{gs} \quad (3.51.)$$

$$U_{gs} = -I_d \cdot R_g \quad (3.52.)$$

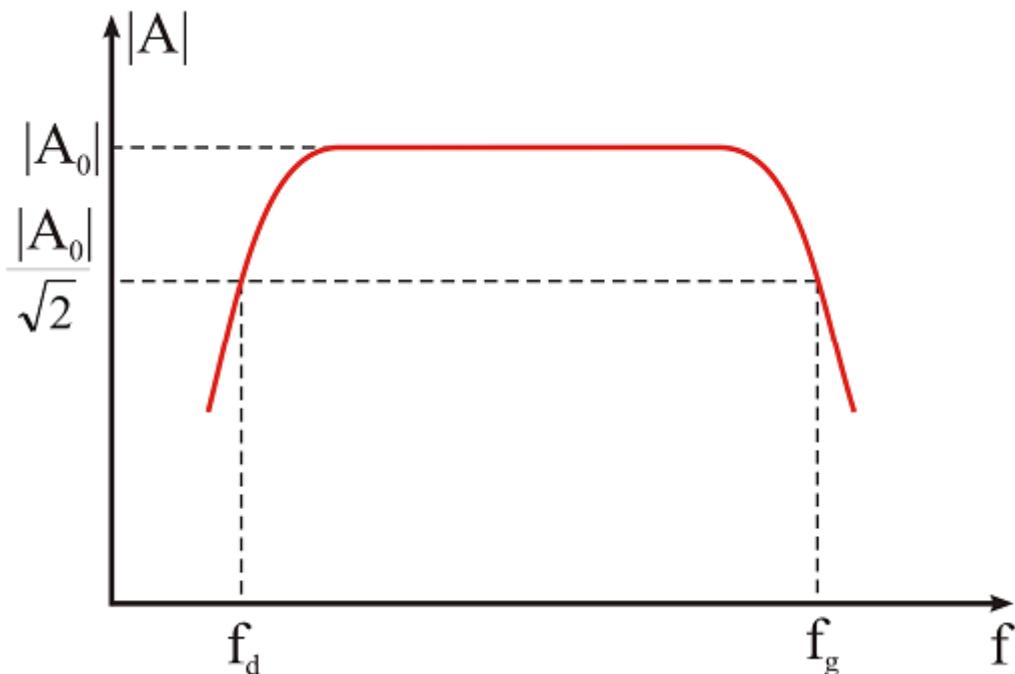
Iz navedenih relacija može se odrediti omjer U_{iz}/I_d , odnosno izraz za izlazni otpor sklopa:

$$R_{iz} = \frac{U_{iz}}{I_d} = r_d + (1 + \mu) R_g \quad (3.53.)$$

Pojačalo u spoju zajedničke upravljačke elektrode ima mali ulazni otpor, a veliki izlazni otpor.

Frekvencijska karakteristika elektroničkih sklopova

Frekvencijska karakteristika pojačala – ovisnost pojačanja o frekvenciji



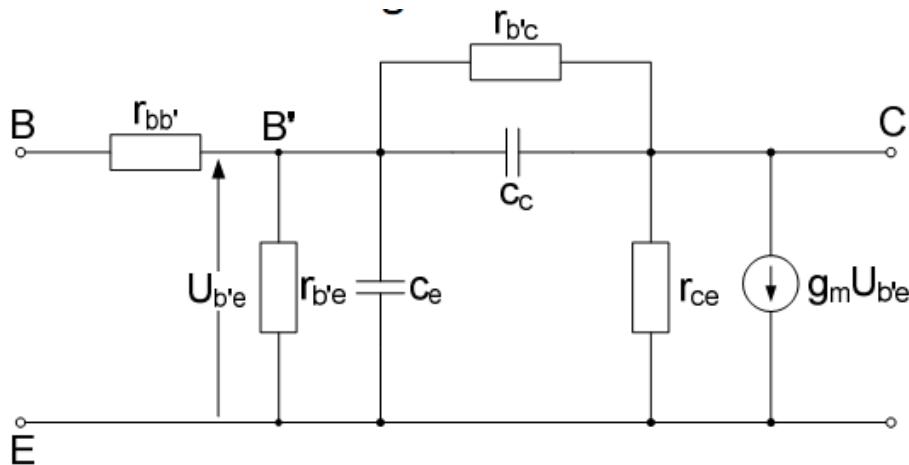
U području srednjih frekvencija pojačanje ne ovisi o frekvenciji (referentno pojačanje A_0). U točkama u kojima je vrijednost pojačanja definirana su dvije karakteristične frekvencije: gornja i donja granična frekvencija.

Postojanje donje granične frekvencije uvjetovano je konstrukcijom sklopa (vezni kondenzatori na ulazu i izlazu pojačala). Gornja granična frekvencija je rezultat fizikalnih pojava u radu tranzistora. Gornja granična frekvencija može se povećati izborom odgovarajućeg tranzistora i konstrukcijom sklopa, ali je njen iznos uvek konačan. Frekvencijska karakteristika idealnog pojačala bila bi horizontalan pravac. Realna pojačala uvek unose određeni fazni pomak između izlaznog i ulaznog signala. Taj pomak je posljedica konačnog vremena nabijanja i pražnjenja barijernih kapaciteta, konačnog vremena proleta nosilaca naboja kroz tranzistor i djelovanja vremenskih konstanti pasivnih dijelova pojačala.

Donja granična frekvencija f_d definira se kao ona frekvencija u području niskih frekvencija kod koje pojačanje padne na 0,707 vrijednosti pojačanja pri srednjim frekvencijama (u dB ako padne za 3 dB u odnosu na srednje). Javlja se zbog toga što pri niskim frekvencijama reaktancije vezanih kondenzatora nisu zanemarive pa se izlazni napon pojačava, a samim time i pojačanej smanjuje.

Giacolettov model. Parametri Giacolettovog modela

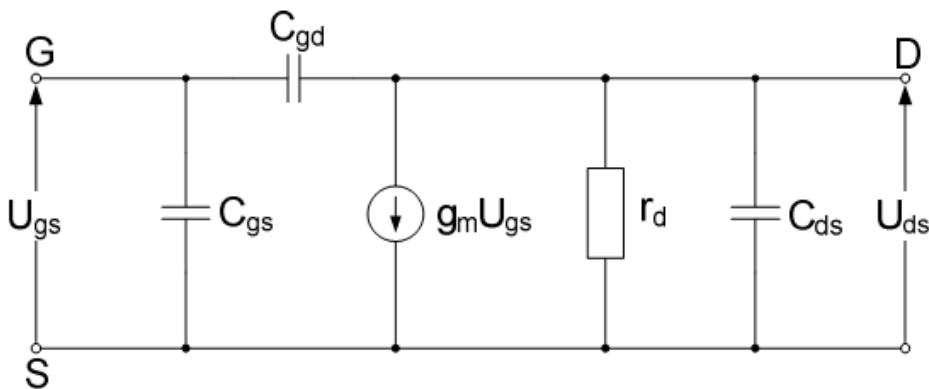
Giacolettov model (hibridni Δ -model) uključuje barijernu i difuzijsku kapacitivnost tranzistora koje su ključne za ponašanje tranzistora na visokim frekvencijama.



Otpor $r_{bb'}$ je raspodijeljeni serijski otpor između vanjskog priključka baze B i aktivnog područja baze ispod emitera (tzv. interna baza B'). Tipična vrijednost otpora $r_{bb'}$ iznosi od 10 do 100.

Otpor $r_{b'e}$ je dinamički otpor pn-spoja između interne baze i emitera. Tipična vrijednost ovog otpora iznosi 1 kΩ. Kapacitet C_e je ukupni kapacitet između interne baze i emitera. Taj kapacitet jednak je sumi difuzijskog i barijernog kapaciteta, a tipična mu je vrijednost od 10-100 pF. Otpor $r_{b'c}$ nastaje kao posljedica Earlyjeva efekta, a tipična vrijednost mu je reda veličine 1 MΩ. Kapacitet C_c je tranzitni (barijni) kapacitet pn spoja kolektor-baza koji je u normalnim aktivnim uvjetima rada tranzistora nepropusno polariziran. Tipičan iznos je reda veličine 1 pF. Otpor r_{ce} je dinamički otpor između kolektora i emitera tranzistora. Tipičan iznos tog otpora je nekoliko desetaka kΩ. Strujni izvor $g_m U_{b'e}$ određen je strminom tranzistora u odgovarajućoj radnoj točki i naponom između interne baze i emitera.

Model unipolarnog tranzistora u području visokih frekvencija i definicija parametara modela

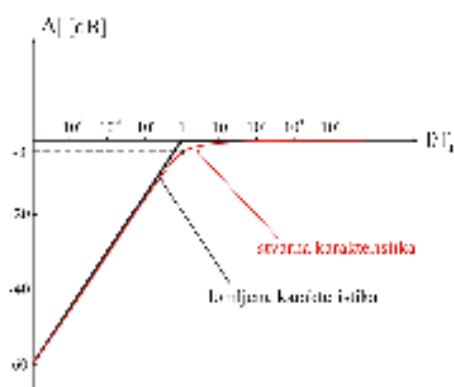


Kapacitet C_{gs} je parazitni kapacitet između vrata i uvoda. Kapacitet C_{gd} je parazitni kapacitet između vrata i odvoda. Kapacitet C_{ds} je parazitni kapacitet odvoda prema uvodu. Parametar r_d je dinamički otpor u odabranoj radnoj točki tranzistora. Strujni izvor $g_m U_{gs}$ određen je strminom tranzistora u odabranoj radnoj točki i naponom između vrata i uvoda, U_{gs} .

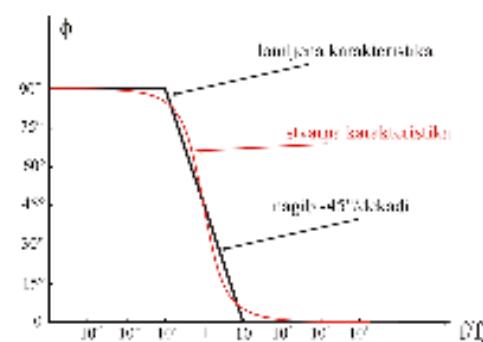
Bodeov prikaz frekvencijskih karakteristika

Grafički prikaz: pojačanje (izraženo u dB) i fazni kut kao funkcija frekvencije (logaritamsko mjerilo) – Bodeov prikaz. Prikaz pojačanja u ovisnosti o frekvenciji – amplitudn karakteristika. Prikaz faznog kuta u ovisnosti o frekvenciji – fazna karakteristika.

Amplitudna karakteristika



Frekvencijska karakteristika



Lomljena karakteristika dobivena je tako da je za $0 < f < 0,1f_d$ fazna karakteristika aproksimirana faznim kutom $\varphi=90^\circ$, dok je za $0,1f_d < f < 10 f_d$ fazna karakteristika aproksimirana pravcem koji kroz točke s koordinatama $f=f_d$ i $\varphi=45^\circ$ prolazi pod nagibom -45° po dekadi.

Operacijsko pojačalo. Definicija parametara idelanog operacijskog pojačala.

Mogućnost vršenja nekih matematičkih i drugih operacija: zbrajanje, oduzimanje, integriranje, deriviranje ulaznog signala...

Tri stupnja:

- ulazni stupanj (velik ulazni otpor i pojačanje signala, mogućnost dva ulazna signala);
- srednji stupanj (veoma veliko pojačanje);
- izlazni stupanj (malen izlazni otpor i velik hod izlaznog signala).

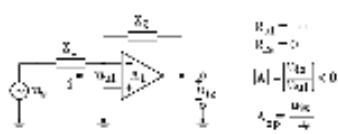
Idealno operacijsko pojačalo trebalo bi imati osobine:

- pojačanje beskonačno (i negativno);
- ulazni otpor beskonačan;
- izlazni otpor nula;
- prijenos svih frekvenciјa od nule do beskonačnosti (istosmјerno pojačalo).

Pojačanje operacijskog pojačala s jedim invertirajućim ulazom.

Kako je:

Na invertirajući ulaz (oznaka "+") je uzemljen.
Na invertirajući ulaz (oznaka "-") doveden je signal.



Primjenom načela superpozicije:

$$u_o = u_{s1} \cdot \frac{Z_2}{Z_1 + Z_2} + u_{s2} \cdot \frac{Z_1}{Z_1 + Z_2}$$

za pojačanje operacijskog pojačala A_{OP} slijedi:

$$A_{OP} = \frac{u_o}{u_s} = \frac{A \cdot \frac{Z_2}{Z_1 + Z_2}}{1 - A \cdot \frac{Z_1}{Z_1 + Z_2}} = \frac{-Z_2}{Z_1} \cdot \frac{1}{1 - \frac{1}{A} \cdot \frac{Z_1}{Z_1 + Z_2}} = \frac{-Z_2}{Z_1} \Big|_{A \rightarrow \infty}$$

Iz (3) je vidljivo da pri velikom pojačanju A pojačanje operacijskog pojačala A_{OP} ovisi samo o vanjskim impedancijama Z_1 i Z_2 .

Drugi pristup: odredi se ulazna impedanca Z_{in} :

$$Z_{in} = \frac{u_s}{i}$$

Struja i se odredi iz pada napona na impedanciju Z_2 :

$$i = \frac{u_s - u_o}{Z_2} = \frac{u_s - A \cdot u_s}{Z_2} = \frac{u_s \cdot (1 - A)}{Z_2},$$

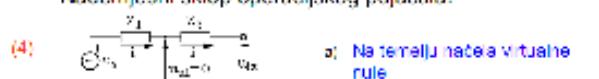
odakle slijedi za ulaznu impedanciju:

$$Z_{in} = \frac{Z_2}{1 - A} = 0,$$

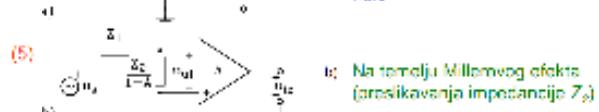
Na temelju izraza (6) dolazimo do zaključka da na ulazu u pojačalo A vlaže tzv. virtualna nula.

Millerov efekt – impedanca Z_2 preslikava se na ulaz pojačala umanjena $(1-A)$ puta.

Nadomjesni sklop operacijskog pojačala:



a) Na temelju načela virtualne rule



b) Na temelju Millorova efekta (preslikavanja impedancije Z_2)

Iz prvog nadomjesnog sklopa je:

$$i = \frac{u_o}{Z_2} \quad (7)$$

Ista struja teče i kroz izlazni krug:

$$u_o = -i \cdot Z_2 = \frac{Z_2}{Z_1} \cdot u_s \quad (8)$$

Pojačanje operacijskog pojačala je tad:

$$A_{OP} = \frac{u_o}{u_s} = \frac{Z_2}{Z_1} \quad (9)$$

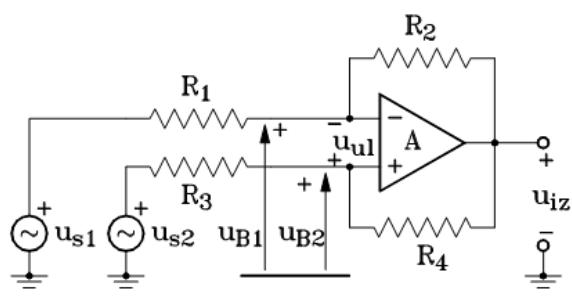
Iz drugog nadomjesnog sklopa:

$$u_o = u_s + \frac{1 - A}{Z_1 + Z_2} \cdot Z_2 \quad (10)$$

$$u_o = A \cdot u_s + A \cdot u_s \cdot \frac{Z_2}{Z_1 + (1 - A) \cdot Z_1} \quad (11)$$

$$A_{OP} = \frac{u_o}{u_s} = \frac{Z_2}{Z_1} \cdot \frac{1}{1 - \frac{1}{A} \cdot \frac{Z_1}{Z_1 + Z_2}} \quad (12)$$

Operacijsko pojačalo s dva ulaza. Primjeri primjene operacijskog pojačala.



■ Primjenom superpozicije:

$$u_{B1} = u_{s1} \cdot \frac{R_2}{R_1 + R_2} + u_{iz} \cdot \frac{R_1}{R_1 + R_2} \quad (13)$$

$$u_{B2} = u_{s2} \cdot \frac{R_4}{R_3 + R_4} + u_{iz} \cdot \frac{R_3}{R_3 + R_4} \quad (14)$$

$$u_{ul} = u_{B2} - u_{B1} \quad (15)$$

$$u_{iz} = A \cdot u_{ul} = A \cdot (u_{B2} - u_{B1}) \quad (16)$$

$$u_{iz} = \frac{A}{1 - A \cdot \left(\frac{R_3}{R_3 + R_4} - \frac{R_1}{R_1 + R_2} \right)} \cdot \left(u_{s2} \cdot \frac{R_4}{R_3 + R_4} - u_{s1} \cdot \frac{R_2}{R_1 + R_2} \right) \quad (17)$$

Pojačanje $A = u_{iz}/u_{ul}$, gdje je napon u_{ul} pozitivan na neinvertirajućem ulazu te je **pojačanje A pozitivno**.

Uz $u_{s2}=0$, $R_3=0$ i $R_4=\infty$:

$$A_{OP} = \frac{u_{iz}}{u_{s1}} = \frac{\left. \frac{A \cdot \frac{R_2}{R_1 + R_2}}{1 + A \cdot \frac{R_1}{R_1 + R_2}} \right|_{A \rightarrow \infty}}{=} = -\frac{R_2}{R_1} \quad (18)$$

b) Neinvertirajuće pojačalo

a) Naponsko sljedilo



$$u_{B1}=0, R_2=\infty, R_3=0, R_4=\infty$$

Uvrštavajući u (13) i (14) dobija se:

$$u_{B1} = u_{s1} +$$

$$u_{B2} = u_{s1}$$

odakle je:

$$u_{s1} = A \cdot u_{B2} - u_{B1} = A \cdot u_{s1} + A \cdot u_{s1}$$

Naponsko sljedilo - Izlazni napon aljedi ulazni po veličini i fazu.

$$u_{s1} = \frac{A}{1+A} \cdot u_{s1}$$

$$A_{NP} = \frac{A}{1+A}$$

b) Uvrštavajući u (13) i (14) dobija se:

$$u_{B1} = u_{s1} \cdot \frac{R_1}{R_2 + R_1}$$

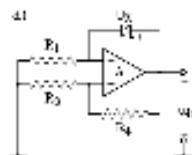
$$u_{B2} = u_{s1}$$

$$u_{s1} = A \cdot u_{s1} - A \cdot u_{s1} + \frac{R_1}{R_1 + R_2}$$

$$u_{s1} = \frac{A}{1 + A \cdot \frac{R_1}{R_1 + R_2}} \cdot u_{s1} = \left(1 + \frac{R_1}{R_1 + R_2} \right) \cdot u_{s1}$$

d) Naponski izvor

c) Difrakcionalno pojačalo



$$u_{B1}-u_{B2}=0$$

$$u_{B1}=u_{s1}-u$$

$$u_{B2}=u_{s2}-\frac{R_1}{R_1+R_2}$$

$$u_{ul} = A \cdot \frac{R_1}{R_1+R_2} \cdot u_{s1} - A \cdot u_{s2} + A \cdot u_{s1}$$

$$u_{ul} = \frac{A}{1 + A \cdot \frac{R_1}{R_1+R_2}} \cdot u_{s1} = \left(1 + \frac{R_1}{R_1+R_2} \right) \cdot u_{s1}$$